

Министерство образования и науки Российской Федерации  
Федеральное государственное бюджетное образовательное  
учреждение  
высшего профессионального образования  
«Томский государственный университет систем управления и  
радиоэлектроники»

Кафедра электронных приборов

## **ИССЛЕДОВАНИЕ ИМПУЛЬСНЫХ СВОЙСТВ БИПОЛЯРНОГО ТРАНЗИСТОРА**

Методические указания к лабораторной работе  
для студентов специальности  
210601.65 - Радиоэлектронные системы и комплексы

2014

**Арестов, Сергей Иннокентьевич  
Шангин, Александр Сергеевич**

Исследование импульсных свойств биполярного транзистора: методические указания к лабораторной работе для студентов специальности 210601.65 - Радиоэлектронные системы и комплексы / С.И. Арестов, А.С. Шангин; Министерство образования и науки Российской Федерации, Федеральное государственное бюджетное образовательное учреждение высшего профессионального образования Томский государственный университет систем управления и радиоэлектроники, Кафедра электронных приборов. - Томск: ТУСУР, 2014. - 14 с.

Настоящая лабораторная работа посвящена исследованию биполярного транзистора в ключевом режиме. В работе измеряются основные импульсные параметры и исследуются их зависимость от степени насыщения, а также исследуется влияние нелинейной обратной связи на быстродействие ключа

Пособие предназначено для студентов очной и заочной форм, обучающихся по специальности 210601.65 - Радиоэлектронные системы и комплексы по дисциплине «Электроника 2. Электронные приборы»

© Арестов Сергей Иннокентьевич, 2014  
© Шангин Александр Сергеевич, 2014

Министерство образования и науки Российской Федерации  
Федеральное государственное бюджетное образовательное учреждение  
высшего профессионального образования  
«Томский государственный университет систем управления и  
радиоэлектроники»

Кафедра электронных приборов

УТВЕРЖДАЮ  
Зав. кафедрой ЭП  
\_\_\_\_\_ С.М. Шандаров  
«\_\_\_» \_\_\_\_\_ 2014 г.

## ИССЛЕДОВАНИЕ ИМПУЛЬСНЫХ СВОЙСТВ БИПОЛЯРНОГО ТРАНЗИСТОРА

Методические указания к лабораторной работе  
для студентов специальности 210601.65 - Радиоэлектронные системы и  
комплексы

Разработчик  
\_\_\_\_\_ С.И. Арестов  
\_\_\_\_\_ А.С. Шангин  
\_\_\_\_\_ 2014 г

2014

## Содержание

1. Введение.....	5
2. Теоретическая часть.....	5
2.1 Ключевой режим работы транзисторов .....	5
2.2 Повышение быстродействия ключа.....	9
2.3 Контрольные вопросы .....	10
3. Экспериментальная часть.....	10
3.1 Задание.....	10
3.2 Описание лабораторного стенда .....	11
3.3 Методические указания .....	12
3.4 Содержание отчета .....	13
4 Рекомендуемая литература .....	13

## 1. Введение

Настоящая лабораторная работа посвящена исследованию биполярного транзистора в ключевом режиме. В работе измеряются основные импульсные параметры и исследуются их зависимость от степени насыщения, а также исследуется влияние нелинейной обратной связи на быстродействие ключа.

В ходе выполнения работы у студентов формируется:

- готовность учитывать современные тенденции развития электроники, измерительной и вычислительной техники, информационных технологий в своей профессиональной деятельности (ПК-3);
- способность разрабатывать структурные и функциональные схемы радиоэлектронных систем и комплексов, а также принципиальные схемы радиоэлектронных устройств (ПК-9);
- способность участвовать в наладке, испытаниях и сдаче в эксплуатацию опытных образцов радиоэлектронных устройств и систем (ПК-13);

## 2. Теоретическая часть

### 2.1 Ключевой режим работы транзисторов

Транзисторная импульсная техника базируется на работе транзистора в качестве ключа. Главное назначение транзистора, работающего в ключевом режиме, – замыкание и размыкание цепи нагрузки. Принципиальная схема ключа с общим эмиттером на транзисторе типа р-п-р показана на рисунке 2.1.

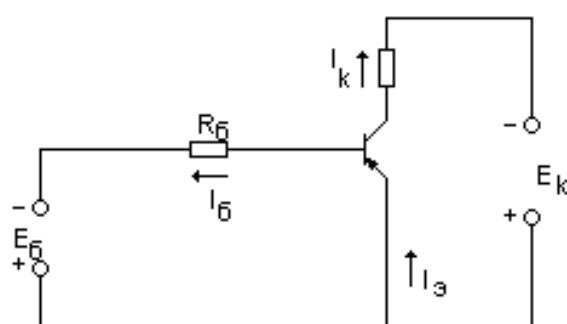


Рисунок 2.1 – Ключевая схема на транзисторе

Транзистор выполняет функцию ключа в последовательной цепи с резистором  $R_k$  и источником питания  $E_k$ . Качество ключа определяется следующими параметрами:

- 1) минимальным падением напряжения на транзисторе в замкнутом состоянии;

- 2) минимальным током через ключ в разомкнутом состоянии;
- 3) скоростью перехода из одного состояния в другое.

Транзисторный ключ имеет небольшое сопротивление во включенном состоянии и большое сопротивление в выключенном состоянии.

Анализ процессов в схеме транзисторного ключа удобнее проводить графо-аналитическим методом (рисунок 2.2).

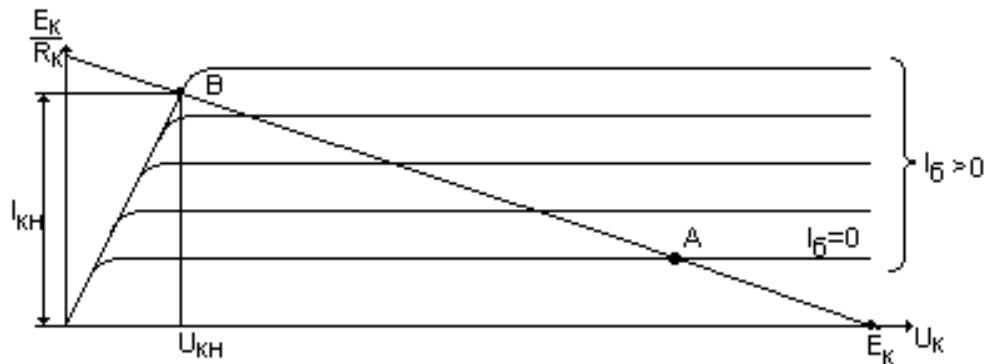


Рисунок 2.2 – Графическое определение режимов ключа

Линия нагрузки АВ описывается следующим состоянием:

$$I_K = \frac{E_K - U_K}{R_K}, \quad (2.1)$$

где  $I_K$  – ток в цепи коллектора;

$E_K$  – ЭДС источника питания;

$U_K$  – напряжение на транзисторе.

Точки пересечения линии нагрузки с вольтамперными характеристиками транзистора определяют напряжения на элементах и ток в цепи.

В точке А (см. рисунок 2.2) транзистор находится в режиме отсечки, т.к оба р-п – перехода транзистора – коллекторный и эмиттерный – смешены в обратном направлении. При этом в цепи базы и через нагрузку протекает обратный (тепловой) ток коллекторного перехода  $I_{ko}$ . Малое значение  $I_{ko}$  является одним из критериев выбора транзистора для ключевого режима работы. В режиме отсечки напряжение на коллекторе примерно равно напряжению источника питания  $E_K$ .

При прямом смещении эмиттерного перехода транзистор оказывается во включенном состоянии. Во включенном состоянии различают активную область и область насыщения. В активной области эмиттерный переходмещен в прямом направлении, а коллекторный – в обратном. Коллекторный ток практически линейно зависит от управляющего тока базы:

$$I_{\kappa} = \beta I_{\delta} + (1 + \beta) I_{ko}, \quad (2.2)$$

где  $I_{\delta}$  – ток базы;

$\beta$  – коэффициент передачи тока базы.

Напряжение на коллекторе транзистора в активном режиме:

$$U_{\kappa} = E_{\kappa} - I_{\kappa} R_{\kappa} \quad (2.3)$$

При увеличении тока базы до величины  $I_{\delta_n}$  транзистор переходит в режим насыщения (точка В). В режиме насыщения оба перехода смешены в прямом направлении. Насыщенное состояние транзистора характеризуется малым остаточным напряжением  $U_{kn} = 0.05 - 1 B$

Следовательно, в насыщенном (открытом) транзисторе ток коллектора:

$$I_{kn} \approx \frac{E_{\kappa}}{R_{\kappa}}$$

Минимальный ток базы в режиме насыщения:

$$I_{\delta_n} = \frac{I_{kn}}{\beta} = \frac{E_{\kappa}}{\beta R_{\kappa}} \quad (2.4)$$

Дальнейший рост тока базы  $I_{\delta} > I_{\delta_n}$  практически уже не приводит к росту коллекторного тока. Обычно ток базы выбирают в несколько раз больше минимального значения. Отношение данного тока базы  $I_{\delta}$  к минимальному (граничному)  $I_{\delta_n}$  току в режиме насыщения называют коэффициентом насыщения  $S$ :

$$S = \frac{I_{\delta}}{I_{\delta_n}} = \frac{\beta I_{\delta}}{I_{kn}} \quad (2.5)$$

Оптимальное значение коэффициента насыщения находится в пределах 2-7.

Рассмотрим процессы, протекающие в ключе при наличии на его входе управляющего импульса напряжения прямоугольно формы. При переключении транзистора из закрытого в насыщенное состояние на коллекторе формируется положительный перепад напряжения, примерно равны по величине напряжению источника питания  $E_{\kappa}$ . Диаграммы напряжения и тока приведены на рисунке 2.3.

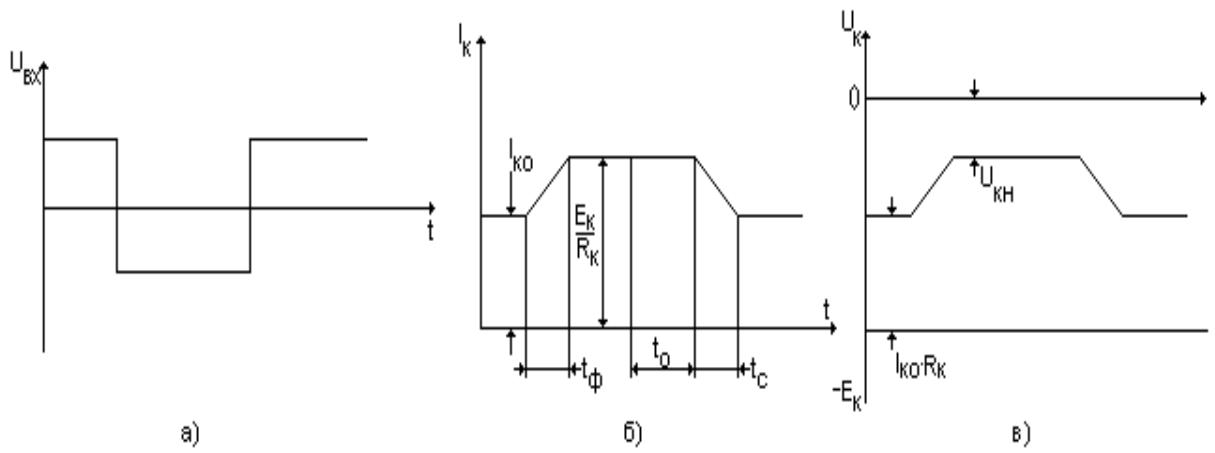


Рисунок 2.3 – Диаграмма напряжений и тока ключевой схемы

Как видно из диаграммы, характер изменения  $I_k$  и  $U_k$  при отпирании транзистора отличается от вызвавшего их скачкообразного изменения входного напряжения. Отличие обусловлено инерционностью транзистора и проявляется в постепенном нарастании тока  $I_k$  и уменьшении  $U_k$ . Инерционность транзистора может быть учтена эквивалентной постоянной времени:

$$\tau_B = \tau_\beta + \tau_n, \quad (2.6)$$

где  $\tau_\beta$  – время жизни не основных носителей заряда в базе;

$\tau_n$  – постоянная времени коллекторной цепи.

Постоянная времени  $\tau_\beta$  связана с граничной частотой выражением:

$$\tau_\beta = \frac{1}{2\pi f_\beta}, \quad (2.7)$$

Постоянная времени  $\tau_n$  определяется параметрами коллекторной цепи:

$$\tau_n = C_n \cdot R_n, \quad (2.8)$$

где  $C_n$  – ёмкость коллекторного перехода.

Длительность фронта нарастания коллекторного тока транзистора определяется соотношением:

$$\tau_\phi = \tau_\beta \ln \frac{S}{S-1} \quad (2.9)$$

где  $S$  – коэффициент насыщения.

Из соотношения (2.9) следует, что длительность фронта импульса уменьшается с увеличением коэффициента насыщения транзистора.

При  $S=1$  (транзистор при отпирании работает в активном режиме) соотношение (2.9) не может быть использовано для определения  $\tau_\phi$ .

В насыщенном состоянии транзистора в области его базы создается высокая концентрация не основных носителей заряда. После окончания

входного импульса за счет рассасывания заряда, накопившегося в базе, коллекторный ток продолжается некоторое время (время рассасывания).

Время рассасывания пропорционально коэффициенту насыщения:

$$\tau_p = \frac{\tau_\beta}{2} \ln S \quad (2.10)$$

После выхода транзистора из насыщения коллекторный ток опадает в течение времени спада  $\tau_c$ .

$$\tau_c = \tau_\beta \ln \frac{I_{\delta_n} + I_{\delta.\text{обр}}}{I_{\delta.\text{обр}}}, \quad (2.11)$$

где  $I_{\delta_n}$  – граничное значение тока базы открытого транзистора;

$I_{\delta.\text{обр}}$  – обратный ток базы.

Параметры  $\tau_\phi$ ,  $\tau_c$ ,  $\tau_p$  характеризуют быстродействие транзисторного ключа. Они зависят от частотных свойств используемого транзистора и параметров импульсов базового тока.

## 2.2 Повышение быстродействия ключа

Задержка отрицательного фронта, связанная с рассасыванием избыточного заряда, затрудняет работу многих импульсных схем. Уменьшение времени рассасывания может быть достигнуто, если предотвратить насыщение открытого транзистора. Эта задача решается введением в схему ключа нелинейной, отрицательной обратной связи (ООС).

На рисунке 2.4 показана схема ключа с нелинейной, отрицательной обратной связью.

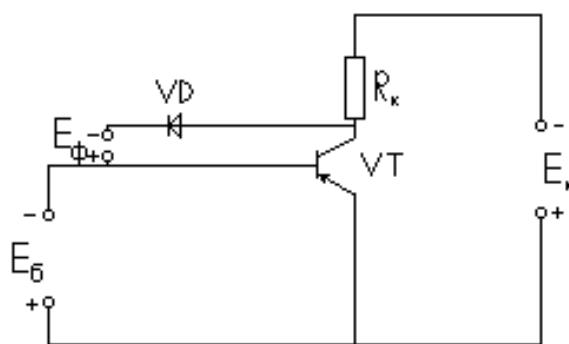


Рисунок 2.4 – Схема ключа с обратной связью

В это схеме источник смещения  $E_\phi$  играет вспомогательную роль: он служит для компенсации прямого падения напряжения на открытом диоде VD. Пока напряжение коллектор-база больше  $E_\phi$  диод VD заперт и отрицательная обратная связь не действует. При увеличении входного сигнала увеличивается ток коллектора, и напряжение коллектор-база

становится равным напряжению  $E_\phi$ . Диод VD отпирается и начинает действовать обратная связь.

После отпирания диода рост входного тока на режим транзистора. Следовательно, инжекции через коллекторный переход не происходит, режим насыщения не имеет места, и транзистор по-прежнему работает в активном режиме.

В качестве диодов, включаемых в цепь обратной связи ключа, лучше использовать диоды Шоттки, что позволяет исключить источник смещения  $E_\phi$ .

### **2.3 Контрольные вопросы**

- 1 Нарисуйте схему транзисторного ключа.
- 2 Назовите основные параметры электронного ключа.
- 3 Что такая степень насыщения ключа?
- 4 Чем определяется длительность положительного фронта коллекторного импульса?
- 5 Расскажите о процессе накопления носителей в базе.
- 6 Как зависит время рассасывания от степени насыщения?
- 7 Для чего вносится нелинейная обратная связь в базо-коллекторную цепь транзисторного ключа?
- 8 Нарисуйте схему ключа с нелинейной обратной связью.

## **3.Экспериментальная часть**

### **3.1 Задание**

1. Записать паспортные данные исследуемого транзистора.
2. Ознакомиться с устройством стенда.
3. Снять семейство выходных статических характеристик транзистора.
4. Построить характеристики и по ним определить коэффициент передачи тока базы.
5. Рассчитать минимальный ток базы, переводящий транзистор в режим насыщения для  $E_k = 10 \text{ В}$ ,  $R_k = 1 \text{ кОм}$ .
6. Перевести транзистор в режим насыщения по условию п. 3.1.5 и измерить осциллографом остаточное напряжение на коллекторе транзистора.
7. Измерить напряжение на коллекторе транзистора, находящегося в закрытом состоянии при  $E_k = 10 \text{ В}$ ,  $R_k = 1 \text{ кОм}$ ,  $I_b = 0$ .
8. Включить генератор импульсов и установить длительность импульсов 5 мкс, частоту повторения 5 кГц, напряжение 20 В.

9. Зарисовать осциллограммы входного и выходного импульсов при  $E_k = 10 \text{ В}$ ,  $R_k = 1 \text{ к}\Omega\text{м}$ ,  $R_o = 1.5 \text{ к}\Omega\text{м}$  и разомкнутой цепи обратной связи.

10. Измерить длительности переднего и заднего фронтов и времени рассасывания.

11. Снять зависимости переднего и заднего фронтов импульса от величины сопротивления нагрузки и амплитуды тока базы.

12. Включить обратную связь и оценить ее влияние на время рассасывания.

### 3.2 Описание лабораторного стенда

Лабораторный стенд предназначен для исследования импульсных характеристик биполярных маломощных транзисторов. Кроме этого, стенд позволяет снимать статические выходные характеристики исследуемого транзистора.

Стенд выполнен в виде отдельного блока включающего осциллограф типа С-173, источники питания, измерительные приборы.

На лицевой панели стенд расположены измерительные приборы, ручки потенциометров и переключатели, гнездо для подключения генератора прямоугольных импульсов Г5-54, панель для включения исследуемого транзистора, а также тумблер включения стенд и индикаторная лампочка.

Электрическая схема стенд показана на рисунке 3.1.

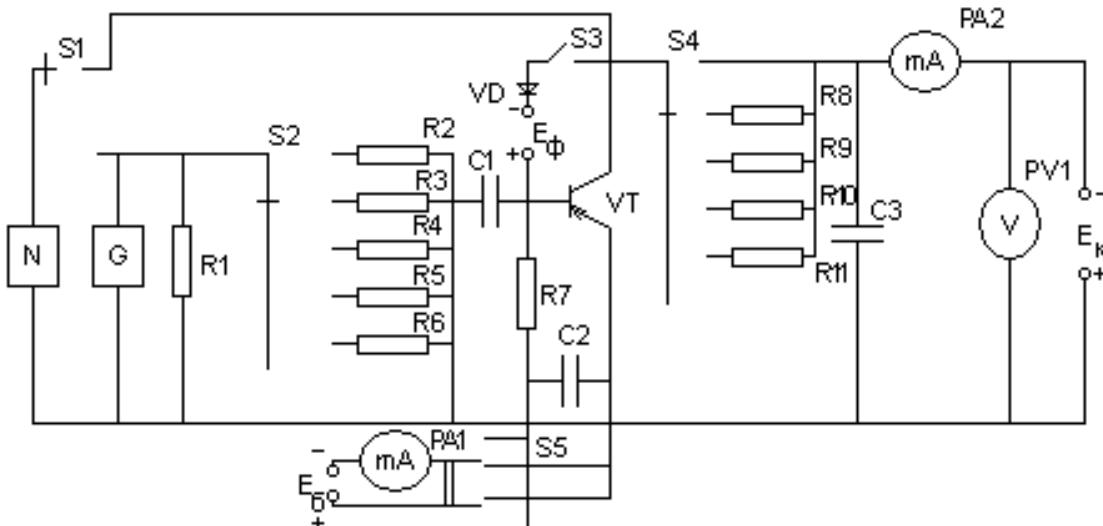


Рисунок 3.1 – Электрическая схема стенд

Электрическая схема стенд содержит три источника питания транзистора. Коллекторная цепь транзистора питается от источника регулируемого напряжения  $E_k$ . Напряжение регулируется плавно от 0 до 15В и измеряется вольтметром PV1. Ток коллектора измеряется миллиамперметром PA2. В коллекторную цепь с помощью переключателя S4 можно включать различные сопротивления нагрузки от 0 до 10 кОм.

Остаточное напряжение между коллектором и эмиттером измеряется осциллографом.

От источника регулируемого напряжения  $E_\phi$  через переключатель полярности S5 и резистор R7 питается цепь базы транзистора. Ток базы устанавливается в пределах от 100 мкА до 1 мА и измеряется микроамперметром РА1.

При исследовании процесса переключения транзистора используется генератор прямоугольных импульсов Г5-54. Амплитуда импульса тока базы изменяется посредством включения в цепь базы переключателем S2 различных сопротивлений от 1.5 до 10 кОм. Генератор импульсов отделен от цепи питания базы постоянным током конденсатором С1.

Источник питания  $E_\phi$  используется для создания смещения в цепи обратной связи. Включение цепи обратной связи производится тумблером S3.

Конденсаторы С2 и С3 необходимы лишь при импульсных измерениях.

### 3.3 Методические указания

- Перед началом исследований необходимо оценить пределы измерения величин и пределы шкал измерительных приборов.

- При исследовании транзистора запрещается превышать максимальные значения токов и напряжений.

- Для измерения остаточного напряжения необходимо в цепь коллектора включить сопротивление 1 кОм и, увеличивая постепенно ток базы, перевести транзистор в режим насыщения. С помощью переключателя S1 подключать осциллограф и измерить остаточное напряжение.

- Процесс переключения транзистора исследуется при токе базы равном нулю.

- Амплитуда импульса тока базы, приводящая транзистор из режима отсечки в режим насыщения, подсчитывается по формуле:

$$I_\phi = \frac{U_{um}}{R_\phi},$$

где  $U_{um}$  – амплитуда импульса напряжения;

$R_\phi$  – сопротивление в цепи базы.

- Определение коэффициента передачи тока базы производится по снятым выходным статическим характеристикам.

### 3.4 Содержание отчета

Отчет должен содержать:

- 1) титульный лист;
- 2) введение;
- 3) паспортные данные исследуемого прибора;
- 4) схему для исследования процесса переключения;
- 5) таблицы с экспериментальными данными;
- 6) все полученные осциллограммы напряжений;
- 7) графики зависимости длительности фронтов и времени рассасывания от степени насыщения;
- 8) все значения измеренных параметров ключевого режима;
- 9) семейство статических выходных характеристик.

### 4 Рекомендуемая литература

1. Основы теории транзисторов и транзисторных схем : / И. П. Степаненко. - 4-е изд., перераб. и доп. - М. : Энергия, 1977. - 671 с
2. Импульсные устройства : Учебное пособие для вузов / Юрий Николаевич Ерофеев. - 3-е изд., перераб. и доп. - М. : Высшая школа, 1989. - 527 с

Учебное пособие

Арестов С.И., Шангин А.С.

Исследование импульсных свойств биполярного транзистора

Методические указания к лабораторной работе

Усл. печ. л. \_\_\_\_\_ Препринт  
Томский государственный университет  
систем управления и радиоэлектроники  
634050, г.Томск, пр.Ленина, 40