

Министерство образования и науки Российской Федерации

ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ (ТУСУР)

Кафедра промышленной электроники

Н.С. Легостаев, К.В. Четвергов

МЕТОДЫ АНАЛИЗА И РАСЧЕТА ЭЛЕКТРОННЫХ СХЕМ

Учебно-методическое пособие по курсовому
проектированию

Томск 2014

Легостаев Н.С.

Методы анализа и расчета электронных схем: учебно-методическое пособие по курсовому проектированию / Н.С. Легостаев, К.В. Четвергов. – Томск: Томск. гос. ун-т систем упр. и радиоэлектроники, 2014. – 75 с.

Представлены общие методические указания по курсовому проектированию, определена тематика и порядок выполнения курсовых проектов, приведены требования к их содержанию и оформлению.

Для студентов, обучающихся по направлению бакалаврской подготовки 210100.62 “Электроника и наноэлектроника” с профилем “Промышленная электроника”.

ОГЛАВЛЕНИЕ

ВВЕДЕНИЕ.....	4
1 ОБЩИЕ УКАЗАНИЯ ПО КУРСОВОМУ ПРОЕКТИРОВАНИЮ.....	5
2 ПЛАН ВЫПОЛНЕНИЯ КУРСОВОГО ПРОЕКТА.....	5
3 ТРЕБОВАНИЯ К СОДЕРЖАНИЮ КУРСОВОГО ПРОЕКТА.....	6
4 ТРЕБОВАНИЯ К ОФОРМЛЕНИЮ КУРСОВОГО ПРОЕКТА.....	10
5 ТЕМАТИКА КУРСОВЫХ ПРОЕКТОВ.....	15
6 ПРИМЕР ВЫПОЛНЕНИЯ КУРСОВОГО ПРОЕКТА.....	40
СПИСОК ЛИТЕРАТУРЫ.....	73
ПРИЛОЖЕНИЕ А.....	74

ВВЕДЕНИЕ

Курсовое проектирование по дисциплине “Методы анализа и расчета электронных схем” является важным видом учебной работы, направленным на формирование у студентов следующих компетенций для решения профессиональных задач проектно-конструкторской и научно-исследовательской деятельности бакалавра по направлению 210100.62 “Электроника и нанoeлектроника” с профилем “Промышленная электроника” [1]:

– способностью использовать основные законы естественнонаучных дисциплин в профессиональной деятельности, применять методы математического анализа и моделирования, теоретического и экспериментального исследования (**ОК-10**);

– способностью выявлять естественно-научную сущность проблем, возникающих в ходе профессиональной деятельности, привлекать для их решения соответствующий физико-математический аппарат (**ПК-2**);

– способностью владеть методами решения задач анализа и расчета характеристик электрических цепей (**ПК-4**);

– готовностью выполнять расчет и проектирование электронных приборов, схем и устройств различного функционального назначения в соответствии с техническим заданием с использованием средств автоматизации проектирования (**ПК-10**).

Цели курсового проектирования состоят в закреплении знаний и приобретении навыков теоретического исследования устройств электронной техники на основе методологии математического моделирования, в развитии навыков работы с научно-технической и справочной литературой, в овладении программными комплексами моделирования электронных схем, а также в выработке умений оформления технической документации.

1 ОБЩИЕ УКАЗАНИЯ ПО КУРСОВОМУ ПРОЕКТИРОВАНИЮ

В соответствии с образовательным стандартом ВУЗа ОС ТУСУР 6.1–97 “Работы студенческие учебные и выпускные квалификационные” курсовой проект (КП) – это учебная работа, содержащая решения поставленной задачи по отдельной учебной дисциплине, оформленные в виде конструкторских, технологических, программных и других проектных документов.

Тематика курсового проектирования по дисциплине “Методы анализа и расчета электронных схем” посвящена математическому моделированию, расчету и анализу аналоговых электронных устройств, содержащих активные многополюсные компоненты. Выполнение проекта базируется на знании теоретического материала курса “Методы анализа и расчета электронных схем”, а также на знаниях и умениях, полученных студентами при освоении предшествующих дисциплин: “Аналоговая электроника” и “Теория автоматического управления”.

2 ПЛАН ВЫПОЛНЕНИЯ КУРСОВОГО ПРОЕКТА

Основными этапами выполнения курсового проекта являются:

1. Расчет пассивных и выбор активных электронных компонентов схемы.
2. Формирование топологических моделей схемы, подбор моделей активных электронных компонентов, выбор и обоснование метода анализа, формирование функциональной математической модели, определение необходимых схемных функций.
3. Расчет и анализ частотных характеристик.
4. Проверка полученных результатов путем электронного моделирования с использованием стандартных программных пакетов.
5. Оформление результатов выполнения курсового проекта.

3 ТРЕБОВАНИЯ К СОДЕРЖАНИЮ КУРСОВОГО ПРОЕКТА

Структура и содержание курсового проекта устанавливаются в соответствии с требованиями образовательного стандарта ВУЗа ОС ТУСУР 6.1–97 “Работы студенческие учебные и выпускные квалификационные”.

Проект должен содержать текстовый документ и графический материал. Текстовый документ именуется “Пояснительная записка к курсовому проекту” и включает в указанной ниже последовательности:

- титульный лист;
- задание (техническое задание, ТЗ);
- содержание;
- введение;
- основную часть;
- заключение;
- список использованных источников;
- приложения.

К графическому материалу относят чертежи и схемы, которые представляют в составе пояснительной записки к курсовому проекту.

Форма титульного листа приведена в приложении А.

Форма задания (технического задания) представлена в приложении Б.

Содержание представляет собой элемент пояснительной записки, включающий упорядоченный перечень всех материалов курсового проекта представляемых к защите. В содержании перечисляют введение, порядковые номера и заголовки разделов и подразделов, заключение, список использованных источников, обозначения и заголовки приложений пояснительной записки и указывают номера страниц, на которых начинаются соответствующие структурные элементы записки. При наличии самостоятельных конструкторских, технологических, программных и иных документов, помещаемых в пояснительную записку, их перечисляют в содержании с указанием обозначений и наименований. Материалы,

представляемые на технических носителях данных ЭВМ, должны быть перечислены в содержании с указанием вида носителя, обозначения и наименования документов, имен и форматов соответствующих файлов, а также места расположения носителя в ТД. В конце содержания перечисляют графический материал, представляемый к публичной защите, с указанием: «На отдельных листах». После обозначений приложений в скобках указывают их статус (обязательное, рекомендуемое, справочное). Номера подразделов приводят после абзацного отступа, равного двум знакам, относительно номеров разделов. При необходимости продолжения записи заголовка раздела или подраздела на второй (последующей) строке его начинают на уровне начала этого заголовка на первой строке, а при продолжении записи заголовка приложения – на уровне записи обозначения этого приложения. Размещают содержание после технического задания, в рамке формы 2 - первый лист и в рамках формы 2а - второй и последующие листы. Заголовок «СОДЕРЖАНИЕ» записывают в верхней части страницы, симметрично тексту прописными буквами обычным шрифтом и его увеличенным размером (кегель 16). Пример оформления содержания приведен в приложении.

Во введении раскрывается актуальность темы курсового проекта, делается оценка современного состояния соответствующей научно-технической области, формулируется цель проекта, указывается область применения получаемых результатов, их научно-техническое значение. «Введение» не должно содержать требований, которые представлены в техническом задании. Не допускается деления текста введения на структурные элементы (пункты, подпункты и т.п.). Введение начинают на следующей странице после содержания. Заголовок «ВВЕДЕНИЕ» записывают в верхней части страницы симметрично тексту прописными буквами обычным шрифтом и его увеличенным размером (кегель 16).

Структура и содержание основной части пояснительной записки должно отвечать требованиям технического задания. Основная часть делится на разделы и подразделы, указанные в задании на проектирование.

Заключение должно содержать выводы по результатам выполненного проекта, оценку полноты решения поставленных задач, рекомендации по использованию результатов проектирования. Выводы целесообразно формулировать в виде кратких тезисов с нумерацией отдельных пунктов, количество которых соответствует перечню поставленных задач. Заголовок «ЗАКЛЮЧЕНИЕ» записывают в верхней части страницы симметрично тексту прописными буквами обычным шрифтом и его увеличенным размером (кегель 16).

В список использованных источников включают все источники, на которые имеются ссылки в пояснительной записке. Источники в списке *нумеруют в порядке их упоминания в тексте*. Каждая библиографическая запись нумеруется арабскими цифрами без точки и начинается с абзацного отступа. Заголовок «СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ» записывают в верхней части страницы симметрично тексту прописными буквами обычным шрифтом и его увеличенным размером (кегель 16). Примеры библиографических описаний источников приведены в приложении.

В приложения рекомендуется включать материал, дополняющий основную часть пояснительной записки. В приложениях целесообразно приводить графический материал большого объема или формата, таблицы большого формата, дополнительные расчеты, описания аппаратуры и приборов, описания алгоритмов и программ, задач, решаемых на ЭВМ, и т.д. На все приложения в тексте пояснительной записки должны быть даны ссылки. Приложения располагают после списка использованных источников в порядке ссылок на них в тексте. Приложения обозначают заглавными буквами русского алфавита, начиная с А, за исключением букв Ё, З, И, О, Ч,

Б, Ы, Ъ, которые приводят после слова ПРИЛОЖЕНИЕ”. Если в документе одно приложение, оно обозначается «ПРИЛОЖЕНИЕ А». По статусу приложения могут быть обязательными (предусмотренные техническим заданием), рекомендуемыми или справочными. Каждое приложение начинают с новой страницы. В верхней части страницы, симметрично тексту, приводят слово «ПРИЛОЖЕНИЕ», записанное прописными буквами обычным шрифтом и его увеличенным размером (кегель 16), и обозначение приложения. Под ними в скобках указывают статус приложения, используя слова: «обязательное», «рекомендуемое» или «справочное», записанное обычным шрифтом строчными буквами (кегель 14). Допускается размещение на одной странице двух (и более) последовательно расположенных приложений, если их можно полностью изложить на этой странице. Содержание приложения указывают в его заголовке, который располагают симметрично тексту, приводят в виде отдельной строки (или строк), печатают строчными буквами с первой прописной и выделяют полужирным шрифтом и его увеличенным размером (кегель 16). Приложения имеют общую с основной частью пояснительной записки сквозную нумерацию страниц. В тексте записки при ссылках на обязательные приложения используют слова: «... в соответствии с приложением_», а при ссылках на рекомендуемые и справочные - слова: « ... приведен в приложении».

Основная часть пояснительной записки должна содержать:

- описание функциональных особенностей моделируемой схемы, используемых моделей электронных компонентов и методов формирования и реализации математической модели;
- параметрический синтез электронной схемы заданной структуры и выбор элементной базы;
- результаты моделирования электронной схемы и их анализ.

Графическая часть курсового проекта должна содержать схему электрическую принципиальную исследуемой электронной цепи (с перечнем элементов), графики рассчитанных частотных характеристик.

4 ТРЕБОВАНИЯ К ОФОРМЛЕНИЮ КУРСОВОГО ПРОЕКТА

Пояснительная записка должна быть выполнена в редакторе Microsoft Word: формат листов А4 (210x297 мм), шрифт Times New Roman, кегль – 14, междустрочный интервал – одинарный или полуторный, цвет черный.

Текст пояснительной записки следует выполнять, соблюдая размеры полей: левое – 30 мм, правое – 15 мм, верхнее – 30 мм, нижнее – 25 мм.

Абзацы в тексте начинают отступом, равным 12,5 мм.

Графический материал может быть подготовлен в других редакторах и вставлен в текст пояснительной записки.

В пояснительной записке должна применяться стандартная терминология.

В тексте пояснительной записки перед обозначением параметра дают его наименование, например, “дифференциальное сопротивление эмиттерного перехода r_{Σ} ”. Следует применять стандартизованные единицы физических величин, их наименования и обозначения.

Текст пояснительной записки разделяют на разделы, подразделы, пункты. Каждый раздел рекомендуется начинать с новой страницы. Разделы должны иметь порядковые номера в пределах пояснительной записки, обозначенные арабскими цифрами и записанные с абзацного отступа. Подразделы и пункты должны иметь нумерацию в пределах каждого раздела или подраздела. Отдельные разделы могут не иметь подразделов и состоять непосредственно из пунктов. Если раздел или подраздел состоит из одного пункта, этот пункт также нумеруется. Точка в конце номеров разделов, подразделов, пунктов не ставится. Разделы и подразделы должны иметь заголовки, пункты, как правило, заголовков не имеют. Заголовки следует

выполнять с абзацного отступа с прописной буквы без точки в конце и без подчеркивания. В начале заголовка помещают номер соответствующего раздела, подраздела, пункта. Переносы слов в заголовках не допускаются. Если заголовок состоит из двух предложений, их разделяют точкой. Расстояние между заголовком и текстом должно быть равно удвоенному межстрочному расстоянию: между заголовками раздела и подраздела – одному межстрочному расстоянию.

Все таблицы нумеруют в пределах раздела арабскими цифрами. Над левым верхним углом таблицы помещают надпись “Таблица” с указанием номера таблицы, например, “Таблица 2.1” (первая таблица второго раздела). Таблица может иметь название. Название таблицы помещают после номера таблицы через тире с прописной буквы. На все таблицы должны быть ссылки в тексте пояснительной записки. Таблицу следует располагать непосредственно после абзаца, где она упоминается впервые, или на следующей странице.

Все иллюстрации в тексте пояснительной записки именуется рисунками. Рисунки нумеруются в пределах раздела (приложения) арабскими цифрами, например, “Рисунок 2.1” (первый рисунок второго раздела), “Рисунок В.3” (третий рисунок приложения В). Рисунок может иметь подрисуночный текст. Слово “рисунок”, его номер и подрисуночную надпись помещают ниже изображения и пояснительных данных симметрично рисунку, например, “Рисунок 1.2 – схема замещения усилителя низкой частоты по переменному току”. На все рисунки должны быть ссылки в тексте пояснительной записки. Рисунки должны размещаться сразу после ссылки или на следующей странице.

Формулы следует выделять из текста в отдельную строку. Значения символов и числовых коэффициентов, входящих в формулу, должны быть приведены непосредственно под формулой. Значение каждого символа дают с новой строки в той последовательности, в какой они приведены в формуле.

Первая строка расшифровки должна начинаться со слова “где” без двоеточия после него. Формулы, следующие одна за другой и не разделенные текстом, отделяют запятой. Формулы должны нумероваться в пределах раздела (приложения) арабскими цифрами. Номер формулы должен состоять из номера раздела и порядкового номера формулы, разделенных точкой. Номер указывают с правой стороны листа на уровне формулы в круглых скобках, например, (3.1). Формулы следует выполнять в редакторе формул Microsoft Equation.

При многократном упоминании устойчивых словосочетаний в тексте следует использовать аббревиатуры или сокращения. При первом упоминании должно быть приведено полное название с указанием в скобках сокращенного названия или аббревиатуры, например, “амлитудно-частотная характеристика (АЧХ)”. При последующих упоминаниях следует употреблять сокращенное название или аббревиатуру. Расшифровку аббревиатур и сокращений, установленных государственными стандартами и правилами русской орфографии, допускается не приводить, например, ЭВМ, с. (страниц), т.е. (то есть), вуз (высшее учебное заведение) и др.

Запись числовых расчетов выполняют в следующем порядке: формула; знак “=” (равно); подстановка числовых величин и коэффициентов в последовательности буквенных обозначений в формуле и, через пробел, - обозначение единицы физической величины результата; знак “=” (равно); результат с единицей физической величины.

Нумерация страниц пояснительной записки должна быть сквозной, первой страницей является титульный лист. На титульном листе и в задании на проектирование номер страницы не проставляется. Номер страниц проставляется в правом верхнем углу листа.

Требования к оформлению графического материала

Графический материал должен отвечать требованиям действующих стандартов. Схемы и чертежи следует выполнять на форматах, установленных ГОСТ 2.301.

Оформление электрических схем должно соответствовать требованиям комплекса отечественных государственных стандартов ЕСКД.

Обозначение пояснительной записки, схемы электрической принципиальной и т.д. должно включать в указанной ниже последовательности:

- код разработчика (индекс факультета и двухбуквенная аббревиатура КП – для курсовых проектов);
- точку;
- код классификационной характеристики по классификатору ЕСКД;
- точку;
- порядковый номер варианта (три цифры от 001 до 050);
- код вида документа по ГОСТ 2.102 (ПЗ – для пояснительной записки; ЭЗ – для схемы электрической принципиальной).

Перечень элементов выполняют в виде самостоятельного документа. Перечень элементов оформляют в виде таблицы, заполняемой сверху вниз. В графах таблицы указывают следующие данные:

- в графе «Поз. обозначение» – позиционные обозначения элементов, устройств и функциональных групп;
- в графе «Наименование» – для элемента (устройства) – наименование в соответствии с документом, на основании которого этот элемент (устройство) применен, и обозначение этого документа (основной конструкторский документ, государственный стандарт, отраслевой стандарт, технические условия); – для функциональной группы – наименование;
- в графе «Примечание» – рекомендуется указывать технические данные элемента (устройства), не содержащиеся в его наименовании.

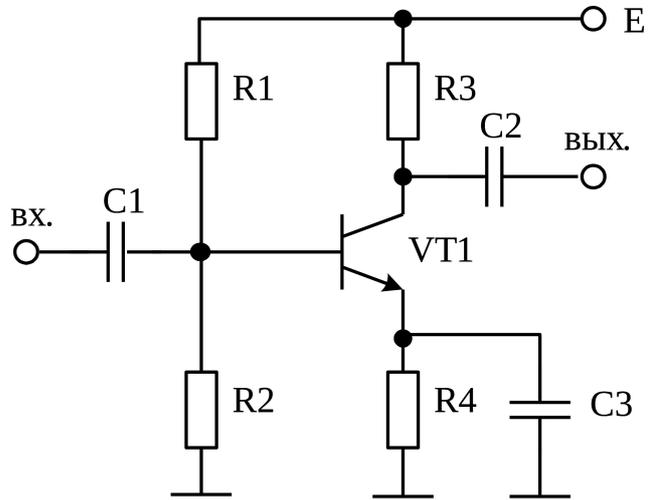
Код перечня должен состоять из буквы «П» и кода схемы, к которой выпускают перечень, например, код перечня элементов к электрической принципиальной схеме ПЭЗ. При этом в основной надписи (графа 1) указывают наименование изделия, а также наименование документа «Перечень элементов». Перечень элементов выполняют на формате А4. Основную надпись и дополнительные графы к ней выполняют по ГОСТ 2.104-2006 (формы 2 и 2а).

Элементы в перечень записывают группами в алфавитном порядке буквенных позиционных обозначений. В пределах каждой группы, имеющей одинаковые буквенные позиционные обозначения, элементы располагают по возрастанию порядковых номеров. При выполнении на схеме цифровых обозначений в перечень их записывают в порядке возрастания. Элементы одного типа с одинаковыми параметрами, имеющие на схеме последовательные порядковые номера, допускается записывать в перечень в одну строку. В этом случае в графу «Поз. обозначение» вписывают только позиционные обозначения с наименьшим и наибольшим порядковыми номерами, например: R3, R4; C8...C12, а в графу «Кол.» – общее количество таких элементов.

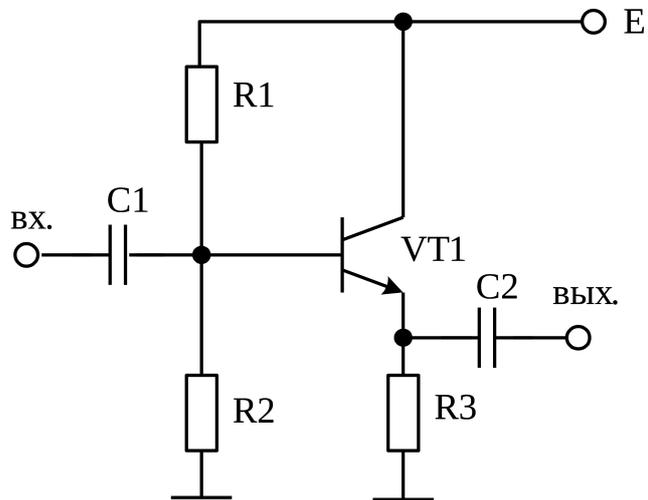
5 ТЕМАТИКА КУРСОВЫХ ПРОЕКТОВ

Тематика курсового проектирования связана с параметрическим синтезом, расчетом и анализом аналоговых электронных схем с активными многополюсными компонентами.

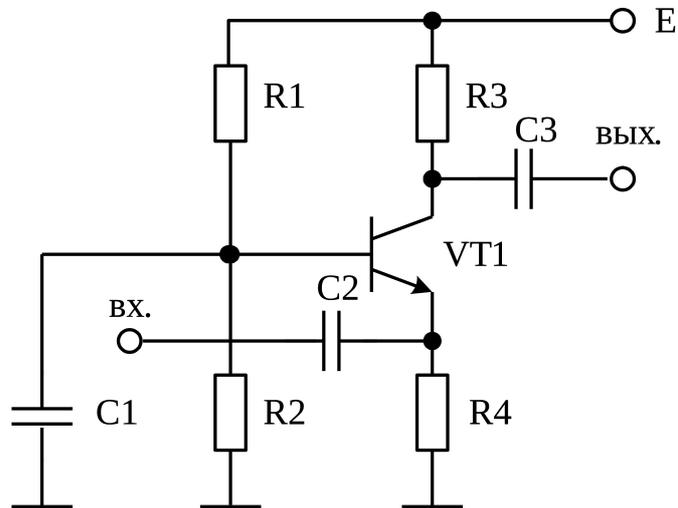
1. Рассчитать однокаскадный усилитель низкой частоты на биполярном транзисторе по схеме с общим эмиттером. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.



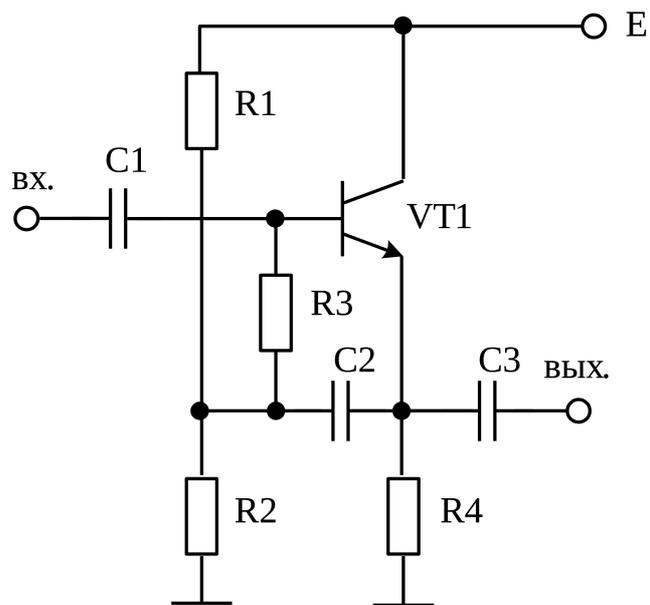
2. Рассчитать эмиттерный повторитель. Построить семейства частотных характеристик основных схемных функций при вариации параметров биполярного транзистора.



3. Рассчитать однокаскадный усилитель низкой частоты на биполярном транзисторе по схеме с общей базой. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.

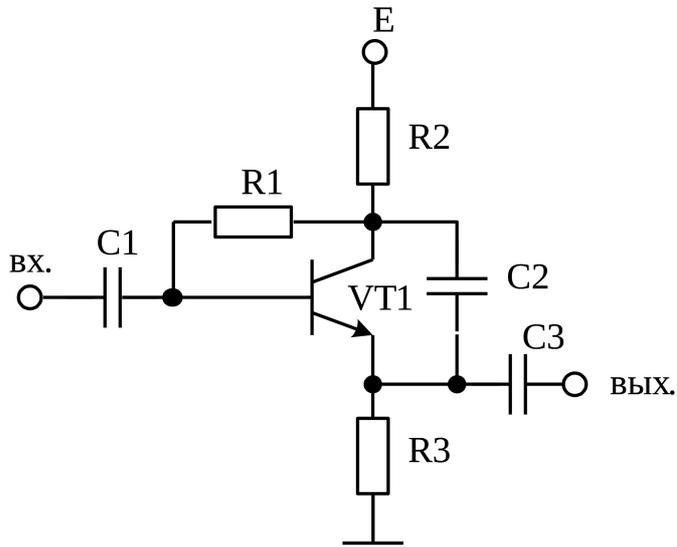


4. Рассчитать эмиттерный повторитель с повышенным входным сопротивлением. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.

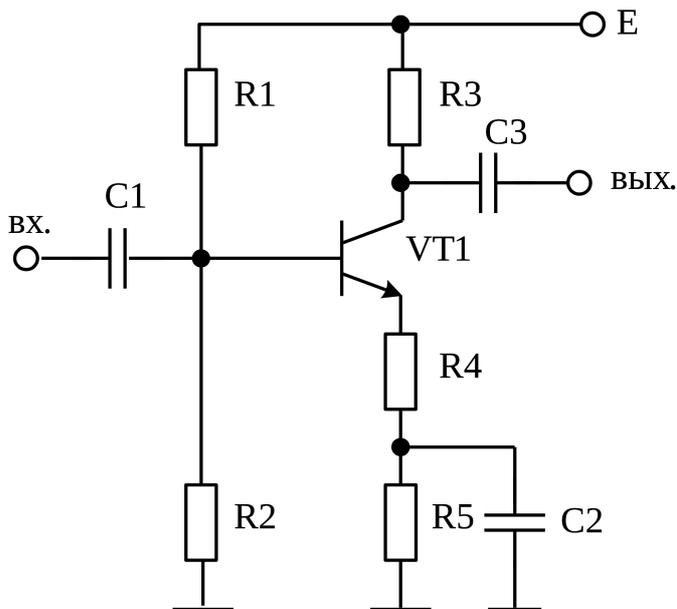


5. Рассчитать эмиттерный повторитель с повышенным входным сопротивлением. Построить семейства частотных характеристик основных

схемных функций при вариации емкостей схемы.

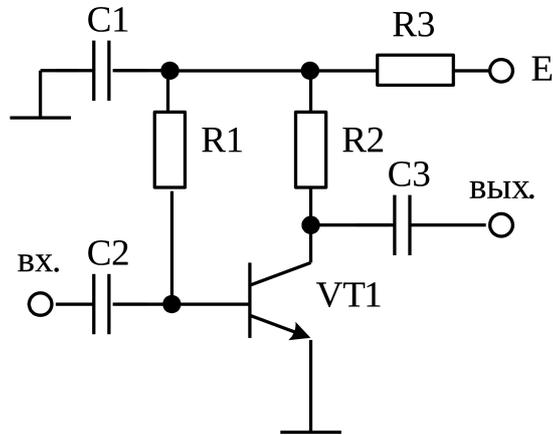


6. Рассчитать усилитель низкой частоты на биполярном транзисторе по схеме с общим эмиттером с последовательной отрицательной обратной связью по току. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.

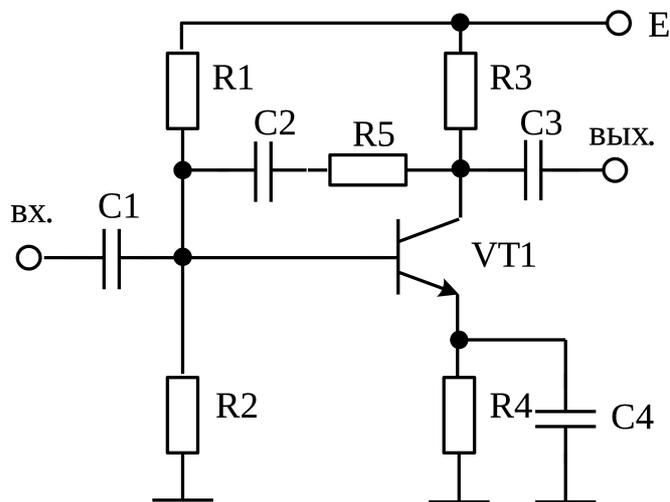


7. Рассчитать усилитель низкой частоты на биполярном транзисторе по схеме с общим эмиттером, содержащий фильтр нижних частот. Построить

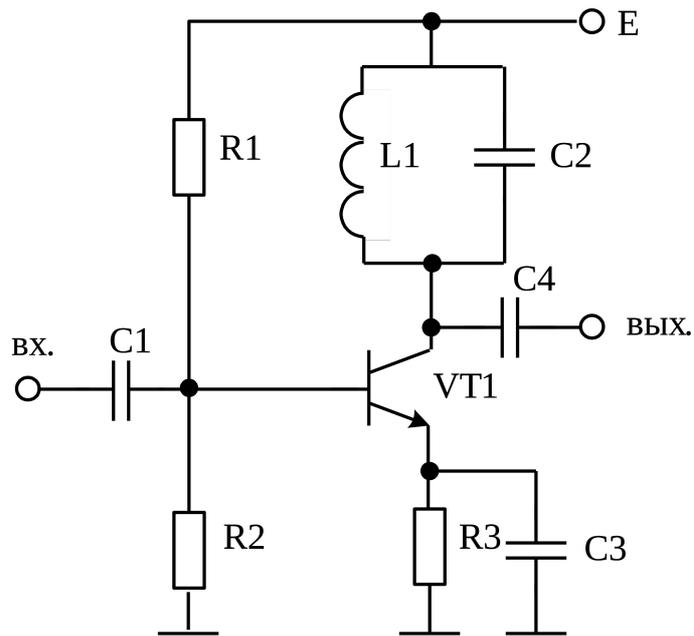
семейства частотных характеристик основных схемных функций при вариации емкостей схемы.



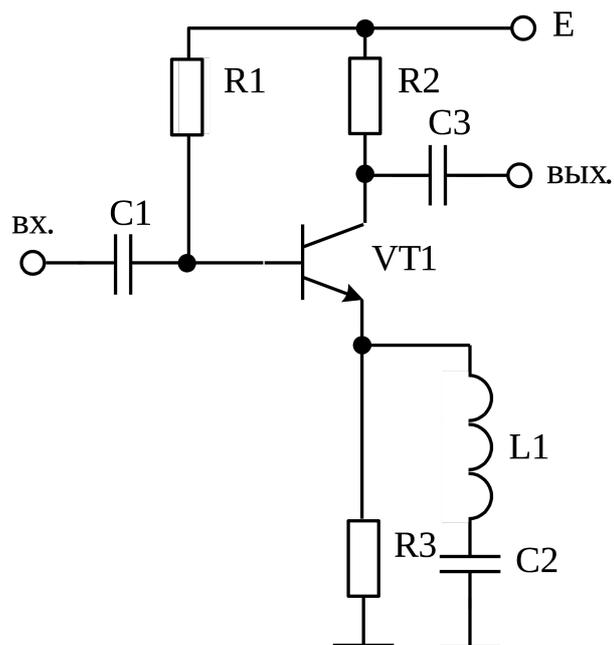
8. Рассчитать электронный усилитель на биполярном транзисторе по схеме с общим эмиттером с цепью высокочастотной коррекции. Построить семейства частотных характеристик основных схемных функций при вариации параметров корректирующей цепи.



9. Рассчитать избирательный усилитель на биполярном транзисторе по схеме с общим эмиттером. Построить семейства частотных характеристик основных схемных функций при вариации параметров параллельной резонансной цепи.

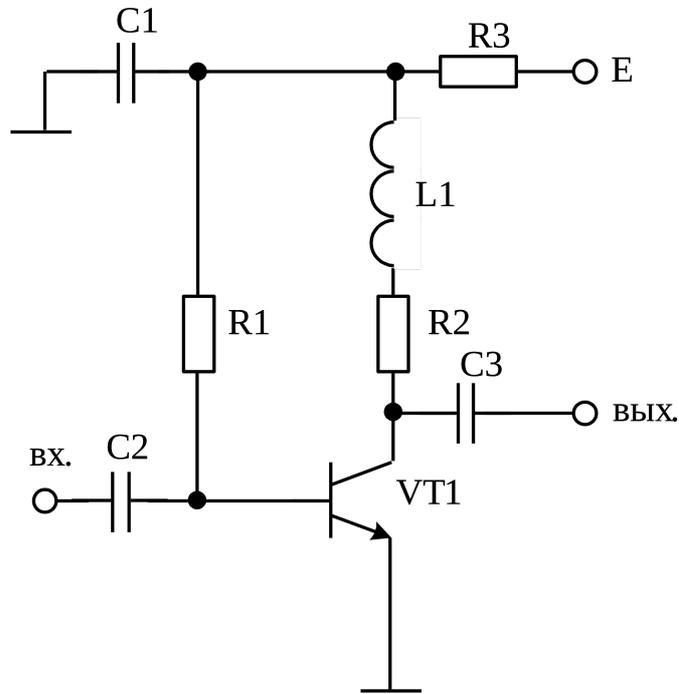


10. Рассчитать избирательный усилитель на биполярном транзисторе по схеме с общим эмиттером. Построить семейства частотных характеристик основных схемных функций при вариации параметров последовательной резонансной цепи.

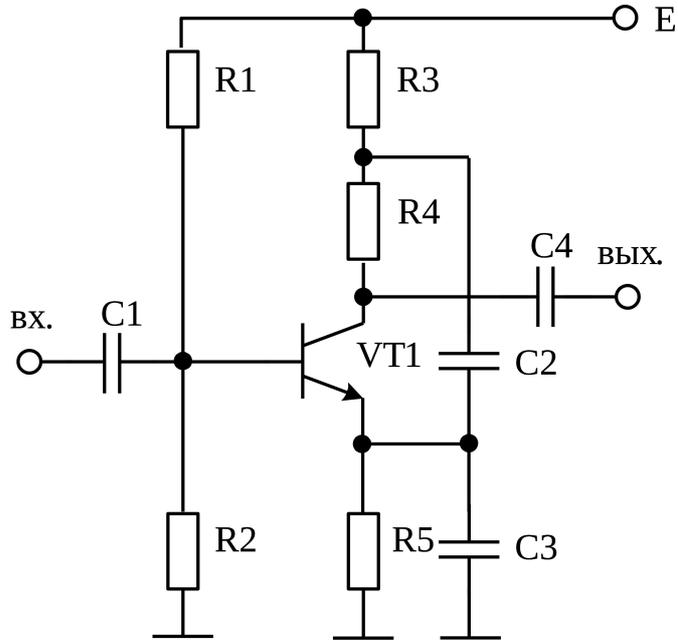


11. Рассчитать электронный усилитель на биполярном транзисторе по

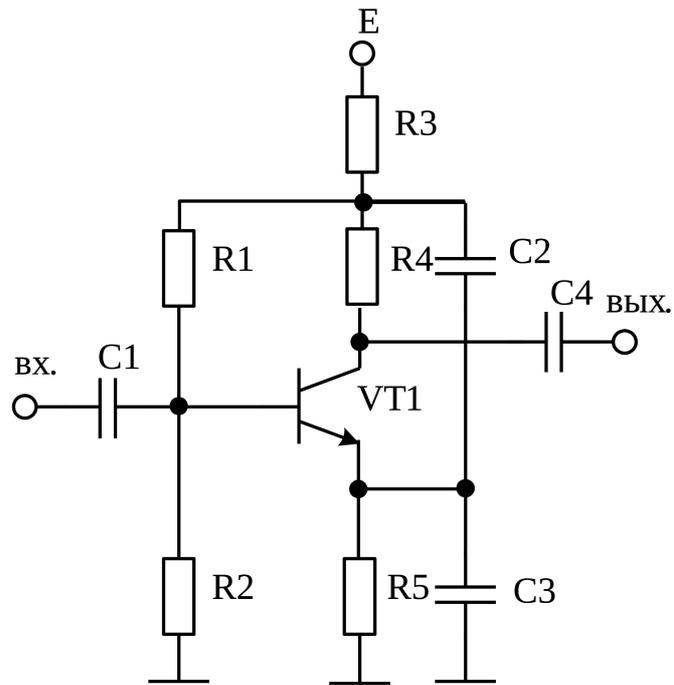
схеме с общим эмиттером с цепью высокочастотной коррекции. Построить семейства частотных характеристик основных схемных функций при вариации параметров корректирующей цепи.



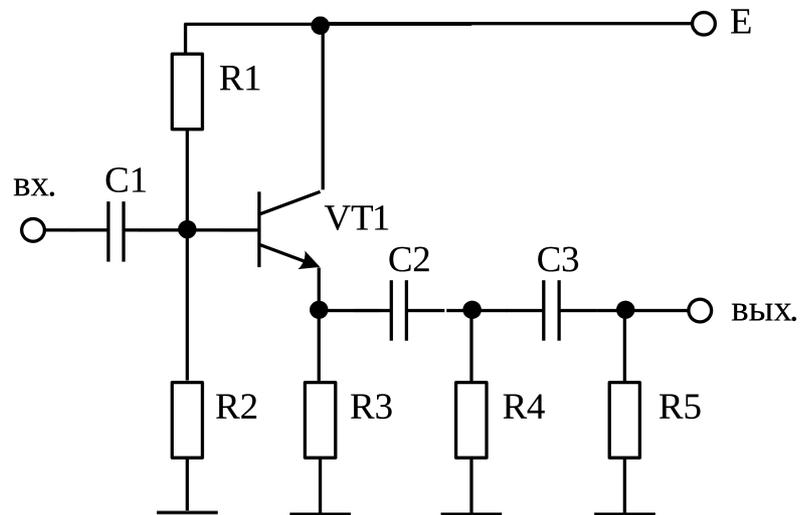
12. Рассчитать электронный усилитель на биполярном транзисторе по схеме с общим эмиттером с цепью низкочастотной коррекции. Построить семейства частотных характеристик основных схемных функций при вариации параметров корректирующей цепи.



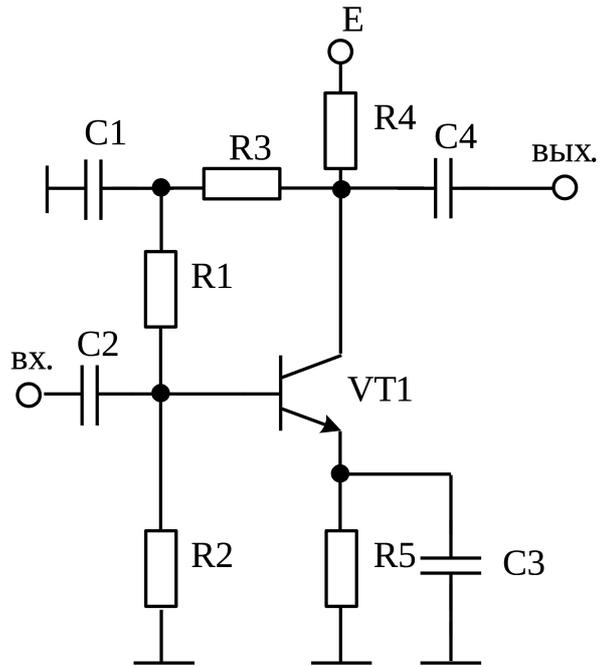
13. Рассчитать электронный усилитель на биполярном транзисторе по схеме с общим эмиттером с цепью низкочастотной коррекции. Построить семейства частотных характеристик основных схемных функций при вариации параметров корректирующей цепи.



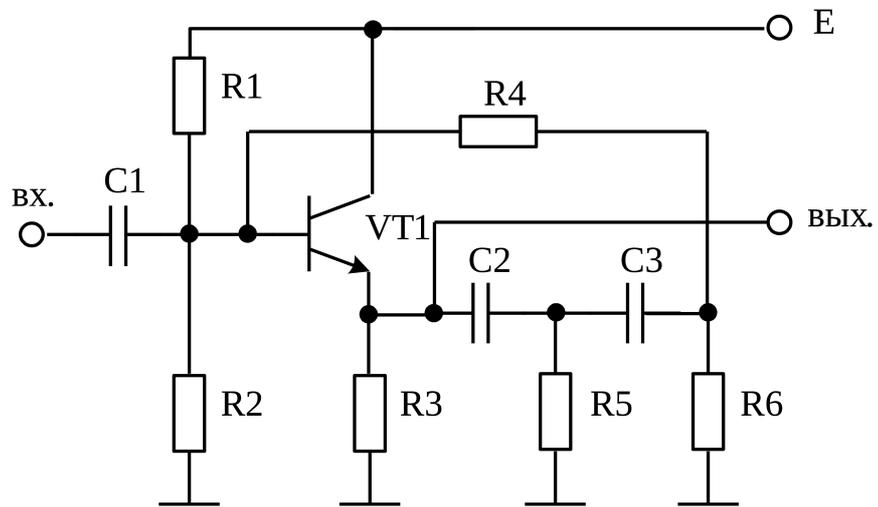
14. Рассчитать активный фильтр высших частот на биполярном транзисторе. Построить семейства частотных характеристик основных схемных функций при вариации емкостей фильтра.



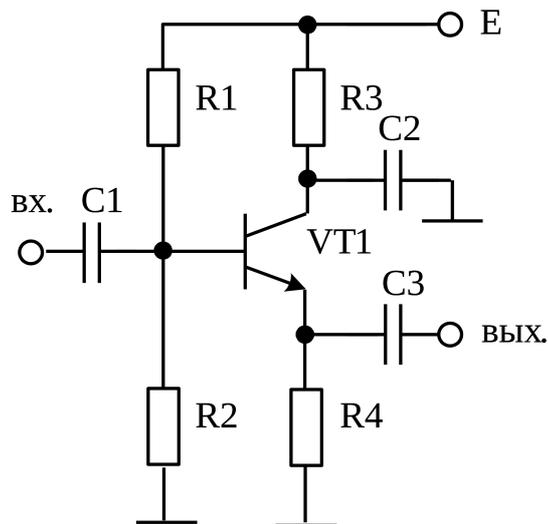
15. Рассчитать электронный усилитель на биполярном транзисторе по схеме с общим эмиттером с параллельной отрицательной обратной связью по постоянному напряжению. Построить семейства частотных характеристик основных схемных функций при вариации параметров корректирующей цепи.



16. Рассчитать электронный усилитель на биполярном транзисторе по схеме с общим коллектором и частотно-зависимой обратной связью. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.

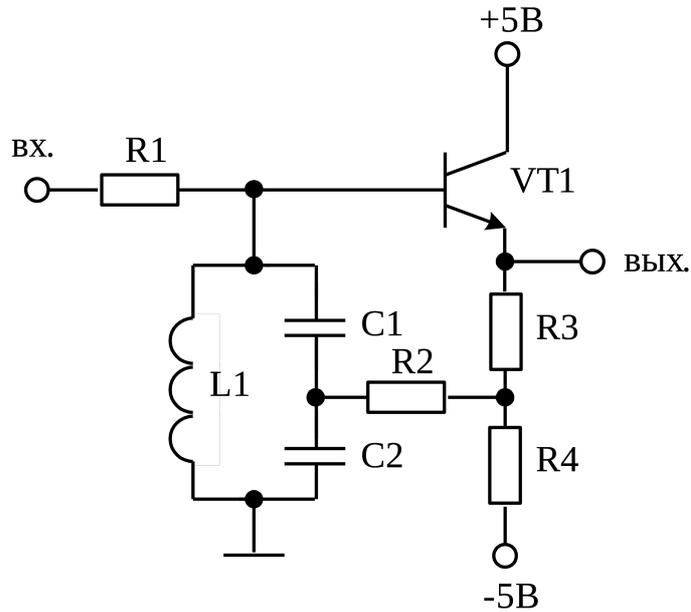


17. Рассчитать эмиттерный повторитель. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.

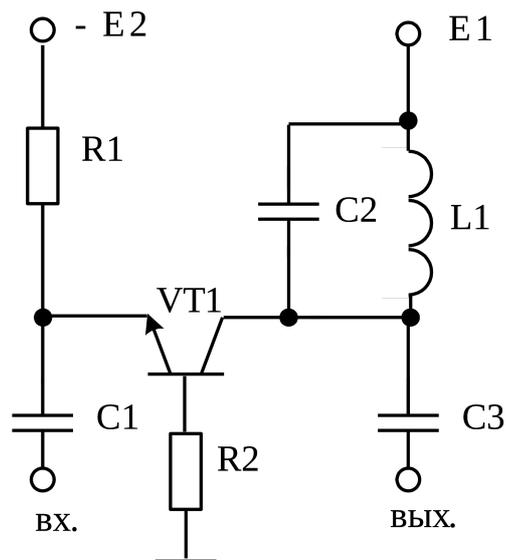


18. Рассчитать избирательный усилитель на биполярном транзисторе по схеме с общим коллектором. Построить семейства частотных характеристик основных схемных функций при вариации параметров

резонансной цепи.

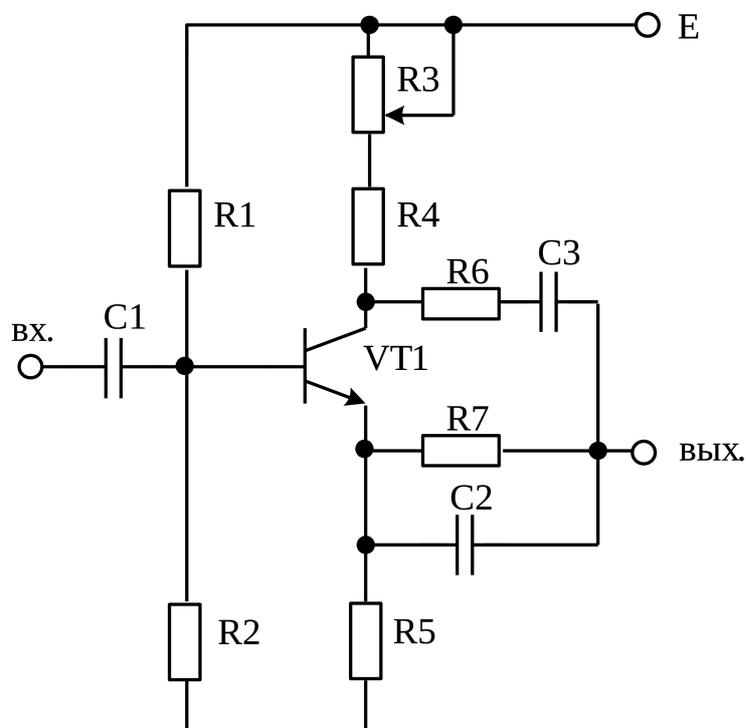


19. Рассчитать избирательный усилитель на биполярном транзисторе по схеме с общей базой. Построить семейства частотных характеристик основных схемных функций при вариации параметров резонансной цепи.

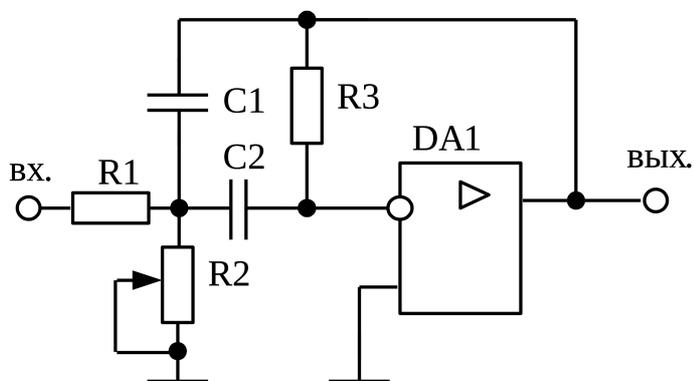


20. Рассчитать электронный усилитель на биполярном транзисторе с

частотно-зависимой обратной связью. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.

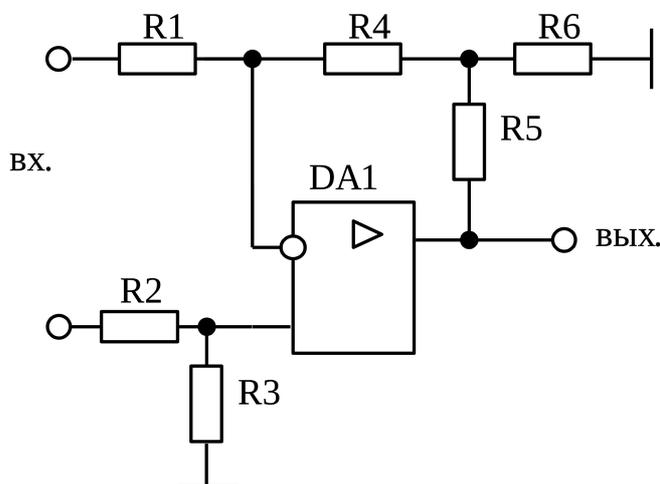


21. Рассчитать активный фильтр на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.

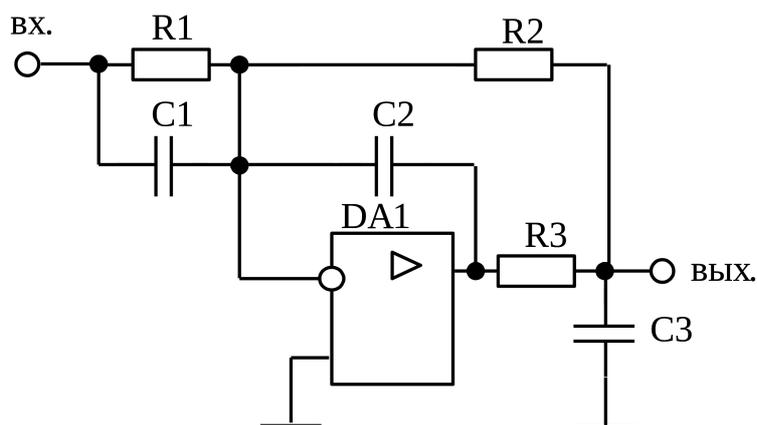


22. Рассчитать дифференциальный усилитель на операционном

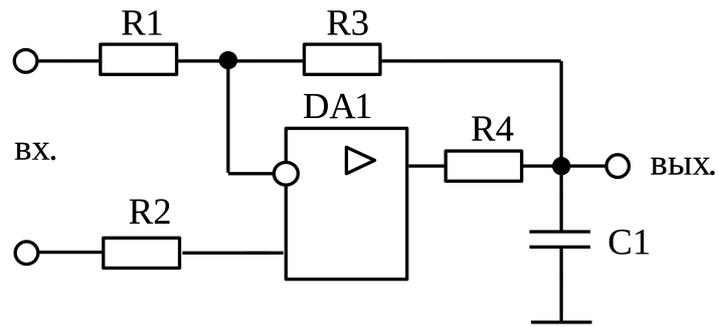
усилителе. Построить семейства частотных характеристик основных схемных функций при вариации динамических параметров операционного усилителя.



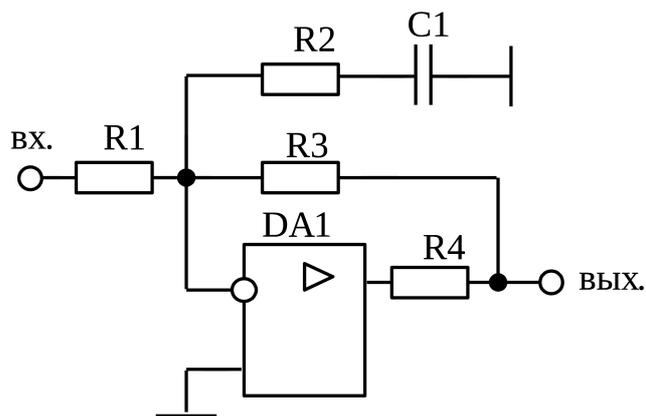
23. Рассчитать активный фильтр на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.



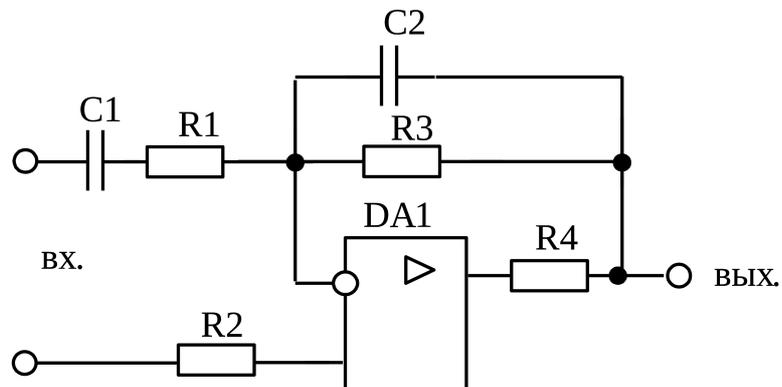
24. Рассчитать дифференциальный усилитель на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации динамических параметров операционного усилителя.



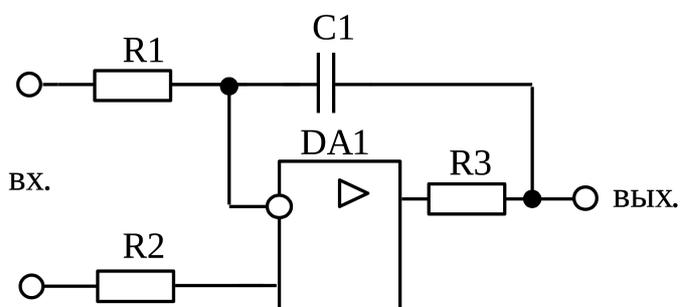
25. Рассчитать инвертирующий усилитель на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации параметров $R2$ и $C1$.



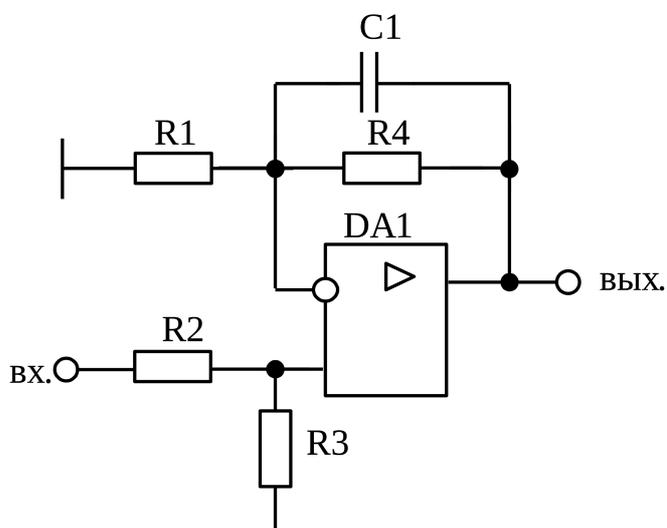
26. Рассчитать дифференциальный усилитель на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации емкостей усилителя.



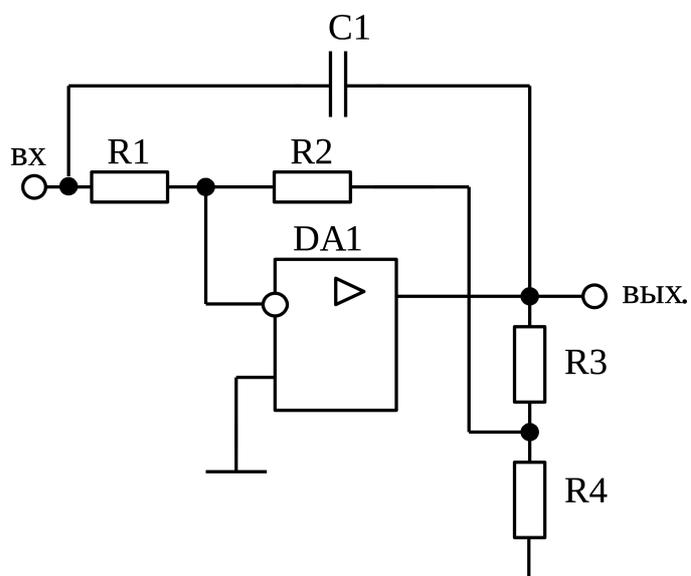
27. Рассчитать интегрирующий дифференциальный усилитель на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации параметров $R3$ и $C1$.



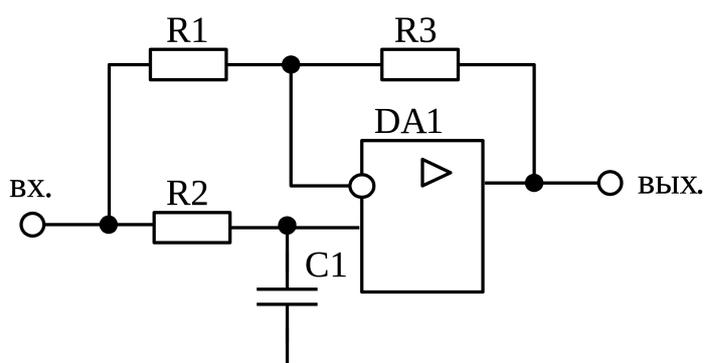
28. Рассчитать неинвертирующий усилитель на операционном усилителе с частотно-зависимой обратной связью. Построить семейства частотных характеристик основных схемных функций при вариации параметров $R4$ и $C1$.



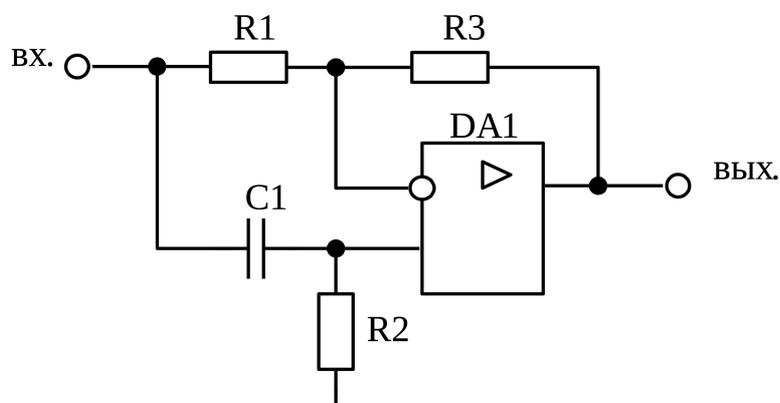
29. Рассчитать инвертирующий усилитель на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации параметров $R2$ и $C1$.



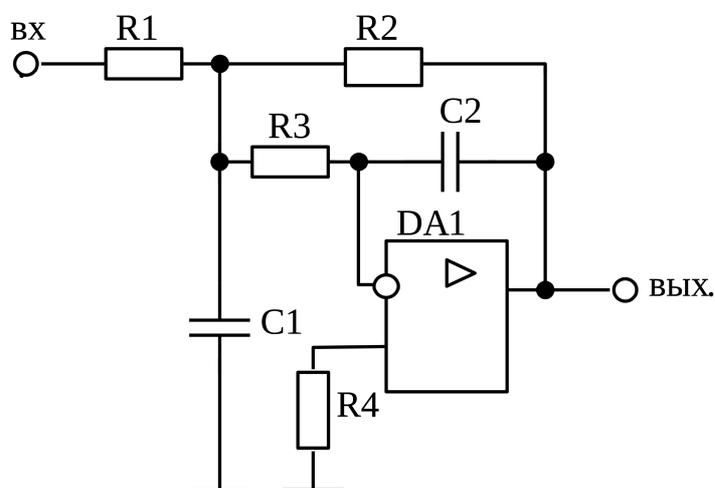
30. Рассчитать фазовращатель на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации параметров $R2$ и $C1$.



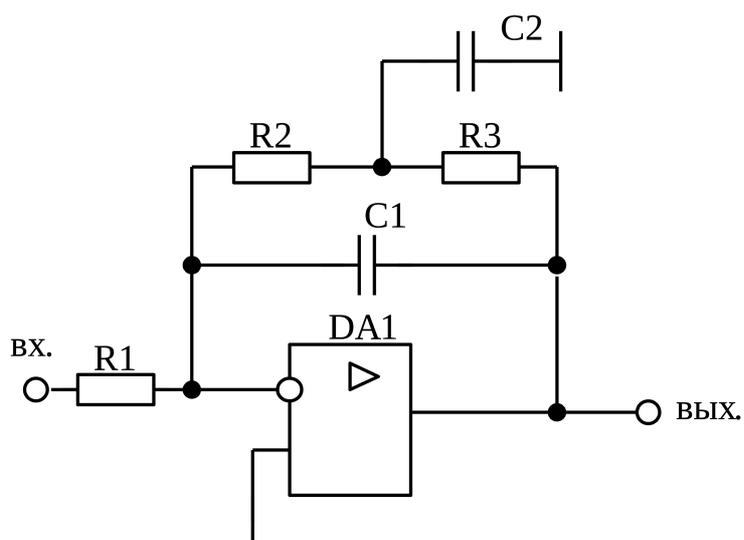
31. Рассчитать фазовращатель на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации параметров $R2$ и $C1$.



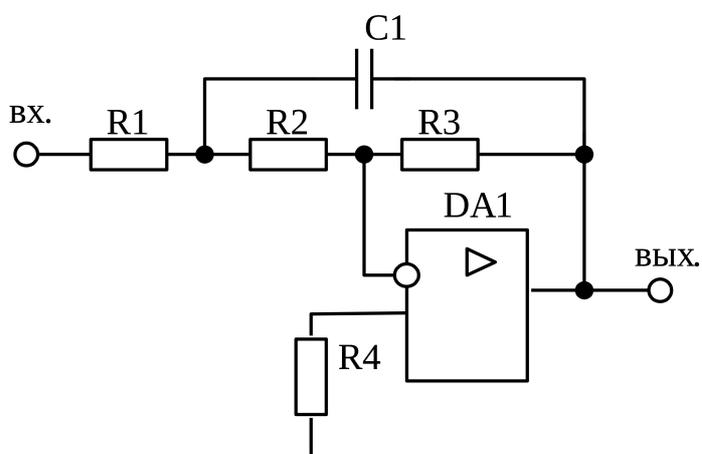
32. Рассчитать активный фильтр нижних частот на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.



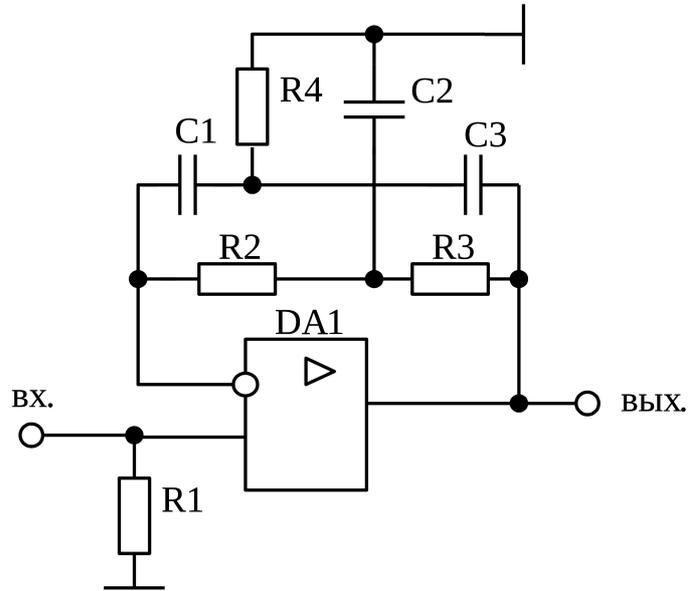
33. Рассчитать активный фильтр на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.



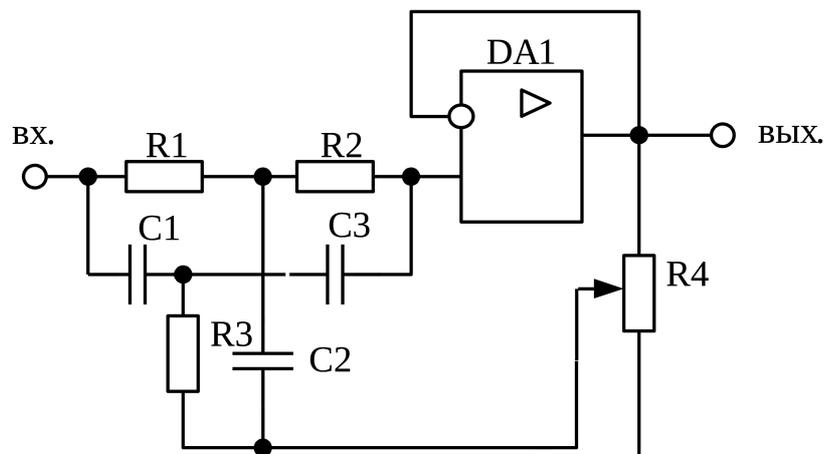
34. Рассчитать активный фильтр нижних частот на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации параметров $R2$ и $C1$.



35. Рассчитать активный фильтр на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.

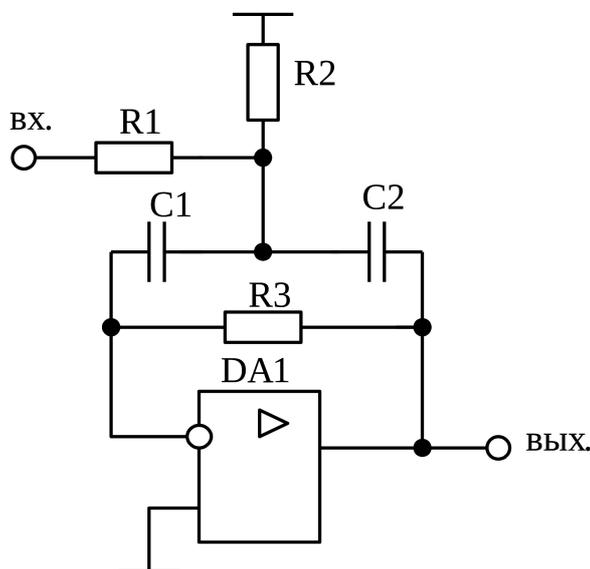


36. Рассчитать активный режекторный фильтр на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.

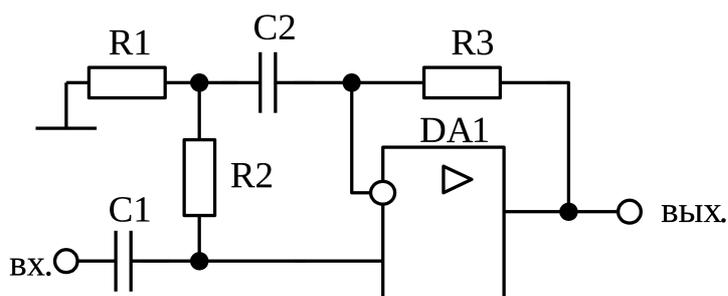


37. Рассчитать активный фильтр на операционном усилителе.

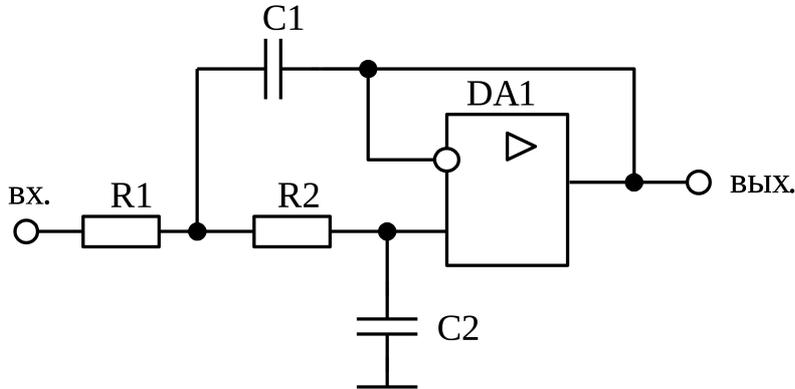
Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.



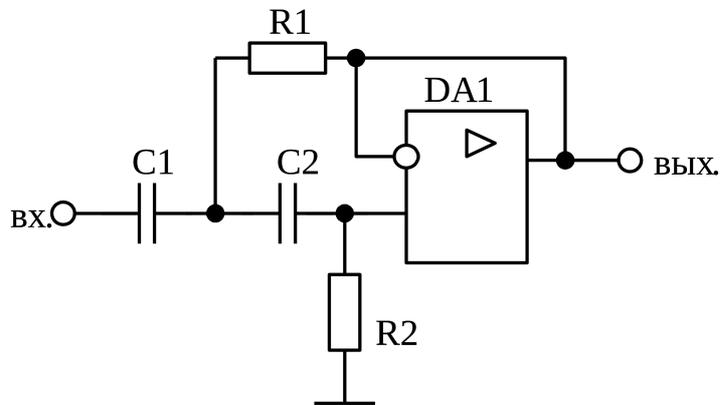
38. Рассчитать неинвертирующий усилитель низких частот на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.



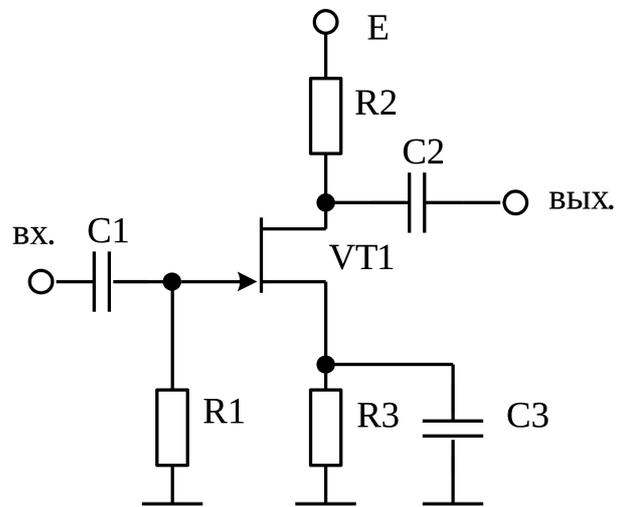
39. Рассчитать активный фильтр нижних частот с повторителем напряжения на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.



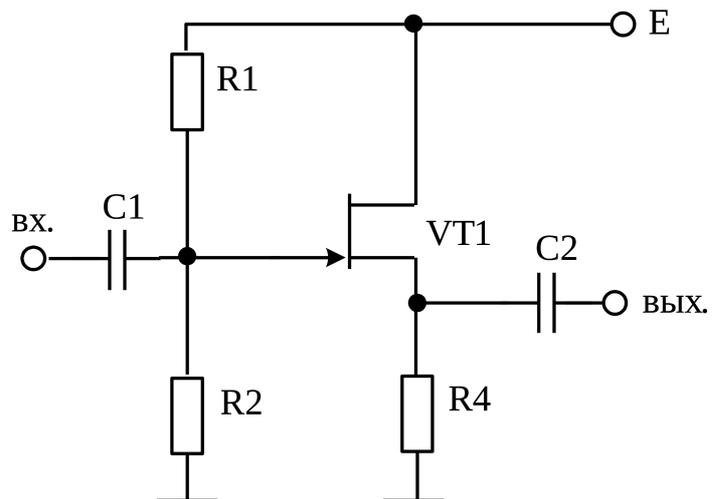
40. Рассчитать активный фильтр верхних частот на операционном усилителе. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.



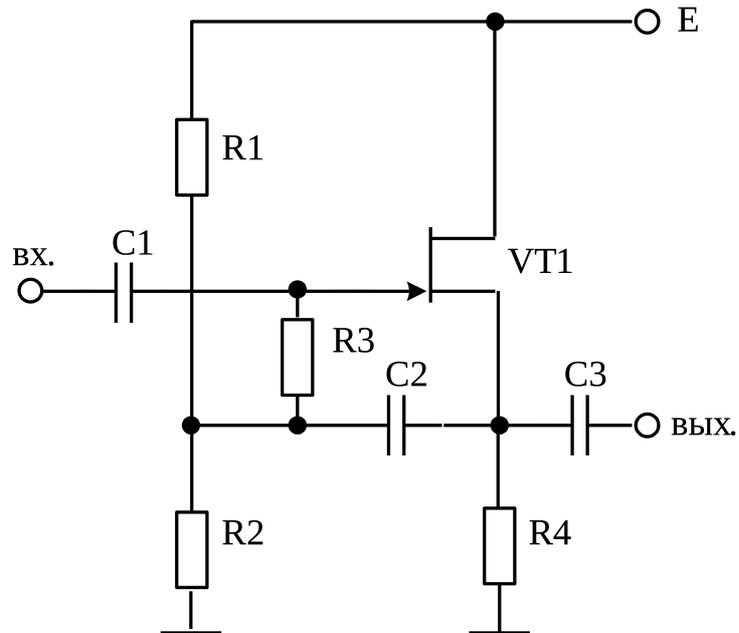
41. Рассчитать усилитель низкой частоты на полевом транзисторе с общим истоком. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.



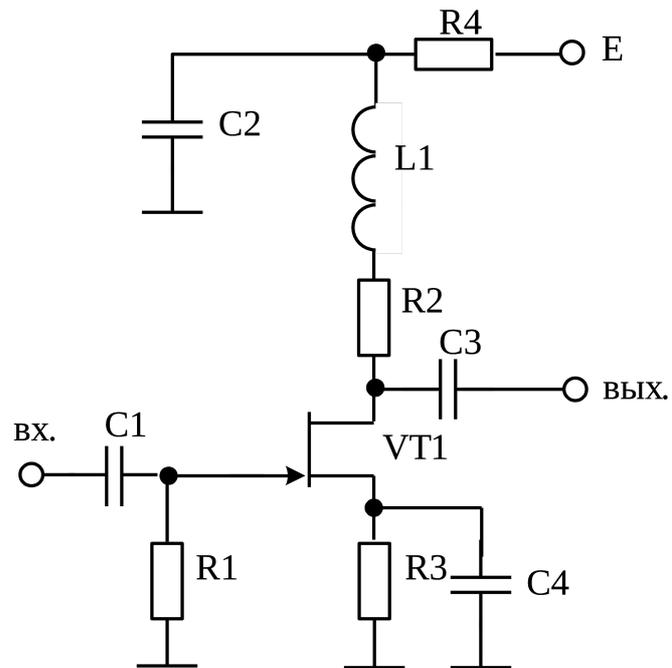
42. Рассчитать истоковый повторитель. Построить семейства частотных характеристик основных схемных функций при вариации параметров полевого транзистора.



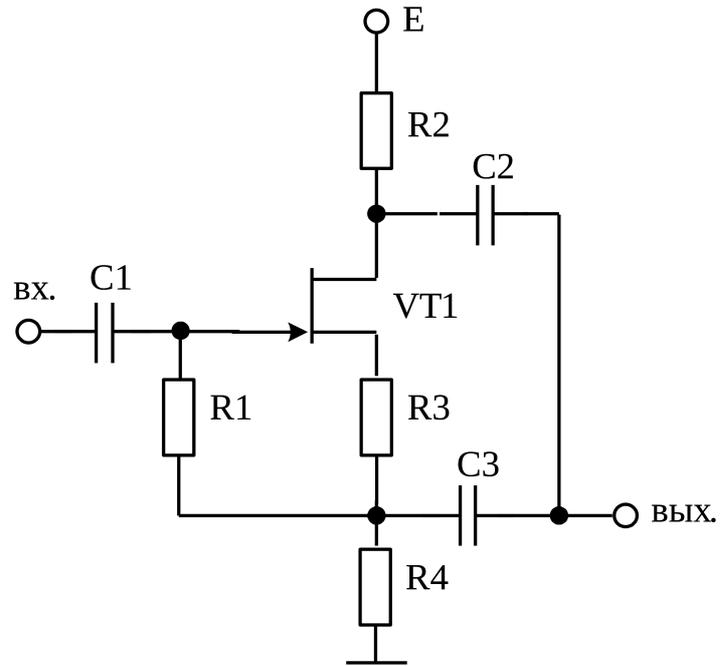
43. Рассчитать истоковый повторитель. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.



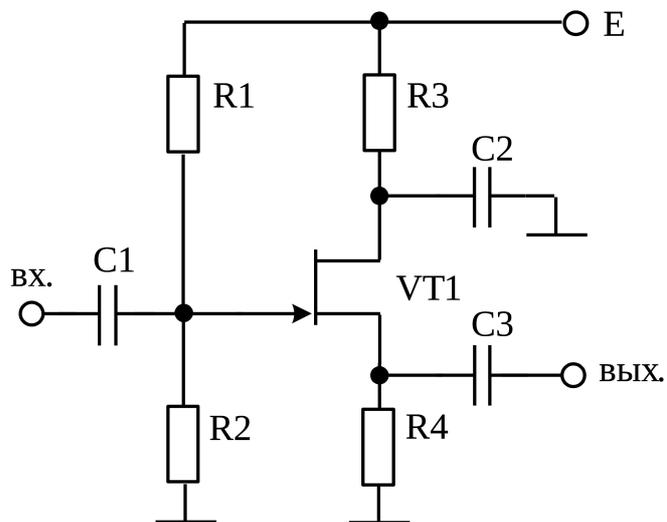
44. Рассчитать электронный усилитель на полевом транзисторе с общим истоком и цепью высокочастотной коррекции. Построить семейства частотных характеристик основных схемных функций при вариации параметров корректирующей цепи.



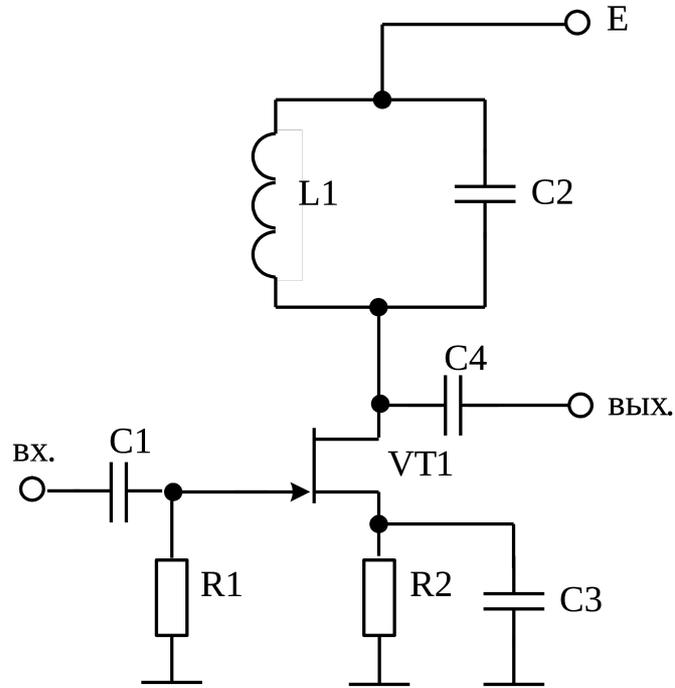
45. Рассчитать истоковый повторитель. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.



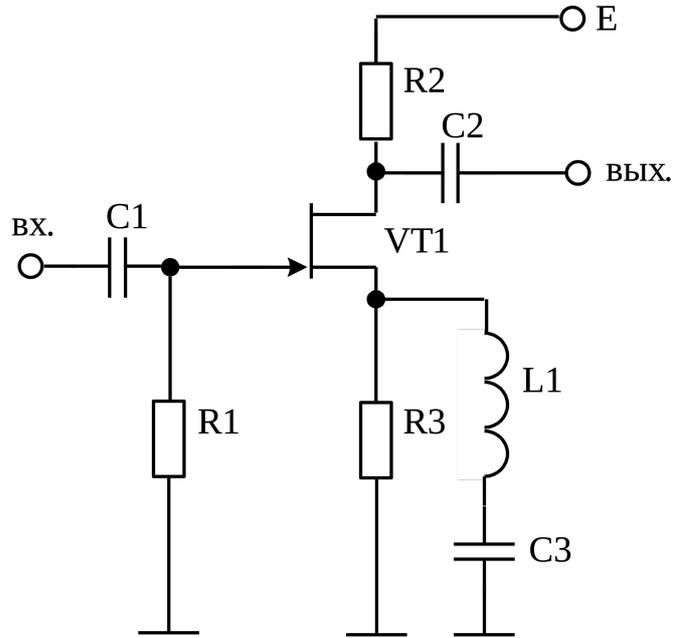
46. Рассчитать истоковый повторитель. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.



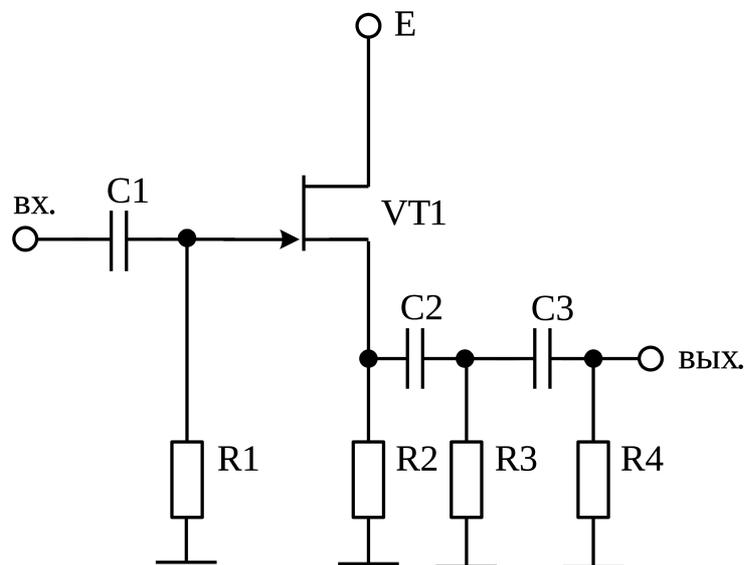
47. Рассчитать избирательный усилитель на полевом транзисторе с общим истоком. Построить семейства частотных характеристик основных схемных функций при вариации параметров резонансной цепи.



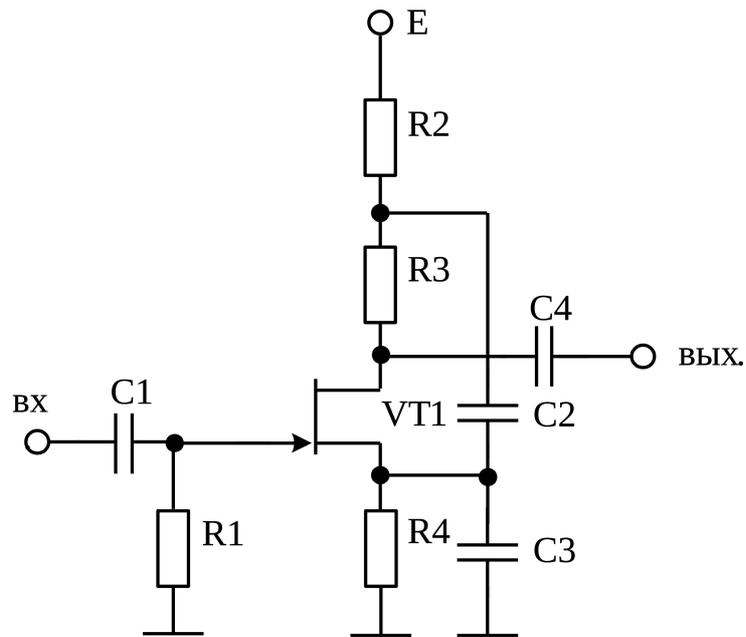
48. Рассчитать избирательный усилитель на полевом транзисторе с общим истоком. Построить семейства частотных характеристик основных схемных функций при вариации параметров резонансной цепи.



49. Рассчитать активный фильтр верхних частот на полевом транзисторе. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.

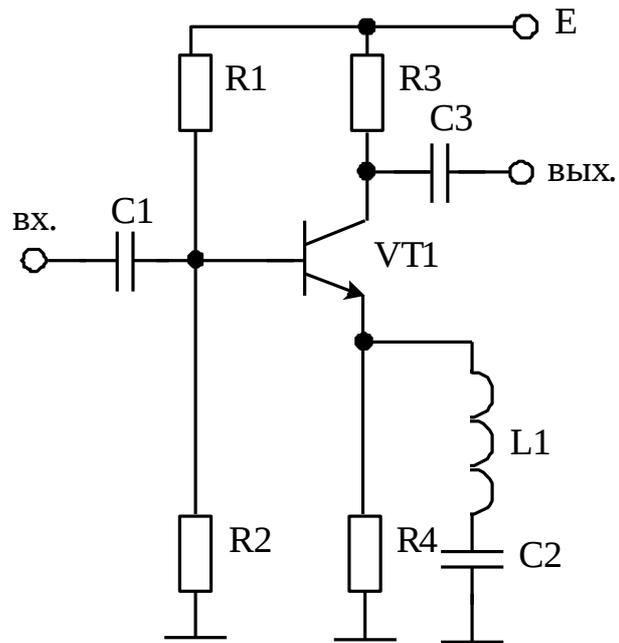


50. Рассчитать электронный усилитель на полевом транзисторе с общим истоком и цепью низкочастотной коррекции. Построить семейства частотных характеристик основных схемных функций при вариации емкостей схемы.



6 ПРИМЕР ВЫПОЛНЕНИЯ КУРСОВОГО ПРОЕКТА

Рассчитать избирательный усилитель на биполярном транзисторе по схеме с общим эмиттером. Построить семейства частотных характеристик основных схемных функций при вариации параметров последовательной резонансной цепи.



Министерство образования и науки Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего профессионального образования
**«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
СИСТЕМ УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ» (ТУСУР)**

Кафедра промышленной электроники (ПрЭ)

АНАЛИЗ ИЗБИРАТЕЛЬНОГО УСИЛИТЕЛЯ НА БИПОЛЯРНОМ ТРАНЗИСТОРЕ ПО СХЕМЕ С ОБЩИМ ЭМИТТЕРОМ

Пояснительная записка к курсовому проекту
по дисциплине «Методы анализа и расчета электронных схем»

ФЭТ.КП.ХХХХХХ.001 ПЗ

Студент гр. _____

_____ И.И. Иванов
«___» _____ 2014 г.

Руководитель:
доцент кафедры ПрЭ,
канд. техн. наук

_____ Н.С. Легостаев
(место для оценки)

«___» _____ 2014 г.

2014

Министерство образования и науки Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего профессионального образования
ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ (ТУСУР)

Кафедра промышленной электроники (ПрЭ)

УТВЕРЖДАЮ
Заведующий кафедрой ПрЭ
д-р техн. наук, проф.
_____ А.В.Кобзев

ЗАДАНИЕ

на курсовое проектирование по дисциплине
“Методы анализа и расчета электронных схем”

студенту _____ Иванову Ивану Ивановичу _____

группа _____ факультет _____ электронной техники _____

Тема проекта: Анализ избирательного усилителя на биполярном транзисторе по схеме с общим эмиттером

Срок сдачи студентом законченного проекта _____

ТРЕБОВАНИЯ К ПРОЕКТУ

1. Амплитуда выходного напряжения – 2 В.
2. Сопротивление нагрузки – 1 кОм.
3. Резонансная частота – 100 кГц.
3. Добротность – 10.
4. Температурный диапазон – $T_{\min} = -10^{\circ}\text{C}$, $T_{\max} = 50^{\circ}\text{C}$.

ПЕРЕЧЕНЬ ПОДЛЕЖАЩИХ РАЗРАБОТКЕ РАЗДЕЛОВ

1. Анализ схемотехнической реализации усилителя.
2. Параметрический синтез усилителя.
3. Формирование математической модели.
4. Определение схемных функций.
5. Расчет частотных характеристик.
6. Исследование влияния на частотные характеристики варьируемых параметров усилителя.

ПЕРЕЧЕНЬ ГРАФИЧЕСКОГО МАТЕРИАЛА

1. Схема электрическая принципиальная избирательного усилителя

Руководитель проектирования _____ доцент кафедры ПрЭ Н.С. Легостаев _____

Задание принято к исполнению _____ « _____ » _____ 2014 г.

СОДЕРЖАНИЕ

Введение.....
1. Анализ схемотехнической реализации усилителя.....
2. Параметрический синтез усилителя.....
3. Формирование математической модели.....
4. Определение схемных функций.....
5. Расчет частотных характеристик.....
6. Исследование влияния на частотные характеристики варьируемых параметров усилителя.....
Заключение.....
Список использованных источников.....

Приложение А.....

ВВЕДЕНИЕ

Избирательными называют электронные усилители, предназначенные для усиления сигналов в узкой полосе частот. Избирательные усилители широко используются для усиления сигналов радиочастот (усилители высоких частот – УВЧ), при супергетеродинном приеме (усилители промежуточной частоты – УПЧ), в измерительной технике, в системах телемеханики с частотным разделением каналов.

По принципу построения различают резонансные избирательные усилители (усилители LC-типа) и избирательные усилители с RC-цепями (усилители RC-типа). В резонансных усилителях избирательность усиления достигается за счет резонансные свойства колебательных LC-цепей. Избирательные усилители RC-типа содержат частотно-зависимую обратную связь, построенную с использованием RC-цепей. Резонансные усилители предпочтительнее использовать в диапазоне от звуковых частот и выше (более нескольких десятков килогерц), тогда как усилители с RC-цепями в диапазоне звуковых и низких промышленных частот (менее нескольких десятков килогерц).

Поскольку точные выражения, определяющие зависимость выходных параметров усилителей от параметров электронных компонентов, достаточно сложны, параметрический синтез, как правило, проводят на основе инженерных методик, содержащих упрощенные соотношения. Для проверки правильности выполненных расчетов можно использовать формализованные методы математического описания, основанные на уточненных моделях активных электронных компонентов. Для электронных усилителей, работающих в режиме малого сигнала, необходимую точность обеспечивают линейные математические модели, эффективная реализация которых основана на операторных методах анализа.

1 АНАЛИЗ СХЕМОТЕХНИЧЕСКОЙ РЕАЛИЗАЦИИ УСИЛИТЕЛЯ

Рассматриваемый избирательный усилитель (рис. 1.1) относится к классу резонансных усилителей (усилителей LC-типа). Основу его построения составляет усилительный каскад на биполярном транзисторе, включенном по схеме с общим эмиттером. Резисторы схемы $R1 - R4$ образуют цепь смещения биполярного транзистора по постоянному току,

которая обеспечивает работу транзистора в нормальном активном режиме. В каскаде используется цепь смещения с эмиттерной стабилизацией рабочей точки транзистора. Указанная стабилизация обеспечивается последовательной отрицательной обратной связью по постоянному току, реализованной за счет фиксации потенциала базы резистивным делителем $R1 - R2$, и включения в эмиттерную цепь резистора $R4$.

Конденсаторы $C1$ и $C3$ представляют собой входной и выходной разделительные конденсаторы, обеспечивающие развязку каскада от цепей источника сигнала и нагрузки по постоянному току.

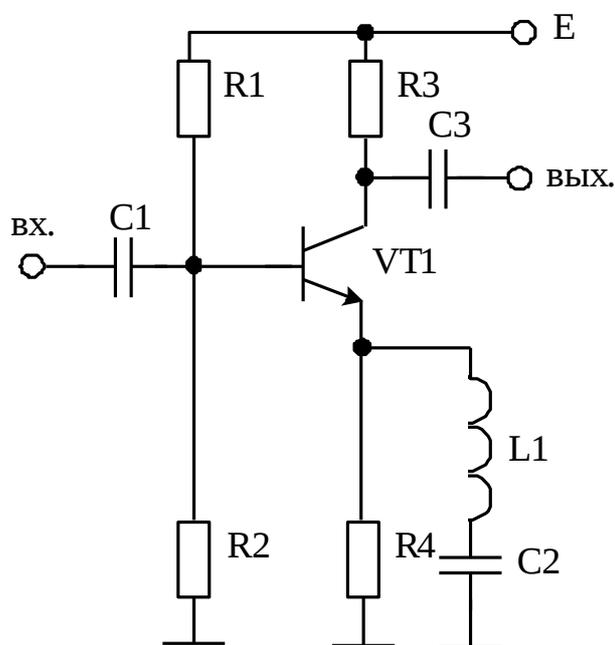


Рис. 1.1. Схема избирательного усилителя

Для обеспечения избирательности в состав схемы включена последовательный резонансный LC -контур, шунтирующая резистор $R4$ отрицательной обратной связи. На резонансной частоте сопротивление контура мало вследствие чего действие отрицательной обратной связи существенно ослабляется. Это в свою очередь обеспечивает рост коэффициента усиления каскада. При расстройке частоты сопротивление контура увеличивается, действие отрицательной обратной связи восстанавливается, что вызывает снижение коэффициента усиления.

2 ПАРАМЕТРИЧЕСКИЙ СИНТЕЗ УСИЛИТЕЛЯ

Расчет параметров элементов цепей смещения проведем графо-аналитическим методом, основанным на использовании семейства статических характеристик биполярного транзистора для схемы с общим эмиттером.

Положение рабочей точки транзистора в режиме покоя на семействе выходных статических характеристик для схемы с общим эмиттером определяется напряжением $U_{кэ} = U_0$ и током $I_{к} = I_0$. Параметры рабочей точки должны удовлетворять условиям, обеспечивающим работу транзистора в режиме усиления класса А :

$$\begin{aligned} I_{кэ0} < I_0 < I_{к,доп}, \\ U_{кэ,н} < U_0 < U_{кэ,доп}, \\ P_{к} = U_0 I_0 < P_{к,доп}, \end{aligned}$$

где $I_{кэ0}$ – обратный ток коллекторного перехода транзистора, включенного по схеме с общим эмиттером; $I_{к,доп}$ – допустимый ток коллектора; $U_{кэ,н}$ – напряжение коллектор-эмиттер на границе насыщения; $U_{кэ,доп}$ – допустимое напряжение коллектор-эмиттер; $P_{к}$ – мощность, рассеиваемая на транзисторе; $P_{к,доп}$ – допустимая мощность, рассеиваемая на транзисторе.

Зададимся минимальным напряжением коллектор-эмиттер транзистора ($U_{эу,мин} > U_{эу,í}$) $U_{эу,мин} = 1\text{В}$ и допустимым температурным смещением напряжения $\Delta U_{эу} = 1,5\text{В}$. Тогда напряжение рабочей точки в режиме покоя составляет

$$U_0 = U_{эу,мин} + \Delta U_{эу} + U_{âûð.m} = 1 + 1,5 + 2 = 4,5 \text{ (В)},$$

где $U_{вых.m}$ – амплитуда выходного напряжения усилителя.

Напряжение питания выберем из стандартного ряда номинальных напряжений постоянного тока: $E = 12\text{В}$.

Для обеспечения приемлемой стабилизации положения рабочей точки рекомендуется обеспечивать падение напряжения на резисторе в эмиттерной цепи

$$U_3 = (0,1 - 0,2)E.$$

Примем $U_{\dot{y}} = 0,2E = 0,2 \cdot 12 = 2,4(\text{В})$.

Зададимся значением минимального тока коллектора ($I_{\text{к.мин}} > I_{\text{кэ0}}$)
 $I_{\text{к.мин}} = 1\text{мА}$.

Сопротивление резистора в коллекторной цепи транзистора

$$R_3 = \frac{E - U_{\dot{y}} - U_{\text{âûð.m}} - U_0}{I_{\text{ê.min}} + \frac{U_{\text{âûð.m}}}{R_1}} = \frac{12 - 2,4 - 2 - 4,5}{1 + \frac{2}{1}} = 1,03 \text{ (кОм)}.$$

Примем значение сопротивления $R_3 = 1 \text{ кОм}$.

Ток покоя транзистора в рабочей точке составляет:

$$I_0 = I_{\text{к.мин}} + \frac{U_{\text{ВЫХ.м}}}{R_{\text{к}}} + \frac{U_{\text{ВЫХ.м}}}{R_{\text{н}}} = 1 + \frac{2}{1} + \frac{2}{1} = 5 \text{ (мА)}.$$

Мощность, рассеиваемая на резисторе R_3 :

$$P_{R_3} = R_3 I_{\text{эф.}R_3}^2 = R_3 \left(I_0^2 + \frac{U_{\text{ВЫХ.м}}^2}{2R_3} \right) = 1 \cdot \left(5^2 + \frac{2^2}{2 \cdot 1} \right) = 27 \text{ (мВт)}.$$

Сопротивление резистора в эмиттерной цепи транзистора равно:

$$R_4 = \frac{U_{\dot{y}}}{I_0} = \frac{2,4}{5} = 480 \text{ (Ом)}.$$

Примем значение сопротивления из ряда номинальных сопротивлений
 $R_4 = 470 \text{ (Ом)}$.

Мощность, рассеиваемая на резисторе R_4 :

$$P_{R_4} = R_4 I_{\text{эф.}R_4}^2 \approx R_4 I_0^2 = 470 \cdot 5^2 = 12 \text{ (мВт)}.$$

Таким образом, сопротивление выходной цепи транзистора постоянному току, определяющее наклон нагрузочной прямой по постоянному току, составляет:

$$R_{=} = R_3 + R_4 = 1 + 0,47 = 1,47 \text{ (кОм)}.$$

Сопротивление выходной цепи переменному току в полосе пропускания усилителя равно

$$R_{\text{экв}} = \frac{R_3 R_{\text{н}}}{R_3 + R_{\text{н}}} = \frac{1 \cdot 1}{1 + 1} = 0,5 \text{ (кОм)}.$$

Максимальное напряжение, действующее на транзисторе:

$$U_{\hat{e}y, \max} = U_0 + U_{\hat{a}o, m} = 4,5 + 2 = 6,5 \text{ (В)}.$$

Максимальный ток коллектора транзистора:

$$I_{k, \max} = I_0 + \frac{U_{\text{ВЫХ.м}}}{R_k} + \frac{U_{\text{ВЫХ.м}}}{R_H} = 5 + \frac{2}{1} + \frac{2}{1} = 9 \text{ (мА)}.$$

Мощность, рассеиваемая на транзисторе:

$$P_0 = U_0 I_0 = 4,5 \cdot 5 = 22,5 \text{ (мВт)}.$$

Выберем высокочастотный маломощный биполярный кремниевый n - p - n -транзистор КТ315 В, который обладает следующими параметрами:

- максимально допустимое напряжение $U_{\hat{e}y, \hat{a}i} = 40 \text{ В}$,
- максимально допустимый ток коллектора $I_{\hat{e}, \hat{a}i} = 100 \text{ мА}$,
- максимально допустимая мощность рассеяния $P_{\hat{e}, \hat{a}i} = 150 \text{ мВт}$,
- коэффициент передачи тока базы $\beta = 60$,
- емкость коллекторного перехода $C_{\hat{e}} = 7 \text{ пФ}$,
- предельная частота коэффициента передачи тока базы $f_{\beta} = 5 \text{ МГц}$,
- выходная проводимость $h_{22}^{\check{y}} = 0,3 \text{ мкСм}$.
- объемное сопротивление области базы $r_{\hat{a}} = 200 \text{ Ом}$.

Допустимое изменение тока коллектора, обусловленное нестабильностью точки покоя, составляет

$$\Delta I_{\hat{e}} = \frac{\Delta U_{\hat{e}}}{R_3 + R_4} = \frac{1,5}{1 + 0,47} = 1,02 \text{ (мА)}.$$

Температурное смещение выходных характеристик аппроксимируется выражением:

$$\Delta I_T = \Delta I_{k\beta 0} + I_0 \Delta \alpha = \Delta I_{k\beta 0} + I_0 \cdot 5 \cdot 10^{-4} \cdot \Delta T,$$

где $\Delta I_{k\beta 0}$ – изменение обратного тока коллекторного перехода транзистора, включенного с общей базой; $\Delta \alpha$ – температурное изменение коэффициента передачи тока эмиттера; ΔT – изменение температуры окружающей среды. Для кремниевых транзисторов изменением обратного тока коллекторного перехода можно пренебречь, тогда:

$$\Delta I_T = I_0 \Delta \alpha = 5 \cdot 5 \cdot 10^{-4} \cdot 60 = 150 \text{ (мкА)}.$$

Допустимый коэффициент температурной нестабильности каскада

$$S = \frac{\Delta I_{\hat{e}}}{\Delta I_{\hat{0}}} = \frac{1,02}{0,15} = 6,8.$$

Параллельное сопротивление базовых резисторов:

$$R_{\hat{a}} = R_4 \frac{(1 + \beta)(S - 1)}{1 + \beta - S} = 470 \frac{(1 + 60)(6,8 - 1)}{1 + 60 - 6,8} = 3,07 \text{ (кОм)}.$$

Ток базы в режиме покоя составляет:

$$I_{\hat{a}0} = \frac{I_0}{\beta} = \frac{5 \cdot 10^3}{60} = 83 \text{ (мкА)}.$$

Падение напряжения на эмиттерном переходе ориентировочно равно $U_{\hat{a}\hat{y}} = 0,7 \text{ В}$.

Сопротивление резистора R_1 :

$$R_1 = \frac{R_{\hat{a}} E}{U_{\hat{y}} + U_{\hat{a}\hat{y}} + R_{\hat{a}} I_{\hat{a}0}} = \frac{3,07 \cdot 12}{2,4 + 0,7 + 3,07 \cdot 0,083} = 10,98 \text{ (кОм)}.$$

Сопротивление резистора R_2 :

$$R_2 = \frac{R_1 R_{\hat{a}}}{R_1 - R_{\hat{a}}} = \frac{10,98 \cdot 3,07}{10,98 - 3,07} = 4,26 \text{ (кОм)}.$$

Примем значения сопротивлений из ряда E24 номинальных сопротивлений :

$$R_1 = 11 \text{ кОм и } R_2 = 4,3 \text{ кОм}.$$

Значение тока, протекающего через базовый делитель, равно:

$$I_{\hat{a}\hat{a}\hat{e}} = \frac{E}{R_1 + R_2} = \frac{12}{11 + 4,3} = 784 \text{ (мкА)}.$$

Мощность, рассеиваемая на резисторах базового делителя:

$$P_{R1} = R_1 I_{\hat{y}\hat{0}.R4}^2 \approx R_1 I_{\hat{a}\hat{a}\hat{e}}^2 = 11 \cdot 0,784^2 = 6,76 \text{ (мВт)},$$

$$P_{R2} = R_2 I_{\hat{y}\hat{0}.R2}^2 \approx 4,3 I_{\hat{a}\hat{a}\hat{e}}^2 = 4,3 \cdot 0,784^2 = 2,64 \text{ (мВт)}.$$

С учетом выбранных номиналов резисторов базового делителя эквивалентное параллельное сопротивление этих резисторов равно:

$$R_{\hat{a}} = \frac{R_1 R_2}{R_1 + R_2} = \frac{11 \cdot 4,3}{11 + 4,3} = 3,09 \text{ (кОм)}.$$

Входное сопротивление усилителя определяется соотношением:

$$R_{\hat{a}\hat{0}} = R_{\hat{a}} \parallel h_{11}^{\hat{y}} + R_4 (\beta + 1),$$

где $h_{11}^y = r_a + r_y(\beta + 1)$ – входное сопротивление транзистора с общим эмиттером при напряжении $U_{\hat{e}y} = \text{const}$; r_y – дифференциальное сопротивление прямо смещенного эмиттерного перехода.

Дифференциальное сопротивление эмиттерного перехода можно ориентировочно рассчитать:

$$r_y = \frac{26}{I_0[\text{mA}]} = \frac{26}{5} = 5,2 \text{ (Ом)}.$$

Тогда входное сопротивление усилителя составляет:

$$\begin{aligned} R_{\hat{a}\hat{o}} &= \frac{R_a[r_a + (r_y + R_4)(\beta + 1)]}{R_a + r_a + (r_y + R_4)(\beta + 1)} = \\ &= \frac{3,09 \cdot [0,2 + (0,0052 + 0,47) \cdot (60 + 1)]}{3,09 + 0,2 + (0,0052 + 0,47) \cdot (60 + 1)} = 2,79 \text{ (к}\hat{\Omega}\text{)}. \end{aligned}$$

Выходное сопротивление усилителя:

$$R_{\text{вых}} = R_3 \parallel \frac{1}{h_{22}^y} \approx R_3 = 1 \text{ (кОм)}.$$

Для исключения в полосе пропускания усилителя частотных и фазовых искажений, вносимых разделительными конденсаторами, потребуем, чтобы обусловленный этими конденсаторами суммарный фазовый сдвиг составлял 45° на частоте, которая на два порядка меньше резонансной частоты усилителя: $f_c = \frac{f_0}{100} = \frac{100}{100} = 1 \text{ (кГц)}$. Распределим фазовые искажения между конденсаторами: $\varphi_{C1} = 15^\circ$, $\varphi_{C2} = 30^\circ$.

Тогда емкости конденсаторов:

$$C_1 = \frac{1}{2\pi f_c \varphi_{C1} R_{\hat{a}\hat{o}}} = \frac{57}{2 \cdot 3,14 \cdot 1 \cdot 10^3 \cdot 15 \cdot 2,79 \cdot 10^3} = 217,7 \text{ (пФ)},$$

$$C_3 = \frac{1}{2\pi f_c \varphi_{C2} (R_{\hat{a}\hat{o}} + R_i)} = \frac{57}{2 \cdot 3,14 \cdot 1 \cdot 10^3 \cdot 30 \cdot (1 \cdot 10^3 + 1 \cdot 10^3)} = 152 \text{ (пФ)}.$$

Примем значения емкостей из ряда E24 номинальных емкостей конденсаторов $C_1 = 220 \text{ пФ}$, $C_3 = 160 \text{ пФ}$.

Для оценки влияния инерционных свойств биполярного транзистора определим постоянную времени усилительного каскада с общим эмиттером в области верхних частот:

$$\tau_{\hat{a}} = \frac{1}{2\pi f_{\beta}} + C_{\hat{e}} R_{\hat{y}\hat{e}\hat{a}} (\beta + 1) = \frac{1}{2 \cdot 3,14 \cdot 5 \cdot 10^6} + 7 \cdot 10^{-12} \cdot 500(60 + 1) = 245,3 \text{ (нС)}.$$

Тогда соответствующий коэффициент частотных искажений на частоте резонанса ориентировочно составит:

$$M = 20 \lg \sqrt{1 + (2\pi f_0)^2 \tau_{\hat{a}}^2} = 20 \lg \sqrt{1 + (2\pi \cdot 100 \cdot 10^3)^2 \cdot (245,3 \cdot 10^{-9})^2} = 0,1 \text{ (дБ)}.$$

Считая, что частотные и фазовые искажения, обусловленные разделительными конденсаторами и инерционными свойствами транзистора, в области рабочих частот избирательного усилителя не проявляются, комплексный коэффициент передачи напряжения можно аппроксимировать выражением :

$$k_U(jX) = k_0 \frac{1 + jQ_3 X}{1 + jQ_3 X \left[1 + (\beta + 1) \frac{R_4}{h_{11}^3} \right]}, \quad (2.1)$$

где $k_0 = \frac{\beta R_{\text{ЭКВ}}}{h_{11}^3}$ – коэффициент усиления на резонансной частоте; $Q_3 = \frac{\rho}{R_4}$ –

эквивалентная добротность резонансного контура; $\rho = \sqrt{\frac{L}{C}}$ – волновое

сопротивление резонансного контура; $X = \frac{\omega}{\omega_0} - \frac{\omega_0}{\omega}$ – относительная

расстройка частоты; $\omega_0 = \frac{1}{\sqrt{LC}}$ – круговая резонансная частота колебательного контура.

Комплексному коэффициенту передачи напряжения (2.1) соответствует выражение для амплитудно-частотной характеристики:

$$A_U(X) = |k_U(jX)| = k_0 \sqrt{\frac{1 + Q_3^2 X^2}{1 + Q_3^2 X^2 \left[1 + (\beta + 1) \frac{R_4}{h_{11}^3} \right]^2}}. \quad (2.2)$$

Избирательный усилитель должен обеспечивать полосу пропускания на уровне 3дБ, равную

$$\Delta f = \frac{f_0}{Q_y} = \frac{100}{10} = 10 \text{ (кГц)},$$

где f_0 – резонансная частота; Q_y – установленная техническим заданием добротность усилителя.

Значение относительной расстройки частоты на границах полосы пропускания усилителя составляет

$$X_{\text{гр}} = \frac{f}{f_0} - \frac{f_0}{f} = \frac{f_0 + 0,5\Delta f}{f_0} - \frac{f_0}{f_0 + 0,5\Delta f} = \frac{100 + 0,5 \cdot 10}{100} - \frac{100}{100 + 0,5 \cdot 10} = 0,098.$$

Коэффициент усиления на границах полосы пропускания равен

$A_U(X_{\text{гр}}) = \frac{k_0}{\sqrt{2}}$, откуда с учетом выражения (2.2), определим требуемую

эквивалентную добротность колебательного контура:

$$Q_y = \frac{1}{X_{\text{ао}} \sqrt{\left[1 + (\beta + 1) \frac{R_4}{h_{11}^y}\right]^2 - 2}} = \frac{1}{0,098 \cdot \sqrt{\left[1 + (60 + 1) \frac{470}{205,2}\right]^2 - 2}} = 0,18.$$

Требуемое волновое сопротивление контура составляет:

$$\rho = Q_y R_4 = 0,18 \cdot 470 = 84,6 \text{ (Ом)}.$$

Круговая резонансная частота равна:

$$\omega_0 = 2\pi f_0 = 2 \cdot 3,14 \cdot 100 \cdot 10^3 = 6,28 \cdot 10^5 \text{ (рад/с)}.$$

Емкость конденсатора колебательного контура:

$$C_2 = \frac{1}{\rho \omega_0} = \frac{1}{84,6 \cdot 6,28 \cdot 10^5} = 18,8 \text{ (нФ)}.$$

Примем значение емкости конденсатора колебательного контура из ряда Е48 номинальных емкостей $C = 18,7$ нФ.

Индуктивность колебательного контура:

$$L = \frac{\rho}{\omega_0} = \frac{84,6}{6,28 \cdot 10^5} = 1,35 \cdot 10^{-4} \text{ (Ал)} = 135 \text{ (мкГн)}.$$

Ориентировочное значение коэффициента усиления на резонансной частоте составляет:

$$k_U = \frac{\beta}{h_{11}^y} \cdot \frac{R_i R_e}{R_i + R_e} = \frac{60}{512} \cdot \frac{1 \cdot 10^3 \cdot 1 \cdot 10^3}{1 \cdot 10^3 + 1 \cdot 10^3} = 58,6.$$

Входное сопротивление на резонансной частоте равно:

$$R_{\hat{a}\hat{o}} = R_{\hat{a}} \parallel h_{11}^{\hat{y}} = \frac{R_{\hat{a}}(r_{\hat{a}} + r_{\hat{y}}(\beta + 1))}{R_{\hat{a}} + r_{\hat{a}} + r_{\hat{y}}(\beta + 1)} = \frac{3,09 \cdot (0,2 + 0,0052(60 + 1))}{3,09 + 0,2 + 0,0052(60 + 1)} = 443 \text{ (Ом)}.$$

Рассчитанные параметры резисторов и конденсаторов схемы позволяют использовать резисторы типа С2–33 ОЖО.467.093ТУ и конденсаторы типов К10–17 ОЖО.460.172ТУ и К10–43 ОЖО.460.165ТУ:

- резистор $R1$ – С2–33Н–0,125–11 кОм $\pm 5\%$,
- резистор $R2$ – С2–33Н–0,125–4,3 кОм $\pm 5\%$,
- резистор $R3$ – С2–33Н–0,125–1 кОм $\pm 5\%$,
- резистор $R4$ – С2–33Н–0,125–470 Ом $\pm 5\%$,
- конденсатор $C1$ – К10–17б–М47–220нФ $\pm 10\%$,
- конденсатор $C2$ – К10–43–МП0–18,7нФ $\pm 1\%$,
- конденсатор $C3$ – К10–17б–М47–160нФ $\pm 10\%$.

3 ФОРМИРОВАНИЕ МАТЕМАТИЧЕСКОЙ МОДЕЛИ

Поскольку исследование избирательного усилителя предполагает построение и анализ частотных характеристик основных схемных функций, целесообразно формировать математическая модель усилителя для полного диапазона частот. Так как работа усилителя происходит в режиме малого переменного сигнала, то рабочая точка биполярного транзистора не выходит за пределы линейных участков вольт-амперных характеристик. В таком режиме усилитель относится к квазилинейным электронным схемам и его анализ можно выполнить с достаточной точностью на основе линейной математической модели операторными методами. Принимая во внимание численный характер требуемых результатов и доступность средств вычислительной техники, будем использовать матричные методы формирования и реализации математической модели.

Операторная схема замещения избирательного усилителя по переменному току для полного диапазона частот представлена на рис. 3.1.

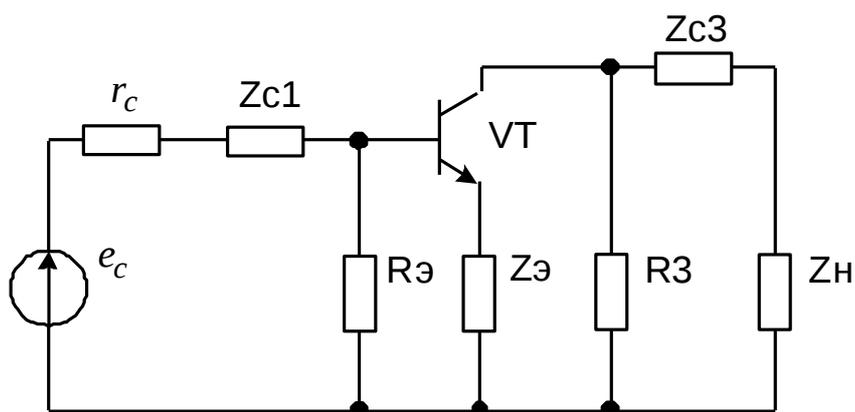


Рис. 3.1. Схема замещения усилителя по переменному току

При формировании схемы замещения источник питания E исключен путем закорачивания, так как это источник постоянного напряжения, ко входу подключена ветвь источника сигнала, а к выходу – ветвь нагрузки. Для обеспечения компактности функциональной математической модели и упрощения процедуры ее формирования целесообразно использовать однородный координатный базис. Анализ структурных особенностей схемы замещения показывает, что контурный координатный базис обеспечит меньшую размерность матрично-векторных параметров математической модели (система контурных уравнений будет иметь 4-ый порядок, тогда порядок системы узловых уравнений будет равен 5). Кроме того, схема замещения является планарной, что позволяет выбрать каноническую систему независимых циклов, упростив структуру матрично-векторных параметров. Ветви источника сигнала и нагрузки представлены внешними ветвями схемы замещения, что упрощает выражения для схемных функций. Для использования контурного координатного базиса все компоненты схемы замещения представлены как z -компоненты: источник сигнала – источником ЭДС, нагрузка – сопротивлением Z_H , пассивные двухполюсники – соответствующими сопротивлениями. Разделительные конденсаторы в схеме

замещения учтены операторными сопротивлениями $Z_{C1} = \frac{1}{pC_1}$, $Z_{C2} = \frac{1}{pC_2}$,

базовый делитель представлен эквивалентным сопротивлением $R_3 = \frac{R_1 R_2}{R_1 + R_2}$,

элементы эмиттерной цепи – эквивалентным операторным сопротивлением

$$Z_3 = R_4 \left\| \left(r + pL + \frac{1}{pC} \right) \right. = R_4 \frac{p^2 + \frac{r}{L}p + \frac{1}{LC}}{p^2 + \frac{r+R_4}{L}p + \frac{1}{LC}}, \text{ где } r - \text{ сопротивление, отражающие}$$

потери в последовательном колебательном контуре. Сопротивление потерь главным образом обусловлено омическими потерями в катушке индуктивности.

В качестве исходной модели биполярного транзистора будем использовать линейную малосигнальную высокочастотную Т-образную физическую эквивалентную схему, представленную на рис. 3.2.

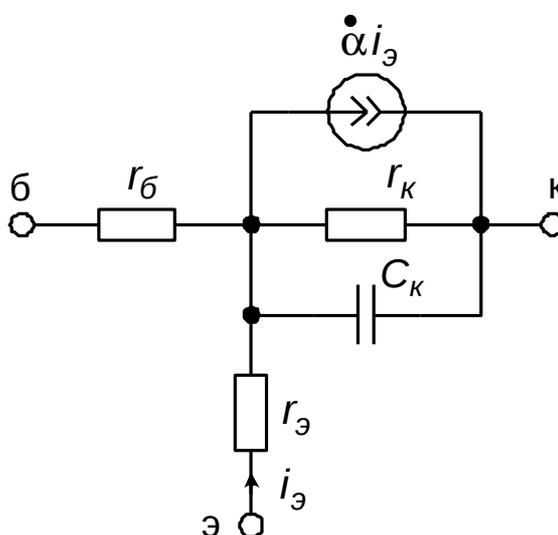


Рис. 3.2. Линейная малосигнальная высокочастотная Т-образная физическая эквивалентная схема биполярного транзистора

В эквивалентной схеме r_b – омическое сопротивление области базы; r_k – дифференциальное сопротивление обратного смещенного коллекторного перехода; $r_э$ – дифференциальное сопротивление прямо смещенного

эмиттерного перехода; C_k – ёмкость коллекторного перехода; $\dot{\alpha} = \frac{\alpha_0}{1 + p\tau_\alpha}$ – аппроксимация операторного изображения коэффициента передачи тока эмиттера; α_0 – статический коэффициент передачи тока эмиттера $\tau_\alpha = \frac{1}{2\pi f_\alpha}$ – эквивалентная постоянная времени коэффициента передачи тока эмиттера; f_α – предельная частота коэффициента передачи тока эмиттера.

Для формирования функциональной математической модели используем обобщенный матричный метод. Схема замещения усилителя с многополюсным компонентом и выбранной системой независимых циклов приведена на рис. 3.3.

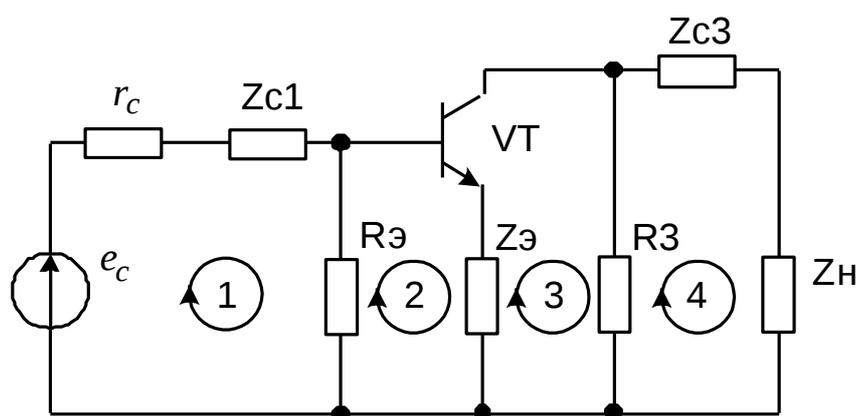


Рис. 3.3. Каноническая система независимых контуров

Укороченная матрица эквивалентных сопротивлений пассивной части схемы имеет вид:

$$Z_{\text{iaññ}}^* = \begin{bmatrix} Z_{C1} + R_{\dot{y}} & -R_{\dot{y}} & 0 & 0 \\ -R_{\dot{y}} & R_{\dot{y}} + Z_{\dot{y}} & -Z_{\dot{y}} & 0 \\ 0 & -Z_{\dot{y}} & Z_{\dot{y}} + R_3 & -R_3 \\ 0 & 0 & -R_3 & R_3 + Z_{C3} \end{bmatrix}.$$

Неопределенная матрица сопротивлений биполярного транзистора, соответствующая эквивалентной схеме (рис. 3.2) имеет вид:

$$Z_{\text{БТ}} = \begin{array}{c|ccc} & \text{бэ} & \text{кб} & \text{эк} \\ \hline \text{бэ} & r_{\text{б}} + r_{\text{э}} & -r_{\text{б}} & -r_{\text{э}} \\ \hline \text{кб} & -r_{\text{б}} - \alpha(p)Z_{\text{к}} & r_{\text{б}} + Z_{\text{к}} & -Z_{\text{к}} + \alpha(p)Z_{\text{к}} \\ \hline \text{эк} & -r_{\text{э}} + \alpha(p)Z_{\text{к}} & -Z_{\text{к}} & r_{\text{э}} + Z_{\text{к}} - \alpha(p)Z_{\text{к}} \\ \hline \end{array} \cdot$$

Матрица независимых циклов для сторон биполярного транзистора:

$$P_{\text{БТ}} = \begin{array}{c} 1 \\ 2 \\ 3 \\ 4 \end{array} \begin{bmatrix} 0 & 0 & 0 \\ 1 & 0 & 0 \\ 0 & 0 & 1 \\ 0 & 0 & 0 \end{bmatrix} \cdot$$

Укороченная матрица эквивалентных сопротивлений схемы формируется по выражению:

$$Z^* = Z_{\text{пасс}}^* + P_{\text{БТ}} Z_{\text{БТ}} P_{\text{БТ}}^T \cdot$$

4 ОПРЕДЕЛЕНИЕ СХЕМНЫХ ФУНКЦИЙ

Рассматриваемый избирательный усилитель по назначению относится к усилителям напряжения, поэтому основными схемными функциями, характеризующими его качественные технические показатели, являются коэффициент $k_U(p)$ передачи напряжения, входной импеданс $Z_{\text{вх}}(p)$ и выходной импеданс $Z_{\text{вых}}(p)$.

Указанные схемные функции вычисляются на основе определителя и алгебраических дополнений укороченной матрицы эквивалентных сопротивлений. Поскольку ветви источника сигнала и нагрузки являются внешними ветвями схемы замещения, для схемных функций справедливы соотношения:

$$k_U(p) = \frac{Z_{\text{H}} \Delta_{ab}^*}{\Delta^* + Z_{\text{H}} \Delta_{bb}^*},$$

$$Z_{\text{вх}}(p) = \frac{\Delta^* + Z_{\text{H}} \Delta_{bb}^*}{\Delta_{aa}^* + Z_{\text{H}} \Delta_{aa;bb}^*},$$

$$Z_{\text{вых}}(p) = \frac{\Delta^* + r_c \Delta_{aa}^*}{\Delta_{bb}^* + r_c \Delta_{aa;bb}^*},$$

где Δ_{ab}^* – простое несимметричное, $\Delta_{aa}^*, \Delta_{bb}^*$ – простые симметричные, $\Delta_{aa;bb}^*$ – двухкратное простое симметричное алгебраические дополнения укороченной матрицы эквивалентных сопротивлений схемы; Δ^* – определитель укороченной матрицы эквивалентных сопротивлений схемы; a – номер входного цикла; b – номер выходного цикла.

Для выбранной на схеме замещения (рис. 3.3) системы независимых циклов $a = 1$, $b = 4$, поэтому выражения для схемных функций принимают вид:

$$k_U(p) = \frac{Z_H \Delta_{14}^*}{\Delta^* + Z_H \Delta_{44}^*},$$

$$Z_{\text{вх}}(p) = \frac{\Delta^* + Z_H \Delta_{44}^*}{\Delta_{11}^* + Z_H \Delta_{11;44}^*},$$

$$Z_{\text{вых}}(p) = \frac{\Delta^* + r_c \Delta_{11}^*}{\Delta_{44}^* + r_c \Delta_{11;44}^*}.$$

5 РАСЧЕТ ЧАСТОТНЫХ ХАРАКТЕРИСТИК

Частотные характеристики широко применяются при анализе усилительных устройств. Они отражают свойства усилителя в стационарном состоянии периодического типа, когда в качестве тестового воздействия используется гармонический сигнал. Выражения для частотных характеристик могут быть получены из выражений для соответствующих схемных функций через формальную замену оператора Лапласа на оператор Фурье: $p = j\omega$. Основными для оценки свойств усилителя являются амплитудно-частотная характеристика и фазо-частотная характеристика:

$$A_U(\omega) = |k_U(j\omega)|, \quad \varphi_U(\omega) = \arg k_U(j\omega);$$

$$A_{\hat{a}\hat{o}}(\omega) = |Z_{\hat{a}\hat{o}}(j\omega)|, \quad \varphi_{\hat{a}\hat{o}}(\omega) = \arg Z_{\hat{a}\hat{o}}(j\omega);$$

$$A_{\hat{a}\hat{u}\hat{o}}(\omega) = |Z_{\hat{a}\hat{u}\hat{o}}(j\omega)|, \quad \varphi_{\hat{a}\hat{u}\hat{o}}(\omega) = \arg Z_{\hat{a}\hat{u}\hat{o}}(j\omega).$$

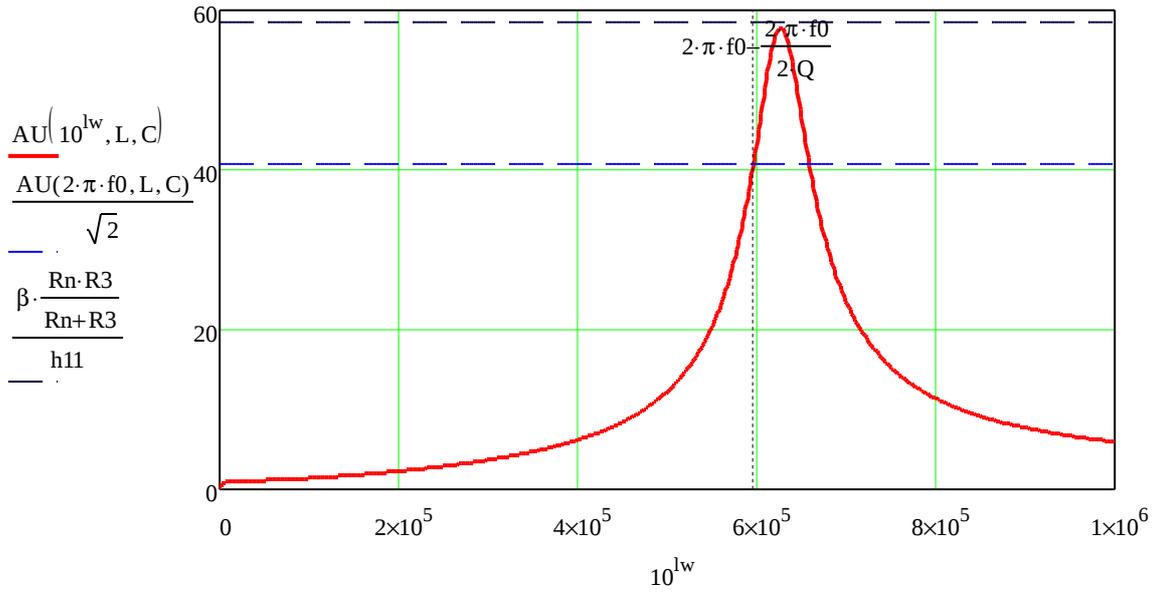


Рис. 5.1. Амплитудно-частотная характеристика коэффициента передачи напряжения

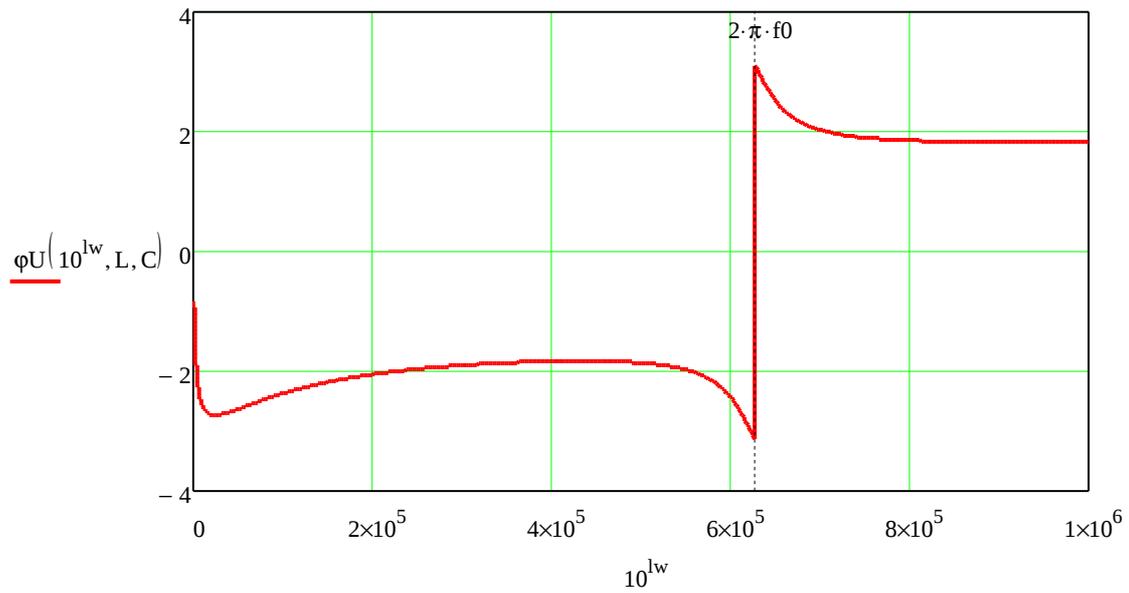


Рис. 5.2. Фазо-частотная характеристика коэффициента передачи напряжения

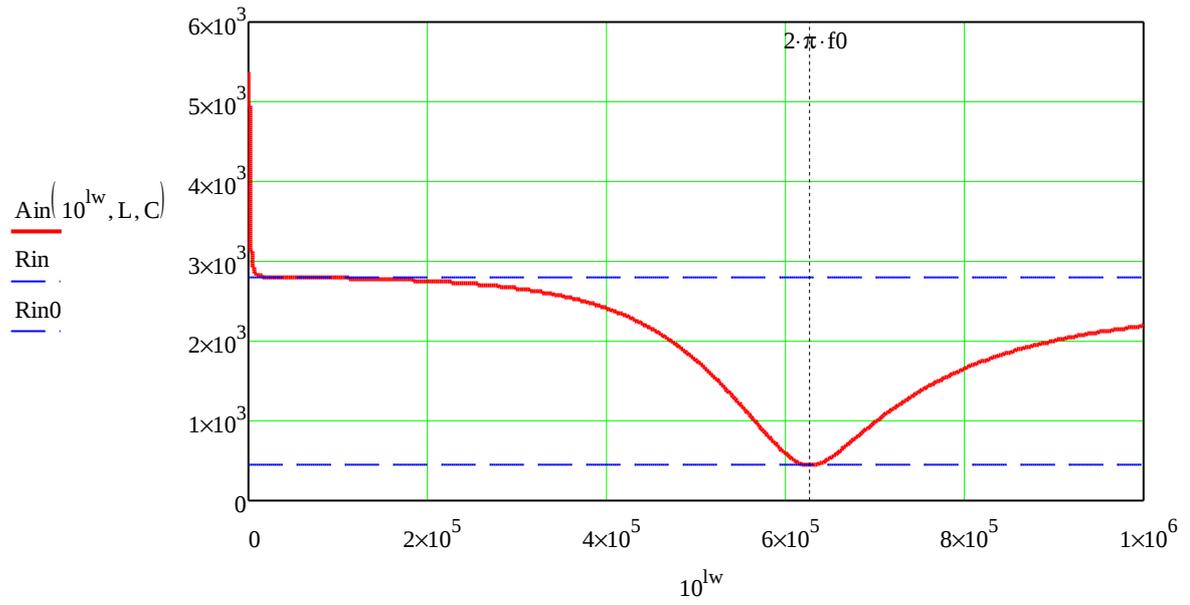


Рис. 5.3. Амплитудно-частотная характеристика входного импеданса

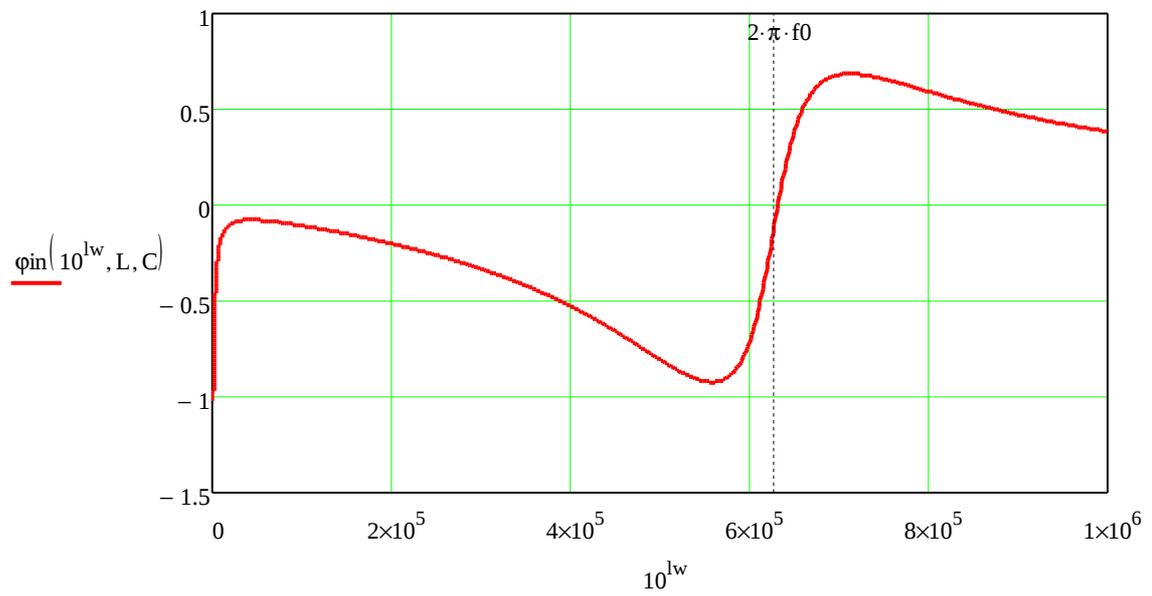


Рис. 5.4. Фазо-частотная характеристика входного импеданса

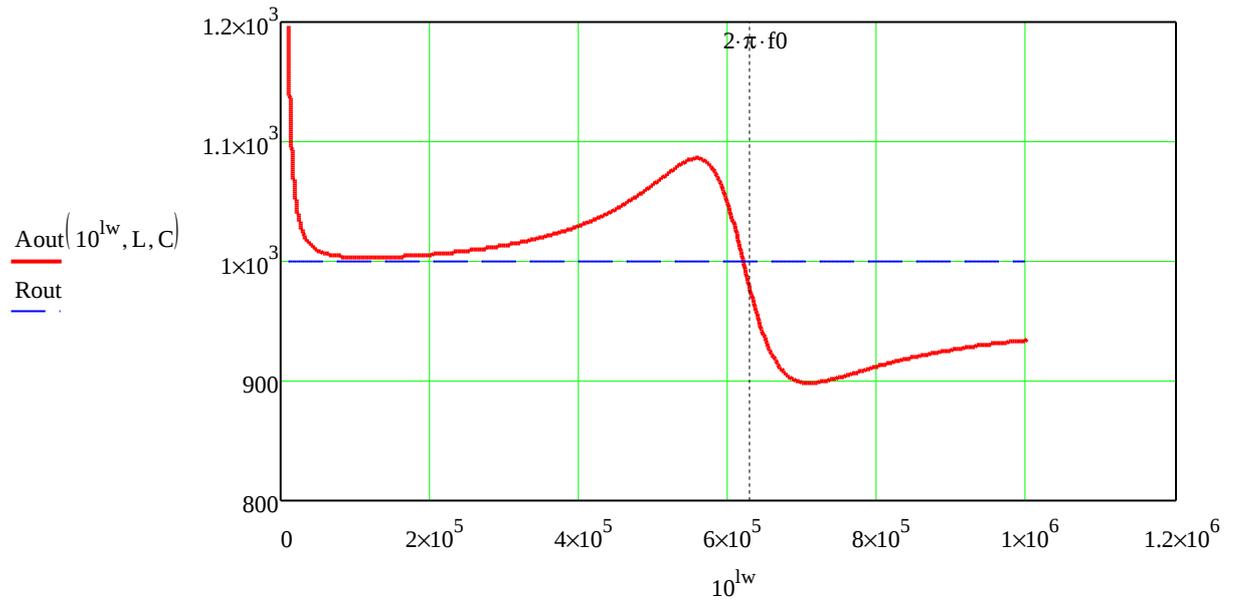


Рис. 5.5. Амплитудно-частотная характеристика выходного импеданса

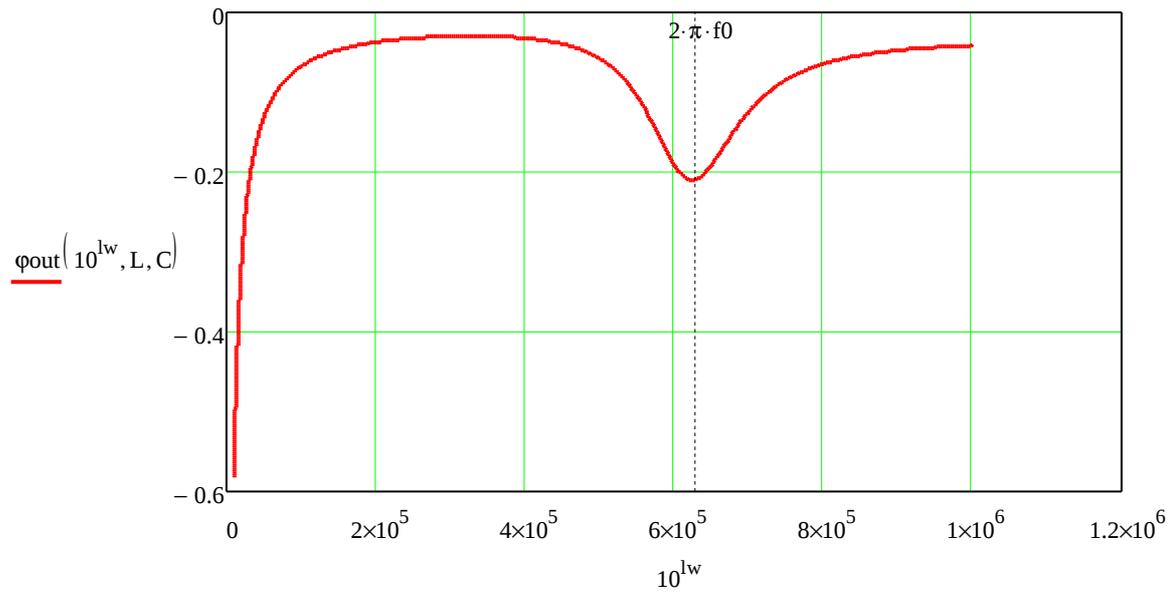


Рис. 5.6. Фазо-частотная характеристика выходного импеданса

6 ИССЛЕДОВАНИЕ ВЛИЯНИЯ НА ЧАСТОТНЫЕ ХАРАКТЕРИСТИКИ ВАРЬИРУЕМЫХ ПАРАМЕТРОВ УСИЛИТЕЛЯ

В качестве варьируемых параметров выступают индуктивность и емкость колебательного контура усилителя. Для исследования влияния указанных параметров на свойства усилителя проведем расчет частотных характеристик при следующих сочетаниях варьируемых параметров: $(0,5L_{\text{нн}}, C_{\text{нн}})$, $(2L_{\text{нн}}, C_{\text{нн}})$, $(L_{\text{нн}}, 0,5C_{\text{нн}})$ и $(L_{\text{нн}}, 2C_{\text{нн}})$.

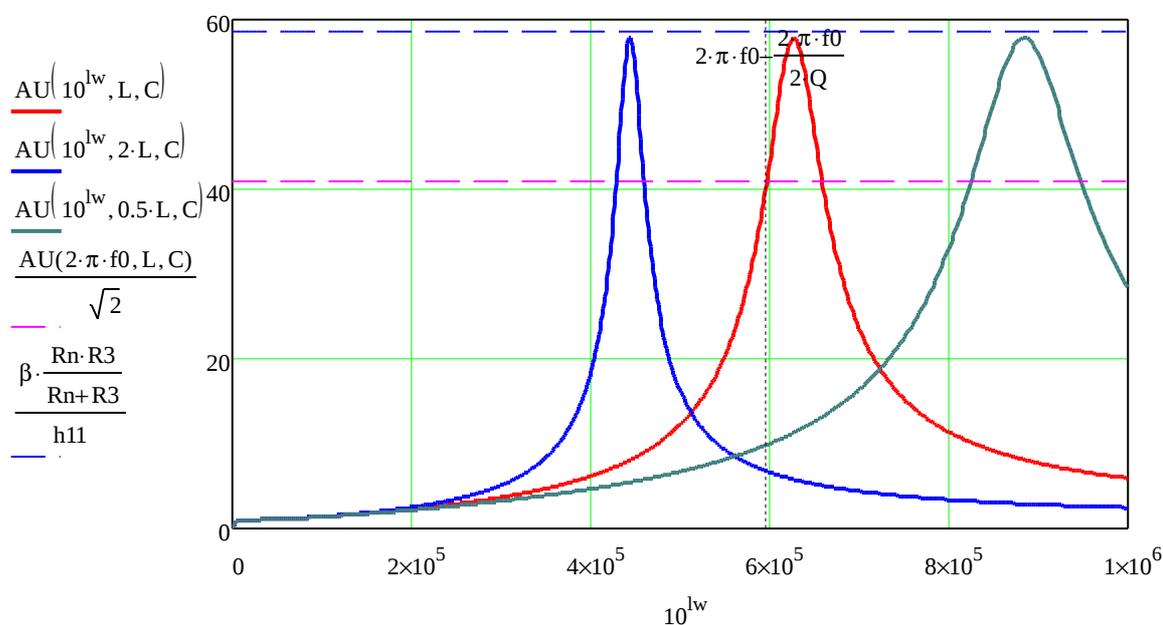


Рис. 6.1. Семейство амплитудно-частотных характеристик коэффициента передачи напряжения при $L = \text{var}$

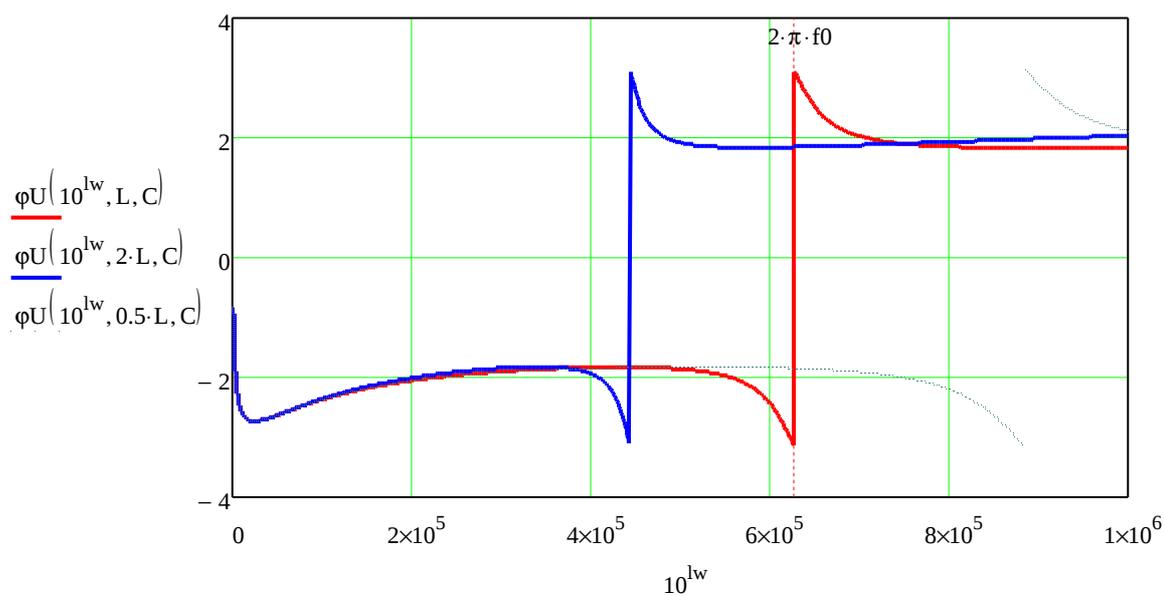


Рис. 6.2. Семейство фазо-частотных характеристик коэффициента передачи напряжения при $L = \text{var}$

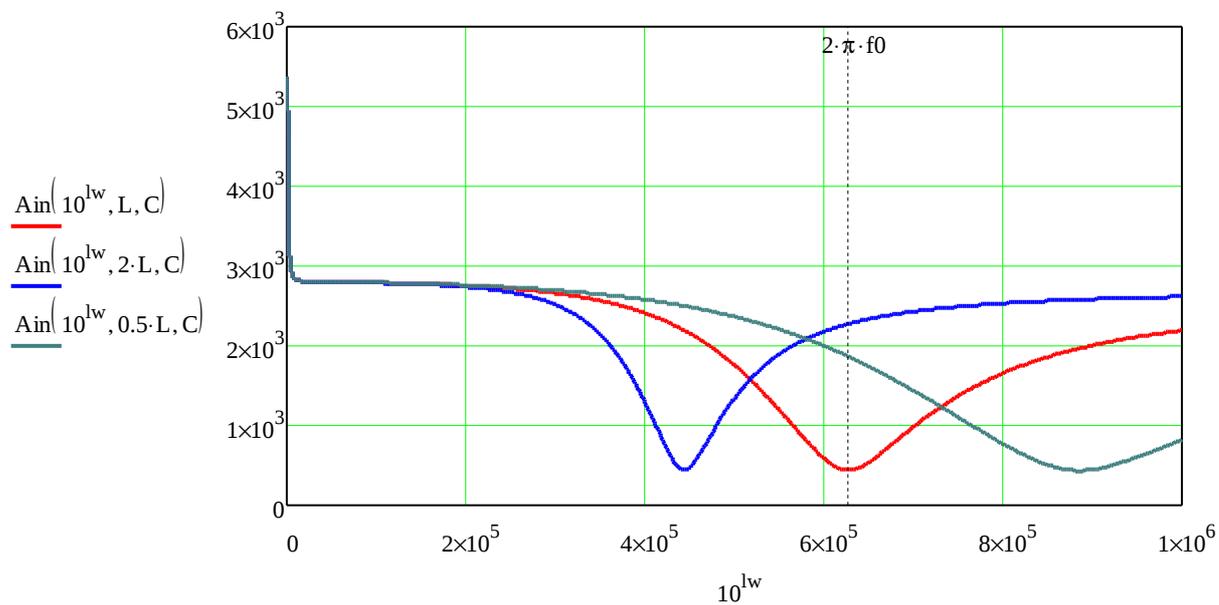


Рис. 6.3. Семейство амплитудно-частотных характеристик входного импеданса при $L = \text{var}$

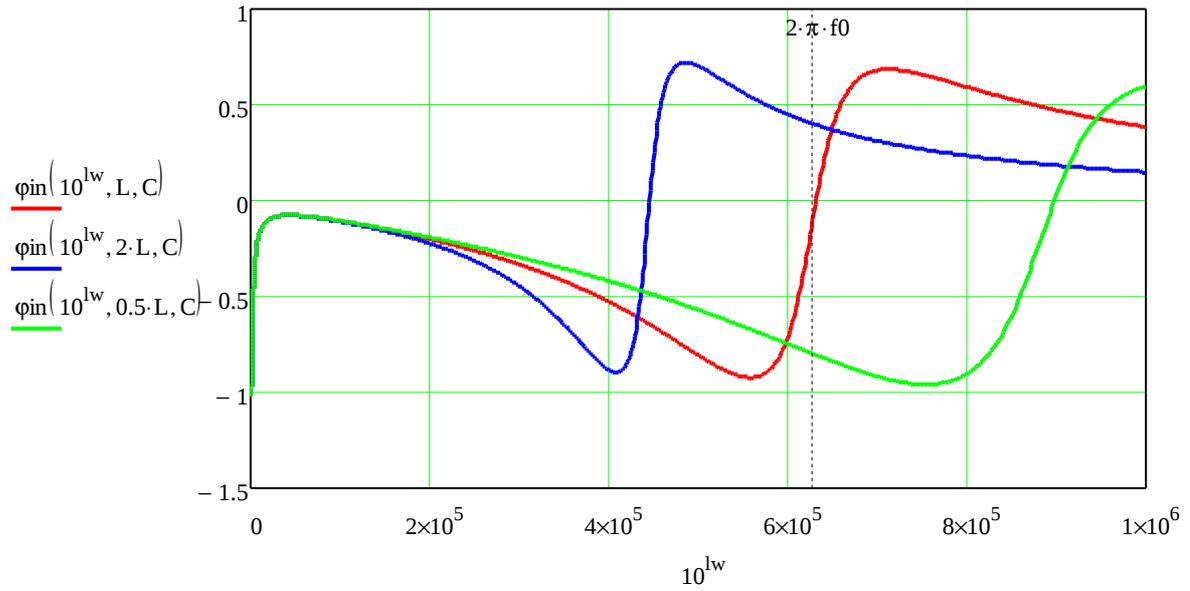


Рис. 6.4. Семейство фазо-частотных характеристик входного импеданса при $L = \text{var}$

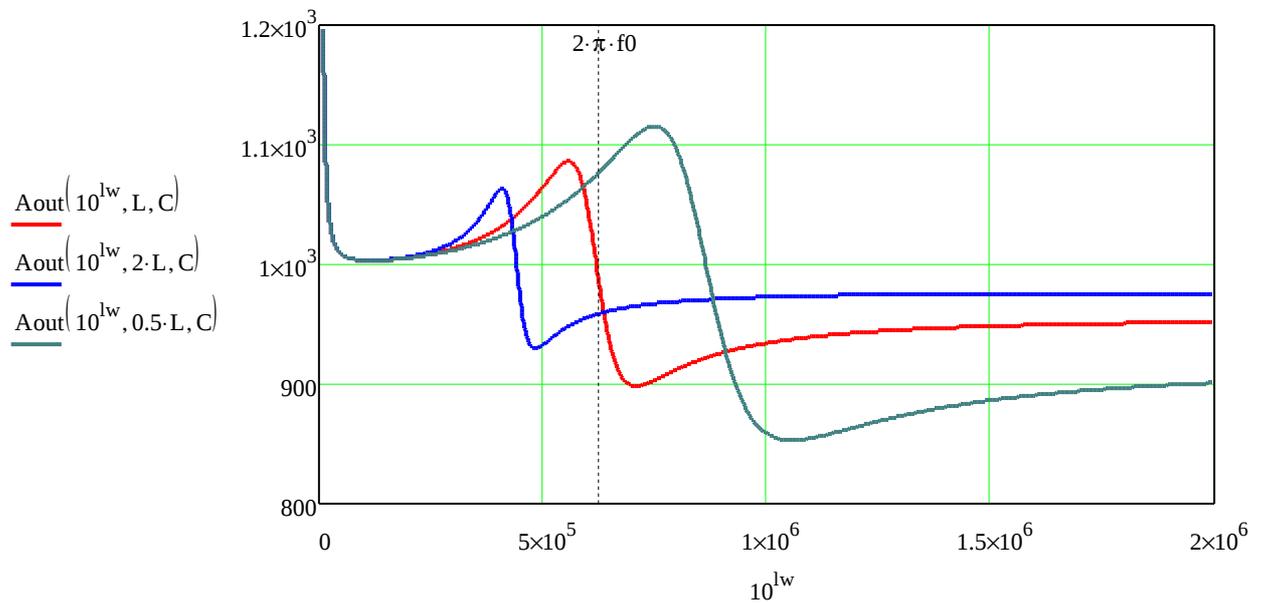


Рис. 6.5. Семейство амплитудно-частотных характеристик выходного импеданса при $L = \text{var}$

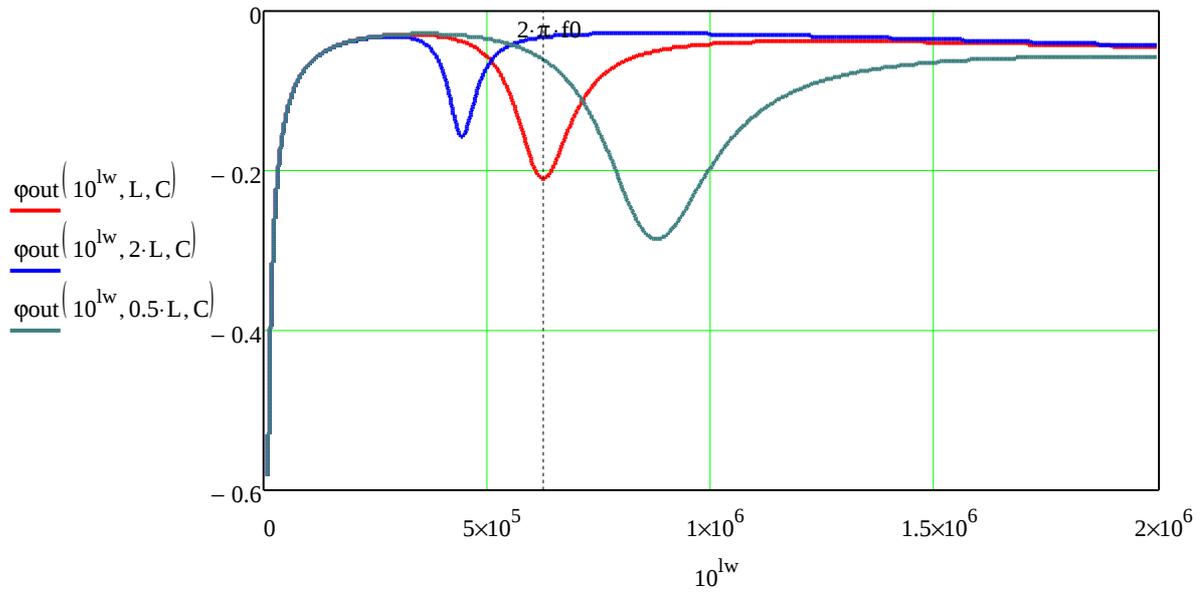


Рис. 6.6. Семейство фазо-частотных характеристик выходного импеданса при $L = \text{var}$

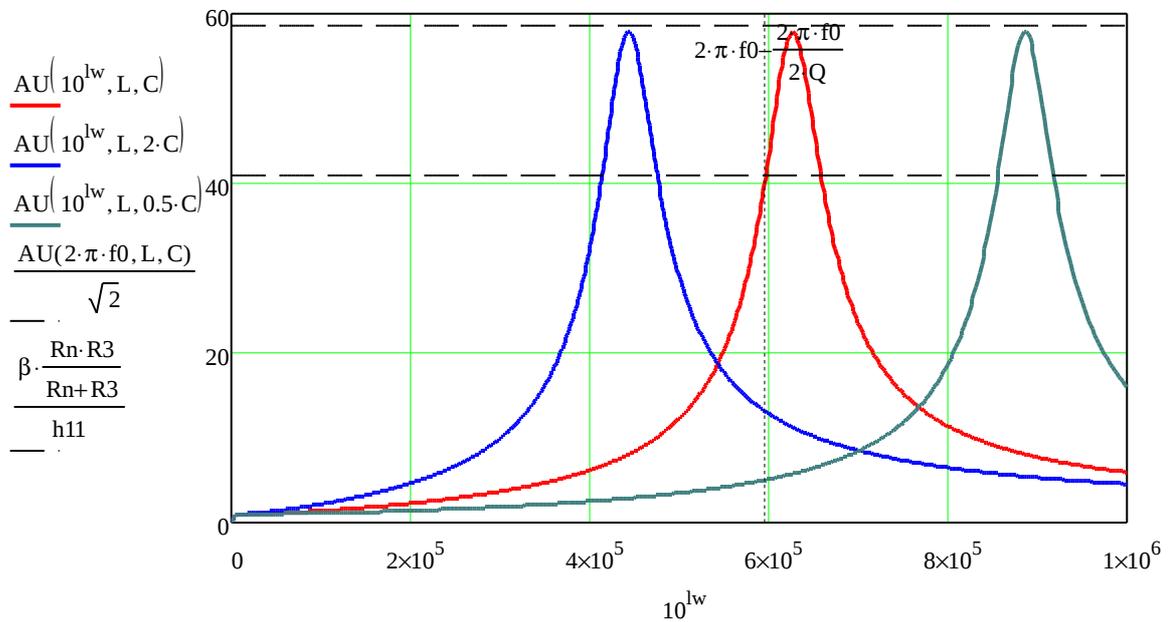


Рис. 6.7. Семейство амплитудно-частотных характеристик коэффициента передачи напряжения при $C = \text{var}$

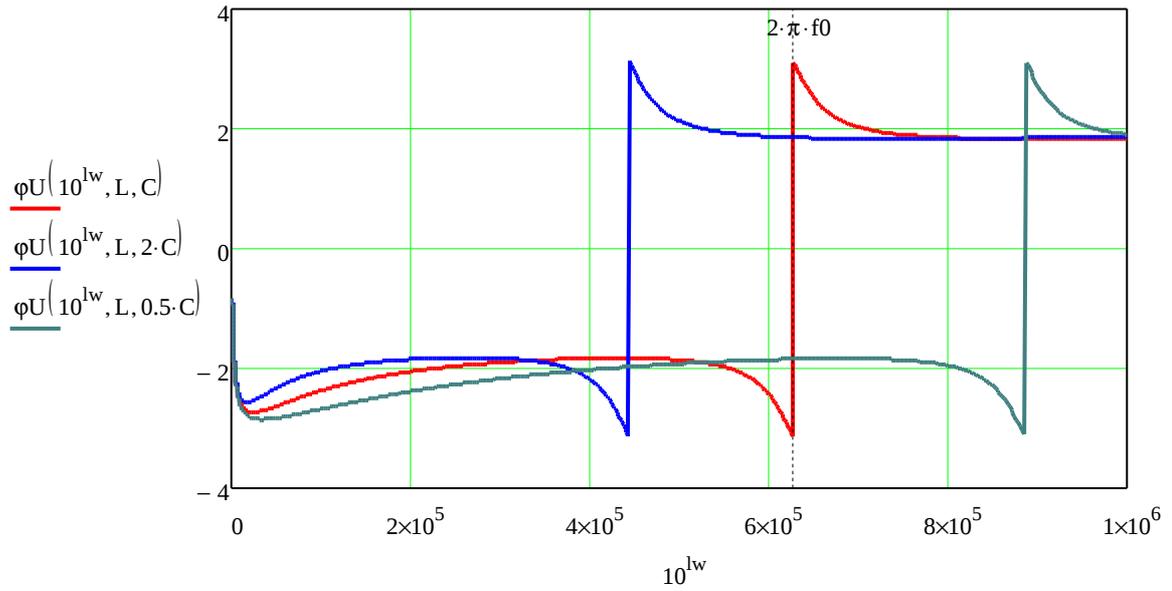


Рис. 6.8. Семейство фазо-частотных характеристик коэффициента передачи напряжения при $C = \text{var}$

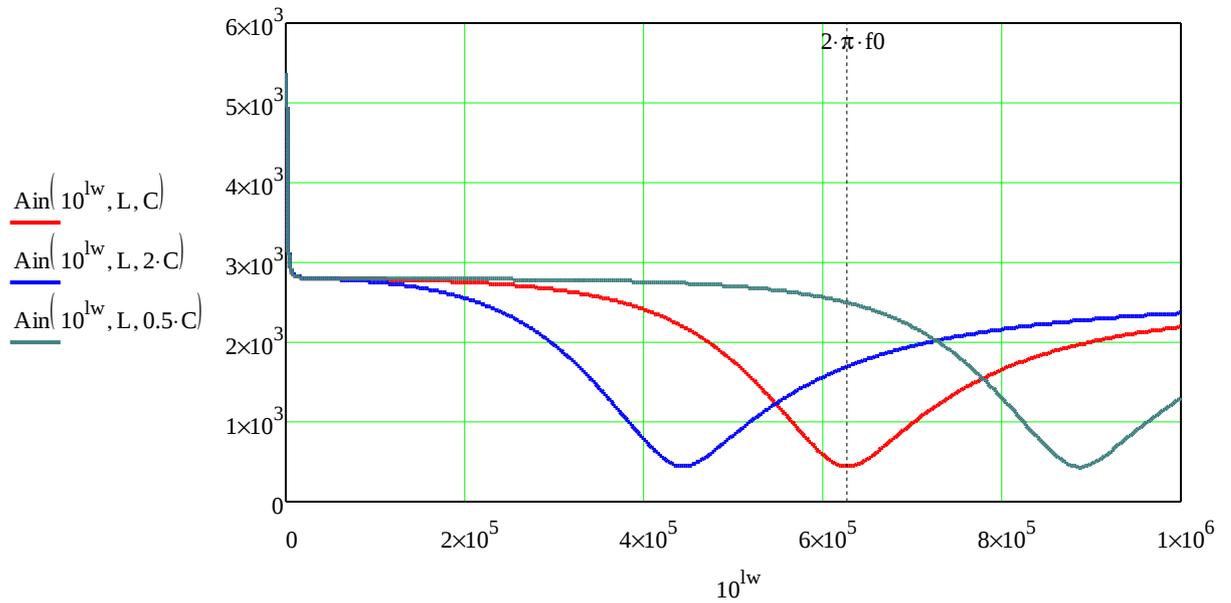


Рис. 6.9. Семейство амплитудно-частотных характеристик входного импеданса при $C = \text{var}$

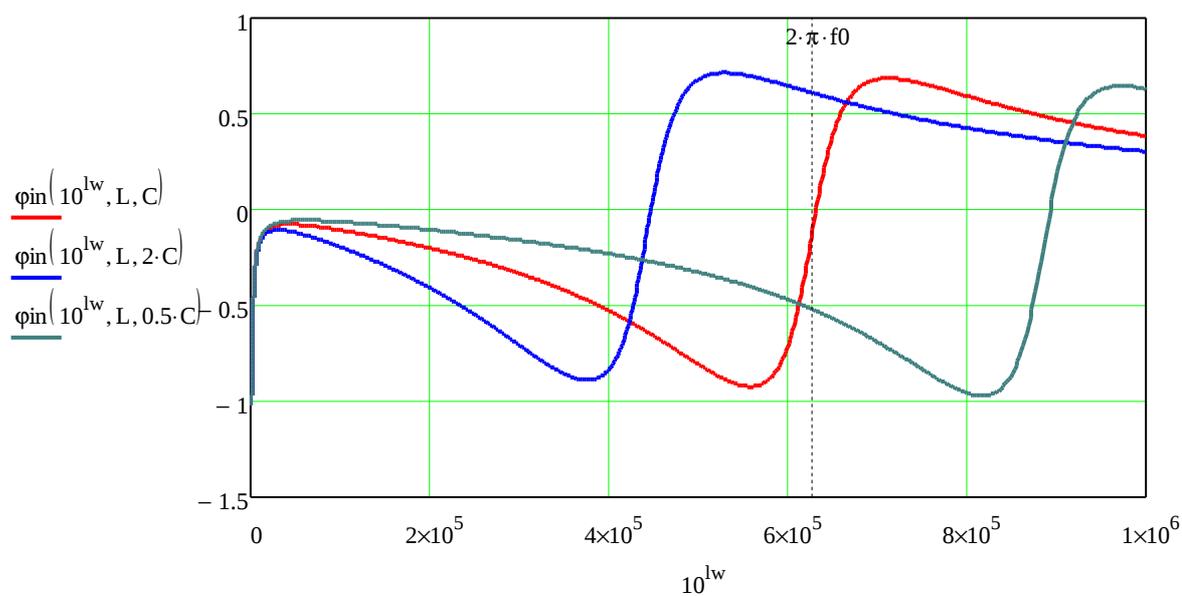


Рис. 6.10. Семейство фазо-частотных характеристик входного импеданса при $C = \text{var}$

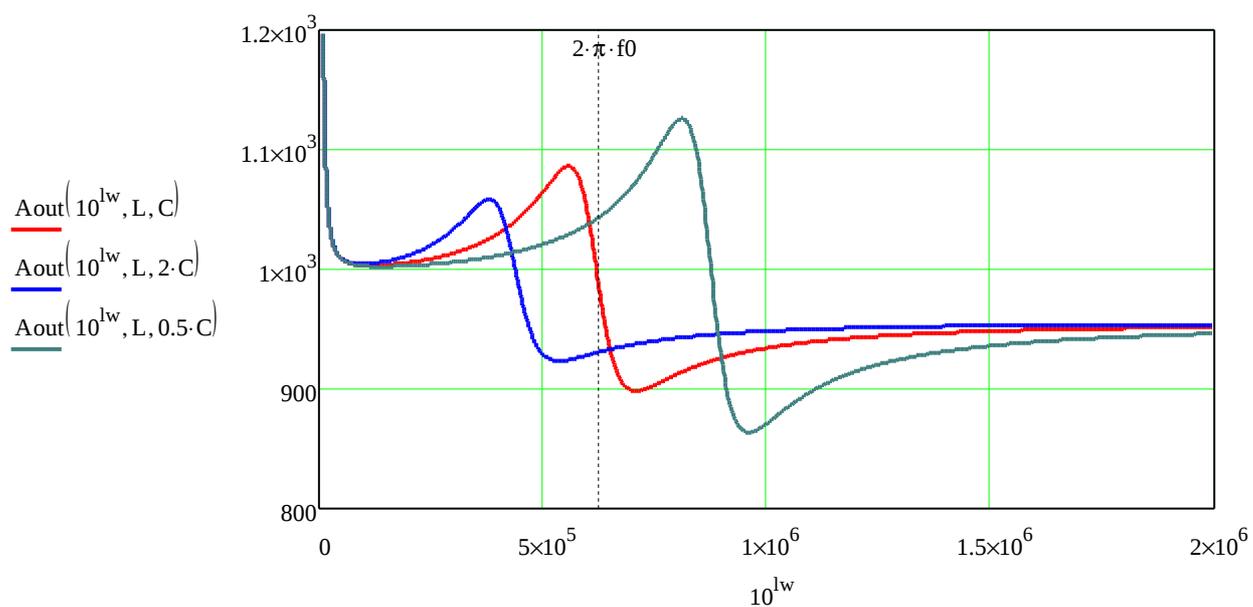


Рис. 6.11. Семейство амплитудно-частотных характеристик выходного импеданса при $C = \text{var}$

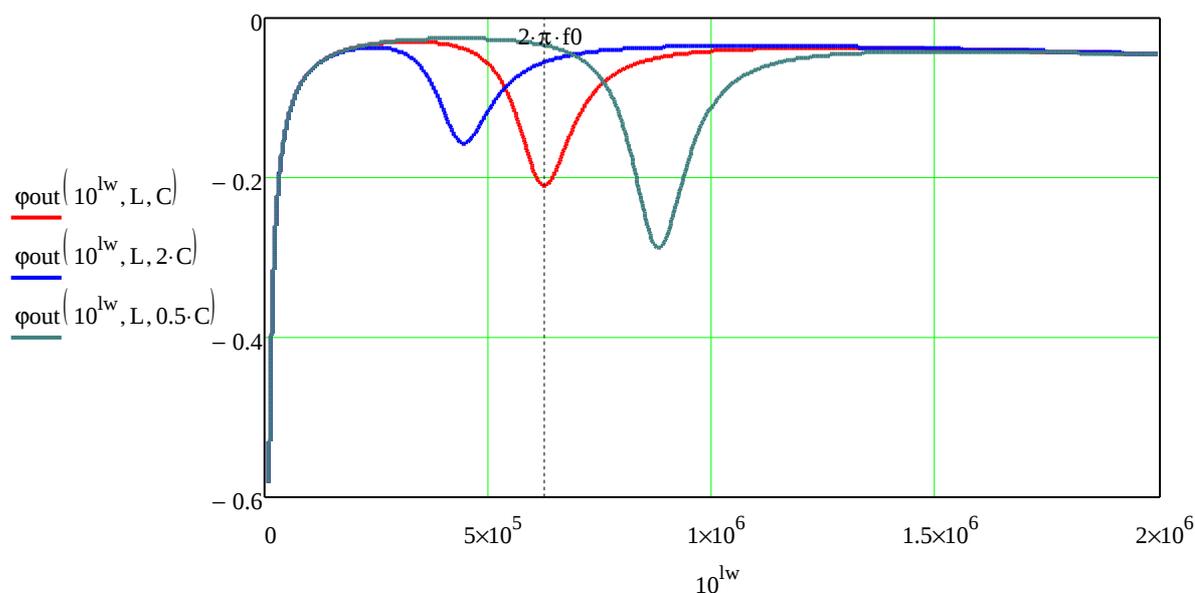


Рис. 6.12. Семейство фазо-частотных характеристик выходного импеданса при $C = \text{var}$

Анализ частотных характеристик показывает, что вариация параметров элементов резонансного контура вызывает изменение резонансной частоты и добротности схемных функций: увеличение индуктивности ведет к уменьшению резонансной частоты и увеличению добротности, увеличение емкости вызывает уменьшение резонансной частоты и добротности. Емкость колебательного контура влияет на добротность характеристик в гораздо меньшей степени, чем индуктивность.

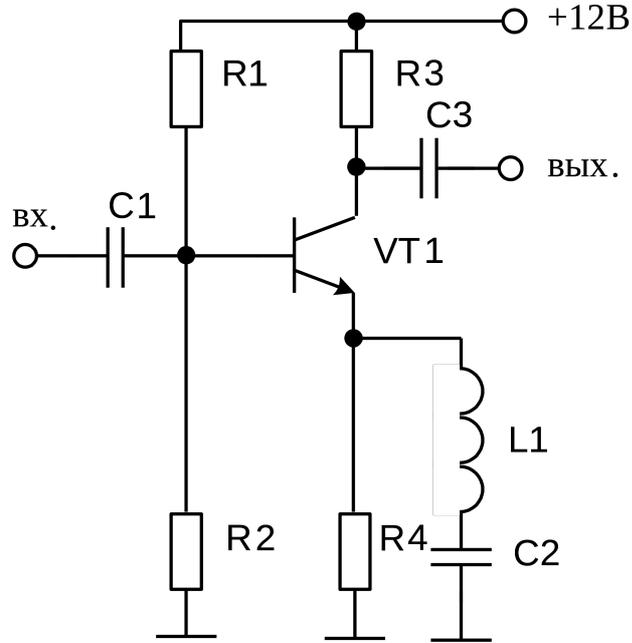
ЗАКЛЮЧЕНИЕ

Проведенный расчет частотных характеристик на основе уточненной математической модели избирательного усилителя подтвердил правильность его проектирования по инженерной методике расчета.

Расхождение основных параметров усилителя: для коэффициента передачи напряжения на резонансной частоте не превышает 1,4 % , а для добротности не превышает 1,8 %.

СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ

1. **Шарапов А.В.** Электронные цепи и микросхемотехника. Часть 1. Аналоговая схемотехника : Уч. пособие. – Томск: Томский государственный университет систем управления и радиоэлектроники, 2003 – 160 с.
2. Работы выпускные квалификационные [Текст] : методические указания по оформлению документации / Сост. В.П. Родюков, Факультет дистанционного обучения ТУСУР. – Томск: Факультет дистанционного обучения, ТУСУР, 2011. – 110 с.
3. **Легостаев Н.С.** Материалы электронной техники: методические указания по изучению дисциплины / Н.С. Легостаев. – Томск: Эль Контент, 2012. – 184 с.
4. **Изьюрова Г.И.** Расчет электронных схем. Примеры и задачи / Г.И. Изъюрова, Г.В. Королев, В.А. Терехов и др. – М.: Высшая школа, 1987. – 335 с.



Им. пр. пр. пр.

№ в. ра. Сп

Дата и дп. По

№ в. ду. Ин

№ в. ам. Вэ

Дата и дп. По

№ в. по. Ин

ФЭТ.КП.ХХХХХХ.001 ЭЗ

Изм.	Лист	№ докум.	Подп.	Дата
Разраб.		Иванов И.И		
Пров.		Легостаев		
Т. Контр.				
Н. Контр.				
Утв.		Кобзев		

Анализ избирательного усилителя на биполярном транзисторе по схеме с общим эмиттером

Схема электрическая принципиальная

Лит.	Лист	Листов
	1	1
ТУСУР, ФЭТ, каф. ПрЭ, гр. _____		

1. **Легостаев Н.С.** Методы анализа и расчета электронных схем: Учеб. пособие / Н.С. Легостаев, К.В. Четвергов. – Томск: Эль Контент, 2014.– 237 с.
2. **Легостаев Н.С.** Методы анализа и расчета электронных схем: методические указания по изучению дисциплины / Н.С. Легостаев, К.В. Четвергов. – Томск: Эль Контент, 2014. – 63 с.
3. **Легостаев Н.С.** Материалы электронной техники: методические указания по изучению дисциплины / Н.С. Легостаев. – Томск: Эль Контент, 2013. – 184 с.
4. Работы выпускные квалификационные [Текст] : методические указания по оформлению документации / Сост. В.П. Родюков, Факультет дистанционного обучения ТУСУР. – Томск: Факультет дистанционного обучения, ТУСУР, 2011. – 110 с.

ПРИЛОЖЕНИЕ А

Министерство образования и науки Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего профессионального образования
**«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
СИСТЕМ УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ» (ТУСУР)**

Кафедра промышленной электроники (ПрЭ)

АНАЛИЗ МНОГОКАСКАДНОГО ЭЛЕКТРОННОГО УСИЛИТЕЛЯ

Пояснительная записка к курсовому проекту
по дисциплине «Методы анализа и расчета электронных схем»

Студент гр. _____

_____ И.И. Иванов
«___»_____2014 г.

Руководитель:
доцент кафедры ПрЭ,
канд. техн. наук

_____ Н.С. Легостаев
(место для оценки)

«___»_____2014 г.

2014

Федеральное государственное бюджетное образовательное учреждение
 высшего профессионального образования
**ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
 УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ (ТУСУР)**

Кафедра промышленной электроники (ПрЭ)

УТВЕРЖДАЮ
 Заведующий кафедрой ПрЭ
 д-р техн. наук, проф.
 _____ А.В.Кобзев

ЗАДАНИЕ

на курсовое проектирование по дисциплине
 “Методы анализа и расчета электронных схем”

студенту _____ Иванову Ивану Ивановичу _____
 группа _____ факультет _____ электронной техники _____
 Тема проекта: _____

Срок сдачи студентом законченного проекта _____

ТРЕБОВАНИЯ К ПРОЕКТУ

ПЕРЕЧЕНЬ ПОДЛЕЖАЩИХ РАЗРАБОТКЕ РАЗДЕЛОВ

ПЕРЕЧЕНЬ ГРАФИЧЕСКОГО МАТЕРИАЛА

Руководитель проектирования _____ доцент кафедры ПрЭ Н.С. Легостаев _____
 Задание принято к исполнению « _____ » _____ 2014 г.