

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РФ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)



УТВЕРЖДАЮ
Проректор по учебной работе

Документ подписан электронной подписью

Сертификат: 1с6сfa0a-52a6-4f49-aef0-5584d3fd4820

Владелец: Троян Павел Ефимович

Действителен: с 19.01.2016 по 16.09.2019

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

Цифровые устройства и микропроцессоры

Уровень образования: **высшее образование - бакалавриат**

Направление подготовки (специальность): **11.03.01 Радиотехника**

Направленность (профиль): **Радиотехнические средства передачи, приема и обработки сигналов**

Форма обучения: **очная**

Факультет: **РТФ, Радиотехнический факультет**

Кафедра: **РЗИ, Кафедра радиоэлектроники и защиты информации**

Курс: **3**

Семестр: **6**

Учебный план набора 2016 года

Распределение рабочего времени

| № | Виды учебной деятельности | 6 семестр | Всего | Единицы |
|---|-----------------------------|-----------|-------|---------|
| 1 | Лекции | 26 | 26 | часов |
| 2 | Практические занятия | 18 | 18 | часов |
| 3 | Лабораторные работы | 16 | 16 | часов |
| 4 | Всего аудиторных занятий | 60 | 60 | часов |
| 5 | Самостоятельная работа | 48 | 48 | часов |
| 6 | Всего (без экзамена) | 108 | 108 | часов |
| 7 | Подготовка и сдача экзамена | 36 | 36 | часов |
| 8 | Общая трудоемкость | 144 | 144 | часов |
| | | 4.0 | 4.0 | З.Е |

Экзамен: 6 семестр

Томск 2017

ЛИСТ СОГЛАСОВАНИЙ

Рабочая программа составлена с учетом требований федерального государственного образовательного стандарта высшего образования (ФГОС ВО) по направлению подготовки (специальности) 11.03.01 Радиотехника, утвержденного 06 марта 2015 года, рассмотрена и утверждена на заседании кафедры « ___ » _____ 20__ года, протокол № _____.

Разработчики:

доцент каф. ТУ _____ А. Н. Булдаков

Заведующий обеспечивающей каф.
ТУ

_____ Т. Р. Газизов

Рабочая программа согласована с факультетом, профилирующей и выпускающей кафедрами направления подготовки (специальности).

Декан РТФ _____ К. Ю. Попова

Заведующий выпускающей каф.
РЗИ

_____ А. С. Задорин

Эксперты:

профессор каф. ТУ _____ В. А. Шалимов

1. Цели и задачи дисциплины

1.1. Цели дисциплины

изучение возможностей и основных тенденций развития цифровой и микропроцессорной техники;
структур управляющих микропроцессоров;
общих принципов построения цифровых устройств.

1.2. Задачи дисциплины

- освоение студентами законов функционирования основных узлов цифровых устройств;
- усвоение методов проектирования комбинационных схем;
- умение студентов разбираться в структуре и возможностях микропроцессоров для решения поставленной задачи;
- алгоритмов работы микропроцессорных управляющих устройств;
- разработки и отладки программ для микропроцессоров на языке ассемблер.

2. Место дисциплины в структуре ОПОП

Дисциплина «Цифровые устройства и микропроцессоры» (Б1.Б.17) относится к блоку 1 (базовая часть).

Предшествующими дисциплинами, формирующими начальные знания, являются следующие дисциплины: Цифровая обработка сигналов.

3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

- ОПК-7 способностью учитывать современные тенденции развития электроники, измерительной и вычислительной техники, информационных технологий в своей профессиональной деятельности;
- ПК-1 способностью выполнять математическое моделирование объектов и процессов по типовым методикам, в том числе с использованием стандартных пакетов прикладных программ;

В результате изучения дисциплины студент должен:

- **знать** методы синтеза и анализа комбинационных схем; функциональные схемы типовых узлов цифровых устройств - дешифраторов, мультиплексоров, сумматоров, регистров, счетчиков, запоминающих устройств; структурные схемы микропроцессора и микроконтроллеров, назначение их основных узлов; принципы подключения внешних устройств к шинам входов-выходов микропроцессоров; основами составления программ для микропроцессора и их отладки.
- **уметь** задать булеву функцию, минимизировать и построить схему на логических элементах в заданном базисе; строить схемы цифровых устройств с использованием готовых цифровых узлов; составлять и отлаживать программы микропроцессоров на языке ассемблера;
- **владеть** методиками проектирования и анализа комбинационных схем; типовыми способами проектирования цифровых узлов и контроля их работы; принципами составления и отладки программ для микроконтроллеров;

4. Объем дисциплины и виды учебной работы

Общая трудоемкость дисциплины составляет 4.0 зачетных единицы и представлена в таблице 4.1.

Таблица 4.1 – Трудоемкость дисциплины

| Виды учебной деятельности | Всего часов | Семестры |
|----------------------------|-------------|-----------|
| | | 6 семестр |
| Аудиторные занятия (всего) | 60 | 60 |
| Лекции | 26 | 26 |
| Практические занятия | 18 | 18 |
| Лабораторные работы | 16 | 16 |

| | | |
|---|-----|-----|
| Самостоятельная работа (всего) | 48 | 48 |
| Подготовка к лабораторным работам | 16 | 16 |
| Проработка лекционного материала | 20 | 20 |
| Подготовка к практическим занятиям, семинарам | 12 | 12 |
| Всего (без экзамена) | 108 | 108 |
| Подготовка и сдача экзамена | 36 | 36 |
| Общая трудоемкость ч | 144 | 144 |
| Зачетные Единицы | 4.0 | 4.0 |

5. Содержание дисциплины

5.1. Разделы дисциплины и виды занятий

Разделы дисциплины и виды занятий приведены в таблице 5.1.

Таблица 5.1 – Разделы дисциплины и виды занятий

| Названия разделов дисциплины | Лекции | Практические занятия | Лабораторные работы | Самостоятельная работа | Всего часов (без экзамена) | Формируемые компетенции |
|--|--------|----------------------|---------------------|------------------------|-------------------------------|-------------------------|
| 6 семестр | | | | | | |
| 1 Двоичная система счисления, представление числовых данных, арифметические операции с двоичными числами; Логические основы цифровых устройств, способы задания булевых функций, построение комбинационных схем в заданных базисах; | 4 | 6 | 0 | 9 | 19 | ОПК-7, ПК-1 |
| 2 Виды триггеров. Схемы дешифраторов, мультиплексоров, сумматора, счетчиков, регистров. Принцип построения запоминающих устройств. | 6 | 8 | 0 | 9 | 23 | ОПК-7, ПК-1 |
| 3 Структурная схема микропроцессора (микроконтроллера). Назначение основных узлов: АЛУ, память программ и данных, шины адреса, данных, управления, порты ввода-вывода, регистры управления, таймеры-счетчики, устройство последовательного порта ввода-вывода. | 6 | 4 | 0 | 8 | 18 | ОПК-7, ПК-1 |
| 4 Работа микропроцессора в программном режиме работы, программное управление внутренними узлами, организация взаимодействия с внешними устройствами через порты ввода-вывода. Система команд микропроцессора и составление программ на языке ассем- | 6 | 0 | 8 | 12 | 26 | ОПК-7, ПК-1 |

| | | | | | | |
|--|----|----|----|----|-----|-------------|
| блера, Отладка программ. | | | | | | |
| 5 Назначение системы прерываний; Вектора прерываний; Работа микро-процессоров в режиме прерываний. | 4 | 0 | 8 | 10 | 22 | ОПК-7, ПК-1 |
| Итого за семестр | 26 | 18 | 16 | 48 | 108 | |
| Итого | 26 | 18 | 16 | 48 | 108 | |

5.2. Содержание разделов дисциплины (по лекциям)

Содержание разделов дисциплин (по лекциям) приведено в таблице 5.2.

Таблица 5.2 - Содержание разделов дисциплин (по лекциям)

| Названия разделов | Содержание разделов дисциплины по лекциям | Трудоемкость, ч | Формируемые компетенции |
|---|---|-----------------|-------------------------|
| 6 семестр | | | |
| 1 Двоичная система счисления, представление числовых данных, арифметические операции с двоичными числами; Логические основы цифровых устройств, способы задания булевых функций, построение комбинационных схем в заданных базисах; | Принципы Фон-Неймана. Представление чисел в двоичной и шестнадцатеричной системах счисления. Прямой и дополнительный код двоичных чисел. Сложение и вычитание двоичных чисел. Принцип выполнения умножения и деления двоичных чисел. Основные законы и теоремы булевой алгебры. Способы задания булевых функций. Минимизация БФ. Построение комбинационной схемы по БФ. Понятие базиса. Реализация комбинационных схем в разных базисах. | 4 | ОПК-7, ПК-1 |
| | Итого | 4 | |
| 2 Виды триггеров. Схемы дешифраторов, мультиплексоров, сумматора, счетчиков, регистров. Принцип построения запоминающих устройств. | Законы работы триггеров R-S, D-триггера, JK-триггера. Обозначение триггеров на схемах. Диаграммы работы триггеров. Дешифраторы, их БФ, схемы дешифраторов, обозначения на схемах. Мультиплексоры, их БФ, схемы мультиплексоров, обозначения на схемах. Реализация БФ с помощью дешифраторов и мультиплексоров. Разложение БФ по переменным для реализации на мультиплексорах. Регистры, схемы регистров, обозначение регистров на схемах. Сумматоры, БФ сумматора и полусумматора, схемы сумматоров, обозначения на схемах. Оперативные и постоянные запоминающие устройства с произвольной выборкой. Принцип организации запоминающих устройств с произвольной выборкой. | 6 | ОПК-7, ПК-1 |
| | Итого | 6 | |

| | | | |
|--|---|----|-------------|
| 3 Структурная схема микропроцессора (микроконтроллера). Назначение основных узлов: АЛУ, память программ и данных, шины адреса, данных, управления, порты ввода-вывода, регистры управления, таймеры-счетчики, устройство последовательного порта ввода-вывода. | Обобщенная структура микропроцессора Фон-Неймана. Двух и трех шинная архитектура микропроцессоров. Гарвардская архитектура микроконтроллеров. Архитектура микроконтроллера МК-51. АЛУ, регистры общего назначения. назначение шин передачи данных. Параллельные порты ввода-вывода, управление портами, альтернативные функции порта ввода-вывода. Резидентная и внешняя памяти программ и данных. Устройство управления микроконтроллера. Таймеры-счетчики, регистры управления. Порт последовательной передачи данных, регистры управления. | 6 | ОПК-7, ПК-1 |
| | Итого | 6 | |
| 4 Работа микропроцессора в программном режиме работы, программное управление внутренними узлами, организация взаимодействия с внешними устройствами через порты ввода-вывода. Система команд микропроцессора и составление программ на языке ассемблера, Отладка программ. | Программный режим работы микроконтроллера. Система команд, основы языка ассемблера. Составление программ и отладка программ. | 6 | ОПК-7, ПК-1 |
| | Итого | 6 | |
| 5 Назначение системы прерываний; Вектора прерываний; Работа микропроцессоров в режиме прерываний. | Понятие режима прерываний. Внутренние и внешние прерывания. Вектор прерываний. Регистры управления прерываниями. Программы обработки прерываний. | 4 | ОПК-7, ПК-1 |
| | Итого | 4 | |
| Итого за семестр | | 26 | |

5.3. Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами

Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами представлены в таблице 5.3.

Таблица 5.3 - Разделы дисциплины и междисциплинарные связи

| Наименование дисциплин | № разделов данной дисциплины, для которых необходимо изучение обеспечивающих и обеспечиваемых дисциплин | | | | |
|-------------------------------|---|---|---|---|---|
| | 1 | 2 | 3 | 4 | 5 |
| Предшествующие дисциплины | | | | | |
| 1 Цифровая обработка сигналов | | | + | + | + |

5.4. Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий представлено в таблице 5.4

Таблица 5.4 – Соответствие компетенций и видов занятий, формируемых при изучении дисциплины

| Компетенции | Виды занятий | | | | Формы контроля |
|-------------|--------------|----------------------|---------------------|------------------------|--|
| | Лекции | Практические занятия | Лабораторные работы | Самостоятельная работа | |
| ОПК-7 | + | | | + | Опрос на занятиях, Зачет, Отчет по практическому занятию |
| ПК-1 | + | + | + | + | Отчет по лабораторной работе, Опрос на занятиях, Зачет, Отчет по практическому занятию |

6. Интерактивные методы и формы организации обучения

Не предусмотрено РУП

7. Лабораторные работы

Наименование лабораторных работ приведено в таблице 7.1.

Таблица 7.1 – Наименование лабораторных работ

| Названия разделов | Наименование лабораторных работ | Трудоемкость, ч | Формируемые компетенции |
|--|---|-----------------|-------------------------|
| 6 семестр | | | |
| 4 Работа микропроцессора в программном режиме работы, программное управление внутренними узлами, организация взаимодействия с внешними устройствами через порты ввода-вывода. Система команд микропроцессора и составление программ на языке ассемблера, Отладка программ. | Изучение работы симулятора МК-51. Изучение программного управления таймерами-счетчиками. Составление и отладка программ управления режимами работы таймеров-счетчиков. | 8 | ПК-1 |
| | Итого | 8 | |
| 5 Назначение системы прерываний; Вектора прерываний; Работа микропроцессоров в режиме прерываний. | Составление программ обработки прерываний от таймеров-счетчиков. Исследование прерываний с учетом приоритетов. | 4 | ПК-1 |
| | Составление программ обработки прерываний от внешних устройств с использованием симулятора. Исследование на симуляторе влияния приоритетов прерываний на включение про- | 4 | |

| | | | |
|------------------|--|----|--|
| | грамм обработки прерываний от различных внешних устройств. | | |
| | Итого | 8 | |
| Итого за семестр | | 16 | |

8. Практические занятия (семинары)

Наименование практических занятий (семинаров) приведено в таблице 8.1.

Таблица 8. 1 – Наименование практических занятий (семинаров)

| Названия разделов | Наименование практических занятий (семинаров) | Трудоемкость, ч | Формируемые компетенции |
|--|--|-----------------|-------------------------|
| 6 семестр | | | |
| 1 Двоичная система счисления, представление числовых данных, арифметические операции с двоичными числами; Логические основы цифровых устройств, способы задания булевых функций, построение комбинационных схем в заданных базисах; | Перевод десятичных чисел в двоичные. Представление чисел в прямом и дополнительном кодах. Арифметические операции сложения и вычитания. Принцип умножения и деления двоичных чисел. Задание булевых функций таблицами истинности. минимизация БФ. Синтез комбинационных схем по БФ в базисах И, ИЛИ, Не, И-Не, ИЛИ-Не. | 6 | ПК-1 |
| | Итого | 6 | |
| 2 Виды триггеров. Схемы дешифраторов, мультиплексоров, сумматора, счетчиков, регистров. Принцип построения запоминающих устройств. | Изучение работы счетчиков, мультиплексоров, сумматоров, Сумматоров, АЛУ, ОЗУ, регистров. Реализация БФ с помощью дешифраторов и мультиплексоров. Разложение БФ по переменным. Реализация БФ. Построение схем счетчиков-делителей с переменным коэффициентом деления. Изучение работы регистров с параллельной и последовательной передачей данных. | 8 | ПК-1 |
| | Итого | 8 | |
| 3 Структурная схема микропроцессора (микроконтроллера). Назначение основных узлов: АЛУ, память программ и данных, шины адреса, данных, управления, порты ввода-вывода, регистры управления, таймеры-счетчики, устройство последовательного порта ввода-вывода. | Изучение структуры микроконтроллера МК-51. Система команд микроконтроллера МК-51. Методы адресации. | 4 | ПК-1 |
| | Итого | 4 | |
| Итого за семестр | | 18 | |

9. Самостоятельная работа

Виды самостоятельной работы, трудоемкость и формируемые компетенции представлены в таблице 9.1.

Таблица 9.1 - Виды самостоятельной работы, трудоемкость и формируемые компетенции

| Названия разделов | Виды самостоятельной работы | Трудоемкость, ч | Формируемые компетенции | Формы контроля |
|--|---|--------------------|-------------------------|---|
| 6 семестр | | | | |
| 1 Двоичная система счисления, представление числовых данных, арифметические операции с двоичными числами; Логические основы цифровых устройств, способы задания булевых функций, построение комбинационных схем в заданных базисах; | Подготовка к практическим занятиям, семинарам | 6 | ПК-1 | Опрос на занятиях, Отчет по практическому занятию |
| | Проработка лекционного материала | 3 | | |
| | Итого | 9 | | |
| 2 Виды триггеров. Схемы дешифраторов, мультиплексоров, сумматора, счетчиков, регистров. Принцип построения запоминающих устройств. | Подготовка к практическим занятиям, семинарам | 6 | ПК-1 | Опрос на занятиях, Отчет по практическому занятию |
| | Проработка лекционного материала | 3 | | |
| | Итого | 9 | | |
| 3 Структурная схема микропроцессора (микроконтроллера). Назначение основных узлов: АЛУ, память программ и данных, шины адреса, данных, управления, порты ввода-вывода, регистры управления, таймеры-счетчики, устройство последовательного порта ввода-вывода. | Проработка лекционного материала | 4 | ОПК-7, ПК-1 | Зачет, Опрос на занятиях |
| | Подготовка к лабораторным работам | 4 | | |
| | Итого | 8 | | |
| 4 Работа микропроцессора в программном режиме работы, программное управление внутренними узлами, организация взаимодействия с внешними устройствами через порты ввода-вывода. Система команд | Проработка лекционного материала | 6 | ПК-1, ОПК-7 | Зачет, Опрос на занятиях |
| | Подготовка к лабораторным работам | 6 | | |
| | Итого | 12 | | |

| | | | | |
|---|-----------------------------------|----|-------------|-------------------|
| микропроцессора и составление программ на языке ассемблера, Отладка программ. | | | | |
| 5 Назначение системы прерываний; Вектора прерываний; Работа микропроцессоров в режиме прерываний. | Проработка лекционного материала | 4 | ОПК-7, ПК-1 | Опрос на занятиях |
| | Подготовка к лабораторным работам | 6 | | |
| | Итого | 10 | | |
| Итого за семестр | | 48 | | |
| | Подготовка и сдача экзамена | 36 | | Экзамен |
| Итого | | 84 | | |

9.1. Вопросы для подготовки к практическим занятиям, семинарам

1. Задать БФ от трех и четырех переменных..
2. Реализовать БФ на 3-х, 4-х разрядных дешифраторах с прямыми и инверсными выходами.
3. Реализовать БФ на мультиплексорах 8 на 1, 16 на 1.
4. Разложить БФ по одной переменной и реализовать на мультиплексорах 2 на 1, или 4 на 1, или 8 на 1.
5. Составить схему двоичного 4-х разрядного счетчика, подключить к ней комбинационную схему, нарисовать диаграмму работы счетчика и выхода комбинационной схемы.
6. Составить схему счетчика делителя частоты с произвольным коэффициентом деления на основе двоичного счетчика.
7. Выполнить на примерах перевод чисел из десятичной системы счисления в двоичную, шестнадцатеричную.
8. Перевести числа в двоичную систему счисления и выполнить операцию сложения с использованием прямых и дополнительных кодов (+15-9, -12+6, -9-11, +7+10).
9. Задать математическую модель комбинационной схемы в виде булевой функции с помощью таблицы истинности в формах ДНФ и КНФ, выполнить минимизацию с помощью карт Вейча. Составить комбинационную схему, реализующую БФ в базисе И, ИЛИ, Не. Преобразовать БФ для реализации БФ в базисах И-Не, ИЛИ-Не. Составить схему.
10. Рассмотреть структуру программируемой логической матрицы и реализацию системы булевых функций.

9.2. Вопросы на проработку лекционного материала

1. Изучить систему команд микроконтроллера в терминах мнемокодов для использования в составлении программ.
2. Усвоить работу микроконтроллера в режиме прерываний.
3. Изучить настройку микроконтроллера на разные режимы прерываний.
4. Изучить работу триггеров разных типов, научиться строить диаграммы работы при изменении входных воздействий (R-S триггер, D-триггер, J-K триггер).
5. Изучить задание БФ для дешифратора, мультиплексора, сумматора и их схемы.
6. Изучить реализацию БФ с помощью дешифраторов и мультиплексоров.
7. Изучить метод разложения БФ по одной и двум переменным для реализации их на мультиплексорах.
8. Уяснить алгоритм перевода чисел из одной системы счисления в другую, представление чисел в прямом и дополнительном кодах, алгоритмы сложения чисел со знаками.
9. Изучить основные законы булевой алгебры, способы задания булевых функций (БФ), формы БФ и их минимизации, преобразование БФ в разные базисы и построение комбинационных схем.
10. Уяснить обобщенную структуру микропроцессора, различие двух и трех шинной струк-

тур.

11. Изучить структурную схему микроконтроллера МК-51, назначение АЛУ, таймеров счетчиков, портов ввода-вывода,
12. регистров управления узлами.

9.3. Вопросы по подготовке к лабораторным работам

1. Изучить принцип работы счетчика команд, регистров управления внутренними узлами микроконтроллера МК-51..
2. Уяснить влияние каждого бита регистров управления на конфигурацию внутренних узлов микроконтроллера МК-51.
3. Разобрать работу микроконтроллера в режиме прерываний от внутренних и внешних устройств.
4. Составить и отладить программу реакции микроконтроллера на внутренние прерывания от таймера счетчика и на прерывания от внешних устройств. Детально рассмотреть работу стека, счетчика команд, работу векторов прерывания.
5. Установить на своем компьютере свободно распространяемую моделирующую программу Single-Chip Machine.
6. Изучить технологию набора программы, ее компиляцию и исполнение.
7. Набрать простые программы, запустить ее и выполнить по шагам, контролируя изменение содержимого внутренних узлов..
8. Примеры программ:
 9. 1. Записать константу в память программ, в порт;
 10. 2. Сконфигурировать таймеры-счетчики в разные режимы работы, запустить их, контролировать процесс счета и переполнение;
 11. 3. Составить программу установление таймера-счетчика в режим делителя частоты с произвольным коэффициентом деления.

10. Курсовая работа (проект)

Не предусмотрено РУП

11. Рейтинговая система для оценки успеваемости студентов

11.1. Балльные оценки для элементов контроля

Таблица 11.1 – Балльные оценки для элементов контроля

| Элементы учебной деятельности | Максимальный балл на 1-ую КТ с начала семестра | Максимальный балл за период между 1КТ и 2КТ | Максимальный балл за период между 2КТ и на конец семестра | Всего за семестр |
|--------------------------------|--|---|---|------------------|
| 6 семестр | | | | |
| Опрос на занятиях | 2 | 2 | 6 | 10 |
| Отчет по лабораторной работе | 10 | 12 | 14 | 36 |
| Отчет по практическому занятию | 6 | 6 | 12 | 24 |
| Итого максимум за период | 18 | 20 | 32 | 70 |
| Экзамен | | | | 30 |
| Нарастающим итогом | 18 | 38 | 70 | 100 |

11.2. Пересчет баллов в оценки за контрольные точки

Пересчет баллов в оценки за контрольные точки представлен в таблице 11.2.

Таблица 11. 2 – Пересчет баллов в оценки за контрольные точки

| Баллы на дату контрольной точки | Оценка |
|---------------------------------|--------|
|---------------------------------|--------|

| | |
|---|---|
| ≥ 90% от максимальной суммы баллов на дату КТ | 5 |
| От 70% до 89% от максимальной суммы баллов на дату КТ | 4 |
| От 60% до 69% от максимальной суммы баллов на дату КТ | 3 |
| < 60% от максимальной суммы баллов на дату КТ | 2 |

11.3. Пересчет суммы баллов в традиционную и международную оценку

Пересчет суммы баллов в традиционную и международную оценку представлен в таблице 11.3.

Таблица 11. 3 – Пересчет суммы баллов в традиционную и международную оценку

| Оценка (ГОС) | Итоговая сумма баллов, учитывает успешно сданный экзамен | Оценка (ECTS) |
|--------------------------------------|--|-------------------------|
| 5 (отлично) (зачтено) | 90 - 100 | A (отлично) |
| 4 (хорошо) (зачтено) | 85 - 89 | B (очень хорошо) |
| | 75 - 84 | C (хорошо) |
| | 70 - 74 | D (удовлетворительно) |
| 65 - 69 | | |
| 3 (удовлетворительно) (зачтено) | 60 - 64 | E (посредственно) |
| 2 (неудовлетворительно) (не зачтено) | Ниже 60 баллов | F (неудовлетворительно) |

12. Учебно-методическое и информационное обеспечение дисциплины

12.1. Основная литература

1. Потехин, Виктор Ананьевич. Схемотехника цифровых устройств [Текст] : учебное пособие / В. А. Потехин ; Министерство образования и науки Российской Федерации, Томский государственный университет систем управления и радиоэлектроники (Томск). - Томск : Издательство ТУСУРа, 2015. - 501 с : рис., табл. - Библиогр. в конце разд. - ISBN 978-5-86889-709-2 : (наличие в библиотеке ТУСУР - 20 экз.)

12.2. Дополнительная литература

1. Потехин, Виктор Ананьевич Цифровые устройства и микропроцессоры : учебное пособие / В. А. Потехин ; Министерство образования Российской Федерации, Томский государственный университет систем управления и радиоэлектроники, Кафедра телевидения и управления. - Томск : ТМЦДО, 2002 - . Ч. 1. - Томск : ТМЦДО, 2002. - 263, [1] с. : ил. - Библиогр.: с. 262-263. УДК 681.325.5-181.4(075.8) 621.382.049.77.037.372(075.8) Экземпляры всего: 16 (наличие в библиотеке ТУСУР - 16 экз.)

2. Потехин, Виктор Ананьевич Цифровые устройства и микропроцессоры : учебно-методическое пособие / Министерство образования Российской Федерации, Томский государственный университет систем управления и радиоэлектроники, Кафедра телевидения и управления. - Томск : ТМЦДО, 2002 - . Ч. 1. - Томск : ТМЦДО, 2002. - 45, [3] с. : ил. - Б. ц. УДК 621.382.049.77.037.372(075.8) 681.325.5-181.4(075.8) (наличие в библиотеке ТУСУР - 6 экз.)

3. Потехин, Виктор Ананьевич. Схемотехника цифровых устройств [Текст] : учебное пособие / В. А. Потехин ; Министерство образования и науки Российской Федерации, Томский государственный университет систем управления и радиоэлектроники (Томск). - Томск : Издательство ТУСУРа, 2015. - 501 с : рис., табл. - Библиогр. в конце разд. - ISBN 978-5-86889-709-2 : (наличие в библиотеке ТУСУР - 20 экз.)

4. Кормилин, Валерий Анатольевич Цифровые устройства и микропроцессоры : учебное пособие / В. А. Кормилин ; Министерство образования Российской Федерации, Томский государственный университет систем управления и радиоэлектроники, Кафедра телевидения и управления. - Томск : ТМЦДО, 2000 - . Ч. 2. - Томск : ТМЦДО, 2000. - 164 с. : ил., табл. - Библиогр.: с. 163-164. - 82.00 р., 130.00 р. УДК 004.318-181.48(075.8) (наличие в библиотеке ТУСУР - 3 экз.)

5. Интегральные микросхемы : справочник / Б. В. Тарабрин [и др.] ; ред. Б. В. Тарабрин. - М. : Радио и связь, 1983. - 528 с. : ил., табл. - 02.00 р. УДК 621.382.049.77(03) (наличие в библиотеке ТУСУР - 22 экз.)

6. Зельдин, Евсей Аронович. Цифровые интегральные микросхемы в информационно-измерительной аппаратуре / Е. А. Зельдин. - Л. : Энергоатомиздат, 1986. - 280 с. : ил. - Загл. на корешке : Цифровые интегральные микросхемы. - Библиогр.: с. 276-277. - 84.00 р., 01.20 р. УДК 621.382.049.77:621.317.7 (наличие в библиотеке ТУСУР - 20 экз.)

7. Цифровые и аналоговые интегральные микросхемы : Справочник / С. В. Якубовский [и др.] ; ред. С. В. Якубовский. - М. : Радио и связь, 1989. - 495[1] с. : ил, табл. - Библиогр.: с. 484. - ISBN 5-256-00259-7 : 02.00 УДК 621.382.049.77(035.5) (наличие в библиотеке ТУСУР - 26 экз.)

8. Микроэлектроника: Учебное пособие / Шарапов А. В. - 2007. 138 с. [Электронный ресурс] - Режим доступа: <http://edu.tusur.ru/publications/833>, дата обращения: 22.03.2017.

12.3 Учебно-методические пособия

12.3.1. Обязательные учебно-методические пособия

1. Цифровые устройства и микропроцессоры: Методические указания по практическим занятиям и самостоятельной работе / Потехин В. А. - 2012. 21 с. [Электронный ресурс] - Режим доступа: <http://edu.tusur.ru/publications/2514>, дата обращения: 22.03.2017.

2. Методические рекомендации для самостоятельной подготовки студентов: Для студентов всех направлений подготовки и специальностей / Покровская Е. М. - 2016. 11 с. [Электронный ресурс] - Режим доступа: <http://edu.tusur.ru/publications/5887>, дата обращения: 22.03.2017.

3. Основы микропроцессорной техники: Учебное пособие / Шарапов А. В. - 2008. 240 с. [Электронный ресурс] - Режим доступа: <http://edu.tusur.ru/publications/834>, дата обращения: 22.03.2017.

4. Компьютерный практикум по цифровой схемотехнике. Микроэлектроника : Руководство к выполнению лабораторных работ для студентов специальности "Промышленная электроника" / А. В. Шарапов ; Министерство образования Российской Федерации, Томский государственный университет систем управления и радиоэлектроники, Кафедра промышленной электроники. - Томск : [б. и.], 2006. - 17 с. (наличие в библиотеке ТУСУР - 40 экз.)

12.3.2 Учебно-методические пособия для лиц с ограниченными возможностями здоровья

Учебно-методические материалы для самостоятельной и аудиторной работы обучающихся из числа инвалидов предоставляются в формах, адаптированных к ограничениям их здоровья и восприятия информации.

Для лиц с нарушениями зрения:

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

- в форме электронного документа;
- в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

- в форме электронного документа;
- в печатной форме.

12.4. Базы данных, информационно-справочные, поисковые системы и требуемое программное обеспечение

1. Информационно-поисковая система Google.
2. Свободно распространяемая программа моделирования микроконтроллер Single-Chip Machine.

13. Материально-техническое обеспечение дисциплины

13.1. Общие требования к материально-техническому обеспечению дисциплины

13.1.1. Материально-техническое обеспечение для лекционных занятий

Учебная аудитория 225 рк на 120 посадочных мест, оборудованная доской и стандартной учебной мебелью.

13.1.2. Материально-техническое обеспечение для практических занятий

Для проведения практических (семинарских) занятий используется учебная аудитория, расположенная по адресу 634034, Томская область, г. Томск, Вершинина улица, д. 47, 2 этаж. Ауд. 209. Состав оборудования: Учебная мебель; Доска меловая -1шт.; Коммутатор D-Link Switch 8 port - 2шт.; Компьютеры класса не ниже ПЭВМ INTEL Celeron D336 2 ГГц. -16 шт. Используется лицензионное программное обеспечение, пакеты версией не ниже: Microsoft Windows XP Professional with SP3; Single Chip Mashine. Ауд. 218. Состав оборудования: Учебная мебель; доска магнитно-маркерная компьютеры отсутствуют; лабораторно-учебные стенды "Электроника-580", учебные стенды для изучения узлов цифровых устройств.

13.1.3. Материально-техническое обеспечение для лабораторных работ

Для проведения лабораторных занятий используется учебная аудитория, расположенная по адресу 634034, Томская область, г. Томск, Вершинина улица, д. 47, 2 этаж. Ауд. 209. Состав оборудования: Учебная мебель; Доска меловая -1шт.; Коммутатор D-Link Switch 8 port - 2шт.; Компьютеры класса не ниже ПЭВМ INTEL Celeron D336 2 ГГц. -16 шт. Используется лицензионное программное обеспечение, пакеты версией не ниже: Microsoft Windows XP Professional with SP3; Single Chip Mashine. Ауд. 218. Состав оборудования: Учебная мебель; доска магнитно-маркерная компьютеры отсутствуют; лабораторно-учебные стенды "Электроника-580", учебные стенды для изучения узлов цифровых устройств.

13.1.4. Материально-техническое обеспечение для самостоятельной работы

Для самостоятельной работы используется учебная аудитория (компьютерный класс), расположенная по адресу 634034, г. Томск, ул. Вершинина, 47, 1 этаж, ауд. 126. Состав оборудования: учебная мебель; компьютеры класса не ниже ПЭВМ INTEL Celeron D336 2.8ГГц. - 4 шт.; компьютеры подключены к сети ИНТЕРНЕТ и обеспечивают доступ в электронную информационно-образовательную среду университета.

13.2. Материально-техническое обеспечение дисциплины для лиц с ограниченными возможностями здоровья

Освоение дисциплины лицами с ОВЗ осуществляется с использованием средств обучения общего и специального назначения.

При обучении студентов **с нарушениями слуха** предусмотрено использование звукоусиливающей аппаратуры, мультимедийных средств и других технических средств приема/передачи учебной информации в доступных формах для студентов с нарушениями слуха, мобильной системы обучения для студентов с инвалидностью, портативной индукционной системы. Учебная аудитория, в которой обучаются студенты с нарушением слуха, оборудована компьютерной техникой, аудиотехникой, видеотехникой, электронной доской, мультимедийной системой.

При обучении студентов **с нарушениями зрениями** предусмотрено использование в лекционных и учебных аудиториях возможности просмотра удаленных объектов (например, текста на доске или слайда на экране) при помощи видеоувеличителей для удаленного просмотра.

При обучении студентов **с нарушениями опорно-двигательного аппарата** используются альтернативные устройства ввода информации и другие технические средства приема/передачи учебной информации в доступных формах для студентов с нарушениями опорно-двигательного аппарата, мобильной системы обучения для людей с инвалидностью.

14. Фонд оценочных средств

14.1. Основные требования к фонду оценочных средств и методические рекомендации

Фонд оценочных средств и типовые контрольные задания, используемые для оценки сформированности и освоения закрепленных за дисциплиной компетенций при проведении текущей, промежуточной аттестации по дисциплине приведен в приложении к рабочей программе.

14.2 Требования к фонду оценочных средств для лиц с ограниченными возможностями здоровья

Для студентов с инвалидностью предусмотрены дополнительные оценочные средства, перечень которых указан в таблице.

Таблица 14 – Дополнительные средства оценивания для студентов с инвалидностью

| Категории студентов | Виды дополнительных оценочных средств | Формы контроля и оценки результатов обучения |
|---|---|--|
| С нарушениями слуха | Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы | Преимущественно письменная проверка |
| С нарушениями зрения | Собеседование по вопросам к зачету, опрос по терминам | Преимущественно устная проверка (индивидуально) |
| С нарушениями опорно-двигательного аппарата | Решение дистанционных тестов, контрольные работы, письменные самостоятельные работы, вопросы к зачету | Преимущественно дистанционными методами |
| С ограничениями по общемедицинским показаниям | Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы, устные ответы | Преимущественно проверка методами, исходя из состояния обучающегося на момент проверки |

14.3 Методические рекомендации по оценочным средствам для лиц с ограниченными возможностями здоровья

Для студентов с ОВЗ предусматривается доступная форма предоставления заданий оценочных средств, а именно:

- в печатной форме;
- в печатной форме с увеличенным шрифтом;
- в форме электронного документа;
- методом чтения ассистентом задания вслух;
- предоставление задания с использованием сурдоперевода.

Студентам с инвалидностью увеличивается время на подготовку ответов на контрольные вопросы. Для таких студентов предусматривается доступная форма предоставления ответов на задания, а именно:

- письменно на бумаге;
- набор ответов на компьютере;
- набор ответов с использованием услуг ассистента;
- представление ответов устно.

Процедура оценивания результатов обучения инвалидов по дисциплине предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации:

Для лиц с нарушениями зрения:

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

- в форме электронного документа;
- в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

- в форме электронного документа;
- в печатной форме.

При необходимости для обучающихся с инвалидностью процедура оценивания результатов обучения может проводиться в несколько этапов.

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РФ

Федеральное государственное бюджетное образовательное учреждение высшего образования

**«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)**

УТВЕРЖДАЮ
Проректор по учебной работе
_____ П. Е. Троян
«__» _____ 20__ г.

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ПО УЧЕБНОЙ ДИСЦИПЛИНЕ

Цифровые устройства и микропроцессоры

Уровень образования: **высшее образование - бакалавриат**

Направление подготовки (специальность): **11.03.01 Радиотехника**

Направленность (профиль): **Радиотехнические средства передачи, приема и обработки сигналов**

Форма обучения: **очная**

Факультет: **РТФ, Радиотехнический факультет**

Кафедра: **РЗИ, Кафедра радиоэлектроники и защиты информации**

Курс: **3**

Семестр: **6**

Учебный план набора 2016 года

Разработчики:

– доцент каф. ТУ А. Н. Булдаков

Экзамен: 6 семестр

Томск 2017

1. Введение

Фонд оценочных средств (ФОС) является приложением к рабочей программе дисциплины (практики) и представляет собой совокупность контрольно-измерительных материалов (типовые задачи (задания), контрольные работы, тесты и др.) и методов их использования, предназначенных для измерения уровня достижения студентом установленных результатов обучения.

ФОС по дисциплине (практике) используется при проведении текущего контроля успеваемости и промежуточной аттестации студентов.

Перечень закрепленных за дисциплиной (практикой) компетенций приведен в таблице 1.

Таблица 1 – Перечень закрепленных за дисциплиной компетенций

| Код | Формулировка компетенции | Этапы формирования компетенций |
|-------|--|--|
| ОПК-7 | способностью учитывать современные тенденции развития электроники, измерительной и вычислительной техники, информационных технологий в своей профессиональной деятельности | Должен знать методы синтеза и анализа комбинационных схем; функциональные схемы типовых узлов цифровых устройств - дешифраторов, мультиплексоров, сумматоров, регистров, счетчиков, запоминающих устройств; структурные схемы микропроцессора и микроконтроллеров, назначение их основных узлов; принципы подключения внешних устройств к шинам входов-выходов микропроцессоров; основами составления программ для микропроцессора и их отладки.; |
| ПК-1 | способностью выполнять математическое моделирование объектов и процессов по типовым методикам, в том числе с использованием стандартных пакетов прикладных программ | Должен уметь задать булеву функцию, минимизировать и построить схему на логических элементах в заданном базисе; строить схемы цифровых устройств с использованием готовых цифровых узлов; составлять и отлаживать программы микропроцессоров на языке ассемблера; Должен владеть методиками проектирования и анализа комбинационных схем; типовыми способами проектирования цифровых узлов и контроля их работы; принципами составления и отладки программ для микроконтроллеров;; |

Общие характеристики показателей и критериев оценивания компетенций на всех этапах приведены в таблице 2.

Таблица 2 – Общие характеристики показателей и критериев оценивания компетенций по этапам

| Показатели и критерии | Знать | Уметь | Владеть |
|---------------------------|---|---|--|
| Отлично (высокий уровень) | Обладает фактическими и теоретическими знаниями в пределах изучаемой области с пониманием границ применимости | Обладает диапазоном практических умений, требуемых для развития творческих решений, абстрагирования проблем | Контролирует работу, проводит оценку, совершенствует действия работы |
| Хорошо (базовый уровень) | Знает факты, принципы, процессы, общие понятия в пределах изучаемой области | Обладает диапазоном практических умений, требуемых для решения определенных проблем в области исследования | Берет ответственность за завершение задач в исследовании, приспосабливает свое поведение к обстоятельствам в реше- |

| | | | |
|---------------------------------------|-----------------------------------|--|--------------------------------|
| | | | нии проблем |
| Удовлетворительно (пороговый уровень) | Обладает базовыми общими знаниями | Обладает основными умениями, требуемыми для выполнения простых задач | Работает при прямом наблюдении |

2 Реализация компетенций

2.1 Компетенция ОПК-7

ОПК-7: способностью учитывать современные тенденции развития электроники, измерительной и вычислительной техники, информационных технологий в своей профессиональной деятельности.

Для формирования компетенции необходимо осуществить ряд этапов. Этапы формирования компетенции, применяемые для этого виды занятий и используемые средства оценивания представлены в таблице 3.

Таблица 3 – Этапы формирования компетенции и используемые средства оценивания

| Состав | Знать | Уметь | Владеть |
|----------------------------------|--|--|--|
| Содержание этапов | Основы построения цифровых вычислительных устройств. Основные архитектуры современных микропроцессорных устройств. Возможности применения микроконтроллеров в устройствах управления и контроля. | Проектировать комбинационные схемы, заданные таблицей истинности, и анализировать их работу. Применять цифровые узлы для построения комбинационных устройств. Проектировать цифровые схемы с использованием триггеров и анализировать их работу. Применить управляющий микропроцессор для решения поставленной задачи. | Навыками проектирования и анализа цифровых устройств. Методиками составления булевых функций, описывающих цифровое устройство и преобразования булевых функций для решения поставленных задач. Навыками составления и отладки программ для микроконтроллера. |
| Виды занятий | <ul style="list-style-type: none"> • Практические занятия; • Лабораторные работы; • Лекции; • Самостоятельная работа; | <ul style="list-style-type: none"> • Практические занятия; • Лабораторные работы; • Лекции; • Самостоятельная работа; | <ul style="list-style-type: none"> • Лабораторные работы; • Самостоятельная работа; |
| Используемые средства оценивания | <ul style="list-style-type: none"> • Опрос на занятиях; • Зачет; • Отчет по практическому занятию; • Экзамен; | <ul style="list-style-type: none"> • Опрос на занятиях; • Зачет; • Отчет по практическому занятию; • Экзамен; | <ul style="list-style-type: none"> • Зачет; • Отчет по практическому занятию; • Экзамен; |

Формулировка показателей и критериев оценивания данной компетенции приведена в таблице 4.

Таблица 4 – Показатели и критерии оценивания компетенции на этапах

| Состав | Знать | Уметь | Владеть |
|---------------------------|--|---|---|
| Отлично (высокий уровень) | • Обладает фактическими и теоретическими знаниями в пределах изучаемой области с по- | • Обладает диапазоном практических умений, требуемых для развития творческих решений, | • Контролирует работу, проводит оценку, совершенствует действия работы; |

| | | | |
|---------------------------------------|--|--|--|
| | ниманием границ применимости; | абстрагирования проблем; | |
| Хорошо (базовый уровень) | <ul style="list-style-type: none"> Знает факты, принципы, процессы, общие понятия в пределах изучаемой области; | <ul style="list-style-type: none"> Обладает диапазоном практических умений, требуемых для решения определенных проблем в области исследования ; | <ul style="list-style-type: none"> Берет ответственность за завершение задач в исследовании, приспособливает свое поведение к обстоятельствам в решении проблем ; |
| Удовлетворительно (пороговый уровень) | <ul style="list-style-type: none"> Обладает базовыми общими знаниями; | <ul style="list-style-type: none"> Обладает основными умениями, требуемыми для выполнения простых задач; | <ul style="list-style-type: none"> Работает при прямом наблюдении; |

2.2 Компетенция ПК-1

ПК-1: способностью выполнять математическое моделирование объектов и процессов по типовым методикам, в том числе с использованием стандартных пакетов прикладных программ.

Для формирования компетенции необходимо осуществить ряд этапов. Этапы формирования компетенции, применяемые для этого вида занятий и используемые средства оценивания представлены в таблице 5.

Таблица 5 – Этапы формирования компетенции и используемые средства оценивания

| Состав | Знать | Уметь | Владеть |
|-------------------|--|--|---|
| Содержание этапов | Математические основы теории проектирования и анализа комбинационных схем. Типовые методики построения функциональной модели схемы. Работу типовых автоматов - регистров, счетчиков с разными коэффициентами деления. Типовые структурные схемы микропроцессоров. Режимы работы выбранного микроконтроллера, в том числе режим прерываний. Основы программирования микроконтроллера на языке ассемблера. Методику моделирования работы микроконтроллера интегрированным пакетом Single-Chip Machine. | Осуществлять переход от задания работы схемы к формальному описанию в виде таблицы истинности булевой функции. Выполнять переход от таблицы к формуле. Синтезировать комбинационную схему по формуле в разных базисах. Составлять диаграммы работы комбинационных схем и простейших автоматов (счетчиков). Пользоваться системой команд микроконтроллера для создания программ на языке ассемблера. Отлаживать программы с использованием интегрированного пакета. | Навыками синтеза и анализа комбинационных схем. Методами преобразования булевых выражений для перевода их в разные базисы. Методикой построения диаграмм работы цифровых устройств. Навыками составления программ на языке ассемблера для выбранного микроконтроллера и отладки программ с помощью интегрированного пакета. |
| Виды занятий | <ul style="list-style-type: none"> Практические занятия; Лабораторные работы; Лекции; Самостоятельная работа; | <ul style="list-style-type: none"> Практические занятия; Лабораторные работы; Лекции; Самостоятельная работа; | <ul style="list-style-type: none"> Лабораторные работы; Самостоятельная работа; |

| | | | |
|----------------------------------|--|--|--|
| Используемые средства оценивания | <ul style="list-style-type: none"> • Отчет по лабораторной работе; • Опрос на занятиях; • Зачет; • Отчет по практическому занятию; • Экзамен; | <ul style="list-style-type: none"> • Отчет по лабораторной работе; • Опрос на занятиях; • Зачет; • Отчет по практическому занятию; • Экзамен; | <ul style="list-style-type: none"> • Отчет по лабораторной работе; • Зачет; • Отчет по практическому занятию; • Экзамен; |
|----------------------------------|--|--|--|

Формулировка показателей и критериев оценивания данной компетенции приведена в таблице 6.

Таблица 6 – Показатели и критерии оценивания компетенции на этапах

| Состав | Знать | Уметь | Владеть |
|---------------------------------------|--|--|--|
| Отлично (высокий уровень) | <ul style="list-style-type: none"> • Обладает фактическими и теоретическими знаниями в пределах изучаемой области с пониманием границ применимости; | <ul style="list-style-type: none"> • Обладает диапазоном практических умений, требуемых для развития творческих решений, абстрагирования проблем; | <ul style="list-style-type: none"> • Контролирует работу, проводит оценку, совершенствует действия работы; |
| Хорошо (базовый уровень) | <ul style="list-style-type: none"> • Знает факты, принципы, процессы, общие понятия в пределах изучаемой области; | <ul style="list-style-type: none"> • Обладает диапазоном практических умений, требуемых для решения определенных проблем в области исследования ; | <ul style="list-style-type: none"> • Берет ответственность за завершение задач в исследовании, приспособливает свое поведение к обстоятельствам в решении проблем ; |
| Удовлетворительно (пороговый уровень) | <ul style="list-style-type: none"> • Обладает базовыми общими знаниями; | <ul style="list-style-type: none"> • Обладает основными умениями, требуемыми для выполнения простых задач; | <ul style="list-style-type: none"> • Работает при прямом наблюдении; |

3 Типовые контрольные задания

Для реализации вышеперечисленных задач обучения используются типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы, в следующем составе.

3.1 Зачёт

– Получить таблицу истинности булевой функции. Записать БФ в форме СДНФ или СКНФ. Минимизировать БФ. Преобразовать БФ в базисы И-Не/ИЛИ-Не. Составить комбинационную схему по полученной БФ.

– Получить таблицу истинности булевой функции. Реализовать БФ с помощью 2-х, 3-х, 4-х разрядных полных управляемых дешифраторов.

– Получить таблицу истинности булевой функции. Реализовать БФ с помощью мультиплексоров. Разложить БФ по двум переменным и реализовать с помощью мультиплексоров.

– Получить систему булевых функций и реализовать на ПЛМ.

– На основе четырех разрядного счетчика создать счетчики делители частоты на 3,4,5,6,7,8,9,10,11,12,13,14 (по заданию преподавателя).

– Нарисовать структурную схему модуля запоминающего устройства с прямой выборкой емкостью 1 Кбайт, 10 Кбайт, 20 Кбайт. Пояснить работу ЗУ.

– Нарисовать обобщенную структурную схему микроконтроллера и описать назначение основных узлов (по заданию преподавателя) - АЛУ, шин адреса/данных, регистра флагов, регистров общего назначения, таймеров/счетчиков и управляющих регистров, портов ввода-вывода, регистров управления прерываниями.

- Дать определения микропроцессоров Фон-Неймановской и гарвардской архитектур, принципов их работы, достоинства и недостатки.
- Пояснить работу микроконтроллера в программном режиме работы.
- Пояснить работу микроконтроллера в режиме работы с прерываниями от таймеров/счетчиков.
- Пояснить работу микроконтроллера в режиме работы с прерываниями от внешних устройств.
- Составить программу по следующим заданиям: записать константу в порт; записать константу в ячейку памяти; записать программу конфигурации таймера/счетчика в режим 0, 1, 2, 3 и запуска его на счет от внутреннего или внешнего генератора; записать программу реакции на внутреннее прерывание от таймера/счетчика или от внешнего устройства.

3.2 Темы опросов на занятиях

- Разобрать работу микроконтроллера в режиме прерываний от внутренних и внешних устройств.
- Составить и отладить программу реакции микроконтроллера на внутренние прерывания от таймера счетчика и на прерывания от внешних устройств. Детально рассмотреть работу стека, счетчика команд, работу векторов прерывания.
- Изучить принцип работы счетчика команд, регистров управления внутренними узлами микроконтроллера МК-51..
- Уяснить влияние каждого бита регистров управления на конфигурацию внутренних узлов микроконтроллера МК-51.
- Установить на своем компьютере свободно распространяемую моделирующую программу Single-Chip Machine.
- Изучить технологию набора программы, ее компиляцию и исполнение.
- Набрать простые программы, запустить ее и выполнить по шагам, контролируя изменение содержимого внутренних узлов..
- Примеры программ:
 - 1. Записать константу в память программ, в порт;
 - 2. Сконфигурировать таймеры-счетчики в разные режимы работы, запустить их, контролировать процесс счета и переполнение;
 - 3. Составить программу установление таймера-счетчика в режим делителя частоты с произвольным коэффициентом деления.
- Изучить работу триггеров разных типов, научиться строить диаграммы работы при изменении входных воздействий (R-S триггер, D-триггер, J-K триггер).
- Изучить задание БФ для дешифратора, мультиплексора, сумматора и их схемы.
- Изучить реализацию БФ с помощью дешифраторов и мультиплексоров.
- Изучить метод разложения БФ по одной и двум переменным для реализации их на мультиплексорах.
- Изучить систему команд микроконтроллера в терминах мнемокодов для использования в составлении программ.
- Усвоить работу микроконтроллера в режиме прерываний.
- Изучить настройку микроконтроллера на разные режимы прерываний.
- Уяснить алгоритм перевода чисел из одной системы счисления в другую, представление чисел в прямом и дополнительном кодах, алгоритмы сложения чисел со знаками.
- Изучить основные законы булевой алгебры, способы задания булевых функций (БФ), формы БФ и их минимизации, преобразование БФ в разные базисы и построение комбинационных схем.
- Уяснить обобщенную структуру микропроцессора, различие двух и трех шинной структур.
- Изучить структурную схему микроконтроллера МК-51, назначение АЛУ, таймеров счетчиков, портов ввода-вывода, регистров управления узлами.

- Выполнить на примерах перевод чисел из десятичной системы счисления в двоичную, шестнадцетиричную.
- Перевести числа в двоичную систему счисления и выполнить операцию сложения с использованием прямых и дополнительных кодов (+15-9, -12+6, -9-11, +7+10).
- Задать математическую модель комбинационной схемы в виде булевой функции с помощью таблицы истинности в формах ДНФ и КНФ, выполнить минимизацию с помощью карт Вейча. Составить комбинационную схему, реализующую БФ в базисе И, ИЛИ, Не. Преобразовать БФ для реализации БФ в базисах И-Не, ИЛИ-Не. Составить схему.
- Рассмотреть структуру программируемой логической матрицы и реализацию системы булевых функций.
- Задать БФ от трех и четырех переменных..
- Реализовать БФ на 3-х, 4-х разрядных дешифраторах с прямыми и инверсными выходами.
- Реализовать БФ на мультиплексорах 8 на 1, 16 на 1.
- Разложить БФ по одной переменной и реализовать на мультиплексорах 2 на 1, или 4 на 1, или 8 на 1.
- Составить схему двоичного 4-х разрядного счетчика, подключить к ней комбинационную схему, нарисовать диаграмму работы счетчика и выхода комбинационной схемы.
- Составить схему счетчика делителя частоты с произвольным коэффициентом деления на основе двоичного счетчика.

3.3 Экзаменационные вопросы

- Булеву функцию (СДНФ), заданную преподавателем минимизировать с помощью карты Карно-Вейча и построить комбинационную схему в базисе И, ИЛИ, Не.
- Булеву функцию (СДНФ), заданную преподавателем минимизировать с помощью карты Карно-Вейча и построить комбинационную схему в базисе И - Не.
- Булеву функцию (СДНФ), заданную преподавателем минимизировать с помощью карты Карно-Вейча и построить комбинационную схему в базисе ИЛИ - Не.
- Булеву функцию (СКНФ), заданную преподавателем минимизировать с помощью карты Карно-Вейча и построить комбинационную схему в базисе И - Не.
- Булеву функцию (СКНФ), заданную преподавателем минимизировать с помощью карты Карно-Вейча и построить комбинационную схему в базисе ИЛИ - Не.
- Булеву функцию (СКНФ), заданную преподавателем минимизировать с помощью карты Карно-Вейча и построить комбинационную схему в базисе И, ИЛИ, Не.
- Дешифраторы. Полные и не полные дешифраторы. Дешифраторы с прямым и инверсным выходом. Обозначение полного 4-х разрядного дешифратора на схемах. Булева функция полного трех разрядного дешифратора. Схема полного 3-х разрядного дешифратора.
- Булеву функцию от 4-х переменных , заданную преподавателем, реализовать с помощью 3-разрядного дешифратора.
- Мультиплексоры. Булева функция мультиплексора 8 на 1. Обозначение мультиплексора 16 на 1 на схемах.
- Булеву функцию от 4-х переменных, заданную преподавателем, реализовать с помощью мультиплексора 8 на 1.
- Триггеры. Триггеры типа R-S. Обозначение на схемах. Диаграмма работы триггера R-S. Триггер типа D. Обозначение на схемах. Диаграмма работы D-триггера. Схема делителя частоты на 2 на D-триггере. Триггер типа J-K. Обозначение на схемах. Режимы работы J-K триггера. Схема делителя частоты на 2 на J-K -триггере. Диаграмма работы J-K триггера.
- Регистры и их назначение. Типы регистров. Обозначение регистров на схемах.
- Таймеры-счетчики МК-54. Их назначение и режимы работы. Составить программу запуска таймера-счетчика T/C0 в первый режим работы. Составить программу запуска таймера-счетчика T/C1 во второй режим работы. Составить программу запуска таймера-счетчика T/C в третий режим работы. Составить программу запуска таймера-счетчика T/C в четвертый режим работы.

- Назначение АЛУ в МК-51. Команды микроконтроллера МК-51, использующие АЛУ.
- Запоминающие устройства МК-51. Внутренняя и внешняя памяти программ и данных.
- Двоичные счетчики. Их назначение. Виды счетчиков. Обозначение счетчиков на схемах.

Схема трех разрядного двоичного счетчика с последовательным переносом. Диаграмма работы 4-х разрядного двоичного счетчика. Счетчики-делители частоты. Построить счетчик-делитель частоты на двоичном счетчике с коэффициентом деления, заданным преподавателем. Построить счетчик-делитель частоты на счетчике с предустановкой с коэффициентом деления, заданным преподавателем.

- Виды и назначение полупроводниковых запоминающих узлов с произвольной выборкой.

Основные характеристики запоминающих устройств. Структурная схема полупроводникового ОЗУ емкостью 1 Кбайт. Принцип построения постоянных запоминающих устройств.

– Принцип работы микроконтроллера МК-51 в программном режиме работы. Назначение и виды прерываний в микропроцессорах. Векторное прерывание. Принцип работы микроконтроллера МК-51 в режиме прерывания. Адреса векторов прерывания в МК-51. Приоритеты прерываний. Последовательность работы МК-51 с прерываниями от таймера-счетчика. Последовательность работы МК-51 с прерываниями от внешних устройств..

– Порты ввода-вывода МК-51. Управление портами. Функции портов. Альтернативные функции порта P3.

3.4 Вопросы для подготовки к практическим занятиям, семинарам

– Составить и отладить программу реакции на внутренние от таймера счетчика прерывания и на прерывания от внешних устройств. Задать БФ от трех и четырех переменных.. Реализовать БФ на 3-х, 4-х разрядных дешифраторах с прямыми и инверсными выходами. Реализовать БФ на мультиплексорах 8 на 1, 16 на 1. Разложить БФ по одной переменной и реализовать на мультиплексорах 2 на 1, или 4 на 1, или 8 на 1. Составить схему двоичного 4-х разрядного счетчика, подключить к ней комбинационную схему, нарисовать диаграмму работы счетчика и выхода комбинационной схемы. Составить схему счетчика делителя частоты с произвольным коэффициентом деления на основе двоичного счетчика. Установить на своем компьютере свободно распространяемую моделирующую программу Single-Chip Machine. Изучить технологию набора программы, ее компиляцию и исполнение. Набрать простые программы, запустить ее и выполнить по шагам, контролируя изменение содержимого внутренних узлов.. Примеры программ: 1. Записать константу в память программ, в порт; 2. Сконфигурировать таймеры-счетчики в разные режимы работы, запустить их, контролировать процесс счета и переполнение; 3. Составить программу установление таймера-счетчика в режим делителя частоты с произвольным коэффициентом деления. Изучить принцип работы счетчика команд, регистров управления внутренними узлами микроконтроллера МК-51.. Уяснить влияние каждого бита регистров управления на конфигурацию внутренних узлов микроконтроллера МК-51. Уяснить обобщенную структуру микропроцессора, различие двух и трех шинной структур. Изучить структурную схему микроконтроллера МК-51, назначение АЛУ, таймеров счетчиков, портов ввода-вывода, регистров управления узлами. Выполнить на примерах перевод чисел из десятичной системы счисления в двоичную, шестнадцатеричную. Перевести числа в двоичную систему счисления и выполнить операцию сложения с использованием прямых и дополнительных кодов (+15-9, -12+6, -9-11, +7+10). Задать математическую модель комбинационной схемы в виде булевой функции с помощью таблицы истинности в формах ДНФ и КНФ, выполнить минимизацию с помощью карт Вейча. Составить комбинационную схему, реализующую БФ в базисе И, ИЛИ, Не. Преобразовать БФ для реализации БФ в базисах И-Не, ИЛИ-Не. Составить схему. Усвоить работу микроконтроллера в режиме прерываний. Изучить настройку микроконтроллера на разные режимы прерываний. Изучить систему команд микроконтроллера в терминах мнемокодов для использования в составлении программ. Изучить работу триггеров разных типов, научиться строить диаграммы работы при изменении входных воздействий (R-S триггер, D-триггер, J-K триггер. Изучить задание БФ для дешифратора, мультиплексора, сумматора и их схемы. Изучить реализацию БФ с помощью дешифраторов и мультиплексоров. Изучить метод разложения БФ по одной и двум переменным для реализации их на мультиплексорах. Уяснить алгоритм перевода чисел из одной системы счисления в другую, представление чисел в прямом и дополнительном кодах, алгоритмы сложения чисел со знаками. Изучить основные законы булевой алгебры,

способы задания булевых функций (БФ), формы БФ и их минимизации, преобразование БФ в разные базисы и построение комбинационных схем.

3.5 Темы лабораторных работ

- Изучение работы симулятора МК-51. Изучение программного управления таймерами-счетчиками. Составление и отладка программ управления режимами работы таймеров-счетчиков.
- Составление программ обработки прерываний от таймеров-счетчиков. Исследование прерываний с учетом приоритетов.
- Составление программ обработки прерываний от внешних устройств с использованием симулятора. Исследование на симуляторе влияния приоритетов прерываний на включение программ обработки прерываний от различных внешних устройств.

4 Методические материалы

Для обеспечения процесса обучения и решения задач обучения используются следующие материалы:

- методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций, согласно п. 12 рабочей программы.

4.1. Основная литература

1. Потехин, Виктор Ананьевич. Схемотехника цифровых устройств [Текст] : учебное пособие / В. А. Потехин ; Министерство образования и науки Российской Федерации, Томский государственный университет систем управления и радиоэлектроники (Томск). - Томск : Издательство ТУСУРа, 2015. - 501 с : рис., табл. - Библиогр. в конце разд. - ISBN 978-5-86889-709-2 : (наличие в библиотеке ТУСУР - 20 экз.)

4.2. Дополнительная литература

1. Потехин, Виктор Ананьевич. Цифровые устройства и микропроцессоры : учебное пособие / В. А. Потехин ; Министерство образования Российской Федерации, Томский государственный университет систем управления и радиоэлектроники, Кафедра телевидения и управления. - Томск : ТМЦДО, 2002 - . Ч. 1. - Томск : ТМЦДО, 2002. - 263, [1] с. : ил. - Библиогр.: с. 262-263. УДК 681.325.5-181.4(075.8) 621.382.049.77.037.372(075.8) Экземпляры всего: 16 (наличие в библиотеке ТУСУР - 16 экз.)

2. Потехин, Виктор Ананьевич. Цифровые устройства и микропроцессоры : учебно-методическое пособие / Министерство образования Российской Федерации, Томский государственный университет систем управления и радиоэлектроники, Кафедра телевидения и управления. - Томск : ТМЦДО, 2002 - . Ч. 1. - Томск : ТМЦДО, 2002. - 45, [3] с. : ил. - Б. ц. УДК 621.382.049.77.037.372(075.8) 681.325.5-181.4(075.8) (наличие в библиотеке ТУСУР - 6 экз.)

3. Потехин, Виктор Ананьевич. Схемотехника цифровых устройств [Текст] : учебное пособие / В. А. Потехин ; Министерство образования и науки Российской Федерации, Томский государственный университет систем управления и радиоэлектроники (Томск). - Томск : Издательство ТУСУРа, 2015. - 501 с : рис., табл. - Библиогр. в конце разд. - ISBN 978-5-86889-709-2 : (наличие в библиотеке ТУСУР - 20 экз.)

4. Кормилин, Валерий Анатольевич. Цифровые устройства и микропроцессоры : учебное пособие / В. А. Кормилин ; Министерство образования Российской Федерации, Томский государственный университет систем управления и радиоэлектроники, Кафедра телевидения и управления. - Томск : ТМЦДО, 2000 - . Ч. 2. - Томск : ТМЦДО, 2000. - 164 с. : ил., табл. - Библиогр.: с. 163-164. - 82.00 р., 130.00 р. УДК 004.318-181.48(075.8) (наличие в библиотеке ТУСУР - 3 экз.)

5. Интегральные микросхемы : справочник / Б. В. Тарабрин [и др.] ; ред. Б. В. Тарабрин. - М. : Радио и связь, 1983. - 528 с. : ил., табл. - 02.00 р. УДК 621.382.049.77(03) (наличие в библиотеке ТУСУР - 22 экз.)

6. Зельдин, Евсей Аронович. Цифровые интегральные микросхемы в информационно-измерительной аппаратуре / Е. А. Зельдин. - Л. : Энергоатомиздат, 1986. - 280 с. : ил. - Загл. на корешке : Цифровые интегральные микросхемы. - Библиогр.: с. 276-277. - 84.00 р., 01.20 р. УДК 621.382.049.77:621.317.7 (наличие в библиотеке ТУСУР - 20 экз.)

7. Цифровые и аналоговые интегральные микросхемы : Справочник / С. В. Якубовский [и

др.] ; ред. С. В. Якубовский. - М. : Радио и связь, 1989. - 495[1] с. : ил, табл. - Библиогр.: с. 484. - ISBN 5-256-00259-7 : 02.00 УДК 621.382.049.77(035.5) (наличие в библиотеке ТУСУР - 26 экз.)

8. Микроэлектроника: Учебное пособие / Шарапов А. В. - 2007. 138 с. [Электронный ресурс] - Режим доступа: <http://edu.tusur.ru/publications/833>, свободный.

4.3. Обязательные учебно-методические пособия

1. Цифровые устройства и микропроцессоры: Методические указания по практическим занятиям и самостоятельной работе / Потехин В. А. - 2012. 21 с. [Электронный ресурс] - Режим доступа: <http://edu.tusur.ru/publications/2514>, свободный.

2. Методические рекомендации для самостоятельной подготовки студентов: Для студентов всех направлений подготовки и специальностей / Покровская Е. М. - 2016. 11 с. [Электронный ресурс] - Режим доступа: <http://edu.tusur.ru/publications/5887>, свободный.

3. Основы микропроцессорной техники: Учебное пособие / Шарапов А. В. - 2008. 240 с. [Электронный ресурс] - Режим доступа: <http://edu.tusur.ru/publications/834>, свободный.

4. Компьютерный практикум по цифровой схемотехнике. Микроэлектроника : Руководство к выполнению лабораторных работ для студентов специальности "Промышленная электроника" / А. В. Шарапов ; Министерство образования Российской Федерации, Томский государственный университет систем управления и радиоэлектроники, Кафедра промышленной электроники. - Томск : [б. и.], 2006. - 17 с. (наличие в библиотеке ТУСУР - 40 экз.)

4.4. Базы данных, информационно справочные и поисковые системы

1. Информационно-поисковая система Google.
2. Свободно распространяемая программа моделирования микроконтроллер Single-Chip Machine.