МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РФ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

УТВЕРЖДАЮ
Проректор по учебной работе
_____ П. Е. Троян
«___» _____ 20__ г.

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

Электроника и схемотехника

Уровень образования: **высшее образование - специалитет**
Направление подготовки (специальность): **10.05.02 Информационная безопасность телекоммуникационных систем**
Направленность (профиль): **Безопасность телекоммуникационных систем информационного взаимодействия**
Форма обучения: **очная**
Факультет: **РТФ, Радиотехнический факультет**
Кафедра: **РЗИ, Кафедра радиоэлектроники и защиты информации**
Курс: **3**
Семестр: **5**
Учебный план набора 2012 года

Распределение рабочего времени

№	Виды учебной деятельности	5 семестр	Всего	Единицы
1	Лекции	16	16	часов
2	Практические занятия	18	18	часов
3	Лабораторные работы	20	20	часов
4	Всего аудиторных занятий	54	54	часов
5	Из них в интерактивной форме	14	14	часов
6	Самостоятельная работа	18	18	часов
7	Всего (без экзамена)	72	72	часов
8	Подготовка и сдача экзамена	36	36	часов
9	Общая трудоемкость	108	108	часов
		3.0	3.0	З.Е

Экзамен: 5 семестр

Томск 2017

Согласована на портале № 18278

Рассмотрена и одобрена на заседании кафедры
протокол № 40 от «12» 4 2017 г.

ЛИСТ СОГЛАСОВАНИЙ

Рабочая программа составлена с учетом требований федерального государственного образовательного стандарта высшего образования (ФГОС ВО) по направлению подготовки (специальности) 10.05.02 Информационная безопасность телекоммуникационных систем, утвержденного 16 ноября 2016 года, рассмотрена и утверждена на заседании кафедры «___» _____ 20__ года, протокол №_____.

Разработчики:

профессор каф. ТУ	_____	В. А. Шалимов
Заведующий обеспечивающей каф. ТУ	_____	Т. Р. Газизов

Рабочая программа согласована с факультетом, профилирующей и выпускающей кафедрами направления подготовки (специальности).

Декан РТФ	_____	К. Ю. Попова
Заведующий выпускающей каф. РЗИ	_____	А. С. Задорин

Эксперты:

доцент кафедра ТУ	_____	. Н. Булдаков

Согласована на портале № 18278

1. Цели и задачи дисциплины

1.1. Цели дисциплины

Целью преподавания дисциплины является изучение студентами принципов работы, параметров, вольт-амперных характеристик, элементной базы, применяемой в многоканальных телекоммуникационных системах, телевизионной, радиорелейной, тропосферной, космической и радиолокационной связи

1.2. Задачи дисциплины

– Основной задачей дисциплины является изучение принципов действия, характеристик, параметров и особенностей устройства важнейших полупроводниковых, электровакуумных и оптоэлектронных приборов, используемых в системах связи. К их числу относятся диоды, биполярных и полевые транзисторы, приборы с отрицательной дифференциальной проводимостью, оптоэлектронные и электровакуумные приборы, элементы интегральных схем и основы технологии их производства.

2. Место дисциплины в структуре ОПОП

Дисциплина «Электроника и схемотехника» (Б1.Б.20) относится к блоку 1 (базовая часть).

Предшествующими дисциплинами, формирующими начальные знания, являются следующие дисциплины: Аппаратные средства вычислительной техники, Аппаратные средства телекоммуникационных систем, Общая физика, Теория радиотехнических сигналов, Теория электрических цепей.

3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

– ОПК-3 способностью применять положения теорий электрических цепей, радиотехнических сигналов, распространения радиоволн, цифровой обработки сигналов, информации и кодирования, электрической связи для решения профессиональных задач;

В результате изучения дисциплины студент должен:

– **знать** устройство и принцип действия, условные графические обозначения транзисторных ключей, логических элементов «И», «ИЛИ» на дискретных и интегральных компонентах. - устройство и принцип действия, условные графические обозначения усилителей и преобразователей аналоговых электрических сигналов на полевых и биполярных транзисторах, операционных усилителях. микросхемотехнику, принципы работы базовых каскадов логических элементов цифровых схем и выполнять их моделирование по типовым методикам; - построение элементов памяти статического и динамического типа и устройств на их основе.

– **уметь** объяснять физическое назначение элементов аналоговых и цифровых схем и их влияние на параметры базовых каскадов. - проводить электрические расчеты элементов отдельных каскадов с использованием стандартных пакетов прикладных программ.

– **владеть** навыками измерения характеристик и параметров цифровых и аналоговых интегральных схем и методами математического моделирования компонентов и схем; - навыками объективной оценки возможностей функциональной электроники.

4. Объем дисциплины и виды учебной работы

Общая трудоемкость дисциплины составляет 3.0 зачетных единицы и представлена в таблице 4.1.

Таблица 4.1 – Трудоемкость дисциплины

Виды учебной деятельности	Всего часов	Семестры
		5 семестр
Аудиторные занятия (всего)	54	54
Лекции	16	16
Практические занятия	18	18
Лабораторные работы	20	20
Из них в интерактивной форме	14	14

Согласована на портале № 18278

Самостоятельная работа (всего)	18	18
Оформление отчетов по лабораторным работам	7	7
Проработка лекционного материала	6	6
Подготовка к практическим занятиям, семинарам	5	5
Всего (без экзамена)	72	72
Подготовка и сдача экзамена	36	36
Общая трудоемкость ч	108	108
Зачетные Единицы	3.0	3.0

5. Содержание дисциплины

5.1. Разделы дисциплины и виды занятий

Разделы дисциплины и виды занятий приведены в таблице 5.1.

Таблица 5.1 – Разделы дисциплины и виды занятий

Названия разделов дисциплины	Лекции	Практические занятия	Лабораторные работы	Самостоятельная работа	Всего часов (без экзамена)	Формируемые компетенции
5 семестр						
1 Классификация логических элементов. Основные характеристики и параметры логических элементов.	2	0	0	1	3	ОПК-3
2 Схема логического отрицания на биполярных транзисторах.	4	4	4	3	15	ОПК-3
3 Элементы транзисторно-транзисторной логики (ТТЛ).	3	3	4	4	14	ОПК-3
4 Схема логического отрицания на полевых транзисторах.	3	3	4	4	14	ОПК-3
5 Логические элементы динамического типа.	2	4	0	2	8	ОПК-3
6 Запоминающие логические элементы.	1	4	8	4	17	ОПК-3
7 Основы функциональной электроники. Перспективы развития микроэлектроники, наноэлектроника.	1	0	0	0	1	ОПК-3
Итого за семестр	16	18	20	18	72	
Итого	16	18	20	18	72	

Согласована на портале № 18278

5.2. Содержание разделов дисциплины (по лекциям)

Содержание разделов дисциплин (по лекциям) приведено в таблице 5.2.

Таблица 5.2 - Содержание разделов дисциплин (по лекциям)

Названия разделов	Содержание разделов дисциплины по лекциям	Трудоемкость, ч	Формируемые компетенции
5 семестр			
1 Классификация логических элементов. Основные характеристики и параметры логических элементов.	Логические схемы «И», «ИЛИ», «НЕ», принципы функционирования. Основные характеристики и параметры логических элементов.	2	ОПК-3
	Итого	2	
2 Схема логического отрицания на биполярных транзисторах.	Принципиальная схема насыщенного ключа. Статические режимы насыщенного ключа. Переходные процессы в насыщенном ключе при открывании транзистора. Переходные процессы в насыщенном ключе при закрывании транзистора. Методы и схемные решения позволяющие уменьшить время переходного процесса в насыщенном ключе	4	ОПК-3
	Итого	4	
3 Элементы транзисторно-транзисторной логики (ТТЛ).	Базовые элементы ТТЛ. Элементы эмиттерно-связанной логики (ЭСЛ). Достоинства и недостатки ЭСЛ. Базовые элементы ЭСЛ.	3	ОПК-3
	Итого	3	
4 Схема логического отрицания на полевых транзисторах.	Инвертор на n-канальных МДП-транзисторах. Инвертор на комплементарных МДП-транзисторах. Базовые логические элементы на полевых транзисторах.	3	ОПК-3
	Итого	3	
5 Логические элементы динамического типа.	Логические элементы динамического типа на МДП-транзисторах.	2	ОПК-3
	Итого	2	
6 Запоминающие логические элементы.	Триггеры на биполярных и полевых транзисторах, флэш-память.	1	ОПК-3
	Итого	1	
7 Основы функциональной электроники. Перспективы развития микроэлектроники, наноэлектроника.	Основы функциональной электроники. Перспективы развития микроэлектроники, наноэлектроника.	1	ОПК-3
	Итого	1	
Итого за семестр		16	

Согласована на портале № 18278

5.3. Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами

Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами представлены в таблице 5.3.

Таблица 5.3 - Разделы дисциплины и междисциплинарные связи

Наименование дисциплин	№ разделов данной дисциплины, для которых необходимо изучение обеспечивающих и обеспечиваемых дисциплин						
	1	2	3	4	5	6	7
Предшествующие дисциплины							
1 Аппаратные средства вычислительной техники					+	+	
2 Аппаратные средства телекоммуникационных систем			+	+			
3 Общая физика							+
4 Теория радиотехнических сигналов	+						
5 Теория электрических цепей		+					

5.4. Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий представлено в таблице 5.4

Таблица 5.4 – Соответствие компетенций и видов занятий, формируемых при изучении дисциплины

Компетенции	Виды занятий				Формы контроля
	Лекции	Практические занятия	Лабораторные работы	Самостоятельная работа	
ОПК-3	+	+	+		Отчет по лабораторной работе, Опрос на занятиях, Отчет по практическому занятию

6. Интерактивные методы и формы организации обучения

Технологии интерактивного обучения при разных формах занятий в часах приведены в таблице 6.1

Таблица 6.1 – Технологии интерактивного обучения при разных формах занятий в часах

Методы	Интерактивные практические занятия	Интерактивные лабораторные занятия	Интерактивные лекции	Всего
5 семестр				
Презентации с использованием раздаточных материалов с	5	5	4	14

Согласована на портале № 18278

обсуждением				
Итого за семестр:	5	5	4	14
Итого	5	5	4	14

7. Лабораторные работы

Наименование лабораторных работ приведено в таблице 7.1.

Таблица 7. 1 – Наименование лабораторных работ

Названия разделов	Наименование лабораторных работ	Трудоемкость, ч	Формируемые компетенции
5 семестр			
2 Схема логического отрицания на биполярных транзисторах.	Исследование насыщенного транзисторного ключа	4	ОПК-3
	Итого	4	
3 Элементы транзисторно-транзисторной логики (ТТЛ).	Исследование элементов ТТЛ	4	ОПК-3
	Итого	4	
4 Схема логического отрицания на полевых транзисторах.	Исследование логических элементов на КМДП структуре	4	ОПК-3
	Итого	4	
6 Запоминающие логические элементы.	Исследование симметричного триггера	4	ОПК-3
	Исследование делителя частоты следования импульсов	4	
	Итого	8	
Итого за семестр		20	

8. Практические занятия (семинары)

Наименование практических занятий (семинаров) приведено в таблице 8.1.

Таблица 8. 1 – Наименование практических занятий (семинаров)

Названия разделов	Наименование практических занятий (семинаров)	Трудоемкость, ч	Формируемые компетенции
5 семестр			
2 Схема логического отрицания на биполярных транзисторах.	Расчет насыщенного ключа на биполярных транзисторах	4	ОПК-3
	Итого	4	
3 Элементы транзисторно-транзисторной логики (ТТЛ).	Расчет схем «И» на биполярных транзисторах	3	ОПК-3
	Итого	3	
4 Схема логического отрицания на полевых транзисторах.	Расчет схем «ИЛИ» на биполярных транзисторах	3	ОПК-3
	Итого	3	

Согласована на портале № 18278

5 Логические элементы динамического типа.	Расчет схем «НЕ» на полевых транзисторах	4	ОПК-3
	Итого	4	
6 Запоминающие логические элементы.	Расчет схем «ИЛИ» на полевых транзисторах	4	ОПК-3
	Итого	4	
Итого за семестр		18	

9. Самостоятельная работа

Виды самостоятельной работы, трудоемкость и формируемые компетенции представлены в таблице 9.1.

Таблица 9.1 - Виды самостоятельной работы, трудоемкость и формируемые компетенции

Названия разделов	Виды самостоятельной работы	Трудоемкость, ч	Формируемые компетенции	Формы контроля
5 семестр				
1 Классификация логических элементов. Основные характеристики и параметры логических элементов.	Проработка лекционного материала	1		
	Итого	1		
2 Схема логического отрицания на биполярных транзисторах.	Подготовка к практическим занятиям, семинарам	1		Отчет по лабораторной работе, Отчет по практическому занятию
	Проработка лекционного материала	1		
	Оформление отчетов по лабораторным работам	1		
	Итого	3		
3 Элементы транзисторно-транзисторной логики (ТТЛ).	Подготовка к практическим занятиям, семинарам	1		Отчет по лабораторной работе, Отчет по практическому занятию
	Проработка лекционного материала	1		
	Оформление отчетов по лабораторным работам	2		
	Итого	4		
4 Схема логического отрицания на полевых транзисторах.	Подготовка к практическим занятиям, семинарам	1		Отчет по лабораторной работе, Отчет по практическому занятию
	Проработка лекционного материала	1		
	Оформление отчетов по лабораторным работам	2		

Согласована на портале № 18278

	Итого	4		
5 Логические элементы динамического типа.	Подготовка к практическим занятиям, семинарам	1		Отчет по практическому занятию
	Проработка лекционного материала	1		
	Итого	2		
6 Запоминающие логические элементы.	Подготовка к практическим занятиям, семинарам	1		Отчет по лабораторной работе, Отчет по практическому занятию
	Проработка лекционного материала	1		
	Оформление отчетов по лабораторным работам	2		
	Итого	4		
7 Основы функциональной электроники. Перспективы развития микроэлектроники, наноэлектроника.	Проработка лекционного материала	0		
	Итого	0		
Итого за семестр		18		
	Подготовка и сдача экзамена	36		Экзамен
Итого		54		

10. Курсовая работа (проект)

Не предусмотрено РУП

11. Рейтинговая система для оценки успеваемости студентов

11.1. Балльные оценки для элементов контроля

Таблица 11.1 – Балльные оценки для элементов контроля

Элементы учебной деятельности	Максимальный балл на 1-ую КТ с начала семестра	Максимальный балл за период между 1КТ и 2КТ	Максимальный балл за период между 2КТ и на конец семестра	Всего за семестр
5 семестр				
Отчет по лабораторной работе		17	17	34
Отчет по практическому занятию	12	12	12	36
Итого максимум за период	12	29	29	70
Экзамен				30
Нарастающим итогом	12	41	70	100

11.2. Пересчет баллов в оценки за контрольные точки

Пересчет баллов в оценки за контрольные точки представлен в таблице 11.2.

Согласована на портале № 18278

Таблица 11. 2 – Пересчет баллов в оценки за контрольные точки

Баллы на дату контрольной точки	Оценка
≥ 90% от максимальной суммы баллов на дату КТ	5
От 70% до 89% от максимальной суммы баллов на дату КТ	4
От 60% до 69% от максимальной суммы баллов на дату КТ	3
< 60% от максимальной суммы баллов на дату КТ	2

11.3. Пересчет суммы баллов в традиционную и международную оценку

Пересчет суммы баллов в традиционную и международную оценку представлен в таблице 11.3.

Таблица 11. 3 – Пересчет суммы баллов в традиционную и международную оценку

Оценка (ГОС)	Итоговая сумма баллов, учитывает успешно сданный экзамен	Оценка (ECTS)
5 (отлично) (зачтено)	90 - 100	A (отлично)
4 (хорошо) (зачтено)	85 - 89	B (очень хорошо)
	75 - 84	C (хорошо)
	70 - 74	D (удовлетворительно)
3 (удовлетворительно) (зачтено)	65 - 69	
	60 - 64	E (посредственно)
2 (неудовлетворительно) (не зачтено)	Ниже 60 баллов	F (неудовлетворительно)

12. Учебно-методическое и информационное обеспечение дисциплины

12.1. Основная литература

1. Легостаев Н.С., Троян П.Е., Четвергов К.В. Микроэлектроника: Учебное пособие. – Томск: Томский государственный университет систем управления и радиоэлектроники, 2011. – 411с. [Электронный ресурс]. - http://www.ie.tusur.ru/docs/mel_grif.zip

12.2. Дополнительная литература

1. Гусев В.Г. Электроника: Учебное пособие для вузов. – 2-е изд., перераб. и доп. – М.: Высшая школа, 1991. – 622 с. (73) (наличие в библиотеке ТУСУР - 73 экз.)

2. Ицкович В.М. Электроника. Учебное пособие для вузов. – Томск: Издательство Томского университета, 2006. – 358 с. (114) (наличие в библиотеке ТУСУР - 114 экз.)

12.3 Учебно-методические пособия

12.3.1. Обязательные учебно-методические пособия

1. Исследование логического элемента на комплементарных полевых транзисторах с индуцированным каналом (КМДП) [Электронный ресурс]: Руководство к лабораторным работам / Коновалов В.Ф. – Томск: ТУСУР, 2012. – 26 с. [Электронный ресурс]. - http://tu.tusur.ru/upload/liblink/elect.rar

2. Исследование базового элемента транзисторно-транзисторной логики (ТТЛ) [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф. – Томск: ТУСУР, 2012. – 26 с. [Электронный ресурс]. - http://tu.tusur.ru/upload/liblink/elect.rar

3. Исследование насыщенного транзисторного ключа [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф., Ицкович В.М., Потехин В.А. – Томск: ТУСУР, 2012. – 18 с. [Электронный ресурс]. - http://tu.tusur.ru/upload/liblink/elect.rar

4. Исследование вольтамперных характеристик полевых транзисторов [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф., Шалимов В.А. – Томск: ТУСУР, 2012. – 11 с. [Электронный ресурс]. - http://tu.tusur.ru/upload/liblink/elect.rar

5. Исследование вольтамперных характеристик биполярных транзисторов [Электронный

Согласована на портале № 18278

ресурс]: Руководство к лабораторной работе / Коновалов В.Ф., Шалимов В.А. – Томск: ТУСУР, 2012. – 11 с. [Электронный ресурс]. - http://tu.tusur.ru/upload/liblink/elect.rar

6. Электроника [Электронный ресурс]: Учебное пособие по проведению практических занятий / Коновалов В.Ф. – Томск: ТУСУР, 2012. – 9 с. [Электронный ресурс]. - http://tu.tusur.ru/upload/liblink/elect.rar

7. Легостаев Н.С., Четвергов К.В. Микросхемотехника: Руководство к организации самостоятельной работы. – Томск: Томский государственный университет систем управления и радиоэлектроники, 2012. – 46 с. [Электронный ресурс]. - http://www.ie.tusur.ru/docs/lns/mst.zip

12.3.2 Учебно-методические пособия для лиц с ограниченными возможностями здоровья

Учебно-методические материалы для самостоятельной и аудиторной работы обучающихся из числа инвалидов предоставляются в формах, адаптированных к ограничениям их здоровья и восприятия информации.

Для лиц с нарушениями зрения:

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

- в форме электронного документа;
- в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

- в форме электронного документа;
- в печатной форме.

12.4. Базы данных, информационно-справочные, поисковые системы и требуемое программное обеспечение

1. Сайт кафедры ТУ http://tu.tusur.ru Научно-образовательный портал ТУСУР http://edu.tusur.ru/

13. Материально-техническое обеспечение дисциплины

13.1. Общие требования к материально-техническому обеспечению дисциплины

13.1.1. Материально-техническое обеспечение для лекционных занятий

Для проведения занятий лекционного типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации используется учебная аудитория, с количеством посадочных мест не менее 100, оборудованная доской и стандартной учебной мебелью. Имеются наглядные пособия в виде презентаций по лекционным разделам дисциплины.

13.1.2. Материально-техническое обеспечение для практических занятий

Для проведения практических (семинарских) занятий используется учебная аудитория, расположенная по адресу 634034, Томская область, г. Томск, Вершинина улица, д. 47, 2этаж, ауд. 218 . Состав оборудования: Учебная мебель; Доска магнитно-маркерная.

13.1.3. Материально-техническое обеспечение для лабораторных работ

Для проведения лабораторных занятий используется учебно-исследовательская лаборатория, расположенная по адресу 634034, Томская область, г. Томск, Вершинина улица, д. 47, 2 этаж, ауд. 218. Состав оборудования: Учебная мебель;лабораторные макеты со сменными лицевыми панелями в количестве 6 шт. лицевых панелей 18шт.

13.1.4. Материально-техническое обеспечение для самостоятельной работы

Для самостоятельной работы используется учебная аудитория (компьютерный класс), расположенная по адресу 634034, г. Томск, ул. Вершинина, 47, 2 этаж, ауд. 218. Состав оборудования: учебная мебель; лабораторные макеты, методические указания .

13.2. Материально-техническое обеспечение дисциплины для лиц с ограниченными возможностями здоровья

Освоение дисциплины лицами с ОВЗ осуществляется с использованием средств обучения общего и специального назначения.

При обучении студентов **с нарушениями слуха** предусмотрено использование звукоусили-

Согласована на портале № 18278

вающей аппаратуры, мультимедийных средств и других технических средств приема/передачи учебной информации в доступных формах для студентов с нарушениями слуха, мобильной системы обучения для студентов с инвалидностью, портативной индукционной системы. Учебная аудитория, в которой обучаются студенты с нарушением слуха, оборудована компьютерной техникой, аудиотехникой, видеотехникой, электронной доской, мультимедийной системой.

При обучении студентов **с нарушениями зрениями** предусмотрено использование в лекционных и учебных аудиториях возможности просмотра удаленных объектов (например, текста на доске или слайда на экране) при помощи видеоувеличителей для удаленного просмотра.

При обучении студентов **с нарушениями опорно-двигательного аппарата** используются альтернативные устройства ввода информации и другие технические средства приема/передачи учебной информации в доступных формах для студентов с нарушениями опорно-двигательного аппарата, мобильной системы обучения для людей с инвалидностью.

14. Фонд оценочных средств

14.1. Основные требования к фонду оценочных средств и методические рекомендации

Фонд оценочных средств и типовые контрольные задания, используемые для оценки сформированности и освоения закрепленных за дисциплиной компетенций при проведении текущей, промежуточной аттестации по дисциплине приведен в приложении к рабочей программе.

14.2 Требования к фонду оценочных средств для лиц с ограниченными возможностями здоровья

Для студентов с инвалидностью предусмотрены дополнительные оценочные средства, перечень которых указан в таблице.

Таблица 14 – Дополнительные средства оценивания для студентов с инвалидностью

Категории студентов	Виды дополнительных оценочных средств	Формы контроля и оценки результатов обучения
С нарушениями слуха	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы	Преимущественно письменная проверка
С нарушениями зрения	Собеседование по вопросам к зачету, опрос по терминам	Преимущественно устная проверка (индивидуально)
С нарушениями опорно-двигательного аппарата	Решение дистанционных тестов, контрольные работы, письменные самостоятельные работы, вопросы к зачету	Преимущественно дистанционными методами
С ограничениями по общемедицинским показаниям	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы, устные ответы	Преимущественно проверка методами, исходя из состояния обучающегося на момент проверки

14.3 Методические рекомендации по оценочным средствам для лиц с ограниченными возможностями здоровья

Для студентов с ОВЗ предусматривается доступная форма предоставления заданий оценочных средств, а именно:

- в печатной форме;
- в печатной форме с увеличенным шрифтом;
- в форме электронного документа;
- методом чтения ассистентом задания вслух;
- предоставление задания с использованием сурдоперевода.

Студентам с инвалидностью увеличивается время на подготовку ответов на контрольные вопросы. Для таких студентов предусматривается доступная форма предоставления ответов на задания, а именно:

- письменно на бумаге;
- набор ответов на компьютере;

Согласована на портале № 18278

– набор ответов с использованием услуг ассистента;
– представление ответов устно.

Процедура оценивания результатов обучения инвалидов по дисциплине предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации:

Для лиц с нарушениями зрения:

– в форме электронного документа;
– в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

– в форме электронного документа;
– в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

– в форме электронного документа;
– в печатной форме.

При необходимости для обучающихся с инвалидностью процедура оценивания результатов обучения может проводиться в несколько этапов.

Согласована на портале № 18278

Приложение 1

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РФ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

УТВЕРЖДАЮ
Проректор по учебной работе
_____ П. Е. Троян
«___» _____ 20__ г.

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ПО УЧЕБНОЙ ДИСЦИПЛИНЕ

Электроника и схемотехника

Уровень образования: **высшее образование - специалитет**
Направление подготовки (специальность): **10.05.02 Информационная безопасность телекоммуникационных систем**
Направленность (профиль): **Безопасность телекоммуникационных систем информационного взаимодействия**
Форма обучения: **очная**
Факультет: **РТФ, Радиотехнический факультет**
Кафедра: **РЗИ, Кафедра радиоэлектроники и защиты информации**
Курс: **3**
Семестр: **5**

Учебный план набора 2012 года

Разработчики:
- профессор каф. ТУ В. А. Шалимов

Экзамен: 5 семестр

Томск 2017

Согласована на портале № 18278

1. Введение

Фонд оценочных средств (ФОС) является приложением к рабочей программе дисциплины (практики) и представляет собой совокупность контрольно-измерительных материалов (типовые задачи (задания), контрольные работы, тесты и др.) и методов их использования, предназначенных для измерения уровня достижения студентом установленных результатов обучения.

ФОС по дисциплине (практике) используется при проведении текущего контроля успеваемости и промежуточной аттестации студентов.

Перечень закрепленных за дисциплиной (практикой) компетенций приведен в таблице 1.

Таблица 1 – Перечень закрепленных за дисциплиной компетенций

Код	Формулировка компетенции	Этапы формирования компетенций
ОПК-3	способностью применять положения теорий электрических цепей, радиотехнических сигналов, распространения радиоволн, цифровой обработки сигналов, информации и кодирования, электрической связи для решения профессиональных задач	Должен знать устройство и принцип действия, условные графические обозначения транзисторных ключей, логических элементов «И», «ИЛИ» на дискретных и интегральных компонентах. - устройство и принцип действия, условные графические обозначения усилителей и преобразователей аналоговых электрических сигналов на полевых и биполярных транзисторах, операционных усилителях. микросхемотехнику, принципы работы базовых каскадов логических элементов цифровых схем и выполнять их моделирование по типовым методикам; - построение элементов памяти статического и динамического типа и устройств на их основе. ; Должен уметь объяснять физическое назначение элементов аналоговых и цифровых схем и их влияние на параметры базовых каскадов. - проводить электрические расчеты элементов отдельных каскадов с использованием стандартных пакетов прикладных программ. ; Должен владеть навыками измерения характеристик и параметров цифровых и аналоговых интегральных схем и методами математического моделирования компонентов и схем; - навыками объективной оценки возможностей функциональной электроники. ;

Общие характеристики показателей и критериев оценивания компетенций на всех этапах приведены в таблице 2.

Таблица 2 – Общие характеристики показателей и критериев оценивания компетенций по этапам

Показатели и критерии	Знать	Уметь	Владеть
Отлично (высокий уровень)	Обладает фактическими и теоретическими знаниями в пределах изучаемой области с пониманием границ применимости	Обладает диапазоном практических умений, требуемых для развития творческих решений, абстрагирования проблем	Контролирует работу, проводит оценку, совершенствует действия работы
Хорошо (базовый	Знает факты, принципы,	Обладает диапазоном	Берет ответственность за

Согласована на портале № 18278

уровень)	процессы, общие понятия в пределах изучаемой области	практических умений, требуемых для решения определенных проблем в области исследования	завершение задач в исследовании, приспосабливает свое поведение к обстоятельствам в решении проблем
Удовлетворительно (пороговый уровень)	Обладает базовыми общими знаниями	Обладает основными умениями, требуемыми для выполнения простых задач	Работает при прямом наблюдении

2 Реализация компетенций

2.1 Компетенция ОПК-3

ОПК-3: способностью применять положения теорий электрических цепей, радиотехнических сигналов, распространения радиоволн, цифровой обработки сигналов, информации и кодирования, электрической связи для решения профессиональных задач.

Для формирования компетенции необходимо осуществить ряд этапов. Этапы формирования компетенции, применяемые для этого виды занятий и используемые средства оценивания представлены в таблице 3.

Таблица 3 – Этапы формирования компетенции и используемые средства оценивания

Состав	Знать	Уметь	Владеть
Содержание этапов	основные методы расчета и моделирования электрических цепей; базовое программное обеспечение для создания математических моделей электрических цепей.	проводить расчеты в соответствии с техническим заданием характеристик электрических цепей; использовать методы и алгоритмы расчета в соответствии с изученным материалом.	навыками самостоятельной работы на компьютере и в компьютерных сетях при анализе и расчете характеристик электрических цепей; навыками анализа данных, обобщения и формирования при решении профессиональных задач
Виды занятий	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Интерактивные лекции; • Практические занятия; • Лабораторные работы; • Лекции; • Самостоятельная работа;	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Интерактивные лекции; • Практические занятия; • Лабораторные работы; • Лекции; • Самостоятельная работа;	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Лабораторные работы; • Самостоятельная работа;
Используемые средства оценивания	• Отчет по лабораторной работе; • Опрос на занятиях; • Отчет по практическому занятию; • Экзамен;	• Отчет по лабораторной работе; • Опрос на занятиях; • Отчет по практическому занятию; • Экзамен;	• Отчет по лабораторной работе; • Отчет по практическому занятию; • Экзамен;

Формулировка показателей и критериев оценивания данной компетенции приведена в таблице 4.

Согласована на портале № 18278

Таблица 4 – Показатели и критерии оценивания компетенции на этапах

Состав	Знать	Уметь	Владеть
Отлично (высокий уровень)	• навыками самостоятельной работы на компьютере и в компьютерных сетях при анализе и расчете характеристик электрических цепей; навыками анализа данных, обобщения и формирования при решении профессиональных задач;	• • свободно применяет методы и алгоритмы решения задач по определению характеристик электрических цепей;	• свободно владеет разными методами решения задач анализа и расчета характеристик электрических цепей;
Хорошо (базовый уровень)	• понимает связи между различными понятиями в области применения методов анализа и расчета электрических цепей; • представляет приемы и результаты анализа технической информации.;	• • самостоятельно подбирает методы решения задач по определению характеристик электрических цепей;	• владеет разными методами решения задач анализа и расчета характеристик электрических цепей;
Удовлетворительно (пороговый уровень)	• дает определения основных понятий в области изученной информации; • воспроизводит основные методы анализа и расчета характеристик;	• • умеет работать со справочной литературой; • умеет представлять результаты своей работы;	• способен корректно представить знания и информацию по методам анализа и расчета электрических цепей;

3 Типовые контрольные задания

Для реализации вышеперечисленных задач обучения используются типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы, в следующем составе.

3.1 Темы опросов на занятиях

– Логические схемы «И», «ИЛИ», «НЕ», принципы функционирования. Основные характеристики и параметры логических элементов.

– Принципиальная схема насыщенного ключа. Статические режимы насыщенного ключа. Переходные процессы в насыщенном ключе при открывании транзистора. Переходные процессы в насыщенном ключе при закрывании транзистора. Методы и схемные решения позволяющие уменьшить время переходного процесса в насыщенном ключе

– Базовые элементы ТТЛ. Элементы эмиттерно-связанной логики (ЭСЛ). Достоинства и недостатки ЭСЛ. Базовые элементы ЭСЛ.

– Инвертор на n-канальных МДП-транзисторах. Инвертор на комплементарных МДП-транзисторах. Базовые логические элементы на полевых транзисторах.

– Логические элементы динамического типа на МДП-транзисторах.

– Триггеры на биполярных и полевых транзисторах, флэш-память.

– Основы функциональной электроники. Перспективы развития микроэлектроники, наноэлектроника.

3.2 Экзаменационные вопросы

– Логические схемы на биполярных и полевых транзисторах,элементы памяти статическо-

Согласована на портале № 18278

го и динамического типов, усилители на полевых и биполярных транзисторах, элементы функциональной электроники.

3.3 Вопросы для подготовки к практическим занятиям, семинарам

- Расчет насыщенного ключа на биполярных транзисторах
- Расчет схем «И» на биполярных транзисторах
- Расчет схем «ИЛИ» на биполярных транзисторах
- Расчет схем «НЕ» на полевых транзисторах
- Расчет схем «ИЛИ» на полевых транзисторах

3.4 Темы лабораторных работ

- Исследование насыщенного транзисторного ключа
- Исследование элементов ТТЛ
- Исследование логических элементов на КМДП структуре
- Исследование симметричного триггера
- Исследование делителя частоты следования импульсов

4 Методические материалы

Для обеспечения процесса обучения и решения задач обучения используются следующие материалы:

- методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы фор-мирования компетенций, согласно п. 12 рабочей программы.

4.1. Основная литература

1. Легостаев Н.С., Троян П.Е., Четвергов К.В. Микроэлектроника: Учебное пособие. – Томск: Томский государственный университет систем управления и радиоэлектроники, 2011. – 411с. [Электронный ресурс]. - http://www.ie.tusur.ru/docs/mel_grif.zip

4.2. Дополнительная литература

1. Гусев В.Г. Электроника: Учебное пособие для вузов. – 2-е изд., перераб. и доп. – М.: Высшая школа, 1991. – 622 с. (73) (наличие в библиотеке ТУСУР - 73 экз.)

2. Ицкович В.М. Электроника. Учебное пособие для вузов. – Томск: Издательство Томского университета, 2006. – 358 с. (114) (наличие в библиотеке ТУСУР - 114 экз.)

4.3. Обязательные учебно-методические пособия

1. Исследование логического элемента на комплементарных полевых транзисторах с индуцированным каналом (КМДП) [Электронный ресурс]: Руководство к лабораторным работам / Коновалов В.Ф. – Томск: ТУСУР, 2012. – 26 с. [Электронный ресурс]. - http://tu.tusur.ru/upload/liblink/elect.rar

2. Исследование базового элемента транзисторно-транзисторной логики (ТТЛ) [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф. – Томск: ТУСУР, 2012. – 26 с. [Электронный ресурс]. - http://tu.tusur.ru/upload/liblink/elect.rar

3. Исследование насыщенного транзисторного ключа [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф., Ицкович В.М., Потехин В.А. – Томск: ТУСУР, 2012. – 18 с. [Электронный ресурс]. - http://tu.tusur.ru/upload/liblink/elect.rar

4. Исследование вольтамперных характеристик полевых транзисторов [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф., Шалимов В.А. – Томск: ТУСУР, 2012. – 11 с. [Электронный ресурс]. - http://tu.tusur.ru/upload/liblink/elect.rar

5. Исследование вольтамперных характеристик биполярных транзисторов [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф., Шалимов В.А. – Томск: ТУСУР, 2012. – 11 с. [Электронный ресурс]. - http://tu.tusur.ru/upload/liblink/elect.rar

6. Электроника [Электронный ресурс]: Учебное пособие по проведению практических занятий / Коновалов В.Ф. – Томск: ТУСУР, 2012. – 9 с. [Электронный ресурс]. - http://tu.tusur.ru/upload/liblink/elect.rar

7. Легостаев Н.С., Четвергов К.В. Микросхемотехника: Руководство к организации самостоятельной работы. – Томск: Томский государственный университет систем управления и радио-

Согласована на портале № 18278

электроники, 2012. – 46 с. [Электронный ресурс]. - http://www.ie.tusur.ru/docs/lns/mst.zip

4.4. Базы данных, информационно справочные и поисковые системы

1. Сайт кафедры ТУ http://tu.tusur.ru Научно-образовательный портал ТУСУР http://edu.tusur.ru/

Согласована на портале № 18278