МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РФ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

УТВЕРЖДАЮ
Проректор по учебной работе
_____ П. Е. Троян
«___» _____ 20__ г.

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

Микропроцессорные устройства

Уровень образования: **высшее образование - бакалавриат**
Направление подготовки (специальность): **27.03.04 Управление в технических системах**
Направленность (профиль): **Управление в робототехнических системах**
Форма обучения: **очная**
Факультет: **ФВС, Факультет вычислительных систем**
Кафедра: **КСУП, Кафедра компьютерных систем в управлении и проектировании**
Курс: **3**
Семестр: **5**
Учебный план набора 2017 года

Распределение рабочего времени

№	Виды учебной деятельности	5 семестр	Всего	Единицы
1	Лекции	36	36	часов
2	Практические занятия	18	18	часов
3	Лабораторные работы	18	18	часов
4	Всего аудиторных занятий	72	72	часов
5	Из них в интерактивной форме	16	16	часов
6	Самостоятельная работа	72	72	часов
7	Всего (без экзамена)	144	144	часов
8	Общая трудоемкость	144	144	часов
		4.0	4.0	З.Е

Зачет: 5 семестр

Томск 2017

Согласована на портале № 18925

Рассмотрена и одобрена на заседании кафедры
протокол № 17 от «21» 4 2017 г.

ЛИСТ СОГЛАСОВАНИЙ

Рабочая программа составлена с учетом требований федерального государственного образовательного стандарта высшего образования (ФГОС ВО) по направлению подготовки (специальности) 27.03.04 Управление в технических системах, утвержденного 20 октября 2015 года, рассмотрена и утверждена на заседании кафедры «___» _____ 20__ года, протокол №_____.

Разработчик:

к.т.н., доцент каф. КСУП _____ В. П. Коцубинский

Заведующий обеспечивающей каф.
КСУП _____ Ю. А. Шурыгин

Рабочая программа согласована с факультетом, профилирующей и выпускающей кафедрами направления подготовки (специальности).

Декан ФВС _____ Л. А. Козлова

Заведующий выпускающей каф.
КСУП _____ Ю. А. Шурыгин

Эксперт:

к.т.н., доцент каф. КСУП ТУСУР _____ Н. Ю. Хабибулина

Согласована на портале № 18925

1. Цели и задачи дисциплины

1.1. Цели дисциплины

формирование системного базового представления, первичных знаний, умений и навыков студентов по основам микропроцессорных систем, достаточных для дальнейшего продолжения образования и самообразования в области вычислительной техники и в смежных областях; изучение принципов построения, функциональных возможностей и архитектурных решений современных микропроцессорных систем (МПС), микроконтроллеров (МК) и промышленных ЭВМ; освоение методики проектирования микропроцессорных систем.

1.2. Задачи дисциплины

– Задачи дисциплины сформировать представления о: принципах построения и функциональных возможностях микропроцессорных систем, микроконтроллеров и промышленных ЭВМ; состоянии развития современной элементной базы, ведущих мировых изготовителях и отечественных поставщиках электронных и микропроцессорных компонентов; методике проектирования микропроцессорных систем.

2. Место дисциплины в структуре ОПОП

Дисциплина «Микропроцессорные устройства» (Б1.В.ДВ.1.1) относится к блоку 1 (вариативная часть).

Предшествующими дисциплинами, формирующими начальные знания, являются следующие дисциплины: Вычислительные машины, системы и сети, Электротехника, электроника и схемотехника, Элементы и устройства систем автоматики.

Последующими дисциплинами являются: Автоматизированные комплексы распределенного управления, Информационные сети и телекоммуникации.

3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

– ОПК-7 способностью учитывать современные тенденции развития электроники, измерительной и вычислительной техники, информационных технологий в своей профессиональной деятельности;

– ПК-3 готовностью участвовать в составлении аналитических обзоров и научно-технических отчетов по результатам выполненной работы, в подготовке публикаций по результатам исследований и разработок;

– ПК-9 способностью проводить техническое оснащение рабочих мест и размещение технологического оборудования;

– ПК-10 готовностью к участию в работах по изготовлению, отладке и сдаче в эксплуатацию систем и средств автоматизации и управления;

В результате изучения дисциплины студент должен:

– **знать** Принципы построения микропроцессорных систем и микроконтроллеров; Основные микропроцессорные семейства отечественного и зарубежного производства; Вопросы аппаратной и программной организации микропроцессорных систем; Инструментальные средства отладки, диагностики и проектирования микропроцессорных систем и микроконтроллеров.

– **уметь** использовать инструментальные средства отладки, диагностики и проектирования микропроцессорных систем и микроконтроллеров; применять микропроцессорные устройства и системы в автоматизированных системах управления технологическим процессом (АСУТП).

– **владеть** Инструментальные средства отладки, диагностики и проектирования микропроцессорных систем и микроконтроллеров; Навыками проектирования микропроцессорные устройства в АСУТП.

4. Объем дисциплины и виды учебной работы

Общая трудоемкость дисциплины составляет 4.0 зачетных единицы и представлена в таблице 4.1.

Таблица 4.1 – Трудоемкость дисциплины

Виды учебной деятельности	Всего часов	Семестры

Согласована на портале № 18925

		5 семестр
Аудиторные занятия (всего)	72	72
Лекции	36	36
Практические занятия	18	18
Лабораторные работы	18	18
Из них в интерактивной форме	16	16
Самостоятельная работа (всего)	72	72
Проработка лекционного материала	16	16
Самостоятельное изучение тем (вопросов) теоретической части курса	46	46
Подготовка к практическим занятиям, семинарам	10	10
Всего (без экзамена)	144	144
Общая трудоемкость ч	144	144
Зачетные Единицы	4.0	4.0

5. Содержание дисциплины

5.1. Разделы дисциплины и виды занятий

Разделы дисциплины и виды занятий приведены в таблице 5.1.

Таблица 5.1 – Разделы дисциплины и виды занятий

Названия разделов дисциплины	Лекции	Практические занятия	Лабораторные работы	Самостоятельная работа	Всего часов (без экзамена)	Формируемые компетенции
5 семестр						
1 Назначение и области применения микропроцессорных устройств	4	0	0	14	18	ОПК-7, ПК-3
2 Микропроцессор. Архитектура	2	0	0	0	2	ОПК-7, ПК-3
3 Память в микропроцессорных системах	4	2	0	2	8	ОПК-7, ПК-3
4 Интерфейсные устройства ввода/вывода информации в микропроцессорных системах	4	0	8	0	12	ОПК-7, ПК-10, ПК-3, ПК-9
5 Внутренняя структура современного микроконтроллера	2	0	0	16	18	ОПК-7, ПК-3, ПК-9
6 Классификация микроконтроллеров	1	0	0	0	1	ОПК-7, ПК-3
7 Программное обеспечение микропроцессоров	2	0	2	0	4	ОПК-7, ПК-10, ПК-3
8 Критерии выбора микропроцессора	1	0	0	16	17	ОПК-7, ПК-3
9 Классификация и анализ современного состояния рынка микроконтролле-	2	0	4	0	6	ОПК-7, ПК-10, ПК-3, ПК-

Согласована на портале № 18925

ров на примере наиболее ярких представителей						9
10 Школа цифровой обработки сигналов	8	16	4	8	36	ОПК-7, ПК-10, ПК-3
11 Проектирование микропроцессорных систем	6	0	0	16	22	ОПК-7, ПК-10, ПК-3, ПК-9
Итого за семестр	36	18	18	72	144	
Итого	36	18	18	72	144	

5.2. Содержание разделов дисциплины (по лекциям)

Содержание разделов дисциплин (по лекциям) приведено в таблице 5.2.

Таблица 5.2 - Содержание разделов дисциплин (по лекциям)

Названия разделов	Содержание разделов дисциплины по лекциям	Трудоемкость, ч	Формируемые компетенции
5 семестр			
1 Назначение и области применения микропроцессорных устройств	• Предмет, объект, метод, цели и задачи дисциплины "Микропроцессорные системы". • Первые определения и понятия. Контроллер, промышленный компьютер, микропроцессор, микроконтроллер, микропроцессорный комплект и т.д. • Назначение и области применения микропроцессорных устройств : товары народного потребления, промышленность, АСУТП и т.д. • Представление информации в микропроцессорных системах • Последовательный и параллельный способ представления информации	4	ОПК-7
	Итого	4	
2 Микропроцессор. Архитектура	• Основные части микропроцессорного устройства; • Определение и назначение процессора. • Обзор и характеристики архитектур микропроцессоров; • Микропроцессор. Определение, типовой состав; • Принцип действия и внутреннее устройство микропроцессоров; • Назначение составных частей микропроцессора; • АЛУ. Определение, функции, основные операции, выполняемые в АЛУ.	2	ОПК-7, ПК-3
	Итого	2	
3 Память в микропроцессорных системах	• Память в микропроцессорных системах – определение, назначение, классификация; • Основные характеристики полупроводниковой памяти; • Типы	4	ОПК-7, ПК-3

Согласована на портале № 18925

	микросхемы оперативных запоминающих устройств (ОЗУ); • Типы микросхем постоянных запоминающих устройств (ПЗУ); • Буферная и стековая память в микропроцессорных устройствах.		
	Итого	4	
4 Интерфейсные устройства ввода/вывода информации в микропроцессорных системах	• Последовательный и параллельный способ передачи информации. Определение, характеристики, примеры; • Структура и принцип работы параллельной шины; • Режимы обмена между микропроцессорными устройствами: дуплексный, полудуплексный и симплексный; • Реализация и применение синхронной и асинхронной последовательной передачи данных; • Алгоритм работы асинхронной последовательной передачи данных.	4	ОПК-7, ПК-3
	Итого	4	
5 Внутренняя структура современного микроконтроллера	• Краткая история микропроцессоров • Основные характеристики микропроцессоров • История архитектур. Основные черты RISC и CISC концепции построения микроконтроллера; • Структура и назначение основных блоков современного микроконтроллера • Вычислительный блок; • Память программ и данных; • Порты ввода/вывода; • Периферийные устройства: таймеры/счетчики, аналого - цифровой преобразователь, аналоговый компаратор, параллельный и последовательный порт; • Режимы пониженного энергопотребления микроконтроллера.	2	ОПК-7, ПК-3
	Итого	2	
6 Классификация микроконтроллеров	• Четырехразрядные микроконтроллеры; • Восьмиразрядные микроконтроллеры; • Шестнадцати- и тридцати разрядные микроконтроллеры; • Процессоры цифровой обработки сигналов.	1	ОПК-7, ПК-3
	Итого	1	
7 Программное обеспечение микропроцессоров	• Общие принципы разработки программного обеспечения МПС; • Компиляторы и программаторы; • Инструментальные средства разработки и отладки программ для микроконтроллеров: внутрисхемные эмуляторы, программные симуляторы, платы развития(оценочные платы), мониторы отладки, эмуляторы ПЗУ.	2	ОПК-7, ПК-10, ПК-3

Согласована на портале № 18925

	Итого	2	
8 Критерии выбора микропроцессора	• Основные системные и функциональные требования; • Система и выполнение команд; • Характеристика поставщика и производителя; • Критерии оценки при выборе микропроцессора: технические характеристики, эксплуатационные характеристики, потребительские свойства.	1	ОПК-7, ПК-3
	Итого	1	
9 Классификация и анализ современного состояния рынка микроконтроллеров на примере наиболее ярких представителей	• Восьмиразрядные RISC микроконтроллеры: Atmel, Microchip, Scenix, Ангстрем; • Восьмиразрядные CISC микроконтроллеры: Motorolla, Zilog, Samsung; • Шестнадцатиразрядные микроконтроллеры фирм Hitachi и Advanced Micro Devices.	2	ОПК-7, ПК-3, ПК-9
	Итого	2	
10 Школа цифровой обработки сигналов	• Типовой состав системы на базе цифрового процессора обработки сигналов (ЦПОС). • Достоинства цифровой обработки сигналов в измерительных приборах • Особенности процессоров цифровой обработки сигналов.	8	ОПК-7, ПК-10
	Итого	8	
11 Проектирование микропроцессорных систем	• Уровни представления микропроцессорной системы. • Ошибки, неисправности, дефекты на всех стадиях жизненного цикла микропроцессорной системы. • Этапы проектирования микропроцессорных систем. Функции и задачи, решаемые на каждом этапе. Источники ошибок при проектировании. • Функции и средства отладки микропроцессорной системы • Комплексная отладка микропроцессорных систем.	6	ОПК-7, ПК-10, ПК-9
	Итого	6	
Итого за семестр		36	

5.3. Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами

Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами представлены в таблице 5.3.

Таблица 5.3 - Разделы дисциплины и междисциплинарные связи

Наименование дисциплин	№ разделов данной дисциплины, для которых необходимо изучение обеспечивающих и обеспечиваемых дисциплин										
	1	2	3	4	5	6	7	8	9	10	11
Предшествующие дисциплины											
1 Вычислительные ма-			+	+			+				

Согласована на портале № 18925

шины, системы и сети											
2 Электротехника, электроника и схемотехника		+	+	+							
3 Элементы и устройства систем автоматики					+	+	+		+		+
Последующие дисциплины											
1 Автоматизированные комплексы распределенного управления				+	+			+	+	+	+
2 Информационные сети и телекоммуникации					+					+	+

5.4. Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий представлено в таблице 5.4

Таблица 5.4 – Соответствие компетенций и видов занятий, формируемых при изучении дисциплины

Компетенции	Виды занятий				Формы контроля
	Лекции	Практические занятия	Лабораторные работы	Самостоятельная работа	
ОПК-7	+	+	+	+	Контрольная работа, Отчет по лабораторной работе, Опрос на занятиях
ПК-3	+	+	+	+	Контрольная работа, Отчет по лабораторной работе, Опрос на занятиях
ПК-9	+		+	+	Контрольная работа, Защита отчета, Отчет по лабораторной работе, Опрос на занятиях
ПК-10	+	+	+	+	Контрольная работа, Защита отчета, Отчет по лабораторной работе, Опрос на занятиях

6. Интерактивные методы и формы организации обучения

Технологии интерактивного обучения при разных формах занятий в часах приведены в таблице 6.1

Таблица 6.1 – Технологии интерактивного обучения при разных формах занятий в часах

Методы	Интерактивные практические занятия	Интерактивные лабораторные занятия	Интерактивные лекции	Всего
5 семестр				

Согласована на портале № 18925

Работа в команде		6		6
Презентации с использованием интерактивной доски с обсуждением	6		4	10
Итого за семестр:	6	6	4	16
Итого	6	6	4	16

7. Лабораторные работы

Наименование лабораторных работ приведено в таблице 7.1.

Таблица 7. 1 – Наименование лабораторных работ

Названия разделов	Наименование лабораторных работ	Трудоемкость, ч	Формируемые компетенции
5 семестр			
4 Интерфейсные устройства ввода/вывода информации в микропроцессорных системах	Ввод/вывод. Обращение к подпрограммам. Выполнение арифметических и логических команд	2	ПК-3, ОПК-7, ПК-9, ПК-10
	Контроллер клавиатуры и дисплея учебного микропроцессорного комплекта	2	
	Исследование работы знакогенерирующего жидкокристаллического индикатора (ЖКИ)	2	
	Ввод/вывод. Обращение к подпрограммам. Выполнение арифметических и логических команд	2	
	Итого	8	
7 Программное обеспечение микропроцессоров	Программная модель и система команд лабораторного стенда SDK 1.1	2	ОПК-7, ПК-3
	Итого	2	
9 Классификация и анализ современного состояния рынка микроконтроллеров на примере наиболее ярких представителей	Исследование режимов работы модуля последовательного интерфейса (UART), организация взаимодействия двух лабораторных стендов SDK 1.1 через этот интерфейс	4	ОПК-7, ПК-10, ПК-3
	Итого	4	
10 Школа цифровой обработки сигналов	Исследование режимов работы модуля последовательного интерфейса (UART), ADSP 2181	4	ОПК-7, ПК-3
	Итого	4	
Итого за семестр		18	

8. Практические занятия (семинары)

Наименование практических занятий (семинаров) приведено в таблице 8.1.

Согласована на портале № 18925

Таблица 8. 1 – Наименование практических занятий (семинаров)

Названия разделов	Наименование практических занятий (семинаров)	Трудоемкость, ч	Формируемые компетенции
5 семестр			
3 Память в микропроцессорных системах	Виды постоянно запоминающих устройств.Внутренняя структура ПЗУ, емкость затвор сток, как основной элемент памяти.Современная элементная база для реализации FLASH памяти	2	ОПК-7
	Итого	2	
10 Школа цифровой обработки сигналов	Основные алгоритмы цифоровой обработки сигналов(ЦОС).Быстрое преобразование Фурье для ЦОС.Методы сокращения расчетов при быстром преобразованиии Фурье.Реализация операции свертки на цифровых сигнальных процессорах.Цифровые фильтры.Фильтр с конечной импульсной характеристикой, способы реализации на цифровых сигнальных процессорах.Фильтр с бесконечной импульсной характеристикой, способы реализации на цифровых сигнальных процессорах.	16	ПК-10, ПК-3
	Итого	16	
Итого за семестр		18	

9. Самостоятельная работа

Виды самостоятельной работы, трудоемкость и формируемые компетенции представлены в таблице 9.1.

Таблица 9.1 - Виды самостоятельной работы, трудоемкость и формируемые компетенции

Названия разделов	Виды самостоятельной работы	Трудоемкость, ч	Формируемые компетенции	Формы контроля
5 семестр				
1 Назначение и области применения микропроцессорных устройств	Самостоятельное изучение тем (вопросов) теоретической части курса	14	ОПК-7, ПК-3	Контрольная работа, Опрос на занятиях
	Итого	14		
3 Память в микропроцессорных системах	Подготовка к практическим занятиям, семинарам	2	ОПК-7	Контрольная работа, Опрос на занятиях
	Итого	2		

Согласована на портале № 18925

5 Внутренняя структура современного микроконтроллера	Самостоятельное изучение тем (вопросов) теоретической части курса	16	ОПК-7, ПК-9	Контрольная работа, Опрос на занятиях
	Итого	16		
8 Критерии выбора микропроцессора	Проработка лекционного материала	16	ОПК-7, ПК-3	Контрольная работа, Опрос на занятиях
	Итого	16		
10 Школа цифровой обработки сигналов	Подготовка к практическим занятиям, семинарам	8	ПК-10, ПК-3	Контрольная работа, Опрос на занятиях
	Итого	8		
11 Проектирование микропроцессорных систем	Самостоятельное изучение тем (вопросов) теоретической части курса	16	ОПК-7, ПК-10, ПК-3, ПК-9	Контрольная работа, Опрос на занятиях
	Итого	16		
Итого за семестр		72		
Итого		72		

9.1. Темы для самостоятельного изучения теоретической части курса

1. История семейства микроконтроллеров фирмы Intel от i4004 до i8051
2. История семейства микроконтроллеров фирмы Motorola
3. История семейства микроконтроллеров фирмы Texas Instruments
4. История семейства микроконтроллеров фирмы Analog Devices
5. История семейства микроконтроллеров фирмы ARM
6. Архитектура семейства микроконтроллеров фирмы Intel от i4004 до i8051
7. Архитектура семейства микроконтроллеров фирмы Motorola
8. Архитектура семейства микроконтроллеров AVR фирмы Atmel
9. Архитектура семейства микроконтроллеров ADSP фирмы Analog Devices
10. Архитектура семейства микроконтроллеров фирмы ARM
11. Выделите преимущества современных АРМ на основе ПК, в сравнении с ранее существовавшими АРМ на основе мнемощитов и пультов управления.
12. Представьте функциональную схему типового контроллера в системах АСУТП, и опишите функции и задачи каждого его блока.

9.2. Вопросы на проработку лекционного материала

1. Семейства 8- и 32-разрядных микроконтроллеров AVR фирмы Atmel
2. Семейства 16 и 32-разрядных микроконтроллеров ADSP фирмы Analog Devices
3. Семейства 8- и 32-разрядных микроконтроллеров фирмы ARM

10. Курсовая работа (проект)

Не предусмотрено РУП

11. Рейтинговая система для оценки успеваемости студентов

11.1. Балльные оценки для элементов контроля

Таблица 11.1 – Балльные оценки для элементов контроля

Элементы учебной деятельности	Максимальный балл на 1-ую КТ с начала семестра	Максимальный балл за период между 1КТ и 2КТ	Максимальный балл за период между 2КТ и на конец семестра	Всего за семестр
5 семестр				
Защита отчета			30	30

Согласована на портале № 18925

Контрольная работа	5		5	10
Опрос на занятиях	5	5		10
Отчет по лабораторной работе	5	15	30	50
Итого максимум за период	15	20	65	100
Нарастающим итогом	15	35	100	100

11.2. Пересчет баллов в оценки за контрольные точки

Пересчет баллов в оценки за контрольные точки представлен в таблице 11.2.

Таблица 11. 2 – Пересчет баллов в оценки за контрольные точки

Баллы на дату контрольной точки	Оценка
≥ 90% от максимальной суммы баллов на дату КТ	5
От 70% до 89% от максимальной суммы баллов на дату КТ	4
От 60% до 69% от максимальной суммы баллов на дату КТ	3
< 60% от максимальной суммы баллов на дату КТ	2

11.3. Пересчет суммы баллов в традиционную и международную оценку

Пересчет суммы баллов в традиционную и международную оценку представлен в таблице 11.3.

Таблица 11. 3 – Пересчет суммы баллов в традиционную и международную оценку

Оценка (ГОС)	Итоговая сумма баллов, учитывает успешно сданный экзамен	Оценка (ECTS)
5 (отлично) (зачтено)	90 - 100	A (отлично)
4 (хорошо) (зачтено)	85 - 89	B (очень хорошо)
	75 - 84	C (хорошо)
	70 - 74	D (удовлетворительно)
3 (удовлетворительно) (зачтено)	65 - 69	
	60 - 64	E (посредственно)
2 (неудовлетворительно) (не зачтено)	Ниже 60 баллов	F (неудовлетворительно)

12. Учебно-методическое и информационное обеспечение дисциплины

12.1. Основная литература

1. Микропроцессорные устройства и системы: Учебное пособие / Русанов В. В., Шевелев М. Ю. - 2012. 184 с. [Электронный ресурс] - Режим доступа: http://edu.tusur.ru/publications/867, дата обращения: 24.04.2017.

12.2. Дополнительная литература

1. Шарапов А.В. Основы микропроцессорной техники: Учебное пособие рекомендованное СибРУМЦ - Томск : ТУСУР, 2007. - 187 с. (наличие в библиотеке ТУСУР - 160 экз.)

2. Калабеков Б. А. Цифровые устройства и микропроцессорные системы : Учебник ..- 2-е изд. - М. : Горячая линия-Телеком, 2007. - 336 с. (наличие в библиотеке ТУСУР - 135 экз.)

3. Рождественский Д.А. Микропроцессорные устройства в системах управления: Учебное пособие – Томск. ТМЦДО 2007 - 174с. (наличие в библиотеке ТУСУР - 32 экз.)

Согласована на портале № 18925

12.3 Учебно-методические пособия

12.3.1. Обязательные учебно-методические пособия

1. Микропроцессорные устройства и системы: Руководство к выполнению лабораторных работ / Русанов В. В., Шевелев М. Ю. - 2012. 23 с. [Электронный ресурс] - Режим доступа: http://edu.tusur.ru/publications/865, дата обращения: 24.04.2017.
2. Микропроцессорные устройства и системы: Руководство к организации самостоятельной работы / Русанов В. В., Шевелев М. Ю. - 2012. 91 с. [Электронный ресурс] - Режим доступа: http://edu.tusur.ru/publications/866, дата обращения: 24.04.2017.
3. Микропроцессорные устройства и системы: Методические указания по проведению практических работ / Антипин М. Е. - 2012. 4 с. [Электронный ресурс] - Режим доступа: http://edu.tusur.ru/publications/1486, дата обращения: 24.04.2017.

12.3.2 Учебно-методические пособия для лиц с ограниченными возможностями здоровья

Учебно-методические материалы для самостоятельной и аудиторной работы обучающихся из числа инвалидов предоставляются в формах, адаптированных к ограничениям их здоровья и восприятия информации.

Для лиц с нарушениями зрения:

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

- в форме электронного документа;
- в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

- в форме электронного документа;
- в печатной форме.

12.4. Базы данных, информационно-справочные, поисковые системы и требуемое программное обеспечение

1. http://www.google.com
2. http://www.kcup.tusur.ru/
3. http://www.new.kcup.tusur.ru/
4. http://ru.wikipedia.org

13. Материально-техническое обеспечение дисциплины

13.1. Общие требования к материально-техническому обеспечению дисциплины

13.1.1. Материально-техническое обеспечение для лекционных занятий

Для проведения занятий лекционного типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации используется учебная аудитория, с количеством посадочных мест не менее 22-24, оборудованная доской и стандартной учебной мебелью. Имеются наглядные пособия в виде презентаций по лекционным разделам дисциплины.

13.1.2. Материально-техническое обеспечение для практических занятий

Для проведения практических (семинарских) занятий используется учебная аудитория, расположенная по адресу 634034, Томская область, г. Томск, Вершинина улица, д. 74, 3 этаж, ауд. 330. Состав оборудования: Учебная мебель; Доска SmartBoard -1шт.; Коммутатор D-Link Switch 24 port - 1шт.; Компьютеры класса не ниже ПЭВМ INTEL Celeron D336 2.8ГГц. -9 шт. Используется лицензионное программное обеспечение, пакеты версией не ниже: Microsoft Windows XP Professional with SP3/Microsoft Windows 7 Professional with SP1; Microsoft Windows Server 2008 R2; VirtualBox 6.2. Имеется помещения для хранения и профилактического обслуживания учебного оборудования.

13.1.3. Материально-техническое обеспечение для лабораторных работ

Для проведения лабораторных занятий используется учебно-исследовательская вычислительная лаборатория, расположенная по адресу 634034, Томская область, г. Томск, Вершинина улица, д. 74, 3 этаж, ауд. 330. Состав оборудования: Учебная мебель; Экран SmartBoard – 1 шт.; Мультимедийный проектор LG – 1 шт.; Компьютеры класса не ниже Intel Pentium G3220

Согласована на портале № 18925

(3.0GHz/4Mb)/4GB RAM/ 500GB с широкополосным доступом в Internet, с мониторами типа LG 17" S19C200N– 9 шт.; Используется лицензионное программное обеспечение, пакеты версией не ниже: Microsoft Windows XP Professional with SP3. 4 платы EZE-KIT ADSP2181, 4 Комплекта УМК на 580 процессоре.

13.1.4. Материально-техническое обеспечение для самостоятельной работы

Для самостоятельной работы используется учебная аудитория (компьютерный класс), расположенная по адресу 634034, г. Томск, ул. Вершинина, 74, 1 этаж, ауд. 100. Состав оборудования: учебная мебель; компьютеры класса не ниже ПЭВМ INTEL Celeron D336 2.8ГГц. - 4 шт.; компьютеры подключены к сети ИНТЕРНЕТ и обеспечивают доступ в электронную информационно-образовательную среду университета.

13.2. Материально-техническое обеспечение дисциплины для лиц с ограниченными возможностями здоровья

Освоение дисциплины лицами с ОВЗ осуществляется с использованием средств обучения общего и специального назначения.

При обучении студентов **с нарушениями слуха** предусмотрено использование звукоусиливающей аппаратуры, мультимедийных средств и других технических средств приема/передачи учебной информации в доступных формах для студентов с нарушениями слуха, мобильной системы обучения для студентов с инвалидностью, портативной индукционной системы. Учебная аудитория, в которой обучаются студенты с нарушением слуха, оборудована компьютерной техникой, аудиотехникой, видеотехникой, электронной доской, мультимедийной системой.

При обучении студентов **с нарушениями зрениями** предусмотрено использование в лекционных и учебных аудиториях возможности просмотра удаленных объектов (например, текста на доске или слайда на экране) при помощи видеоувеличителей для удаленного просмотра.

При обучении студентов **с нарушениями опорно-двигательного аппарата** используются альтернативные устройства ввода информации и другие технические средства приема/передачи учебной информации в доступных формах для студентов с нарушениями опорно-двигательного аппарата, мобильной системы обучения для людей с инвалидностью.

14. Фонд оценочных средств

14.1. Основные требования к фонду оценочных средств и методические рекомендации

Фонд оценочных средств и типовые контрольные задания, используемые для оценки сформированности и освоения закрепленных за дисциплиной компетенций при проведении текущей, промежуточной аттестации по дисциплине приведен в приложении к рабочей программе.

14.2 Требования к фонду оценочных средств для лиц с ограниченными возможностями здоровья

Для студентов с инвалидностью предусмотрены дополнительные оценочные средства, перечень которых указан в таблице.

Таблица 14 – Дополнительные средства оценивания для студентов с инвалидностью

Категории студентов	Виды дополнительных оценочных средств	Формы контроля и оценки результатов обучения
С нарушениями слуха	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы	Преимущественно письменная проверка
С нарушениями зрения	Собеседование по вопросам к зачету, опрос по терминам	Преимущественно устная проверка (индивидуально)
С нарушениями опорно-двигательного аппарата	Решение дистанционных тестов, контрольные работы, письменные самостоятельные работы, вопросы к зачету	Преимущественно дистанционными методами
С ограничениями по общемедицинским	Тесты, письменные самостоятельные работы, вопросы к зачету,	Преимущественно проверка методами, исходя из состояния

Согласована на портале № 18925

показаниям	контрольные работы, устные ответы	обучающегося на момент проверки

14.3 Методические рекомендации по оценочным средствам для лиц с ограниченными возможностями здоровья

Для студентов с ОВЗ предусматривается доступная форма предоставления заданий оценочных средств, а именно:

- в печатной форме;
- в печатной форме с увеличенным шрифтом;
- в форме электронного документа;
- методом чтения ассистентом задания вслух;
- предоставление задания с использованием сурдоперевода.

Студентам с инвалидностью увеличивается время на подготовку ответов на контрольные вопросы. Для таких студентов предусматривается доступная форма предоставления ответов на задания, а именно:

- письменно на бумаге;
- набор ответов на компьютере;
- набор ответов с использованием услуг ассистента;
- представление ответов устно.

Процедура оценивания результатов обучения инвалидов по дисциплине предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации:

Для лиц с нарушениями зрения:

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

- в форме электронного документа;
- в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

- в форме электронного документа;
- в печатной форме.

При необходимости для обучающихся с инвалидностью процедура оценивания результатов обучения может проводиться в несколько этапов.

Согласована на портале № 18925

Приложение 1

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РФ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

УТВЕРЖДАЮ
Проректор по учебной работе
_____ П. Е. Троян
«___» _____ 20__ г.

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ПО УЧЕБНОЙ ДИСЦИПЛИНЕ

Микропроцессорные устройства

Уровень образования: **высшее образование - бакалавриат**
Направление подготовки (специальность): **27.03.04 Управление в технических системах**
Направленность (профиль): **Управление в робототехнических системах**
Форма обучения: **очная**
Факультет: **ФВС, Факультет вычислительных систем**
Кафедра: **КСУП, Кафедра компьютерных систем в управлении и проектировании**
Курс: **3**
Семестр: **5**

Учебный план набора 2017 года

Разработчик:
- к.т.н., доцент каф. КСУП В. П. Коцубинский

Зачет: 5 семестр

Томск 2017

Согласована на портале № 18925

1. Введение

Фонд оценочных средств (ФОС) является приложением к рабочей программе дисциплины (практики) и представляет собой совокупность контрольно-измерительных материалов (типовые задачи (задания), контрольные работы, тесты и др.) и методов их использования, предназначенных для измерения уровня достижения студентом установленных результатов обучения.

ФОС по дисциплине (практике) используется при проведении текущего контроля успеваемости и промежуточной аттестации студентов.

Перечень закрепленных за дисциплиной (практикой) компетенций приведен в таблице 1.

Таблица 1 – Перечень закрепленных за дисциплиной компетенций

Код	Формулировка компетенции	Этапы формирования компетенций
ПК-10	готовностью к участию в работах по изготовлению, отладке и сдаче в эксплуатацию систем и средств автоматизации и управления	Должен знать Принципы построения микропроцессорных систем и микроконтроллеров; Основные микропроцессорные семейства отечественного и зарубежного производства; Вопросы аппаратной и программной организации микропроцессорных систем; Инструментальные средства отладки, диагностики и проектирования микропроцессорных систем и микроконтроллеров.; Должен уметь использовать инструментальные средства отладки, диагностики и проектирования микропроцессорных систем и микроконтроллеров; применять микропроцессорные устройства и системы в автоматизированных системах управления технологическим процессом (АСУТП).; Должен владеть Инструментальные средства отладки, диагностики и проектирования микропроцессорных систем и микроконтроллеров; Навыками проектирования микропроцессорные устройства в АСУТП.;
ПК-9	способностью проводить техническое оснащение рабочих мест и размещение технологического оборудования	
ПК-3	готовностью участвовать в составлении аналитических обзоров и научно-технических отчетов по результатам выполненной работы, в подготовке публикаций по результатам исследований и разработок	
ОПК-7	способностью учитывать современные тенденции развития электроники, измерительной и вычислительной техники, информационных технологий в своей профессиональной деятельности	

Общие характеристики показателей и критериев оценивания компетенций на всех этапах приведены в таблице 2.

Таблица 2 – Общие характеристики показателей и критериев оценивания компетенций по этапам

Показатели и критерии	Знать	Уметь	Владеть
Отлично (высокий уровень)	Обладает фактическими и теоретическими знаниями в пределах изучаемой области с пониманием границ применимости	Обладает диапазоном практических умений, требуемых для развития творческих решений, абстрагирования проблем	Контролирует работу, проводит оценку, совершенствует действия работы
Хорошо (базовый уровень)	Знает факты, принципы, процессы, общие понятия в пределах изучаемой области	Обладает диапазоном практических умений, требуемых для решения определенных проблем в области исследования	Берет ответственность за завершение задач в исследовании, приспосабливает свое поведение к обстоятельствам в решении проблем
Удовлетворитель-	Обладает базовыми об-	Обладает основными	Работает при прямом на-

Согласована на портале № 18925

но (пороговый уровень)	щими знаниями	умениями, требуемыми для выполнения простых задач	блюдении

2 Реализация компетенций

2.1 Компетенция ПК-10

ПК-10: готовностью к участию в работах по изготовлению, отладке и сдаче в эксплуатацию систем и средств автоматизации и управления.

Для формирования компетенции необходимо осуществить ряд этапов. Этапы формирования компетенции, применяемые для этого виды занятий и используемые средства оценивания представлены в таблице 3.

Таблица 3 – Этапы формирования компетенции и используемые средства оценивания

Состав	Знать	Уметь	Владеть
Содержание этапов	элементы и устройства систем управления	настроить как периферийное оборудования так контролеры и АРМы операторов	знаниями по проектированию электронных узлов автоматического и автоматизированного управления технологических процессов
Виды занятий	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Интерактивные лекции; • Практические занятия; • Лабораторные работы; • Лекции; • Самостоятельная работа;	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Интерактивные лекции; • Практические занятия; • Лабораторные работы; • Лекции; • Самостоятельная работа;	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Лабораторные работы; • Самостоятельная работа;
Используемые средства оценивания	• Контрольная работа; • Отчет по лабораторной работе; • Опрос на занятиях; • Зачет;	• Контрольная работа; • Отчет по лабораторной работе; • Опрос на занятиях; • Зачет;	• Отчет по лабораторной работе; • Зачет;

Формулировка показателей и критериев оценивания данной компетенции приведена в таблице 4.

Таблица 4 – Показатели и критерии оценивания компетенции на этапах

Состав	Знать	Уметь	Владеть
Отлично (высокий уровень)	• методики методику тестирования микропроцессорных систем;	• получить и разобрать дынные полученные по разным интерфейсам на мнемосхему технологического процесса ;	• векторными уравнениями для управления сложными технологическими устройствами и/или процессами ;
Хорошо (базовый уровень)	• принципы управления транзисторными преобразователями использующих широтно-	• подключить к контроллеру как аналоговые так и цифровые устройства для первич-	• методикой управления устройства, например, асинхронного электродвигателя, ЦАП;

Согласована на портале № 18925

	импульсную модуляцию для эффективной работы, например, асинхронных двигателей ;	ного сбора и обработки информации о технологическом процессе ;	
Удовлетворительно (пороговый уровень)	• принципы сопряжения цифровых и аналоговых элементов;	• подключить по аналоговому интерфейсу датчики и измерительные устройства ;	• методикой измерения физической величины с использованием АЦП;

2.2 Компетенция ПК-9

ПК-9: способностью проводить техническое оснащение рабочих мест и размещение технологического оборудования.

Для формирования компетенции необходимо осуществить ряд этапов. Этапы формирования компетенции, применяемые для этого виды занятий и используемые средства оценивания представлены в таблице 5.

Таблица 5 – Этапы формирования компетенции и используемые средства оценивания

Состав	Знать	Уметь	Владеть
Содержание этапов	Архитектуру вычислительных систем. Способы сопряжения устройств по последовательному и параллельному интерфейсу. Методы и средства измерения физических величин.	Выбирать конфигурацию ПЭВМ. Настраивать драйвера устройств. Выбирать конфигурацию Микроконтроллера.	Навыками профессионального использования ПЭВМ и операционных систем. Методами определения неисправностей периферийного оборудования по последовательному, параллельному и Ethernet интерфейсу.
Виды занятий	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Интерактивные лекции; • Практические занятия; • Лабораторные работы; • Лекции; • Самостоятельная работа;	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Интерактивные лекции; • Практические занятия; • Лабораторные работы; • Лекции; • Самостоятельная работа;	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Лабораторные работы; • Самостоятельная работа;
Используемые средства оценивания	• Контрольная работа; • Отчет по лабораторной работе; • Опрос на занятиях; • Зачет;	• Контрольная работа; • Отчет по лабораторной работе; • Опрос на занятиях; • Зачет;	• Отчет по лабораторной работе; • Зачет;

Формулировка показателей и критериев оценивания данной компетенции приведена в таблице 6.

Таблица 6 – Показатели и критерии оценивания компетенции на этапах

Состав	Знать	Уметь	Владеть
Отлично (высокий уровень)	• как настроить программную	• написать программу на Си с требуемой	• методами подключения для настройки обо-

Согласована на портале № 18925

	оболочку(AVR studio) для работы с определенным микроконтроллером; • отличие на уровне протоколов различных внешних интерфейсов.; • как подключить типовые микросхемы интерфейсов, например, MAX32;	функциональностью и запрограммировать ей микроконтроллер по SPI интерфейсу; • найти неисправность на уровне протокола соединения периферийного устройства. ; • предложить различные конфигурации микроконтроллеров для разных структурных подразделений;	рудования по последовательному и параллельному интерфейсу; • навыками настройки конфигурационных файлов в UNIX системах.;
Хорошо (базовый уровень)	• архитектуру ARM микроконтроллеров. ; • чем отличается на уровне сигналов отличия протокола RS232 от RS485. ; • что такое гальваническая развязка электрических соединений;	• выбрать форм фактор у тип корпуса в зависимости от технологического процесса.; • просмотреть данные приходящие по всем периферийным интерфейсам. ; • Выбрать оптимальную конфигурацию микроконтроллера по критерию дешевизны;	• навыками работы с реестром в Windows. ; • методами исправления неисправностей по последовательному интерфейсу(RS232, RS485, USB);
Удовлетворительно (пороговый уровень)	• Как установить библиотеку соответствующего микроконтроллера в программную среду; • сконфигурировать драйвера внутренних и периферийных устройств; • как настроить снифер RS232 порта ;	• выбрать форм фактор платы ввода вывода для задач АСУТП; • просмотреть данные приходящие по COM порту.; • выбрать конфигурацию микроконтроллера по критерию(дешевизны либо функциональности) ;	• работой ПЭВМ на среднем уровне.; • методами исправления неисправности по последовательному интерфейсу.;

2.3 Компетенция ПК-3

ПК-3: готовностью участвовать в составлении аналитических обзоров и научно-технических отчетов по результатам выполненной работы, в подготовке публикаций по результатам исследований и разработок.

Для формирования компетенции необходимо осуществить ряд этапов. Этапы формирования компетенции, применяемые для этого виды занятий и используемые средства оценивания представлены в таблице 7.

Таблица 7 – Этапы формирования компетенции и используемые средства оценивания

Состав	Знать	Уметь	Владеть
Содержание этапов	правила(стандарты) оформление научно-технических отчетов по результатам выполненной работы	подготовить к публикаций результаты исследований и разработки с использованием стандартных пакетов прикладных программ для решения	современными программными средствами оформления технической документации

Согласована на портале № 18925

		практических задач	
Виды занятий	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Интерактивные лекции; • Практические занятия; • Лабораторные работы; • Лекции; • Самостоятельная работа;	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Интерактивные лекции; • Практические занятия; • Лабораторные работы; • Лекции; • Самостоятельная работа;	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Лабораторные работы; • Самостоятельная работа;
Используемые средства оценивания	• Контрольная работа; • Отчет по лабораторной работе; • Опрос на занятиях; • Зачет;	• Контрольная работа; • Отчет по лабораторной работе; • Опрос на занятиях; • Зачет;	• Отчет по лабораторной работе; • Зачет;

Формулировка показателей и критериев оценивания данной компетенции приведена в таблице 8.

Таблица 8 – Показатели и критерии оценивания компетенции на этапах

Состав	Знать	Уметь	Владеть
Отлично (высокий уровень)	• форматы представление формульных зависимостей MS Equipment и LATEX; • форматы представление формульных зависимостей *.pcb;	• оформить техническую документацию с чертежами и спецификациями для изготовления устройства;	• навыками конвертации текстовых данных и формульных зависимостей в xml формат;
Хорошо (базовый уровень)	• прикладные пакеты программ соответвующие отраслевым стандартам документо оборота;	• оформить научно технический отчет с формульными и графическими зависимостями ;	• навыками набора формул в MS Equipment или LATEX;
Удовлетворительно (пороговый уровень)	• отраслевые ГОСы по оформлению документов;	• оформить по отраслевым стандартам простой текстовый документ;	• навыками работы в текстовом редакторе MS WORD или Open Office;

2.4 Компетенция ОПК-7

ОПК-7: способностью учитывать современные тенденции развития электроники, измерительной и вычислительной техники, информационных технологий в своей профессиональной деятельности.

Для формирования компетенции необходимо осуществить ряд этапов. Этапы формирования компетенции, применяемые для этого виды занятий и используемые средства оценивания представлены в таблице 9.

Таблица 9 – Этапы формирования компетенции и используемые средства оценивания

Состав	Знать	Уметь	Владеть
Содержание эта-	маркировку и обозначе-	выбирать в зависимости	технологиями автомати-

Согласована на портале № 18925

пов	ние электронных и электромеханических компонентов	от решаемой задачи элементной базы электронных компонентов	ческого(автоматизированного) выбора элементной базы электронных и электромеханических компонентов
Виды занятий	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Интерактивные лекции; • Практические занятия; • Лабораторные работы; • Лекции; • Самостоятельная работа;	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Интерактивные лекции; • Практические занятия; • Лабораторные работы; • Лекции; • Самостоятельная работа;	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Лабораторные работы; • Самостоятельная работа;
Используемые средства оценивания	• Контрольная работа; • Отчет по лабораторной работе; • Опрос на занятиях; • Зачет;	• Контрольная работа; • Отчет по лабораторной работе; • Опрос на занятиях; • Зачет;	• Отчет по лабораторной работе; • Зачет;

Формулировка показателей и критериев оценивания данной компетенции приведена в таблице 10.

Таблица 10 – Показатели и критерии оценивания компетенции на этапах

Состав	Знать	Уметь	Владеть
Отлично (высокий уровень)	• основные схемы сопряжения и гальванической развязки при сопряжения разных функциональных блоков электронных компонентов; • принципы работы электронных микросхем памяти ; • ряды ARM котроллеров и типовые их интерфейсы;	• спроектировать, развести и составить спецификацию элементов электрической принципиальной схемы устройства ;	• методикой интеграции решения связанного с разработкой печатной платы и внедрения ее в проект сквозного документа оборота проектной документации;
Хорошо (базовый уровень)	• ряды R, L, C элементов и допуски для разных частотных диапазонов; • отличие комбинационных от последовательных цифровых элементах и типы корпусов используемых при их изготовлении ; • отличие PIC от ARM	• подключится по SPI интерфейсу к микроконтроллеру и записать/считать программу ;	• навыками автоматизированного проектирования многослойных печатных плат;

Согласована на портале № 18925

	котроллеров;		
Удовлетворительно (пороговый уровень)	• элементную базу пассивных и реактивных элементов ; • отличие при использовании микросхем сделанных по ТТЛ и К-МОП технологиям ; • в чем разница микроконтроллеров изготовленных по разным технологиям ;	• читать электронные схемы, отличать аналоговые от цифровых элеметов ;	• навыками работы в программах разводки печатных плат ;

3 Типовые контрольные задания

Для реализации вышеперечисленных задач обучения используются типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы, в следующем составе.

3.1 Темы опросов на занятиях

- Семейства 8- и 32-разрядных микроконтроллеров AVR фирмы Atmel
- Семейства 16 и 32-разрядных микроконтроллеров ADSP фирмы Analog Devices
- Семейства 8- и 32-разрядных микроконтроллеров фирмы ARM
- История семейства микроконтроллеров фирмы Intel от i4004 до i8051
- История семейства микроконтроллеров фирмы Motorola
- История семейства микроконтроллеров фирмы Texas Instruments
- История семейства микроконтроллеров фирмы Analog Devices
- История семейства микроконтроллеров фирмы ARM
- Архитектура семейства микроконтроллеров фирмы Intel от i4004 до i8051
- Архитектура семейства микроконтроллеров фирмы Motorola
- Архитектура семейства микроконтроллеров AVR фирмы Atmel
- Архитектура семейства микроконтроллеров ADSP фирмы Analog Devices
- Архитектура семейства микроконтроллеров фирмы ARM
- Выделите преимущества современных АРМ на основе ПК, в сравнении с ранее существовавшими АРМ на основе мнемощитов и пультов управления.
- Представьте функциональную схему типового контроллера в системах АСУТП, и опишите функции и задачи каждого его блока.

3.2 Темы контрольных работ

- Вторая контрольная работа: Примеры текстов программ для микроконтроллеров, функциональное проектирование микропроцессорного устройства.
- Первая контрольная работа: Маркировка электронных компонентов, архитектура процессоров(4-, 8-, 16-, 32- разрядных), системы команд микроконтроллеров

3.3 Темы лабораторных работ

- Ввод/вывод. Обращение к подпрограммам. Выполнение арифметических и логических команд
- Контроллер клавиатуры и дисплея учебного микропроцессорного комплекта
- Программная модель и система команд лабораторного стенда SDK 1.1
- Исследование работы знакогенерирующего жидкокристаллического индикатора (ЖКИ)
- Исследование режимов работы модуля последовательного интерфейса (UART), организация взаимодействия двух лабораторных стендов SDK 1.1 через этот интерфейс
- Исследование режимов работы модуля последовательного интерфейса (UART), ADSP 2181

Согласована на портале № 18925

– Ввод/вывод. Обращение к подпрограммам. Выполнение арифметических и логических команд

3.4 Зачёт

– Опишите как подключаются датчики к программной среде для: VX-MEGE128.
– Описать 4 режима работы портов микроконтроллера МК51.
– Опишите архитектуру платы: VX-MEGE128.
– Дать пояснения к программе MOV R7,#50; MOV R0,#28; MOV R1,#127; M1: XCH A,@R0; XCH A,@R1; XCH A,@R0; INC R0; DEC R1; DJNZ R7,M1; SJMP $; end.
– Частота дискретизации сигнала равна 44100Гц. Размер БПФ равен 4096. Какова размер БПФ нужно использовать, чтобы получить частотное разрешение около 4Гц?
– Дать пояснения к программе LXI H,860H; MOV A,M; CMA A; INX H; MOV M,A; HLT
– Как реализовать КИХ фильтр на ADSP-2181 приведите пример проектирования.
– Дать пояснения к программе MVI A,90H; OUT 83H; IN 80H; OUT 81H; MOV C,A; M1: DCR C; DCR B; RLC; HLT;
– Описать структурную схему Цифровой обработки сигналов.
– Приведите классификацию средств разработки программ для микроконтроллеров.
– Запрограммировать Y=(A+B/C)-A*D используя только двух адресные команды.
– Расшифруйте следующее обозначения: К140УД7, КМ597СА1, К547КП1, SN74ALS08, КР1531ЛН1, КР1531ЛЛ3, КР1531ЛЕ1, КР1531ТМ5

4 Методические материалы

Для обеспечения процесса обучения и решения задач обучения используются следующие материалы:

– методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы фор-мирования компетенций, согласно п. 12 рабочей программы.

4.1. Основная литература

1. Микропроцессорные устройства и системы: Учебное пособие / Русанов В. В., Шевелев М. Ю. - 2012. 184 с. [Электронный ресурс] - Режим доступа: http://edu.tusur.ru/publications/867, свободный.

4.2. Дополнительная литература

1. Шарапов А.В. Основы микропроцессорной техники: Учебное пособие рекомендованное СибРУМЦ - Томск : ТУСУР, 2007. - 187 с. (наличие в библиотеке ТУСУР - 160 экз.)
2. Калабеков Б. А. Цифровые устройства и микропроцессорные системы : Учебник ..- 2-е изд. - М. : Горячая линия-Телеком, 2007. - 336 с. (наличие в библиотеке ТУСУР - 135 экз.)
3. Рождественский Д.А. Микропроцессорные устройства в системах управления: Учебное пособие – Томск. ТМЦДО 2007 - 174с. (наличие в библиотеке ТУСУР - 32 экз.)

4.3. Обязательные учебно-методические пособия

1. Микропроцессорные устройства и системы: Руководство к выполнению лабораторных работ / Русанов В. В., Шевелев М. Ю. - 2012. 23 с. [Электронный ресурс] - Режим доступа: http://edu.tusur.ru/publications/865, свободный.
2. Микропроцессорные устройства и системы: Руководство к организации самостоятельной работы / Русанов В. В., Шевелев М. Ю. - 2012. 91 с. [Электронный ресурс] - Режим доступа: http://edu.tusur.ru/publications/866, свободный.
3. Микропроцессорные устройства и системы: Методические указания по проведению практических работ / Антипин М. Е. - 2012. 4 с. [Электронный ресурс] - Режим доступа: http://edu.tusur.ru/publications/1486, свободный.

4.4. Базы данных, информационно справочные и поисковые системы

1. http://www.google.com
2. http://www.kcup.tusur.ru/
3. http://www.new.kcup.tusur.ru/
4. http://ru.wikipedia.org

Согласована на портале № 18925