МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

УТВЕРЖДАЮ
Директор департамента образования
_____ П. Е. Троян
«___» _____ 20__ г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

Аппаратные средства телекоммуникационных систем

Уровень образования: **высшее образование - специалитет**
Направление подготовки / специальность: **10.05.02 Информационная безопасность телекоммуникационных систем**
Направленность (профиль) / специализация: **Защита информации в системах связи и управления**
Форма обучения: **очная**
Факультет: **ФБ, Факультет безопасности**
Кафедра: **БИС, Кафедра безопасности информационных систем**
Курс: **4, 5**
Семестр: **8, 9**
Учебный план набора 2014 года

Распределение рабочего времени

№	Виды учебной деятельности	8 семестр	9 семестр	Всего	Единицы
1	Лекции	28	18	46	часов
2	Практические занятия	28	28	56	часов
3	Лабораторные работы	28	28	56	часов
4	Всего аудиторных занятий	84	74	158	часов
5	Из них в интерактивной форме	24	20	44	часов
6	Самостоятельная работа	24	34	58	часов
7	Всего (без экзамена)	108	108	216	часов
8	Подготовка и сдача экзамена	0	36	36	часов
9	Общая трудоемкость	108	144	252	часов
		3.0	4.0	7.0	З.Е.

Зачет: 8 семестр
Экзамен: 9 семестр

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Шелупанов А.А.
Должность: Ректор
Дата подписания: 23.08.2017
Уникальный программный ключ:
c53e145e-8b20-45aa-9347-a5e4dbb90e8d

Томск 2018

Согласована на портале № 42522

Рассмотрена и одобрена на заседании кафедры
протокол № 6 от « 15 » 5 2018 г.

ЛИСТ СОГЛАСОВАНИЯ

Рабочая программа дисциплины составлена с учетом требований федерального государственного образовательного стандарта высшего образования (ФГОС ВО) по направлению подготовки (специальности) 10.05.02 Информационная безопасность телекоммуникационных систем, утвержденного 16.11.2016 года, рассмотрена и одобрена на заседании кафедры КИБЭВС «___» _____ 20__ года, протокол №_____.

Разработчик:

старший преподаватель кафедры КИБЭВС _____ Ю. Б. Шаропин

Заведующий обеспечивающей каф. КИБЭВС _____ А. А. Шелупанов

Рабочая программа дисциплины согласована с факультетом и выпускающей кафедрой:

Декан ФБ _____ Е. М. Давыдова

Заведующий выпускающей каф. БИС _____ Р. В. Мещеряков

Эксперты:

Доцент кафедры безопасности информационных систем (БИС) _____ О. О. Евсютин

Доцент каф. КИБЭВС _____ А. А. Конев

Согласована на портале № 42522

1. Цели и задачи дисциплины

1.1. Цели дисциплины

Целью освоения дисциплины «Аппаратные средства телекоммуникационных систем» является приобретение студентами знаний по основам построения, принципам функционирования, разновидностях, способах реализации, областях применения, направлении развития и, как следствие, возможностей использования на практике аппаратных средств телекоммуникационных систем.

1.2. Задачи дисциплины

– Изучить элементную базу вычислительной техники (ВТ);

– Изучить принципы построения и функционирования комбинационных схем и цифровых автоматов;

– Изучить основные особенности архитектуры и структуры различных классов процессоров (микропроцессоров);

– Изучить принципы работы микропроцессорных систем;

– Овладеть аппаратно-программными средствами ВТ, применяемыми во встроенных системах;

– Сформировать способность участвовать в разработке компонентов телекоммуникационных систем;

– Сформировать способность применять положения теорий цифровой обработки сигналов, информации и кодирования, электрической связи для решения профессиональных задач;

– Изучить основные протоколы связи используемые в телекоммуникационных системах

2. Место дисциплины в структуре ОПОП

Дисциплина «Аппаратные средства телекоммуникационных систем» (Б1.Б.33) относится к блоку 1 (базовая часть).

Предшествующими дисциплинами, формирующими начальные знания, являются: Информационные технологии, Математические методы теории сигналов и систем, Методы программирования, Организация ЭВМ и вычислительных систем, Электроника и схемотехника, Языки программирования, Аппаратные средства телекоммуникационных систем.

Последующими дисциплинами являются: Защита выпускной квалификационной работы, включая подготовку к процедуре защиты и процедуру защиты, Измерения в телекоммуникационных системах, Информационная безопасность телекоммуникационных систем, Аппаратные средства телекоммуникационных систем.

3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

– ОПК-3 способностью применять положения теорий электрических цепей, радиотехнических сигналов, распространения радиоволн, цифровой обработки сигналов, информации и кодирования, электрической связи для решения профессиональных задач;

– ПК-4 способностью участвовать в разработке компонентов телекоммуникационных систем;

В результате изучения дисциплины обучающийся должен:

– **знать** основные компоненты встраиваемых систем и требования к ним; принципы организации функциональных и интерфейсных связей вычислительных систем с объектами автоматизации; принципы построения и разработки телекоммуникационных систем с повышенными требованиями к надежности.

– **уметь** формировать технические требования к телекоммуникационной системе с учетом условий ее применения; разрабатывать, выбирать, настраивать и эксплуатировать компоненты телекоммуникационных систем, применять положения теорий цифровой обработки сигналов, информации и кодирования, электрической связи для решения профессиональных задач.

– **владеть** навыками проектирования и разработки телекоммуникационных систем; навыками разработки и отладки программного обеспечения, используемого в телекоммуникационных системах с повышенными требованиями к надежности.

Согласована на портале № 42522

4. Объем дисциплины и виды учебной работы

Общая трудоемкость дисциплины составляет 7.0 зачетных единицы и представлена в таблице 4.1.

Таблица 4.1 – Трудоемкость дисциплины

Виды учебной деятельности	Всего часов	Семестры	
		8 семестр	9 семестр
Аудиторные занятия (всего)	158	84	74
Лекции	46	28	18
Практические занятия	56	28	28
Лабораторные работы	56	28	28
Из них в интерактивной форме	44	24	20
Самостоятельная работа (всего)	58	24	34
Оформление отчетов по лабораторным работам	9	5	4
Проработка лекционного материала	27	14	13
Подготовка к практическим занятиям, семинарам	22	5	17
Всего (без экзамена)	216	108	108
Подготовка и сдача экзамена	36	0	36
Общая трудоемкость, ч	252	108	144
Зачетные Единицы	7.0	3.0	4.0

5. Содержание дисциплины

5.1. Разделы дисциплины и виды занятий

Разделы дисциплины и виды занятий приведены в таблице 5.1.

Таблица 5.1 – Разделы дисциплины и виды занятий

Названия разделов дисциплины	Лек., ч	Прак. зан., ч	Лаб. раб., ч	Сам. раб., ч	Всего часов (без экзамена)	Формируемые компетенции
8 семестр						
1 Введение	2	0	0	1	3	ОПК-3, ПК-4
2 Инструментальные средства коллективного ведения проектов redmine и svn.	2	2	0	1	5	ПК-4
3 Особенности языка Си(Си++) в разработке высоконадежного ПО для телекоммуникационных систем (ТКС).	4	6	0	6	16	ОПК-3, ПК-4
4 Создание и конфигурация проектов в среде IAR и Keil uVision	0	4	8	0	12	ПК-4
5 Среда разработки программного обеспечения NetBeans.	2	4	4	3	13	ПК-4
6 Технология производства КМОП. Основные виды памяти.	4	0	0	0	4	ОПК-3, ПК-4

Согласована на портале № 42522

7 Устройство и алгоритм работы микропроцессора.	2	0	0	1	3	ОПК-3, ПК-4
8 Архитектура процессора Cortex-M3	2	2	4	2	10	ОПК-3, ПК-4
9 Организация стека и памяти в архитектуре ARMv7. Особенности данной архитектуры, предназначенные для работы операционных систем.	2	0	4	2	8	ОПК-3, ПК-4
10 Система команд процессора	2	4	0	1	7	ОПК-3, ПК-4
11 Побитовый доступ к памяти.	0	2	4	3	9	ОПК-3, ПК-4
12 Подсистема отладки в архитектуре ARMv7M	2	2	4	1	9	ОПК-3, ПК-4
13 Микрокомпьютер MSTN-M100. Варианты его использования в телекоммуникационных системах и интернете вещей.	2	2	0	2	6	ОПК-3, ПК-4
14 Подготовка к сдаче зачета.	2	0	0	1	3	ОПК-3, ПК-4
Итого за семестр	28	28	28	24	108	
9 семестр						
15 Основные математические модели цифровой обработки сигналов (ЦОС)	1	4	4	1	10	ОПК-3, ПК-4
16 Аппаратные средства для ЦОС. Универсальные и специализированные аппаратные средства ТКС	1	0	0	1	2	ОПК-3, ПК-4
17 Порты ввода-вывода общего назначения	1	2	4	3	10	ОПК-3, ПК-4
18 Система тактирования и аппаратные прерывания.	2	2	0	2	6	ОПК-3, ПК-4
19 Аппаратные таймеры	1	2	4	2	9	ОПК-3, ПК-4
20 Операционные системы реального времени для микроконтроллеров	2	2	0	2	6	ОПК-3, ПК-4
21 Прямой доступ к памяти	1	2	0	3	6	ПК-4
22 Аналого-цифровой преобразователь (АЦП)	2	2	4	4	12	ОПК-3, ПК-4
23 Цифро-аналоговый преобразователь (ЦАП)	1	2	0	1	4	ОПК-3, ПК-4
24 Универсальный асинхронный приемопередатчик (UART)	1	2	4	3	10	ОПК-3, ПК-4
25 Последовательный периферийный интерфейс (SPI)	1	2	4	3	10	ОПК-3, ПК-4
26 CAN протокол	1	2	4	7	14	ОПК-3, ПК-4
27 Простейшая компьютерная сеть на основе MSTN-M100.	2	4	0	2	8	ОПК-3, ПК-4

Согласована на портале № 42522

28 Обзор изученного материала, подготовка к экзамену.	1	0	0	0	1	ОПК-3, ПК-4
Итого за семестр	18	28	28	34	108	
Итого	46	56	56	58	216	

5.2. Содержание разделов дисциплины (по лекциям)

Содержание разделов дисциплин (по лекциям) приведено в таблице 5.2.

Таблица 5.2 – Содержание разделов дисциплин (по лекциям)

Названия разделов	Содержание разделов дисциплины (по лекциям)	Трудоемкость, ч	Формируемые компетенции
8 семестр			
1 Введение	Основные понятия, факторы риска, и методы повышения надежности защиты информации. Риски текущие и потенциальные, связанные с использованием зарубежной элементной базы и программного обеспечения (ПО)	2	ОПК-3, ПК-4
	Итого	2	
2 Инструментальные средства коллективного ведения проектов redmine и svn.	Знакомство с технологией коллективной работы над сложными информационными проектами.	2	ПК-4
	Итого	2	
3 Особенности языка Си(Си++) в разработке высоконадежного ПО для телекоммуникационных систем (ТКС).	Подмножество языка Си++ для ВС (Embedded C/C++). Использование модификаторов (volatile, const,), union, директив среды разработки IAR. Доступ к битам. Работа с указателями.	4	ОПК-3, ПК-4
	Итого	4	
5 Среда разработки программного обеспечения NetBeans.	История возникновения IDE, назначение, особенности использования.	2	ПК-4
	Итого	2	
6 Технология производства КМОП. Основные виды памяти.	Основы технологии производства микросхем. Классификация и характеристика запоминающих устройств. Требования и особенности их использования в ТКС.	4	ОПК-3, ПК-4
	Итого	4	
7 Устройство и алгоритм работы микропроцессора.	Структурная схема микропроцессора. Основное функциональное назначение отдельных блоков. Эволюция микропроцессора.	2	ОПК-3, ПК-4
	Итого	2	
8 Архитектура процессора Cortex-M3	Фирма и архитектура ARM. Особенности этой архитектуры. Причины ее мировой популярности.	2	ОПК-3, ПК-4

Согласована на портале № 42522

	Итого	2	
9 Организация стека и памяти в архитектуре ARMv7. Особенности данной архитектуры, предназначенные для работы операционных систем.	Конструктивные особенности аппаратных средств для ответственных и высоконадёжных применений. Пример решения данной задачи в архитектуре ARMv7	2	ОПК-3, ПК-4
	Итого	2	
10 Система команд процессора	Система команд для Cortex-M3. Понятие оптимизации кода. Основные приемы получения высокоскоростного кода.	2	ОПК-3, ПК-4
	Итого	2	
12 Подсистема отладки в архитектуре ARMv7M	Аппаратная реализация внутрисхемной отладки. Особенности её использования, настройки проекта.	2	ПК-4
	Итого	2	
13 Микрокомпьютер MSTN-M100. Варианты его использования в телекоммуникационных системах и интернете вещей.	История и причины появления микрокомпьютера MSTN-M100, его характеристики и варианты использования в различных узлах автоматики и системах телекоммуникаций.	2	ОПК-3, ПК-4
	Итого	2	
14 Подготовка к сдаче зачета.	Порядок сдачи зачёта. Обзор пройденного материала. Основные трудности при сдаче зачёта и рекомендации по их преодолению.	2	ОПК-3, ПК-4
	Итого	2	
Итого за семестр		28	
9 семестр			
15 Основные математические модели цифровой обработки сигналов (ЦОС)	Повторение пройденного материала из прошлых курсов. Основные задачи,решаемые в теории цифровой обработки сигналов.	1	ОПК-3
	Итого	1	
16 Аппаратные средства для ЦОС. Универсальные и специализированные аппаратные средства ТКС	Преобразование информации в каналах связи. Проблемы защиты информации, передаваемой по каналам связи. Аппаратные и схемотехнические решения в ТКС. История и тенденции развития ТКС.	1	ОПК-3, ПК-4
	Итого	1	
17 Порты ввода-вывода общего назначения	Устройство, назначение и использование цифровых портов микроконтроллера. Варианты схемотехнических решений.	1	ОПК-3, ПК-4

Согласована на портале № 42522

	Конфигурирование портов при разработке ПО. Типичные ошибки разработчиков, влияющие на надёжность работы микроконтроллера в составе ТКС.		
	Итого	1	
18 Система тактирования и аппаратные прерывания.	Генераторы тактового сигнала. Контроллер аппаратных прерываний. Схемотехника подключения внешних устройств.	2	ОПК-3, ПК-4
	Итого	2	
19 Аппаратные таймеры	Назначение и режимы работы аппаратных таймеров. Конфигурирование таймеров.	1	ОПК-3, ПК-4
	Итого	1	
20 Операционные системы реального времени для микроконтроллеров	Назначение и принцип работы ОСРВ. Обзор рынка. Пример создания проекта с ОСРВ.	2	ПК-4
	Итого	2	
21 Прямой доступ к памяти	Назначение прямого доступа к памяти. Пример создания проекта с использованием DMA контроллера.	1	ПК-4
	Итого	1	
22 Аналого-цифровой преобразователь (АЦП)	Устройство и принцип работы АЦП. Конфигурирование портов МК под АЦП. Схемотехника подключения аналоговых внешних устройств.	2	ОПК-3, ПК-4
	Итого	2	
23 Цифро-аналоговый преобразователь (ЦАП)	Назначение и внутреннее устройство ЦАП. Параметры, характеризующие работу ЦАП. Типичные аналоговые приборы, схемотехника их подключения.	1	ОПК-3, ПК-4
	Итого	1	
24 Универсальный асинхронный приемопередатчик (UART)	Назначение и устройство UART. Примеры подключения.	1	ОПК-3, ПК-4
	Итого	1	
25 Последовательный периферийный интерфейс (SPI)	Назначение, режимы работы, примеры использования в ТКС.	1	ОПК-3, ПК-4
	Итого	1	
26 CAN протокол	Controller Area Network (CAN) - микроконтроллерная сеть. Назначение, аппаратно-программное обеспечение, примеры использования в ТКС.	1	ОПК-3, ПК-4
	Итого	1	

Согласована на портале № 42522

27 Простейшая компьютерная сеть на основе MSTN-M100.	Пример разработки простейшей локальной вычислительной сети -- простейшей телекоммуникационной системы.Расчёт, разработка, настройка, испытание, рекламная компания, отправка потребителю, сопровождение.	2	ОПК-3, ПК-4
	Итого	2	
28 Обзор изученного материала, подготовка к экзамену.	Порядок и условия сдачи экзамена. Обзор пройденного материала.	1	ОПК-3, ПК-4
	Итого	1	
Итого за семестр		18	
Итого		46	

5.3. Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами

Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами представлены в таблице 5.3.

Таблица 5.3 – Разделы дисциплины и междисциплинарные связи

Наименование дисциплин	№ разделов данной дисциплины, для которых необходимо изучение обеспечивающих и обеспечиваемых дисциплин																											
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28
Предшествующие дисциплины																												
1 Информационные технологии		+	+				+	+	+	+	+	+	+		+	+	+	+	+	+	+			+	+	+	+	
2 Математические методы теории сигналов и систем															+	+												
3 Методы программирования		+	+	+	+			+	+	+	+	+			+		+	+	+	+	+			+	+	+		
4 Организация ЭВМ и вычислительных систем							+	+	+	+							+	+	+		+							
5 Электроника и схемотехника						+										+						+	+	+	+	+		
6 Языки программирования		+	+	+	+				+	+		+																
7 Аппаратные средства телекоммуникационных систем	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+
Последующие дисциплины																												
1 Защита выпускной квалификационной работы, включая подготовку к процедуре защиты и			+				+	+	+	+		+			+	+	+	+		+			+	+	+	+	+	

Согласована на портале № 42522

процедуру защиты																											
2 Измерения в телекоммуникационных системах								+	+					+	+	+	+	+	+		+	+	+	+	+		
3 Информационная безопасность телекоммуникационных систем							+	+	+	+	+	+	+						+	+			+	+	+	+		
4 Аппаратные средства телекоммуникационных систем	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+

5.4. Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий представлено в таблице 5.4.

Таблица 5.4 – Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Компетенции	Виды занятий				Формы контроля
	Лек.	Прак. зан.	Лаб. раб.	Сам. раб.	
ОПК-3	+	+	+	+	Экзамен, Отчет по лабораторной работе, Опрос на занятиях, Зачет, Тест, Отчет по практическому занятию
ПК-4	+	+	+	+	Экзамен, Отчет по лабораторной работе, Опрос на занятиях, Зачет, Тест, Отчет по практическому занятию

6. Интерактивные методы и формы организации обучения

Технологии интерактивного обучения при разных формах занятий приведены в таблице 6.1.

Таблица 6.1 – Технологии интерактивного обучения при разных формах занятий

Методы	Интерактивные практические занятия, ч	Интерактивные лабораторные занятия, ч	Интерактивные лекции, ч	Всего, ч
8 семестр				
Работа в команде	8	8	8	24
Итого за семестр:	8	8	8	24
9 семестр				
Работа в команде	8	8	4	20
Итого за семестр:	8	8	4	20
Итого	16	16	12	44

7. Лабораторные работы

Наименование лабораторных работ приведено в таблице 7.1.

Согласована на портале № 42522

Таблица 7.1 – Наименование лабораторных работ

Названия разделов	Наименование лабораторных работ	Трудоемкость, ч	Формируемые компетенции
8 семестр			
4 Создание и конфигурация проектов в среде IAR и Keil uVision	Установка, настройка среды разработки. Запуск тестового примера. Архивирование и размещение проекта в redmine. Загрузка из redmine проектов коллег. Запуск работ коллег на своём компьютере.	4	ПК-4
	Адаптация сред разработки для использования микроконтроллеров фирмы "Миландр". Выполнение своего индивидуального задания.	4	
	Итого	8	
5 Среда разработки программного обеспечения NetBeans.	Установка, настройка NetBeans. Выполнение своего индивидуального задания на микрокомпьютере MSTN-M100.Восстановление USB-загрузчика в памяти программ.	4	ПК-4
	Итого	4	
8 Архитектура процессора Cortex-M3	Мигание светодиодом согласно своему индивидуальному заданию.	4	ОПК-3, ПК-4
	Итого	4	
9 Организация стека и памяти в архитектуре ARMv7. Особенности данной архитектуры, предназначенные для работы операционных систем.	Написать код, вызывающий переполнение стека. Исследовать программу на отладочных макетах.	4	ОПК-3, ПК-4
	Итого	4	
11 Побитовый доступ к памяти.	Исследование битового доступа к памяти на лабораторных макетах.	4	ОПК-3, ПК-4
	Итого	4	
12 Подсистема отладки в архитектуре ARMv7M	Сравнение систем отладки программ в средах Keil, IAR и NetBeans.	4	ОПК-3, ПК-4
	Итого	4	
Итого за семестр		28	
9 семестр			
15 Основные математические модели цифровой обработки сигналов (ЦОС)	Генерирование тестового сигнала микроконтроллером и запись его на диск. Параметры и уровень шума должны задаваться пользователем.	4	ОПК-3, ПК-4
	Итого	4	
17 Порты ввода-	Конфигурирование портов. Знакомство с	4	ОПК-3, ПК-4

Согласована на портале № 42522

вывода общего назначения	библиотекой CMSIS, стандартной библиотекой драйверов. Подключение ЖКИ дисплея и клавиатуры. Выполнение своего индивидуального задания.		
	Итого	4	
19 Аппаратные таймеры	Время в МК и ТКС. Режимы работы таймеров, программирование таймеров. Контроль времени как один из методов защиты в ТКС.	4	ОПК-3, ПК-4
	Итого	4	
22 Аналого-цифровой преобразователь (АЦП)	ЦАП/АЦП изучение работы с аналоговыми приборами.	4	ОПК-3, ПК-4
	Итого	4	
24 Универсальный асинхронный приемопередатчик (UART)	Соединение микрокомпьютеров с использованием UART. Исследование различных режимов работы.	4	ОПК-3, ПК-4
	Итого	4	
25 Последовательный периферийный интерфейс (SPI)	Соединение микрокомпьютеров по SPI. Исследование режимов работы.	4	ОПК-3, ПК-4
	Итого	4	
26 CAN протокол	Соединение нескольких МК по CAN шине. Исследование достижимых параметров сети.	4	ОПК-3, ПК-4
	Итого	4	
Итого за семестр		28	
Итого		56	

8. Практические занятия (семинары)

Наименование практических занятий (семинаров) приведено в таблице 8.1.

Таблица 8.1 – Наименование практических занятий (семинаров)

Названия разделов	Наименование практических занятий (семинаров)	Трудоемкость, ч	Формируемые компетенции
8 семестр			
2 Инструментальные средства коллективного ведения проектов redmine и svn.	Регистрация на электронном информационном ресурсе http://esau.tusur.ru/ . Освоение приемов пользования этим ресурсом. Выполнение тестовых заданий. Общение с коллегами и обмен данными через этот ресурс.	2	ПК-4
	Итого	2	
3 Особенности языка Си(Си++) в разработке высоконадежного ПО для телекоммуникационных систем (ТКС).	Язык Си/Си++ для встраиваемых систем (Embedded C/C++). Использование расширений языка Си в среде разработки IAR Embedded Workbench. Парадигмы программирования, процедурное, структурное	6	ОПК-3

Согласована на портале № 42522

	программирование, объéктно-ориентúрованное, автоматный стиль кодирования, стили кодирования, стандарты оформления кода (Doxygen).Примеры решений индивидуальных заданий в аудитории.		
	Итого	6	
4 Создание и конфигурация проектов в среде IAR и Keil uVision	Установка, практическое знакомство со средами разработки ПО. Запуск тестовых примеров в симуляторе	4	ПК-4
	Итого	4	
5 Среда разработки программного обеспечения NetBeans.	Установка, настройка, запуск тестовых примеров	4	ПК-4
	Итого	4	
8 Архитектура процессора Cortex-M3	Дальнейшее знакомство со средами разработки ПО. Знакомство с программной моделью микроконтроллера путём пошагового исполнения программы, просматривания и изменения регистров и содержимого памяти. Выполнение коротких тестовых заданий.	2	ПК-4
	Итого	2	
10 Система команд процессора	Практическое знакомство с системой команд. Машинный код программы. Способы адресации. Оптимизация кода компилятором. Оптимизация кода вручную. Выполнение коротких тестовых примеров.	4	ПК-4
	Итого	4	
11 Побитовый доступ к памяти.	Разработка кода для чтения/записи одного бита программным способом в произвольном месте памяти. Разработка кода при наличии аппаратной реализации доступа к битам. Прифилировка кода для того и другого варианта.	2	ПК-4
	Итого	2	
12 Подсистема отладки в архитектуре ARMv7M	Интерфейс J-link, JTAG. Аппаратные средства отладки микроконтроллеров.	2	ОПК-3
	Итого	2	
13 Микрокомпьютер MSTN-M100. Варианты его использования в телекоммуникационных системах и интернете вещей.	Знакомство с микрокомпьютером. Установка необходимого ПО. Знакомство со средой разработки и библиотеками программ. Запуск готовых примеров. Разработка и испытание простейших тестовых программ.	2	ОПК-3, ПК-4

Согласована на портале № 42522

	Итого	2	
Итого за семестр		28	
9 семестр			
15 Основные математические модели цифровой обработки сигналов (ЦОС)	Повторение пройденного материала из прошлых курсов. Решение тестовых заданий.	4	ОПК-3
	Итого	4	
17 Порты ввода-вывода общего назначения	Запуск готовых тестовых примеров. Подключение внешних цифровых устройств к МК на макетной плате, испытание собранного комплекта в работе.	2	ОПК-3, ПК-4
	Итого	2	
18 Система тактирования и аппаратные прерывания.	Синхронизация по времени в МК и ТКС. Контроллер прерываний NVIC. Практические примеры использования. Моделирование атак. Паралич сети.	2	ОПК-3, ПК-4
	Итого	2	
19 Аппаратные таймеры	Программирование аппаратных таймеров.	2	ОПК-3, ПК-4
	Итого	2	
20 Операционные системы реального времени для микроконтроллеров	Создание проекта с использованием ОСРВ. Выполнение предыдущих тестовых примеров с под управлением ОСРВ. Профилировка кода, сравнение результатов.	2	ОПК-3, ПК-4
	Итого	2	
21 Прямой доступ к памяти	Практическая работа с контроллером DMA	2	ПК-4
	Итого	2	
22 Аналого-цифровой преобразователь (АЦП)	Практическое изучение устройства и особенностей работы АЦП. Конфигурирование АЦП. Запуск тестовых примеров, модернизация кода.	2	ОПК-3, ПК-4
	Итого	2	
23 Цифро-аналоговый преобразователь (ЦАП)	Практическое изучение устройства и особенностей работы ЦАП. Конфигурирование портов для ЦАП. Запуск тестовых примеров, модернизация кода.	2	ОПК-3, ПК-4
	Итого	2	
24 Универсальный асинхронный приемопередатчик (UART)	Соединение двух микроконтроллеров по UART	2	ОПК-3, ПК-4
	Итого	2	
25 Последовательный	Соединение двух микроконтроллеров по	2	ОПК-3, ПК-4

Согласована на портале № 42522

периферийный интерфейс (SPI)	SPI		
	Итого	2	
26 CAN протокол	Соединение двух микроконтроллеров с использованием CAN шины.	2	ОПК-3, ПК-4
	Итого	2	
27 Простейшая компьютерная сеть на основе MSTN-M100.	Разработка простейшей локальной вычислительной сети -- простейшей телекоммуникационной системы.Расчёт, разработка, настройка, испытание, рекламная компания, отправка потребителю, сопровождение.	4	ОПК-3, ПК-4
	Итого	4	
Итого за семестр		28	
Итого		56	

9. Самостоятельная работа

Виды самостоятельной работы, трудоемкость и формируемые компетенции представлены в таблице 9.1.

Таблица 9.1 – Виды самостоятельной работы, трудоемкость и формируемые компетенции

Названия разделов	Виды самостоятельной работы	Трудоемкость, ч	Формируемые компетенции	Формы контроля
8 семестр				
1 Введение	Проработка лекционного материала	1	ОПК-3, ПК-4	Зачет, Опрос на занятиях, Тест
	Итого	1		
2 Инструментальные средства коллективного ведения проектов redmine и svn.	Проработка лекционного материала	1	ПК-4	Опрос на занятиях, Тест
	Итого	1		
3 Особенности языка Си(Си++) в разработке высоконадежного ПО для телекоммуникационных систем (ТКС).	Проработка лекционного материала	6	ОПК-3	Зачет, Опрос на занятиях, Тест
	Итого	6		
5 Среда разработки программного обеспечения NetBeans.	Подготовка к практическим занятиям, семинарам	1	ПК-4	Зачет, Опрос на занятиях, Отчет по лабораторной работе, Отчет по практическому занятию, Тест
	Проработка лекционного материала	1		
	Оформление отчетов по лабораторным работам	1		
	Итого	3		

Согласована на портале № 42522

7 Устройство и алгоритм работы микропроцессора.	Проработка лекционного материала	1	ОПК-3, ПК-4	Зачет, Опрос на занятиях, Тест
	Итого	1		
8 Архитектура процессора Cortex-M3	Проработка лекционного материала	1	ОПК-3, ПК-4	Зачет, Опрос на занятиях, Отчет по лабораторной работе, Тест
	Оформление отчетов по лабораторным работам	1		
	Итого	2		
9 Организация стека и памяти в архитектуре ARMv7. Особенности данной архитектуры, предназначенные для работы операционных систем.	Проработка лекционного материала	1	ОПК-3, ПК-4	Зачет, Опрос на занятиях, Отчет по лабораторной работе, Тест
	Оформление отчетов по лабораторным работам	1		
	Итого	2		
10 Система команд процессора	Проработка лекционного материала	1	ОПК-3, ПК-4	Зачет, Опрос на занятиях, Тест
	Итого	1		
11 Побитовый доступ к памяти.	Подготовка к практическим занятиям, семинарам	2	ПК-4, ОПК-3	Зачет, Опрос на занятиях, Отчет по лабораторной работе, Тест
	Оформление отчетов по лабораторным работам	1		
	Итого	3		
12 Подсистема отладки в архитектуре ARMv7M	Оформление отчетов по лабораторным работам	1	ОПК-3, ПК-4	Зачет, Отчет по лабораторной работе, Тест
	Итого	1		
13 Микрокомпьютер MSTN-M100. Варианты его использования в телекоммуникационных системах и интернете вещей.	Подготовка к практическим занятиям, семинарам	2	ОПК-3, ПК-4	Зачет, Опрос на занятиях, Тест
	Итого	2		
14 Подготовка к сдаче зачета.	Проработка лекционного материала	1	ОПК-3, ПК-4	Тест
	Итого	1		
Итого за семестр		24		
9 семестр				
15 Основные	Проработка	1	ОПК-3	Опрос на

Согласована на портале № 42522

математические модели цифровой обработки сигналов (ЦОС)	лекционного материала			занятиях, Тест, Экзамен
	Итого	1		
16 Аппаратные средства для ЦОС. Универсальные и специализированные аппаратные средства ТКС	Проработка лекционного материала	1	ОПК-3, ПК-4	Опрос на занятиях, Тест
	Итого	1		
17 Порты ввода-вывода общего назначения	Подготовка к практическим занятиям, семинарам	2	ОПК-3, ПК-4	Опрос на занятиях, Тест, Экзамен
	Проработка лекционного материала	1		
	Итого	3		
18 Система тактирования и аппаратные прерывания.	Подготовка к практическим занятиям, семинарам	1	ОПК-3, ПК-4	Опрос на занятиях, Отчет по практическому занятию, Тест, Экзамен
	Проработка лекционного материала	1		
	Итого	2		
19 Аппаратные таймеры	Подготовка к практическим занятиям, семинарам	1	ОПК-3, ПК-4	Опрос на занятиях, Тест, Экзамен
	Проработка лекционного материала	1		
	Итого	2		
20 Операционные системы реального времени для микроконтроллеров	Подготовка к практическим занятиям, семинарам	1	ОПК-3, ПК-4	Опрос на занятиях, Тест, Экзамен
	Проработка лекционного материала	1		
	Итого	2		
21 Прямой доступ к памяти	Подготовка к практическим занятиям, семинарам	2	ПК-4	Опрос на занятиях, Тест, Экзамен
	Проработка лекционного материала	1		
	Итого	3		
22 Аналого-цифровой преобразователь (АЦП)	Подготовка к практическим	3	ОПК-3, ПК-4	Опрос на занятиях, Тест,

Согласована на портале № 42522

	занятиям, семинарам			Экзамен
	Проработка лекционного материала	1		
	Итого	4		
23 Цифро-аналоговый преобразователь (ЦАП)	Проработка лекционного материала	1	ОПК-3, ПК-4	Опрос на занятиях, Тест, Экзамен
	Итого	1		
24 Универсальный асинхронный приемопередатчик (UART)	Подготовка к практическим занятиям, семинарам	2	ОПК-3, ПК-4	Опрос на занятиях, Тест, Экзамен
	Проработка лекционного материала	1		
	Итого	3		
25 Последовательный периферийный интерфейс (SPI)	Подготовка к практическим занятиям, семинарам	2	ОПК-3, ПК-4	Опрос на занятиях, Тест, Экзамен
	Проработка лекционного материала	1		
	Итого	3		
26 CAN протокол	Подготовка к практическим занятиям, семинарам	2	ОПК-3, ПК-4	Опрос на занятиях, Отчет по лабораторной работе, Тест, Экзамен
	Проработка лекционного материала	1		
	Оформление отчетов по лабораторным работам	4		
	Итого	7		
27 Простейшая компьютерная сеть на основе MSTN-M100.	Подготовка к практическим занятиям, семинарам	1	ОПК-3, ПК-4	Опрос на занятиях, Отчет по практическому занятию, Тест, Экзамен
	Проработка лекционного материала	1		
	Итого	2		
Итого за семестр		34		
	Подготовка и сдача экзамена	36		Экзамен
Итого		94		

Согласована на портале № 42522

10. Курсовой проект / курсовая работа

Не предусмотрено РУП.

11. Рейтинговая система для оценки успеваемости обучающихся

11.1. Балльные оценки для элементов контроля

Таблица 11.1 – Балльные оценки для элементов контроля

Элементы учебной деятельности	Максимальный балл на 1-ую КТ с начала семестра	Максимальный балл за период между 1КТ и 2КТ	Максимальный балл за период между 2КТ и на конец семестра	Всего за семестр
8 семестр				
Зачет			30	30
Опрос на занятиях	5	5	5	15
Отчет по лабораторной работе	10	10	10	30
Отчет по практическому занятию		5	5	10
Тест	5	5	5	15
Итого максимум за период	20	25	55	100
Нарастающим итогом	20	45	100	100
9 семестр				
Опрос на занятиях	5	5	5	15
Отчет по лабораторной работе	10	10	10	30
Отчет по практическому занятию		5	5	10
Тест	5	5	5	15
Итого максимум за период	20	25	25	70
Экзамен				30
Нарастающим итогом	20	45	70	100

11.2. Пересчет баллов в оценки за контрольные точки

Пересчет баллов в оценки за контрольные точки представлен в таблице 11.2.

Таблица 11.2 – Пересчет баллов в оценки за контрольные точки

Баллы на дату контрольной точки	Оценка
≥ 90% от максимальной суммы баллов на дату КТ	5
От 70% до 89% от максимальной суммы баллов на дату КТ	4
От 60% до 69% от максимальной суммы баллов на дату КТ	3
< 60% от максимальной суммы баллов на дату КТ	2

11.3. Пересчет суммы баллов в традиционную и международную оценку

Пересчет суммы баллов в традиционную и международную оценку представлен в таблице 11.3.

Согласована на портале № 42522

Таблица 11.3 – Пересчет суммы баллов в традиционную и международную оценку

Оценка (ГОС)	Итоговая сумма баллов, учитывает успешно сданный экзамен	Оценка (ECTS)
5 (отлично) (зачтено)	90 - 100	A (отлично)
4 (хорошо) (зачтено)	85 - 89	B (очень хорошо)
	75 - 84	C (хорошо)
	70 - 74	D (удовлетворительно)
3 (удовлетворительно) (зачтено)	65 - 69	
	60 - 64	E (посредственно)
2 (неудовлетворительно) (не зачтено)	Ниже 60 баллов	F (неудовлетворительно)

12. Учебно-методическое и информационное обеспечение дисциплины

12.1. Основная литература

1. Технология разработки программных систем [Электронный ресурс]: Учебное пособие / Боровской И. Г. - 2012. 260 с. — Режим доступа: https://edu.tusur.ru/publications/2436 (дата обращения: 19.05.2018).

2. Сети связи и системы коммутации [Электронный ресурс]: Учебное пособие / В. М. Винокуров - 2012. 304 с. — Режим доступа: https://edu.tusur.ru/publications/694 (дата обращения: 19.05.2018).

12.2. Дополнительная литература

1. Половко, Анатолий Михайлович. Основы теории надежности : Учебное пособие для вузов / А. М. Половко , С. В. Гуров. - 2-е изд., перераб. и доп. - СПб.: БХВ-Петербург, 2006. - 702 с. (наличие в библиотеке ТУСУР - 30 экз.)

2. Хартов, Вячеслав Яковлевич. Микропроцессорные системы: учебное пособие для вузов / В. Я. Хартов. - М. : Академия, 2010. - 352 с. (наличие в библиотеке ТУСУР - 16 экз.)

3. Гусев С. Двухъядерный микроконтроллер компании «Миландр» для высоконадёжных применений. // Электронные Компоненты - №7 — 2011 — с.34-36. [Электронный ресурс]: — Режим доступа: http://milandr.ru/upload/iblock/e66/e66b760a26e878d948e22fb013fb853b.pdf (дата обращения: 19.05.2018).

4. Шумилин С. Какоулин М. Сбоеустойчивый микроконтроллер на базе ядра ARM Cortex-M4F для систем с повышенными требованиями надежности, разработанный ЗАО «ПКК Миландр» // Компоненты и технологии - № 12 — 2013 — с. 90-92. [Электронный ресурс]: — Режим доступа: http://milandr.ru/upload/iblock/9fa/9fac952ebc3c2e60979d4df5e531c17d.pdf (дата обращения: 19.05.2018).

5. Технологии разработки программного обеспечения: современный курс по программной инженерии [Текст] : учебник для вузов / С. А. Орлов, Б. Я. Цилькер. - 4-е изд. - СПб. : ПИТЕР, 2012. - 608 с (наличие в библиотеке ТУСУР - 13 экз.)

6. Телекоммуникационные системы [Электронный ресурс]: Учебное пособие / А. В. Пуговкин - 2007. 202 с. — Режим доступа: https://edu.tusur.ru/publications/1265 (дата обращения: 19.05.2018).

12.3. Учебно-методические пособия

12.3.1. Обязательные учебно-методические пособия

1. Недяк С.П., Шаропин Ю.Б. Лабораторный практикум по микроконтроллерам семейства Cortex-M. Методическое пособие по проведению работ на отладочных платах фирмы «Миландр». - Томск [Электронный ресурс]: ТУСУР, 2017. - 110 с. — Режим доступа: https://edu.tusur.ru/lecturer/publications/7010/download (дата обращения: 19.05.2018).

2. Шаропин, Ю. Б. Методическое пособие по проведению практических работ на отладочных платах фирмы "Миландр" [Электронный ресурс]: Учебно-методическое пособие для

Согласована на портале № 42522

специальностей: 15.03.04 Автоматизация технологических процессов и производств, 11.04.04 Электроника и наноэлектроника [Электронный ресурс] / Шаропин Ю. Б. — Томск: ТУСУР, 2017. — 26 с. — Режим доступа: https://edu.tusur.ru/lecturer/publications/7018/download. — Режим доступа: https://edu.tusur.ru/lecturer/publications/7018/download (дата обращения: 19.05.2018).

3. Шаропин, Ю. Встраиваемые системы для ответственных применений [Электронный ресурс]: Пособие по самостоятельной работе [Электронный ресурс] / Шаропин Ю. — Томск: ТУСУР, 2017. — 9 с. — Режим доступа: https://edu.tusur.ru/lecturer/publications/7015/download — Режим доступа: https://edu.tusur.ru/lecturer/publications/7015/download (дата обращения: 19.05.2018).

12.3.2. Учебно-методические пособия для лиц с ограниченными возможностями здоровья и инвалидов

Учебно-методические материалы для самостоятельной и аудиторной работы обучающихся из числа лиц с ограниченными возможностями здоровья и инвалидов предоставляются в формах, адаптированных к ограничениям их здоровья и восприятия информации.

Для лиц с нарушениями зрения:

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

- в форме электронного документа;
- в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

- в форме электронного документа;
- в печатной форме.

12.4. Профессиональные базы данных и информационные справочные системы

1. https://edu.tusur.ru/
2. https://elibrary.ru/ - Библиографическая база данных научных публикаций российских ученых
3. http://fpi.gov.ru/ - Фонд перспективных исследований
4. Рекомендуется использовать информационные, справочные и нормативные базы данных https://lib.tusur.ru/ru/resursy/bazy-dannyh

13. Материально-техническое обеспечение дисциплины и требуемое программное обеспечение

13.1. Общие требования к материально-техническому и программному обеспечению дисциплины

13.1.1. Материально-техническое и программное обеспечение для лекционных занятий

Для проведения занятий лекционного типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации используется учебная аудитория с количеством посадочных мест не менее 22-24, оборудованная доской и стандартной учебной мебелью. Имеются демонстрационное оборудование и учебно-наглядные пособия, обеспечивающие тематические иллюстрации по лекционным разделам дисциплины.

13.1.2. Материально-техническое и программное обеспечение для практических занятий

Лаборатория электротехники, электроники и схемотехники / Лаборатория измерений в телекоммуникационных системах

учебная аудитория для проведения занятий лекционного типа, учебная аудитория для проведения занятий практического типа, учебная аудитория для проведения занятий лабораторного типа

634045, Томская область, г. Томск, ул. Красноармейская, д. 146, 404 ауд.

Описание имеющегося оборудования:

- Доска TraceBoard TS-408L;
- Мультимедийный проектор ViewSonic PJD5154 DLP;
- Компьютеры класса не ниже Celeron 2.4 GHz/256Mb/40Gb (4 шт.);

Согласована на портале № 42522

- Лабораторные стенды: "Исследование законов Ома и Кирхгофа при гармоническом воздействии", "Исследование разветвленных цепей переменного тока", "Исследование разветвленных цепей постоянного тока", "Исследование цепи постоянного тока с одним источником", "Резонанс в последовательном колебательном контуре", "Резонанс в параллельном колебательном контуре", "Исследование разветвленных цепей и магнитосвязанных индуктивностей", "Исследование RC-фильтров", "Исследование переходных процессов в цепях первого и второго порядков", "Исследование длинной линии в стационарном и переходном режимах";

- Отладочные комплекты фирмы "Миландр" в составе: MDR32F2QI (1 шт.), 1986ВЕ93У (1 шт.), 1986ВЕ91 (4 шт.), 1967ВЦ1Т (2 шт.), 1901ВЦ1Т (2 шт.);

- Отладчики стандарта IEEE 1149. (JTAG) типа J-Link (8 шт.);

- Микрокомпьютер фирмы ИНТЕК;

- MSTN-M100 (10 шт.);

- Мультиметр;

- Осциллограф;

- 3D принтер Felix 3.0 (1 шт.);

- Комплект специализированной учебной мебели;

- Рабочее место преподавателя.

Стенды для исследования параметров сетевого трафика, включающие:

- структурированную кабельную систему, объединяющую компьютеры аудитории в локальную вычислительную сеть;

- средства анализа сетевого трафика и углубленной проверки сетевых пакетов: анализатор трафика Wireshark, дистрибутив Kali Linux;

Комплексы для создания элементов телекоммуникационных систем на базе:

- одноплатных компьютеров Milestone M-100

- отладочных плат K1986BE92QI;

- отладочных плат Genuino 101$

- платы расширения для организации линий связи посредством: Ethernet, Wi-Fi, GSM, bluetooth, и т.д;

Комплект измерительного оборудования в составе: Анализатор кабельных сетей MI 2016 Multi LAN 350, Анализатор Wi-Fi сетей NETSCOUT AirCheck G2

Программное обеспечение:

- Kaspersky endpoint security
- Microsoft Windows 7 Pro

13.1.3. Материально-техническое и программное обеспечение для лабораторных работ

Лаборатория электротехники, электроники и схемотехники / Лаборатория измерений в телекоммуникационных системах

учебная аудитория для проведения занятий лекционного типа, учебная аудитория для проведения занятий практического типа, учебная аудитория для проведения занятий лабораторного типа

634045, Томская область, г. Томск, ул. Красноармейская, д. 146, 404 ауд.

Описание имеющегося оборудования:

- Доска TraceBoard TS-408L;

- Мультимедийный проектор ViewSonic PJD5154 DLP;

- Компьютеры класса не ниже Celeron 2.4 GHz/256Mb/40Gb (4 шт.);

- Лабораторные стенды: "Исследование законов Ома и Кирхгофа при гармоническом воздействии", "Исследование разветвленных цепей переменного тока", "Исследование разветвленных цепей постоянного тока", "Исследование цепи постоянного тока с одним источником", "Резонанс в последовательном колебательном контуре", "Резонанс в параллельном колебательном контуре", "Исследование разветвленных цепей и магнитосвязанных индуктивностей", "Исследование RC-фильтров", "Исследование переходных процессов в цепях первого и второго порядков", "Исследование длинной линии в стационарном и переходном

Согласована на портале № 42522

режимах";

- Отладочные комплекты фирмы "Миландр" в составе: MDR32F2QI (1 шт.), 1986ВЕ93У (1 шт.), 1986ВЕ91 (4 шт.), 1967ВЦ1Т (2 шт.), 1901ВЦ1Т (2 шт.);
- Отладчики стандарта IEEE 1149. (JTAG) типа J-Link (8 шт.);
- Микрокомпьютер фирмы ИНТЕК;
- MSTN-M100 (10 шт.);
- Мультиметр;
- Осциллограф;
- 3D принтер Felix 3.0 (1 шт.);
- Комплект специализированной учебной мебели;
- Рабочее место преподавателя.

Стенды для исследования параметров сетевого трафика, включающие:

- структурированную кабельную систему, объединяющую компьютеры аудитории в локальную вычислительную сеть;
- средства анализа сетевого трафика и углубленной проверки сетевых пакетов: анализатор трафика Wireshark, дистрибутив Kali Linux;

Комплексы для создания элементов телекоммуникационных систем на базе:

- одноплатных компьютеров Milestone M-100
- отладочных плат K1986BE92QI;
- отладочных плат Genuino 101$
- платы расширения для организации линий связи посредством: Ethernet, Wi-Fi, GSM, bluetooth, и т.д;

Комплект измерительного оборудования в составе: Анализатор кабельных сетей MI 2016 Multi LAN 350, Анализатор Wi-Fi сетей NETSCOUT AirCheck G2

Программное обеспечение:

- Kaspersky endpoint security
- Microsoft Windows 7 Pro

13.1.4. Материально-техническое и программное обеспечение для самостоятельной работы

Для самостоятельной работы используются учебные аудитории (компьютерные классы), расположенные по адресам:

- 634050, Томская область, г. Томск, Ленина проспект, д. 40, 233 ауд.;
- 634045, Томская область, г. Томск, ул. Красноармейская, д. 146, 201 ауд.;
- 634034, Томская область, г. Томск, Вершинина улица, д. 47, 126 ауд.;
- 634034, Томская область, г. Томск, Вершинина улица, д. 74, 207 ауд.

Состав оборудования:

- учебная мебель;
- компьютеры класса не ниже ПЭВМ INTEL Celeron D336 2.8ГГц. - 5 шт.;
- компьютеры подключены к сети «Интернет» и обеспечивают доступ в электронную информационно-образовательную среду университета.

Перечень программного обеспечения:

- Microsoft Windows;
- OpenOffice;
- Kaspersky Endpoint Security 10 для Windows;
- 7-Zip;
- Google Chrome.

13.2. Материально-техническое обеспечение дисциплины для лиц с ограниченными возможностями здоровья и инвалидов

Освоение дисциплины лицами с ограниченными возможностями здоровья и инвалидами осуществляется с использованием средств обучения общего и специального назначения.

Согласована на портале № 42522

При занятиях с обучающимися **с нарушениями слуха** предусмотрено использование звукоусиливающей аппаратуры, мультимедийных средств и других технических средств приема/передачи учебной информации в доступных формах, мобильной системы преподавания для обучающихся с инвалидностью, портативной индукционной системы. Учебная аудитория, в которой занимаются обучающиеся с нарушением слуха, оборудована компьютерной техникой, аудиотехникой, видеотехникой, электронной доской, мультимедийной системой.

При занятиях с обучающимися **с нарушениями зрениями** предусмотрено использование в лекционных и учебных аудиториях возможности просмотра удаленных объектов (например, текста на доске или слайда на экране) при помощи видеоувеличителей для комфортного просмотра.

При занятиях с обучающимися **с нарушениями опорно-двигательного аппарата** используются альтернативные устройства ввода информации и другие технические средства приема/передачи учебной информации в доступных формах, мобильной системы обучения для людей с инвалидностью.

14. Оценочные материалы и методические рекомендации по организации изучения дисциплины

14.1. Содержание оценочных материалов и методические рекомендации

Для оценки степени сформированности и уровня освоения закрепленных за дисциплиной компетенций используются оценочные материалы в составе:

14.1.1. Тестовые задания

1. Какому понятию соответствует следующее определение: «абстрактное представление ЭВМ, которое отражает ее структурную, схемотехническую и логическую организацию»?

Система обработки информации
Вычислительная система
Архитектура ЭВМ
Технологический процесс

2. Какой объем памяти можно адресовать, используя 16-разрядную шину адреса?

1 Мб
16 Кб
64 Кб
32 Мб

3. В качестве запоминающего элемента в микросхемах SRAM используется…

Конденсатор
Резистор
Триггер
Диод

4. Какое определение соответствует понятию «команда»?

Элементарный акт преобразования или передачи информации, выполняемый, как правило, за один машинный такт

Перечень сведений, необходимых для выполнения операций

Записанная в некотором алфавите совокупность всех сведений, необходимых для выполнения некоторых операции в машине

Последовательность микрокоманд или микроопераций, необходимых для выполнения одной машинной операции

5. В составе регистра флагов процессора Intel 8086 к арифметическим флагам относится…

IF – флаг прерываний
DF – флаг направления
ZF – флаг нуля
TF – флаг трассировки

Согласована на портале № 42522

6. Какой из методов управления вводом/выводом подразумевает полный контроль ЦП над всеми этапами осуществляемой процедуры ввода-вывода?

Ввод/вывод по прерываниям

Прямой доступ к памяти

Программно-управляемый ввод-вывод

Пользовательский ввод/вывод

7. При решении каких задач рекомендуется использование микроконтроллеров?

Для серфинга в интернете и работы с документами

Для предоставления своих ресурсов пользователям в сети

Для решения сложных научно-технических задач

Для управления другими устройствами

8. Какой недостаток имеют системы с общей памятью, построенные на системной шине?

Плохо масштабируются

Высокая стоимость разработки

Низкая скорость межпроцессорного обмена

Каждый процессор может использовать только ограниченный объем локального банка памяти

9. CISC (Complex Instruction Set Computer) подразумевает, что процессор:

Поддерживает очень большой набор команд и имеет небольшое число регистров

Поддерживает ограниченный набор команд и имеет небольшое число регистров

Поддерживает очень большой набор команд и имеет большое число регистров

Поддерживает ограниченный набор команд и имеет большое число регистров

10. Адрес непрерывного, несегментированного адресного пространства — это:

Линейный адрес

Логический адрес

Физический адрес

Реальный адрес

11. В чем состоит основная задача процессора?

В выполнении программы

В распределении оперативной памяти

В идентификации устройств

В обработке прерываний

12. К адресным регистрам исполнительного блока микропроцессора относится:

SP

BX

AX

CX

13. Какие классы интерфейсов выделяют в соответствии с функциональным назначением?

Системные интерфейсы, интерфейсы периферийного оборудования, программно управляемые модульные системы и приборы, интерфейсы сетей передачи данных

Односторонние, двусторонние

Синхронные, асинхронные

Параллельные, последовательные

14. Какие операции может выполнять ПЗУ?

Чтение и хранение

Согласована на портале № 42522

Чтение, запись и хранение
Запись и хранение
Чтение и запись

15. По какому признаку интерфейсы делятся на магистральный, радиальный, цепочный и комбинированный?
По способу соединения компонентов
По режиму передачи информации
По способу передачи информации
По принципу обмена информацией

16. По шине управления передается:
Сигнал, определяющий, какую операцию необходимо выполнить
Адрес участвующих в обмене элементов памяти
Информация, записываемая в память
Информация, считываемая из памяти

17. Какие языки относятся к языкам программирования низкого уровня?
Процедурно-ориентированные
Машинно-ориентированные
Проблемно-ориентированные
Объектно-ориентироавнные

18. В каком виде передачи данных каждая передаваемая последовательность символов начинается со стартового и завершается стоповым битом?
Асинхронной.
Синхронной.
Изохронная.
Асинхронной и синхронной

19. Какой оператор в си-подобных языках программирования используется для принятия решений?
cout
if
while
for

20. В идентификаторах в си-подобных языках программирования можно использовать:
Заглавные и строчные латинские буквы, цифры и знак подчеркивания
Заглавные и строчные латинские буквы
Заглавные и строчные латинские буквы, цифры
Заглавные и строчные латинские буквы, знак подчеркивания

14.1.2. Экзаменационные вопросы

1. Развитие вычислительной техники. Поколения ЭВМ.
2. Перспективы развития микропроцессорнойтехники. Эволюция микропроцессоров.
3. Принцип программного управления.
4. Классификация микропроцессоров (МП).
5. Структурная организация микро-ЭВМ (микропроцессорных систем (МПС)).
6. Алгоритм выполнения команды в МПС.
7. Общая структура МП.
8. Программно-управляемый ввод/вывод (Способы обмена информацией в МПС).
9. Организация прерываний в микроЭВМ (Способы обмена информацией в МПС).
10. Организация прямого доступа к памяти (Способы обмена информацией в МПС).
11. Типы архитектур МП. Особенности. Достоинства недостатки.

Согласована на портале № 42522

12. Основные характеристики микропроцессоров и микро-ЭВМ.
13. Микроконтроллеры (МК). Определение. Обобщенная структурная схема.
14. Встроенные отладочные средства современных МК.
15. Обзор современных микроконтроллеров. Тенденции развития. Классификация МК.
16. Общие сведения о МК семейства MCS-51.
17. Принципы программирования на ассемблере.
18. Программирование МПС на языках высокого уровня.
19. ПЛИС. Определение. Типы. Принципы проектирования.
20. Память в микропроцессорных системах (Flash, FRAM, MRAM, SRAM, DRAM). Организация памяти. Примеры использования.
21. Общая характеристика Cortex-M3. Библиотека CMSIS.
22. Программная модель Cortex-M3.
23. Режимы работу ЦПУ Cortex-M3.
24. Характеристика системы команд Thumb-2.
25. Организация доступа к отдельным битам в ЦПУ Cortex-M3.
26. Системный таймер Cortex-M3.
27. Обработка исключений и прерываний. Контроллер NVIC.
28. Интегрированная среда разработки IAR Embedded Workbench for ARM. Процесс получения «прошивки».
29. Блок сброса и управления тактовыми частотами МК Миландр или STM32.
30. Инструментальные средства разработки и отладки МПС.
31. Конвейер Cortex-M3. Аппаратная и программная реализация. IT – блок.
32. Работа Cortex-M3 под управлением RTOS.
33. Организация стека в Cortex-M3.

14.1.3. Темы опросов на занятиях

Аппаратная реализация внутрисхемной отладки. Особенности её использования, настройки проекта.

Подмножество языка Си++ для ВС (Embedded C/C++). Использование модификаторов (volatile, const,), union, директив среды разработки IAR. Доступ к битам. Работа с указателями.

История возникновения IDE, назначение, особенности использования.

Основные понятия, факторы риска, и методы повышения надежности защиты информации. Риски текущие и потенциальные, связанные с использованием зарубежной элементной базы и программного обеспечения (ПО)

Основы технологии производства микросхем. Классификация и характеристика запоминающих устройств. Требования и особенности их использования в ТКС.

Структурная схема микропроцессора. Основное функциональное назначение отдельных блоков. Эволюция микропроцессора.

Фирма и архитектура ARM. Особенности этой архитектуры. Причины ее мировой популярности.

Конструктивные особенности аппаратных средств для ответственных и высоконадёжных применений. Пример решения данной задачи в архитектуре ARMv7

Система команд для Cortex-M3. Понятие оптимизации кода. Основные приемы получения высокоскоростного кода.

История и причины появления микрокомпьютера MSTN-M100, его характеристики и варианты использования в различных узлах автоматики и системах телекоммуникаций.

Повторение пройденного материала из прошлых курсов. Основные задачи,решаемые в теории цифровой обработки сигналов.

Преобразование информации в каналах связи. Проблемы защиты информации, передаваемой по каналам связи. Аппаратные и схемотехнические решения в ТКС. История и тенденции развития ТКС.

Устройство, назначение и использование цифровых портов микроконтроллера. Варианты схемотехнических решений.

Конфигурирование портов при разработке ПО. Типичные ошибки разработчиков,

Согласована на портале № 42522

влияющие на надёжность работы микроконтроллера в составе ТКС.

Генераторы тактового сигнала. Контроллер аппаратных прерываний. Схемотехника подключения внешних устройств.

Назначение и режимы работы аппаратных таймеров. Конфигурирование таймеров.

Назначение прямого доступа к памяти. Пример создания проекта с использованием DMA контроллера.

Устройство и принцип работы АЦП. Конфигурирование портов МК под АЦП. Схемотехника подключения аналоговых внешних устройств.

Назначение и внутреннее устройство ЦАП. Параметры, характеризующие работу ЦАП. Типичные аналоговые приборы, схемотехника их подключения.

Назначение и устройство UART. Примеры подключения.

Назначение, режимы работы, примеры использования в ТКС.

Controller Area Network (CAN) - микроконтроллерная сеть. Назначение, аппаратно-программное обеспечение, примеры использования в ТКС.

14.1.4. Зачёт

1. Что такое информация?
2. Что такое энтропия?
3. Как измеряется количество информации?
4. Что такое бит, дит, нат, байт?
5. Что такое линия связи и какими параметрами она характеризуется?
6. Что такое канал связи? Чем линия связи отличается от канала связи?
7. В каких единицах измеряется пропускная способность канала связи?
8. Как пропускная способность зависит от помех в канале связи?
9. Для чего служит кодирование сообщений? Что такое избыточный код?
10. Каким образом преобразуется сигнал при разговоре двух абонентов по сотовому телефону?
11. Что такое передаточная функция?
12. Изобразите общую структуру канала связи.
13. Известно понятие ортогональные векторы. А что такое ортогональные сигналы?
14. Что такое шум и какими параметрами он характеризуется?
15. Что такое спектральная характеристика сигнала?

14.1.5. Вопросы для подготовки к практическим занятиям, семинарам

Интерфейс J-link, JTAG. Аппаратные средства отладки микроконтроллеров.

Регистрация на электронном информационном ресурсе http://esau.tusur.ru/ . Освоение приемов пользования этим ресурсом. Выполнение тестовых заданий. Общение с коллегами и обмен данными через этот ресурс.

Дальнейшее знакомство со средами разработки ПО. Знакомство с программной моделью микроконтроллера путём пошагового исполнения программы, просматривания и изменения регистров и содержимого памяти. Выполнение коротких тестовых заданий.

Практическое знакомство с системой команд. Машинный код программы. Способы адресации. Оптимизация кода компилятором. Оптимизация кода вручную. Выполнение коротких тестовых примеров.

Знакомство с микрокомпьютером. Установка необходимого ПО. Знакомство со средой разработки и библиотеками программ. Запуск готовых примеров. Разработка и испытание простейших тестовых программ.

Запуск готовых тестовых примеров. Подключение внешних цифровых устройств к МК на макетной плате, испытание собранного комплекта в работе.

Синхронизация по времени в МК и ТКС. Контроллер прерываний NVIC. Практические примеры использования. Моделирование атак. Паралич сети.

Создание проекта с использованием ОСРВ. Выполнение предыдущих тестовых примеров с под управлением ОСРВ. Профилировка кода, сравнение результатов.

Практическая работа с контроллером DMA

Практическое изучение устройства и особенностей работы АЦП. Конфигурирование АЦП. Запуск тестовых примеров, модернизация кода.

Согласована на портале № 42522

Практическое изучение устройства и особенностей работы ЦАП. Конфигурирование портов для ЦАП. Запуск тестовых примеров, модернизация кода.

Соединение двух микроконтроллеров по UART

Разработка простейшей локальной вычислительной сети -- простейшей телекоммуникационной системы.

Расчёт, разработка, настройка, испытание, рекламная компания, отправка потребителю, сопровождение.

14.1.6. Темы лабораторных работ

Установка, настройка среды разработки. Запуск тестового примера. Архивирование и размещение проекта в redmine. Загрузка из redmine проектов коллег. Запуск работ коллег на своём компьютере.

Генерирование тестового сигнала микроконтроллером и запись его на диск. Параметры и уровень шума должны задаваться пользователем.

Адаптация сред разработки для использования микроконтроллеров фирмы "Миландр". Выполнение своего индивидуального задания.

Установка, настройка NetBeans. Выполнение своего индивидуального задания на микрокомпьютере MSTN-M100.

Восстановление USB-загрузчика в памяти программ.

Мигание светодиодом согласно своему индивидуальному заданию.

Написать код, вызывающий переполнение стека. Исследовать программу на отладочных макетах.

Исследование битового доступа к памяти на лабораторных макетах.

Сравнение систем отладки программ в средах Keil, IAR и NetBeans.

Конфигурирование портов. Знакомство с библиотекой CMSIS, стандартной библиотекой драйверов. Подключение ЖКИ дисплея и клавиатуры. Выполнение своего индивидуального задания.

Время в МК и ТКС. Режимы работы таймеров, программирование таймеров. Контроль времени как один из методов защиты в ТКС.

ЦАП/АЦП изучение работы с аналоговыми приборами.

Соединение микрокомпьютеров с использованием UART. Исследование различных режимов работы.

Соединение микрокомпьютеров по SPI. Исследование режимов работы.

Соединение нескольких МК по CAN шине. Исследование достижимых параметров сети.

14.2. Требования к оценочным материалам для лиц с ограниченными возможностями здоровья и инвалидов

Для лиц с ограниченными возможностями здоровья и инвалидов предусмотрены дополнительные оценочные материалы, перечень которых указан в таблице 14.

Согласована на портале № 42522

Таблица 14 – Дополнительные материалы оценивания для лиц с ограниченными возможностями здоровья и инвалидов

Категории обучающихся	Виды дополнительных оценочных материалов	Формы контроля и оценки результатов обучения
С нарушениями слуха	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы	Преимущественно письменная проверка
С нарушениями зрения	Собеседование по вопросам к зачету, опрос по терминам	Преимущественно устная проверка (индивидуально)
С нарушениями опорно-двигательного аппарата	Решение дистанционных тестов, контрольные работы, письменные самостоятельные работы, вопросы к зачету	Преимущественно дистанционными методами
С ограничениями по общемедицинским показаниям	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы, устные ответы	Преимущественно проверка методами исходя из состояния обучающегося на момент проверки

14.3. Методические рекомендации по оценочным материалам для лиц с ограниченными возможностями здоровья и инвалидов

Для лиц с ограниченными возможностями здоровья и инвалидов предусматривается доступная форма предоставления заданий оценочных средств, а именно:

- в печатной форме;
- в печатной форме с увеличенным шрифтом;
- в форме электронного документа;
- методом чтения ассистентом задания вслух;
- предоставление задания с использованием сурдоперевода.

Лицам с ограниченными возможностями здоровья и инвалидам увеличивается время на подготовку ответов на контрольные вопросы. Для таких обучающихся предусматривается доступная форма предоставления ответов на задания, а именно:

- письменно на бумаге;
- набор ответов на компьютере;
- набор ответов с использованием услуг ассистента;
- представление ответов устно.

Процедура оценивания результатов обучения лиц с ограниченными возможностями здоровья и инвалидов по дисциплине предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации:

Для лиц с нарушениями зрения:

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

- в форме электронного документа;
- в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

- в форме электронного документа;
- в печатной форме.

При необходимости для лиц с ограниченными возможностями здоровья и инвалидов процедура оценивания результатов обучения может проводиться в несколько этапов.

Согласована на портале № 42522