

**МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ**  
**Федеральное государственное бюджетное образовательное учреждение высшего образования**  
**«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ**  
**УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»**  
**(ТУСУР)**



УТВЕРЖДАЮ  
Директор департамента образования

Документ подписан электронной подписью  
Сертификат: 1сбсfa0a-52a6-4f49-aef0-5584d3fd4820  
Владелец: Троян Павел Ефимович  
Действителен: с 19.01.2016 по 16.09.2019

**РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ**

**Аппаратное и программное обеспечение ЭВМ**

Уровень образования: **высшее образование - бакалавриат**  
Направление подготовки / специальность: **11.03.04 Электроника и наноэлектроника**  
Направленность (профиль) / специализация: **Промышленная электроника**  
Форма обучения: **очная**  
Факультет: **ФЭТ, Факультет электронной техники**  
Кафедра: **ПрЭ, Кафедра промышленной электроники**  
Курс: **4**  
Семестр: **7**  
Учебный план набора 2017 года

**Распределение рабочего времени**

№	Виды учебной деятельности	7 семестр	Всего	Единицы
1	Лекции	12	12	часов
2	Практические занятия	8	8	часов
3	Всего аудиторных занятий	20	20	часов
4	Самостоятельная работа	52	52	часов
5	Всего (без экзамена)	72	72	часов
6	Общая трудоемкость	72	72	часов
		2.0	2.0	З.Е.

Зачет: 7 семестр

Томск 2018

## ЛИСТ СОГЛАСОВАНИЯ

Рабочая программа дисциплины составлена с учетом требований федерального государственного образовательного стандарта высшего образования (ФГОС ВО) по направлению подготовки (специальности) 11.03.04 Электроника и нанoeлектроника, утвержденного 12.03.2015 года, рассмотрена и одобрена на заседании кафедры ПрЭ «\_\_» \_\_\_\_\_ 20\_\_ года, протокол № \_\_\_\_\_.

Разработчик:

Доцент каф. ПрЭ \_\_\_\_\_ Д. О. Пахмурин

Заведующий обеспечивающей каф.  
ПрЭ

\_\_\_\_\_ С. Г. Михальченко

Рабочая программа дисциплины согласована с факультетом и выпускающей кафедрой:

Декан ФЭТ \_\_\_\_\_ А. И. Воронин

Заведующий выпускающей каф.  
ПрЭ

\_\_\_\_\_ С. Г. Михальченко

Эксперты:

Доцент кафедры физической электроники (ФЭ)

\_\_\_\_\_ И. А. Чистоедова

Профессор кафедры промышленной электроники (ПрЭ)

\_\_\_\_\_ Н. С. Легостаев

## 1. Цели и задачи дисциплины

### 1.1. Цели дисциплины

формирование знаний по основным принципам организации аппаратного и программного обеспечения персональных ЭВМ, овладение методами информационных технологий и подготовка студентов к эффективному практическому применению вычислительных систем с учетом современных тенденций развития вычислительной техники.

### 1.2. Задачи дисциплины

– ознакомление студентов с методами построения аппаратного и программного обеспечения ЭВМ и приобретение практических навыков работы с ними.

## 2. Место дисциплины в структуре ОПОП

Дисциплина «Аппаратное и программное обеспечение ЭВМ» (ФТД.2) относится к блоку ФТД.2.

Предшествующими дисциплинами, формирующими начальные знания, являются: Информационные технологии, Математическое моделирование и программирование, Микропроцессорные устройства и системы, Цифровая и микропроцессорная техника.

Последующими дисциплинами являются: Электронные промышленные устройства.

## 3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

– ОК-7 способностью к самоорганизации и самообразованию;

– ОПК-6 способностью осуществлять поиск, хранение, обработку и анализ информации из различных источников и баз данных, представлять ее в требуемом формате с использованием информационных, компьютерных и сетевых технологий;

– ОПК-7 способностью учитывать современные тенденции развития электроники, измерительной и вычислительной техники, информационных технологий в своей профессиональной деятельности;

– ОПК-9 способностью использовать навыки работы с компьютером, владеть методами информационных технологий, соблюдать основные требования информационной безопасности;

В результате изучения дисциплины обучающийся должен:

– **знать** современные концепции построения аппаратного и программного обеспечения ЭВМ и основные способы управления ресурсами компьютера, структуру микропроцессоров семейства Intel

– **уметь** разрабатывать и настраивать автоматизированные системы на основе современных компьютерных технологий

– **владеть** навыками разработки и наладки автоматизированных систем на основе современных компьютерных технологий

## 4. Объем дисциплины и виды учебной работы

Общая трудоемкость дисциплины составляет 2.0 зачетных единицы и представлена в таблице 4.1.

Таблица 4.1 – Трудоемкость дисциплины

Виды учебной деятельности	Всего часов	Семестры
		7 семестр
Аудиторные занятия (всего)	20	20
Лекции	12	12
Практические занятия	8	8
Самостоятельная работа (всего)	52	52
Самостоятельное изучение тем (вопросов) теоретической части курса	40	40
Подготовка к практическим занятиям, семинарам	12	12

Всего (без экзамена)	72	72
Общая трудоемкость, ч	72	72
Зачетные Единицы	2.0	2.0

## 5. Содержание дисциплины

### 5.1. Разделы дисциплины и виды занятий

Разделы дисциплины и виды занятий приведены в таблице 5.1.

Таблица 5.1 – Разделы дисциплины и виды занятий

Названия разделов дисциплины	Лек., ч	Прак. зан., ч	Сам. раб., ч	Всего часов (без экзамена)	Формируемые компетенции
<b>7 семестр</b>					
1 Открытая архитектура. Поколения микропроцессоров.	2	0	0	2	ОК-7, ОПК-6, ОПК-7, ОПК-9
2 Архитектура процессора. Типы корпусов микросхем центрального процессора.	2	2	0	4	ОК-7, ОПК-6, ОПК-7, ОПК-9
3 Программная модель микропроцессоров.	2	0	0	2	ОК-7, ОПК-6, ОПК-7, ОПК-9
4 Технология Hyper-Pipelined.	0	0	4	4	ОК-7, ОПК-6, ОПК-7, ОПК-9
5 Материнская плата. Chipset (набор интегральных микросхем). Магистральные интерфейсы (шины).	0	0	4	4	ОК-7, ОПК-6, ОПК-7, ОПК-9
6 Магистральные интерфейсы PC. Универсальные шины.	0	0	4	4	ОК-7, ОПК-6, ОПК-7, ОПК-9
7 Чипсеты фирм Intel, VIA Technologies, Ali, AMD.	0	0	4	4	ОК-7, ОПК-6, ОПК-7, ОПК-9
8 Микросхемы памяти.	0	0	4	4	ОК-7, ОПК-6, ОПК-7, ОПК-9
9 Статические, динамические и комбинированные типы микросхем памяти.	2	0	0	2	ОК-7, ОПК-6, ОПК-7, ОПК-9
10 Технологии VCM (Virtual Channel Memory), Active Link и Intellectual RAM. Оперативная память.	2	2	4	8	ОК-7, ОПК-6, ОПК-7, ОПК-9
11 Дисплей. Мониторы. LCD-дисплеи. Видеокарты. Видео ускорители.	1	0	4	5	ОК-7, ОПК-6, ОПК-7, ОПК-9
12 Дисковая подсистема PC.	1	0	0	1	ОК-7, ОПК-6, ОПК-7, ОПК-9
13 BIOS Setup. Настраиваемые параметры.	0	0	4	4	ОК-7, ОПК-6, ОПК-7, ОПК-9
14 Интерфейсы ввода/вывода. Физический и электрический интерфейсы. Кабели и коннекторы.	0	0	0	0	
15 Порт последовательной передачи дан-	0	2	8	10	ОК-7, ОПК-6,

ных, интерфейс RS-232, RS-485.					ОПК-7, ОПК-9
16 Модем. Виды модуляции. Сетевые адаптеры. Методы доступа.	0	0	4	4	ОК-7, ОПК-6, ОПК-7, ОПК-9
17 Внешние запоминающие устройства различных типов. Периферийные устройства. Источники питания. UPS.	0	2	8	10	ОК-7, ОПК-6, ОПК-7, ОПК-9
Итого за семестр	12	8	52	72	
Итого	12	8	52	72	

## 5.2. Содержание разделов дисциплины (по лекциям)

Содержание разделов дисциплин (по лекциям) приведено в таблице 5.2.

Таблица 5.2 – Содержание разделов дисциплин (по лекциям)

Названия разделов	Содержание разделов дисциплины (по лекциям)	Трудоемкость, ч	Формируемые компетенции
7 семестр			
1 Открытая архитектура. Поколения микропроцессоров.	Открытая архитектура. IBM PC, XT, AT, PS/2, PS/1 совместимость и отличия. Поколения микропроцессоров серии x86 фирмы Intel. Процессоры Intel 80286 / 80386 / 80486, Intel Pentium, Intel Pentium Pro, 5x86 (Cyrix), 6x86 (Cyrix), M2 (Cyrix), K6 (AMD), K6-2 (AMD), K6-III (AMD), VIA Cyrix III (Cyrix), Celeron (Intel), Athlon (AMD), Duron (AMD), Morgan (AMD), Pentium II (Intel), Pentium III (Intel), Pentium 4 (Intel).	2	ОК-7, ОПК-6, ОПК-7, ОПК-9
	Итого	2	
2 Архитектура процессора. Типы корпусов микросхем центрального процессора.	Архитектура процессора. SX, DX, SX2, DX2 и DX4. Ядро, кэш и конвейер процессора. Микронная технология, зерно, напряжение питания ядра процессора. Тактовая частота и Bus Factor. Кэш L1, L2 и L3. Математический сопроцессор. Типы корпусов микросхем центрального процессора (PQFP, SQFP, PGA, SPGA, PPGA). SEC-картридж, ZIF, Socket и Slot.	2	ОК-7, ОПК-6, ОПК-7, ОПК-9
	Итого	2	
3 Программная модель микропроцессоров.	Программная модель микропроцессоров серии x86. Процессоры (cisc, risc, misk, hll). Регистры процессора. Сопроцессор (модуль плавающей точкой). Регистры сопроцессора. MMX-технология, команды MMX. Другие SIMD-технологии (XMM, MMX2/3DNow!, Enhanced 3DNow!, SSE, 3DNow! Professional и SSE2). Конвейер процессоров Pentium (P5/P6). Гиперконвейер Intel Pentium 4.	2	ОК-7, ОПК-6, ОПК-7, ОПК-9
	Итого	2	
9 Статические,	Статические микросхемы памяти	2	ОК-7, ОПК-6,

динамические и комбинированные типы микросхем памяти.	(Asynchronous SRAM, SyncBurst SRAM, PB SRAM). Динамические микросхемы памяти (PM DRAM, FPM DRAM, EDO, Burst EDO, SDRAM, DDR SDRAM, RDRAM). Комбинированные типы микросхем памяти (DRAM-SRAM, Enhanced SDRAM, CDRAM, High Speed SDRAM). Обозначения корпусов микросхем и типов модулей памяти (DIP, SIP, SIPP, SIMM, DIMM, CELP или COAST, RIMM). Предел производительности ОЗУ разных типов.		ОПК-7, ОПК-9
	Итого	2	
10 Технологии VCM (Virtual Channel Memory), Active Link и Intellectual RAM. Оперативная память.	Технологии VCM (Virtual Channel Memory), Active Link и Intellectual RAM. Оперативная память. Программная модель памяти. Conventional memory, Expanded Memory, eXtended Memory Specification, High Memory Area, Upper Memory Blocks. Защищенный режим процессора 80286. Защищенный режим процессоров 80386/80486. Интерфейсы DPMI, VCPI.	2	ОК-7, ОПК-6, ОПК-7, ОПК-9
	Итого	2	
11 Дисплей. Мониторы. LCD-дисплеи. Видеокарты. Видео ускорители.	Дисплей. Мониторы. LCD-дисплеи. Видеокарты CGA, EGA, VGA, SVGA, MDA, MCGA, Hercules, IBM8514. Видео ускорители. Шина AGP. Технология DirectX. Современные видео акселераторы.	1	ОК-7, ОПК-6, ОПК-7, ОПК-9
	Итого	1	
12 Дисковая подсистема PC.	Дисковая подсистема PC. Стороны, дорожки и сектора. Ем-кость, плотность записи и время доступа. Форматирование, редактирование, дефрагментация, запись и чтение. Таблица FAT и структура каталогов. Boot sector, Boot record. Файловые системы (FAT-16, NFS). НГМД. НЖМД ST412/ ST506, ESDI, IDE (EIDE), SCSI.	1	ОК-7, ОПК-6, ОПК-7, ОПК-9
	Итого	1	
Итого за семестр		12	

### 5.3. Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами

Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами представлены в таблице 5.3.

Таблица 5.3 – Разделы дисциплины и междисциплинарные связи

Наименование дисциплин	№ разделов данной дисциплины, для которых необходимо изучение обеспечивающих и обеспечиваемых дисциплин																
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17
Предшествующие дисциплины																	

1 Информационные технологии	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+
2 Математическое моделирование и программирование	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+
3 Микропроцессорные устройства и системы	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+
4 Цифровая и микропроцессорная техника	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+
Последующие дисциплины																	
1 Электронные промышленные устройства	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+

#### 5.4. Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий представлено в таблице 5.4.

Таблица 5.4 – Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Компетенции	Виды занятий			Формы контроля
	Лек.	Прак. зан.	Сам. раб.	
ОК-7	+	+	+	Опрос на занятиях, Зачет, Тест
ОПК-6	+	+	+	Опрос на занятиях, Зачет, Тест
ОПК-7	+	+	+	Опрос на занятиях, Зачет, Тест
ОПК-9	+	+	+	Опрос на занятиях, Зачет, Тест

#### 6. Интерактивные методы и формы организации обучения

Не предусмотрено РУП.

#### 7. Лабораторные работы

Не предусмотрено РУП.

#### 8. Практические занятия (семинары)

Наименование практических занятий (семинаров) приведено в таблице 8.1.

Таблица 8.1 – Наименование практических занятий (семинаров)

Названия разделов	Наименование практических занятий (семинаров)	Трудоемкость, ч	Формируемые компетенции
7 семестр			
2 Архитектура процессора. Типы корпусов микросхем центрального процессора.	Программирование с использованием команд математического сопроцессора	2	ОК-7, ОПК-6, ОПК-7, ОПК-9
	Итого	2	
10 Технологии VCM (Virtual Channel Memory), Active Link и Intellectual RAM.	Программы для работы с оперативной памятью MS-DOS	2	ОК-7, ОПК-6, ОПК-7, ОПК-9
	Итого	2	

Оперативная память.			
15 Порт последовательной передачи данных, интерфейс RS-232, RS-485.	Программирование порта последовательной передачи данных (COM-порт) персонального компьютера	2	ОК-7, ОПК-6, ОПК-7, ОПК-9
	Итого	2	
17 Внешние запоминающие устройства различных типов. Периферийные устройства. Источники питания. UPS.	Программа-обработчик клавиатуры	2	ОК-7, ОПК-6, ОПК-7, ОПК-9
	Итого	2	
Итого за семестр		8	

### 9. Самостоятельная работа

Виды самостоятельной работы, трудоемкость и формируемые компетенции представлены в таблице 9.1.

Таблица 9.1 – Виды самостоятельной работы, трудоемкость и формируемые компетенции

Названия разделов	Виды самостоятельной работы	Трудоемкость, ч	Формируемые компетенции	Формы контроля
7 семестр				
4 Технология Hyper-Pipelined.	Самостоятельное изучение тем (вопросов) теоретической части курса	4	ОК-7, ОПК-6, ОПК-7, ОПК-9	Зачет, Тест
	Итого	4		
5 Материнская плата. Chipset (набор интегральных микросхем). Магистральные интерфейсы (шины).	Самостоятельное изучение тем (вопросов) теоретической части курса	4	ОК-7, ОПК-6, ОПК-7, ОПК-9	Зачет, Тест
	Итого	4		
6 Магистральные интерфейсы PC. Универсальные шины.	Самостоятельное изучение тем (вопросов) теоретической части курса	4	ОК-7, ОПК-6, ОПК-7, ОПК-9	Зачет, Тест
	Итого	4		
7 Чипсеты фирм Intel, VIA Technologies, Ali, AMD.	Самостоятельное изучение тем (вопросов) теоретической части курса	4	ОК-7, ОПК-6, ОПК-7, ОПК-9	Зачет, Тест
	Итого	4		
8 Микросхемы памяти.	Самостоятельное изучение тем (вопросов) теоретической части курса	4	ОК-7, ОПК-6, ОПК-7, ОПК-9	Зачет, Тест
	Итого	4		
10 Технологии	Подготовка к практиче-	4	ОК-7, ОПК-6,	Зачет, Тест



VCM (Virtual Channel Memory), Active Link и Intellectual RAM. Оперативная память.	ским занятиям, семинарам		ОПК-7, ОПК-9	
	Итого	4		
11 Дисплей. Мониторы. LCD-дисплеи. Видеокарты. Видео ускорители.	Самостоятельное изучение тем (вопросов) теоретической части курса	4	ОК-7, ОПК-6, ОПК-7, ОПК-9	Зачет, Тест
	Итого	4		
13 BIOS Setup. Настроечные параметры.	Самостоятельное изучение тем (вопросов) теоретической части курса	4	ОК-7, ОПК-6, ОПК-7, ОПК-9	Зачет, Тест
	Итого	4		
15 Порт последовательной передачи данных, интерфейс RS-232, RS-485.	Подготовка к практическим занятиям, семинарам	4	ОК-7, ОПК-6, ОПК-7, ОПК-9	Зачет, Тест
	Самостоятельное изучение тем (вопросов) теоретической части курса	4		
	Итого	8		
16 Модем. Виды модуляции. Сетевые адаптеры. Методы доступа.	Самостоятельное изучение тем (вопросов) теоретической части курса	4	ОК-7, ОПК-6, ОПК-7, ОПК-9	Зачет, Тест
	Итого	4		
17 Внешние запоминающие устройства различных типов. Периферийные устройства. Источники питания. UPS.	Подготовка к практическим занятиям, семинарам	4	ОК-7, ОПК-6, ОПК-7, ОПК-9	Зачет, Тест
	Самостоятельное изучение тем (вопросов) теоретической части курса	4		
	Итого	8		
Итого за семестр		52		
Итого		52		

### 10. Курсовой проект / курсовая работа

Не предусмотрено РУП.

### 11. Рейтинговая система для оценки успеваемости обучающихся

#### 11.1. Балльные оценки для элементов контроля

Таблица 11.1 – Балльные оценки для элементов контроля

Элементы учебной деятельности	Максимальный балл на 1-ую КТ с начала семестра	Максимальный балл за период между 1КТ и 2КТ	Максимальный балл за период между 2КТ и на конец семестра	Всего за семестр
7 семестр				
Зачет			30	30

Опрос на занятиях	30	20		50
Тест			20	20
Итого максимум за период	30	20	50	100
Нарастающим итогом	30	50	100	100

### 11.2. Пересчет баллов в оценки за контрольные точки

Пересчет баллов в оценки за контрольные точки представлен в таблице 11.2.

Таблица 11.2 – Пересчет баллов в оценки за контрольные точки

Баллы на дату контрольной точки	Оценка
≥ 90% от максимальной суммы баллов на дату КТ	5
От 70% до 89% от максимальной суммы баллов на дату КТ	4
От 60% до 69% от максимальной суммы баллов на дату КТ	3
< 60% от максимальной суммы баллов на дату КТ	2

### 11.3. Пересчет суммы баллов в традиционную и международную оценку

Пересчет суммы баллов в традиционную и международную оценку представлен в таблице 11.3.

Таблица 11.3 – Пересчет суммы баллов в традиционную и международную оценку

Оценка (ГОС)	Итоговая сумма баллов, учитывает успешно сданный экзамен	Оценка (ECTS)
5 (отлично) (зачтено)	90 - 100	A (отлично)
4 (хорошо) (зачтено)	85 - 89	B (очень хорошо)
	75 - 84	C (хорошо)
	70 - 74	D (удовлетворительно)
65 - 69		
3 (удовлетворительно) (зачтено)	60 - 64	E (посредственно)
2 (неудовлетворительно) (не зачтено)	Ниже 60 баллов	F (неудовлетворительно)

## 12. Учебно-методическое и информационное обеспечение дисциплины

### 12.1. Основная литература

1. Максимов Н.В. Архитектура ЭВМ и вычислительных систем [Текст]: учебник / Н. В. Максимов, Т. Л. Партыка, И. И. Попов. - 4-е изд., перераб. и доп. - М.: ФОРУМ, 2012. - 511 с.: ил. (наличие в библиотеке ТУСУР - 40 экз.)

2. Гергель В.П. Современные языки и технологии параллельного программирования [Текст]: учебник для вузов / В. П. Гергель ; авт. предисл. В. А. Садовничий; Библиотека Нижегородского государственного университета имени Н. И. Лобачевского (Нижний Новгород). - М. : Издательство Московского университета, 2012. - 408 с. : ил. (наличие в библиотеке ТУСУР - 30 экз.)

### 12.2. Дополнительная литература

1. Михальченко С.Г. Аппаратное и программное обеспечение ЭВМ : учебное пособие: В 2 разделах / С. Г. Михальченко ; Федеральное агентство по образованию, Томский государственный университет систем управления и радиоэлектроники, Кафедра промышленной электроники. - Томск : ТУСУР, 2007 - .Раздел 1. - Томск : ТУСУР, 2007. - 148 с. : ил. (наличие в библиотеке ТУСУР - 40 экз.)

2. Михальченко С.Г. Аппаратное и программное обеспечение ЭВМ : учебное пособие: В 2 разделах / С. Г. Михальченко ; Федеральное агентство по образованию, Томский государственный

университет систем управления и радиоэлектроники, Кафедра промышленной электроники. - Томск : ТУСУР, 2007 - .Раздел 2. - Томск : ТУСУР, 2007. - 155 с. : ил. (наличие в библиотеке ТУСУР - 40 экз.)

### **12.3. Учебно-методические пособия**

#### **12.3.1. Обязательные учебно-методические пособия**

1. Михальченко С.Г. Аппаратное и программное обеспечение ЭВМ: Руководство к организации самостоятельной работы / С. Г. Михальченко; Федеральное агентство по образованию, Томский государственный университет систем управления и радиоэлектроники, Кафедра промышленной электроники. - Томск : ТУСУР, 2007. - 103 с. : ил., табл. (для практических работ – с.54-74, 79-101). (наличие в библиотеке ТУСУР - 21 экз.)

#### **12.3.2. Учебно-методические пособия для лиц с ограниченными возможностями здоровья и инвалидов**

Учебно-методические материалы для самостоятельной и аудиторной работы обучающихся из числа лиц с ограниченными возможностями здоровья и инвалидов предоставляются в формах, адаптированных к ограничениям их здоровья и восприятия информации.

##### **Для лиц с нарушениями зрения:**

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

##### **Для лиц с нарушениями слуха:**

- в форме электронного документа;
- в печатной форме.

##### **Для лиц с нарушениями опорно-двигательного аппарата:**

- в форме электронного документа;
- в печатной форме.

#### **12.4. Профессиональные базы данных и информационные справочные системы**

1. [www.ixbt.com](http://www.ixbt.com)
2. При изучении дисциплины рекомендуется обращаться к базам данных, информационно-справочным и поисковым системам, к которым у ТУСУРа открыт доступ: <https://lib.tusur.ru/ru/resursy/bazy-dannyh>

### **13. Материально-техническое обеспечение дисциплины и требуемое программное обеспечение**

#### **13.1. Общие требования к материально-техническому и программному обеспечению дисциплины**

##### **13.1.1. Материально-техническое и программное обеспечение для лекционных занятий**

Для проведения занятий лекционного типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации используется учебная аудитория с количеством посадочных мест не менее 22-24, оборудованная доской и стандартной учебной мебелью. Имеются демонстрационное оборудование и учебно-наглядные пособия, обеспечивающие тематические иллюстрации по лекционным разделам дисциплины.

##### **13.1.2. Материально-техническое и программное обеспечение для практических занятий**

Лаборатория компьютерных сетей и промышленной автоматизации / Лаборатория (ГПО) / Компьютерный класс

учебная аудитория для проведения занятий практического типа, учебная аудитория для проведения занятий лабораторного типа, учебная аудитория для проведения занятий семинарского типа, помещение для курсового проектирования (выполнения курсовых работ)

634034, Томская область, г. Томск, Вершинина улица, д. 74, 338 ауд.

Описание имеющегося оборудования:

- Персональные компьютеры (13 шт.);
- Стенды «Промышленная электроника» Деконт-182 (7 шт.);
- Комплект имитаторов сигналов(7 шт.);

- Коммутатор 3COM SuperStackSwitch 4226T;
- Коммутатор 3COM SuperStack-3 Switch 3226;
- Коммутационный шкаф с патч-панелями;
- Комплект специализированной учебной мебели;
- Рабочее место преподавателя.

Программное обеспечение:

- Far Manager
- Google Chrome
- Visual Studio
- Windows XP

### **13.1.3. Материально-техническое и программное обеспечение для самостоятельной работы**

Для самостоятельной работы используются учебные аудитории (компьютерные классы), расположенные по адресам:

- 634050, Томская область, г. Томск, Ленина проспект, д. 40, 233 ауд.;
- 634045, Томская область, г. Томск, ул. Красноармейская, д. 146, 201 ауд.;
- 634034, Томская область, г. Томск, Вершинина улица, д. 47, 126 ауд.;
- 634034, Томская область, г. Томск, Вершинина улица, д. 74, 207 ауд.

Состав оборудования:

- учебная мебель;
- компьютеры класса не ниже ПЭВМ INTEL Celeron D336 2.8ГГц. - 5 шт.;
- компьютеры подключены к сети «Интернет» и обеспечивают доступ в электронную информационно-образовательную среду университета.

Перечень программного обеспечения:

- Microsoft Windows;
- OpenOffice;
- Kaspersky Endpoint Security 10 для Windows;
- 7-Zip;
- Google Chrome.

### **13.2. Материально-техническое обеспечение дисциплины для лиц с ограниченными возможностями здоровья и инвалидов**

Освоение дисциплины лицами с ограниченными возможностями здоровья и инвалидами осуществляется с использованием средств обучения общего и специального назначения.

При занятиях с обучающимися **с нарушениями слуха** предусмотрено использование звукоусиливающей аппаратуры, мультимедийных средств и других технических средств приема/передачи учебной информации в доступных формах, мобильной системы преподавания для обучающихся с инвалидностью, портативной индукционной системы. Учебная аудитория, в которой занимаются обучающиеся с нарушением слуха, оборудована компьютерной техникой, аудиотехникой, видеотехникой, электронной доской, мультимедийной системой.

При занятиях с обучающимися **с нарушениями зрениями** предусмотрено использование в лекционных и учебных аудиториях возможности просмотра удаленных объектов (например, текста на доске или слайда на экране) при помощи видеоувеличителей для комфортного просмотра.

При занятиях с обучающимися **с нарушениями опорно-двигательного аппарата** используются альтернативные устройства ввода информации и другие технические средства приема/передачи учебной информации в доступных формах, мобильной системы обучения для людей с инвалидностью.

## 14. Оценочные материалы и методические рекомендации по организации изучения дисциплины

### 14.1. Содержание оценочных материалов и методические рекомендации

Для оценки степени сформированности и уровня освоения закрепленных за дисциплиной компетенций используются оценочные материалы в составе:

#### 14.1.1. Тестовые задания

1. Режимы работы процессоров
  - а. Реальный, защищенный, виртуальный
  - б. Виртуальный, защищенный, активный
  - в. Активный, пассивный, защищенный
  - г. Активный, пассивный, комбинированный
2. Как называется технология потокового расширения Intel
  - а. Enhanced 3dNow!
  - б. SSE
  - в. MMX
  - г. SMM
3. Как называется система управления питанием?
  - а. Enhanced 3dNow!
  - б. SSE
  - в. MMX
  - г. SMM
4. Логические части чипсета материнской платы:
  - а. North Bridge, South Bridge
  - б. West Bridge, East Bridge
  - в. North Channel, South Channel
  - г. West Channel, East Channel
5. Функциональные единицы виртуальной памяти:
  - а. Страницы
  - б. Страничные блоки
  - в. Сегменты
  - г. Разделы
6. Виды интерфейсов для подключения жестких дисков:
  - а. LPT, COM, FDD
  - б. SCSI, IDE, SATA
  - в. SSE, SSE2, SMM
  - г. LBA, CHS, PIO
7. Как называется технология создания массивов жестких дисков:
  - а. SCSI
  - б. RAID
  - в. SSE
  - г. EFS
8. Типы кадров в стандарте MPEG-2:
  - а. A, F, G
  - б. J, P, O
  - в. R, U, Z
  - г. I, P, B
9. Выберите параллельный интерфейс
  - а. CTS
  - б. USB
  - в. LPT
  - г. RTS
10. Выберите последовательный интерфейс
  - а. CTS
  - б. USB

в. LPT

г. RTS

11. Как называется модель передачи данных между хост-контроллером и конечной точкой устройства

а. Канал

б. Туннель

в. Поток

г. Сообщение

12. Быстродействующая буферная память, находящаяся между процессором и основной памятью

а. Оперативная память

б. Кэш-память

в. BIOS

г. CMOS-память

13. Как называется модуль процессора для работы с плавающей точкой

а. CPU

б. FPU

в. MMU

г. DPMU

14. Виды разъемов для процессоров

а. Pocket, slim

б. Socket, slot

в. Plane, stream

г. Duron, хеон

15. Что НЕ относится к разновидностям микросхем памяти

а. SDRAM

б. RDRAM

в. SRAM

г. PDRAM

16. Режимы передачи данных в последовательном интерфейсе

а. Прямой и обратный

б. Синхронный и асинхронный

в. Постоянный и переменный

г. Байтный и полубайтный

17. Режимы передачи данных в параллельном интерфейсе

а. Прямой и обратный

б. Синхронный и асинхронный

в. Постоянный и переменный

г. Байтный и полубайтный

18. Как называется модуль для работы с памятью

а. CPU

б. FPU

в. MMU

г. DPMU

19. Как называется интерфейс подключения быстродействующих жестких дисков:

а. SCSI

б. RAID

в. SSE

г. EFS

20. Выберите маркетинговые наименования процессоров

а. Pocket, slim

б. Socket, slot

в. Plane, stream

г. Duron, хеон

### 14.1.2. Зачёт

Назовите поколения микропроцессоров.

Что из себя представляет технология Hyper-Pipelined?

Какие магистральные интерфейсы Вы знаете?

Что такое универсальная шина?

Основные производители чипсетов. Наиболее современные их разработки. Особенности.

Виды микросхем памяти.

Как устроена дисковая подсистема в персональном компьютере?

Интерфейсы ввода/вывода.

Модуляция и демодуляция. Виды.

### 14.1.3. Темы опросов на занятиях

Архитектура процессора. Типы корпусов микросхем центрального процессора.

Технологии VCM (Virtual Channel Memory), Active Link и Intellectual RAM. Оперативная память.

Дисплей. Мониторы. LCD-дисплеи. Видеокарты. Видео ускорители.

BIOS Setup. Настроечные параметры.

Порт последовательной передачи данных, интерфейс RS-232, RS-485.

Внешние запоминающие устройства различных типов. Периферийные устройства. Источники питания. UPS.

### 14.2. Требования к оценочным материалам для лиц с ограниченными возможностями здоровья и инвалидов

Для лиц с ограниченными возможностями здоровья и инвалидов предусмотрены дополнительные оценочные материалы, перечень которых указан в таблице 14.

Таблица 14 – Дополнительные материалы оценивания для лиц с ограниченными возможностями здоровья и инвалидов

Категории обучающихся	Виды дополнительных оценочных материалов	Формы контроля и оценки результатов обучения
С нарушениями слуха	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы	Преимущественно письменная проверка
С нарушениями зрения	Собеседование по вопросам к зачету, опрос по терминам	Преимущественно устная проверка (индивидуально)
С нарушениями опорно-двигательного аппарата	Решение дистанционных тестов, контрольные работы, письменные самостоятельные работы, вопросы к зачету	Преимущественно дистанционными методами
С ограничениями по общемедицинским показаниям	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы, устные ответы	Преимущественно проверка методами исходя из состояния обучающегося на момент проверки

### 14.3. Методические рекомендации по оценочным материалам для лиц с ограниченными возможностями здоровья и инвалидов

Для лиц с ограниченными возможностями здоровья и инвалидов предусматривается доступная форма предоставления заданий оценочных средств, а именно:

- в печатной форме;
- в печатной форме с увеличенным шрифтом;
- в форме электронного документа;
- методом чтения ассистентом задания вслух;
- предоставление задания с использованием сурдоперевода.

Лицам с ограниченными возможностями здоровья и инвалидам увеличивается время на подготовку ответов на контрольные вопросы. Для таких обучающихся предусматривается доступная форма предоставления ответов на задания, а именно:

- письменно на бумаге;
- набор ответов на компьютере;
- набор ответов с использованием услуг ассистента;
- представление ответов устно.

Процедура оценивания результатов обучения лиц с ограниченными возможностями здоровья и инвалидов по дисциплине предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации:

**Для лиц с нарушениями зрения:**

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

**Для лиц с нарушениями слуха:**

- в форме электронного документа;
- в печатной форме.

**Для лиц с нарушениями опорно-двигательного аппарата:**

- в форме электронного документа;
- в печатной форме.

При необходимости для лиц с ограниченными возможностями здоровья и инвалидов процедура оценивания результатов обучения может проводиться в несколько этапов.