МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

УТВЕРЖДАЮ
Проректор по учебной работе
_____П.В. Сенченко
«23» _____12_____ 2020 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

ПЛИС В СИСТЕМАХ БЕСПРОВОДНОГО ДОСТУПА

Уровень образования: **высшее образование - магистратура**
Направление подготовки / специальность: **11.04.02 Инфокоммуникационные технологии и системы связи**
Направленность (профиль) / специализация: **Системы беспроводной связи и Интернета вещей**
Форма обучения: **очная**
Факультет: **Радиотехнический факультет (РТФ)**
Кафедра: **Кафедра телекоммуникаций и основ радиотехники (ТОР)**
Курс: **1**
Семестр: **1, 2**
Учебный план набора 2021 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	1 семестр	2 семестр	Всего	Единицы
Лекционные занятия	18	18	36	часов
Практические занятия	18	54	72	часов
в т.ч. в форме практической подготовки		36	36	часов
Самостоятельная работа	72	72	144	часов
Подготовка и сдача экзамена		36	36	часов
Общая трудоемкость (включая промежуточную аттестацию)	108	180	288	часов
	3	5	8	з.е.

Формы промежуточной аттестация	Семестр
Зачет	1
Экзамен	2

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко П.В.
Должность: Проректор по УР
Дата подписания: 23.12.2020
Уникальный программный ключ:
a1119608-cdff-4455-b54e-5235117c185c

Томск

Согласована на портале № 58888

1. Общие положения

1.1. Цели дисциплины

1. Изучение архитектуры и схемотехники современных программируемых логических интегральных схем, принципов проектирования цифровых схем с использованием ПЛИС, методов и средств отладки таких схем, языка проектирования цифровых устройств Verilog HDL, применения ПЛИС в системах беспроводной связи и интернета вещей, реализации модулей телекоммуникационных систем.

1.2. Задачи дисциплины

1. – Приобретение студентами знаний в области проектирования цифровых схем с использованием ПЛИС. – Приобретение умений проектировать телекоммуникационные системы на ПЛИС с использованием языка описания цифровых устройств Verilog HDL. – Овладение практическими навыками в области разработки и отладки описаний цифровых устройств на языке Verilog HDL на основе программного обеспечения зарубежных фирм н отладочных модулей с использованием ПЛИС. - Освоение методологии разработки модулей телекоммуникационных систем на основе ПЛИС. - Изучение методов верификации работы модулей и устройств систем беспроводной связи на основе ПЛИС.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).
Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.
Модуль дисциплин: Модуль направленности (профиля) (major).
Индекс дисциплины: Б1.В.01.06.
Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):
Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции	Планируемые результаты обучения по дисциплине
Универсальные компетенции		
-	-	-
Общепрофессиональные компетенции		
-	-	-
Профессиональные компетенции		

Согласована на портале № 58888

ПКР-1. Способен использовать современные достижения науки и передовые инфокоммуникационные технологии, методы проведения теоретических и экспериментальных исследований в научно-исследовательских работах в области ИКТиСС, ставить задачи исследования, выбирать методы экспериментальной работы с целью совершенствования и созданию новых перспективных инфокоммуникационных систем	ПКР-1.1. Знает технические характеристики и экономические показатели отечественных и зарубежных разработок в области радиоэлектронной техники, действующие нормативные требования и государственные стандарты.	Умеет проводить анализ и синтез логических устройств, синтезировать с использованием современной микроэлектронной элементной базы цифровые устройства.
	ПКР-1.2. Умеет осуществлять патентный поиск, проводить сбор, анализ и систематизацию научно-исследовательской информации, формулировать цели и задачи научно-исследовательских работ в области создания и проектирования радиоэлектронных устройств и систем.	Владеет навыками практической работы с лабораторными макетами аналоговых и цифровых устройств, методами компьютерного моделирования физических процессов при передаче информации; теоретическими и экспериментальными методами исследования с целью освоения новых перспективных технологий обработки цифровых сигналов.
	ПКР-1.3. Умеет разрабатывать техническое задание, требования и условия на разработку и проектирование радиоэлектронных устройств и систем.	Умеет разрабатывать техническое задание, требования и условия на разработку и проектирование радиоэлектронных устройств и систем на основе ПЛИС.
	ПКР-1.4. Владеет навыками разработки и анализа вариантов создания радиоэлектронного устройства или радиоэлектронной системы на основе синтеза накопленного опыта, изучения литературы и собственной интуиции; прогноза последствий, поиска компромиссных решений в условиях многокритериальности.	Владеет навыками разработки и анализа вариантов создания радиоэлектронного устройства на базе ПЛИС или радиоэлектронной системы с использованием ПЛИС на основе синтеза накопленного опыта, изучения литературы и собственной интуиции; прогноза последствий, поиска компромиссных решений в условиях многокритериальности.

Согласована на портале № 58888

ПКР-2. Способен самостоятельно выполнять экспериментальные исследования для решения научно-исследовательских и производственных задач с использованием современной аппаратуры и методов исследования	ПКР-2.1. Знает методики сбора, анализа и обработки статистической информации инфокоммуникационных систем.	Знает методики сбора, анализа и обработки статистической информации инфокоммуникационных систем на базе ПЛИС.
	ПКР-2.2. Умеет проводить исследования характеристик телекоммуникационного оборудования и оценки качества предоставляемых услуг.	Умеет проводить верификацию систем на основе ПЛИС, исследовать характеристики и оценивать качество предоставляемых услуг в телекоммуникационных системах с ПЛИС.
	ПКР-2.3. Владеет навыками анализа научно-технической проблемы на основе подбора и изучения литературных и патентных источников.	Владеет навыками анализа специальной литературы и документации (спецификаций, даташитов) на конкретные микросхемы ПЛИС.
	ПКР-2.4. Владеет навыками проведения экспериментальных работ по проверке достижимости технических характеристик радиоэлектронной аппаратуры.	Владеет навыками работы с аппаратурой ПЛИС, встраивании разработанных модулей в телекоммуникационные системы, проведения экспериментальных работ по проверке достижимости технических характеристик радиоэлектронной аппаратуры.

4. Объем дисциплины в зачетных единицах с указанием количества академических часов, выделенных на контактную работу обучающихся с преподавателем и на самостоятельную работу обучающихся

Общая трудоемкость дисциплины составляет 8 зачетных единиц, 288 академических часов.

Распределение трудоемкости дисциплины по видам учебной деятельности представлено в таблице 4.1.

Таблица 4.1 – Трудоемкость дисциплины по видам учебной деятельности

Виды учебной деятельности	Всего часов	Семестры	
		1 семестр	2 семестр
Контактная аудиторная работа обучающихся с преподавателем, всего	108	36	72
Лекционные занятия	36	18	18
Практические занятия	72	18	54
Самостоятельная работа обучающихся, в т.ч. контактная внеаудиторная работа обучающихся с преподавателем, всего	144	72	72
Подготовка к тестированию	26	14	12
Подготовка к зачету	16	16	
Выполнение практического задания	94	34	60
Подготовка к контрольной работе	8	8	
Подготовка и сдача экзамена	36		36
Общая трудоемкость (в часах)	288	108	180
Общая трудоемкость (в з.е.)	8	3	5

5. Структура и содержание дисциплины

5.1. Разделы (темы) дисциплины и виды учебной деятельности

Согласована на портале № 58888

Структура дисциплины по разделам (темам) и видам учебной деятельности приведена в таблице 5.1.

Таблица 5.1 – Разделы (темы) дисциплины и виды учебной деятельности

Названия разделов (тем) дисциплины	Лек. зан., ч	Прак. зан., ч	Сам. раб., ч	Всего часов (без экзамена)	Формируемые компетенции
1 семестр					
1 Общие сведения и принципы разработки проектов на основе ПЛИС	2	2	8	12	ПКР-1
2 Использование САПР для проектирования на ПЛИС	2	2	8	12	ПКР-1, ПКР-2
3 Синтаксис языка Verilog HDL	12	12	42	66	ПКР-1, ПКР-2
4 Функциональная верификация HDL описаний	2	2	14	18	ПКР-1
Итого за семестр	18	18	72	108	
2 семестр					
5 Алгоритмы формирования сигнала и их особенности реализации на ПЛИС	12	38	36	86	ПКР-1, ПКР-2
6 Алгоритмы обработки сигнала и их особенности реализации на ПЛИС	6	16	36	58	ПКР-1, ПКР-2
Итого за семестр	18	54	72	144	
Итого	36	72	144	252	

5.2. Содержание разделов (тем) дисциплины

Содержание разделов (тем) дисциплины (в т.ч. по лекциям) приведено в таблице 5.2.

Таблица 5.2 – Содержание разделов (тем) дисциплины (в т.ч. по лекциям)

Названия разделов (тем) дисциплины	Содержание разделов (тем) дисциплины (в т.ч. по лекциям)	Трудоемкость (лекционные занятия), ч	Формируемые компетенции
1 семестр			
1 Общие сведения и принципы разработки проектов на основе ПЛИС	Общие сведения о цифровых логических интегральных схемах.	2	ПКР-1
	Итого	2	
2 Использование САПР для проектирования на ПЛИС	Структура САПР Quartus для создания проектов на ПЛИС	2	ПКР-1
	Итого	2	
3 Синтаксис языка Verilog HDL	Языки описания цифровых устройств (Hardware Description Languages - HDL)	12	ПКР-1
	Итого	12	
4 Функциональная верификация HDL описаний	Функциональная верификация HDLописаний	2	ПКР-1
	Итого	2	
Итого за семестр		18	
2 семестр			

Согласована на портале № 58888

5 Алгоритмы формирования сигнала и их особенности реализации на ПЛИС	Разработка модема системы передачи данных. Концепция, структура и основные алгоритмы формирования сигнала.	2	ПКР-1, ПКР-2
	Разработка модема системы передачи данных. Цифровая модуляция, особенности реализации в ПЛИС	2	ПКР-1, ПКР-2
	Разработка модема системы передачи данных. OFDM модуляция, работа с памятью в ПЛИС	2	ПКР-1, ПКР-2
	Разработка модема системы передачи данных. Работа со встроенными IP ядрами Quartus II (PLL, FFT, DIV)	2	ПКР-1, ПКР-2
	Разработка модема системы передачи данных. Особенности реализации цифровых фильтров в ПЛИС	2	ПКР-1, ПКР-2
	Разработка модема системы передачи данных. Цифровое преобразование частоты. Интерполяция сигнала. Работа с ЦАП	2	ПКР-1, ПКР-2
	Итого	12	
6 Алгоритмы обработки сигнала и их особенности реализации на ПЛИС	Разработка модема системы передачи данных. Кадровая синхронизация, особенности реализации в ПЛИ	2	ПКР-1, ПКР-2
	Разработка модема системы передачи данных. Влияние канала связи на передаваемый сигнал, эквалайзирование, особенности реализации в ПЛИС	2	ПКР-1, ПКР-2
	Разработка модема системы передачи данных. Демодуляция сигнала на ПЛИС	2	ПКР-1, ПКР-2
	Итого	6	
Итого за семестр		18	
Итого		36	

5.3. Практические занятия (семинары)

Наименование практических занятий (семинаров) приведено в таблице 5.3.

Таблица 5.3 – Наименование практических занятий (семинаров)

Названия разделов (тем) дисциплины	Наименование практических занятий (семинаров)	Трудоемкость, ч	Формируемые компетенции
1 семестр			
1 Общие сведения и принципы разработки проектов на основе ПЛИС	Цифровые логические схемы	2	ПКР-1
	Итого	2	
2 Использование САПР для проектирования на ПЛИС	Структура САПР Quartus	2	ПКР-1, ПКР-2
	Итого	2	

Согласована на портале № 58888

3 Синтаксис языка Verilog HDL	Основные элементы и функции языка Verilog	4	ПКР-1
	Операции с триггерами на языке Verilog	2	ПКР-1
	Мультиплексор, демультиплексор, дешифратор	2	ПКР-1
	Сдвиговые регистры	2	ПКР-1
	Автоматы конечных состояний	2	ПКР-1, ПКР-2
	Итого	12	
4 Функциональная верификация HDL описаний	Инструмент моделирования Modelsim. Написание тестбенчей.	2	ПКР-1
	Итого	2	
Итого за семестр		18	
2 семестр			
5 Алгоритмы формирования сигнала и их особенности реализации на ПЛИС	Генератор псевдослучайной последовательности	8	ПКР-1, ПКР-2
	Формирователь спектра OFDM символа (маппер)	8	ПКР-1, ПКР-2
	Квадратурный модулятор	8	ПКР-1, ПКР-2
	FFT, PLL и блок нормировки цифрового сигнала	6	ПКР-1, ПКР-2
	Модуль добавления циклического префикса	8	ПКР-1, ПКР-2
	Итого	38	
6 Алгоритмы обработки сигнала и их особенности реализации на ПЛИС	Интерполятор и цифровой фильтр	8	ПКР-1, ПКР-2
	Преобразователь частоты	8	ПКР-1, ПКР-2
	Итого	16	
Итого за семестр		54	
Итого		72	

5.4. Лабораторные занятия

Не предусмотрено учебным планом

5.5. Курсовой проект / курсовая работа

Не предусмотрено учебным планом

5.6. Самостоятельная работа

Виды самостоятельной работы, трудоемкость и формируемые компетенции представлены в таблице 5.6.

Таблица 5.6 – Виды самостоятельной работы, трудоемкость и формируемые компетенции

Названия разделов (тем) дисциплины	Виды самостоятельной работы	Трудоемкость, ч	Формируемые компетенции	Формы контроля
1 семестр				

Согласована на портале № 58888

1 Общие сведения и принципы разработки проектов на основе ПЛИС	Подготовка к тестированию	2	ПКР-1	Тестирование
	Подготовка к зачету	2	ПКР-1	Зачёт
	Выполнение практического задания	4	ПКР-1	Практическое задание
	Итого	8		
2 Использование САПР для проектирования на ПЛИС	Подготовка к тестированию	2	ПКР-1, ПКР-2	Тестирование
	Подготовка к зачету	2	ПКР-1	Зачёт
	Выполнение практического задания	4	ПКР-1, ПКР-2	Практическое задание
	Итого	8		
3 Синтаксис языка Verilog HDL	Подготовка к тестированию	8	ПКР-1	Тестирование
	Подготовка к контрольной работе	4	ПКР-1	Контрольная работа
	Выполнение практического задания	22	ПКР-1	Практическое задание
	Подготовка к зачету	8	ПКР-1	Зачёт
	Итого	42		
4 Функциональная верификация HDL описаний	Подготовка к тестированию	2	ПКР-1	Тестирование
	Подготовка к контрольной работе	4	ПКР-1	Контрольная работа
	Выполнение практического задания	4	ПКР-1	Практическое задание
	Подготовка к зачету	4	ПКР-1	Зачёт
	Итого	14		
Итого за семестр		72		
2 семестр				
5 Алгоритмы формирования сигнала и их особенности реализации на ПЛИС	Подготовка к тестированию	6	ПКР-1, ПКР-2	Тестирование
	Выполнение практического задания	30	ПКР-1, ПКР-2	Практическое задание
	Итого	36		
6 Алгоритмы обработки сигнала и их особенности реализации на ПЛИС	Подготовка к тестированию	6	ПКР-1, ПКР-2	Тестирование
	Выполнение практического задания	30	ПКР-1, ПКР-2	Практическое задание
	Итого	36		
Итого за семестр		72		
	Подготовка и сдача экзамена	36		Экзамен
Итого		180		

5.7. Соответствие компетенций, формируемых при изучении дисциплины, и видов учебной деятельности

Согласована на портале № 58888

Соответствие компетенций, формируемых при изучении дисциплины, и видов учебной деятельности представлено в таблице 5.7.

Таблица 5.7 – Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Формируемые компетенции	Виды учебной деятельности			Формы контроля
	Лек. зан.	Прак. зан.	Сам. раб.	
ПКР-1	+	+	+	Зачёт, Контрольная работа, Практическое задание, Тестирование, Экзамен
ПКР-2	+	+	+	Зачёт, Практическое задание, Тестирование, Экзамен

6. Рейтинговая система для оценки успеваемости обучающихся

6.1. Балльные оценки для форм контроля

Балльные оценки для форм контроля представлены в таблице 6.1.

Таблица 6.1 – Балльные оценки

Формы контроля	Максимальный балл на 1-ую КТ с начала семестра	Максимальный балл за период между 1КТ и 2КТ	Максимальный балл за период между 2КТ и на конец семестра	Всего за семестр
1 семестр				
Зачёт	10	10	10	30
Контрольная работа	5	5	5	15
Практическое задание	10	10	20	40
Тестирование	5	5	5	15
Итого максимум за период	30	30	40	100
Нарастающим итогом	30	60	100	100
2 семестр				
Практическое задание	15	20	20	55
Тестирование	5	5	5	15
Экзамен				30
Итого максимум за период	20	25	25	100
Нарастающим итогом	20	45	70	100

6.2. Пересчет баллов в оценки за текущий контроль

Пересчет баллов в оценки за текущий контроль представлен в таблице 6.2.

Таблица 6.2 – Пересчет баллов в оценки за текущий контроль

Баллы на дату текущего контроля	Оценка
≥ 90% от максимальной суммы баллов на дату ТК	5
От 70% до 89% от максимальной суммы баллов на дату ТК	4
От 60% до 69% от максимальной суммы баллов на дату ТК	3
< 60% от максимальной суммы баллов на дату ТК	2

6.3. Пересчет суммы баллов в традиционную и международную оценку

Пересчет суммы баллов в традиционную и международную оценку представлен в таблице 6.3.

Таблица 6.3 – Пересчет суммы баллов в традиционную и международную оценку

Согласована на портале № 58888

Оценка	Итоговая сумма баллов, учитывает успешно сданный экзамен	Оценка (ECTS)
5 (отлично) (зачтено)	90 – 100	A (отлично)
4 (хорошо) (зачтено)	85 – 89	B (очень хорошо)
	75 – 84	C (хорошо)
	70 – 74	D (удовлетворительно)
3 (удовлетворительно) (зачтено)	65 – 69	
	60 – 64	E (посредственно)
2 (неудовлетворительно) (не зачтено)	Ниже 60 баллов	F (неудовлетворительно)

7. Учебно-методическое и информационное обеспечение дисциплины

7.1. Основная литература

1. Стешенко В.Б. ПЛИС фирмы Altera: элементная база, система проектирования и языки описания аппаратуры. - М.: ДМК Пресс, 2010. - 573 с. [Электронный ресурс]: — Режим доступа: http://e.lanbook.com/book/60976 .

7.2. Дополнительная литература

1. Зотов В. Ю. Проектирование встраиваемых микропроцессорных систем на основе ПЛИС фирмы XILINX®. - М.: Горячая линия-Телеком, 2006. - 519с (наличие в библиотеке ТУСУР - 41 экз.).

2. Угрюмов Е. П. Цифровая схемотехника: Учебное пособие для вузов. - 2-е изд., перераб. и доп. - СПб.: БХВ-Петербург, 2004. - 782с. (наличие в библиотеке ТУСУР - 20 экз.).

3. Наваби, З. Проектирование встраиваемых систем на ПЛИС / З. Наваби ; перевод с английского В. В. Соловьева. — Москва : ДМК Пресс, 2016. — 464 с. [Электронный ресурс]: — Режим доступа: https://e.lanbook.com/book/73058.

7.3. Учебно-методические пособия

7.3.1. Обязательные учебно-методические пособия

1. Программирование логических интегральных схем: Методические указания к лабораторным работам / Я. В. Крюков, Д. А. Покаместов, Ж. Т. Эрдынеев - 2014. 51 с. [Электронный ресурс]: — Режим доступа: https://edu.tusur.ru/publications/3898.

2. Программирование логических интегральных схем: Методические указания к лабораторным работам / Я. В. Крюков, Д. А. Покаместов, Ж. Т. Эрдынеев - 2014. 51 с. [Электронный ресурс]: — Режим доступа: https://edu.tusur.ru/publications/3898.

3. Программирование логических интегральных схем: Методические указания по проведению практических занятий и организации самостоятельной работы / Я. В. Крюков, Д. А. Покаместов, Ж. Т. Эрдынеев - 2014. 77 с. [Электронный ресурс]: — Режим доступа: https://edu.tusur.ru/publications/3901.

7.3.2. Учебно-методические пособия для лиц с ограниченными возможностями здоровья и инвалидов

Учебно-методические материалы для самостоятельной и аудиторной работы обучающихся из числа лиц с ограниченными возможностями здоровья и инвалидов предоставляются в формах, адаптированных к ограничениям их здоровья и восприятия информации.

Для лиц с нарушениями зрения:

– в форме электронного документа;

– в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

– в форме электронного документа;

– в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

– в форме электронного документа;

Согласована на портале № 58888

– в печатной форме.

7.4. Современные профессиональные базы данных и информационные справочные системы

1. При изучении дисциплины рекомендуется обращаться к современным базам данных, информационно-справочным и поисковым системам, к которым у ТУСУРа открыт доступ: https://lib.tusur.ru/ru/resursy/bazy-dannyh.

8. Материально-техническое и программное обеспечение дисциплины

8.1. Материально-техническое и программное обеспечение для лекционных занятий

Для проведения занятий лекционного типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации используется учебная аудитория с достаточным количеством посадочных мест для учебной группы, оборудованная доской и стандартной учебной мебелью. Имеются мультимедийное оборудование и учебно-наглядные пособия, обеспечивающие тематические иллюстрации по лекционным разделам дисциплины.

8.2. Материально-техническое и программное обеспечение для практических занятий

Учебная аудитория "Цифровая связь": учебная аудитория для проведения занятий лекционного типа, учебная аудитория для проведения занятий практического типа, учебная аудитория для проведения занятий лабораторного типа, учебная аудитория для проведения занятий семинарского типа, помещение для курсового проектирования (выполнения курсовых работ), помещение для проведения групповых и индивидуальных консультаций, помещение для проведения текущего контроля и промежуточной аттестации, помещение для самостоятельной работы; 634034, Томская область, г. Томск, Вершинина улица, д. 47, 309 ауд.

Описание имеющегося оборудования:

- Магнитно-маркерная доска;
- Комплект специализированной учебной мебели;
- Рабочее место преподавателя.

Программное обеспечение:

- Adobe Acrobat Reader;
- Altera Quartus Prime Lite Edition;

8.3. Материально-техническое и программное обеспечение для самостоятельной работы

Для самостоятельной работы используются учебные аудитории (компьютерные классы), расположенные по адресам:

- 634050, Томская область, г. Томск, Ленина проспект, д. 40, 233 ауд.;
- 634045, Томская область, г. Томск, ул. Красноармейская, д. 146, 201 ауд.;
- 634034, Томская область, г. Томск, Вершинина улица, д. 47, 126 ауд.;
- 634034, Томская область, г. Томск, Вершинина улица, д. 74, 207 ауд.

Описание имеющегося оборудования:

- учебная мебель;
- компьютеры;
- компьютеры подключены к сети «Интернет» и обеспечивают доступ в электронную информационно-образовательную среду ТУСУРа.

Перечень программного обеспечения:

- Microsoft Windows;
- OpenOffice;
- Kaspersky Endpoint Security 10 для Windows;
- 7-Zip;
- Google Chrome.

8.4. Материально-техническое обеспечение дисциплины для лиц с ограниченными возможностями здоровья и инвалидов

Освоение дисциплины лицами с ограниченными возможностями здоровья и инвалидами осуществляется с использованием средств обучения общего и специального назначения.

Согласована на портале № 58888

При занятиях с обучающимися с **нарушениями слуха** предусмотрено использование звукоусиливающей аппаратуры, мультимедийных средств и других технических средств приема/передачи учебной информации в доступных формах, мобильной системы преподавания для обучающихся с инвалидностью, портативной индукционной системы. Учебная аудитория, в которой занимаются обучающиеся с нарушением слуха, оборудована компьютерной техникой, аудиотехникой, видеотехникой, электронной доской, мультимедийной системой.

При занятиях с обучающимися с **нарушениями зрения** предусмотрено использование в лекционных и учебных аудиториях возможности просмотра удаленных объектов (например, текста на доске или слайда на экране) при помощи видеоувеличителей для комфортного просмотра.

При занятиях с обучающимися с **нарушениями опорно-двигательного аппарата** используются альтернативные устройства ввода информации и другие технические средства приема/передачи учебной информации в доступных формах, мобильной системы обучения для людей с инвалидностью.

9. Оценочные материалы и методические рекомендации по организации изучения дисциплины

9.1. Содержание оценочных материалов для текущего контроля и промежуточной аттестации

Для оценки степени сформированности и уровня освоения закрепленных за дисциплиной компетенций используются оценочные материалы, представленные в таблице 9.1.

Таблица 9.1 – Формы контроля и оценочные материалы

Названия разделов (тем) дисциплины	Формируемые компетенции	Формы контроля	Оценочные материалы (ОМ)
1 Общие сведения и принципы разработки проектов на основе ПЛИС	ПКР-1	Зачёт	Перечень вопросов для зачета
		Практическое задание	Темы практических заданий
		Тестирование	Примерный перечень тестовых заданий
2 Использование САПР для проектирования на ПЛИС	ПКР-1, ПКР-2	Зачёт	Перечень вопросов для зачета
		Практическое задание	Темы практических заданий
		Тестирование	Примерный перечень тестовых заданий
3 Синтаксис языка Verilog HDL	ПКР-1, ПКР-2	Зачёт	Перечень вопросов для зачета
		Контрольная работа	Примерный перечень вариантов (заданий) контрольных работ
		Практическое задание	Темы практических заданий
		Тестирование	Примерный перечень тестовых заданий

Согласована на портале № 58888

4 Функциональная верификация HDL описаний	ПКР-1	Зачёт	Перечень вопросов для зачета
		Контрольная работа	Примерный перечень вариантов (заданий) контрольных работ
		Практическое задание	Темы практических заданий
		Тестирование	Примерный перечень тестовых заданий
5 Алгоритмы формирования сигнала и их особенности реализации на ПЛИС	ПКР-1, ПКР-2	Практическое задание	Темы практических заданий
		Тестирование	Примерный перечень тестовых заданий
		Экзамен	Перечень экзаменационных вопросов
6 Алгоритмы обработки сигнала и их особенности реализации на ПЛИС	ПКР-1, ПКР-2	Практическое задание	Темы практических заданий
		Тестирование	Примерный перечень тестовых заданий
		Экзамен	Перечень экзаменационных вопросов

Шкала оценки сформированности отдельных планируемых результатов обучения по дисциплине приведена в таблице 9.2.

Таблица 9.2 – Шкала оценки сформированности планируемых результатов обучения по дисциплине

Оценка	Баллы за ОМ	Формулировка требований к степени сформированности планируемых результатов обучения		
		знать	уметь	владеть
2 (неудовлетворительно)	< 60% от максимальной суммы баллов	отсутствие знаний или фрагментарные знания	отсутствие умений или частично освоенное умение	отсутствие навыков или фрагментарные применение навыков
3 (удовлетворительно)	от 60% до 69% от максимальной суммы баллов	общие, но не структурированные знания	в целом успешно, но не систематически осуществляемое умение	в целом успешное, но не систематическое применение навыков
4 (хорошо)	от 70% до 89% от максимальной суммы баллов	сформированные, но содержащие отдельные проблемы знания	в целом успешное, но содержащие отдельные пробелы умение	в целом успешное, но содержащие отдельные пробелы применение навыков
5 (отлично)	≥ 90% от максимальной суммы баллов	сформированные систематические знания	сформированное умение	успешное и систематическое применение навыков

Согласована на портале № 58888

Шкала комплексной оценки сформированности компетенций приведена в таблице 9.3.

Таблица 9.3 – Шкала комплексной оценки сформированности компетенций

Оценка	Формулировка требований к степени компетенции
2 (неудовлетворительно)	Не имеет необходимых представлений о проверяемом материале или Знать на уровне **ориентирования**, представлений. Обучающийся знает основные признаки или термины изучаемого элемента содержания, их отнесенность к определенной науке, отрасли или объектам, узнает в текстах, изображениях или схемах и знает, к каким источникам нужно обращаться для более детального его усвоения.
3 (удовлетворительно)	Знать и уметь на **репродуктивном** уровне. Обучающихся знает изученный элемент содержания репродуктивно: произвольно воспроизводит свои знания устно, письменно или в демонстрируемых действиях.
4 (хорошо)	Знать, уметь, владеть на **аналитическом** уровне. Зная на репродуктивном уровне, указывать на особенности и взаимосвязи изученных объектов, на их достоинства, ограничения, историю и перспективы развития и особенности для разных объектов усвоения.
5 (отлично)	Знать, уметь, владеть на **системном** уровне. Обучающийся знает изученный элемент содержания системно, произвольно и доказательно воспроизводит свои знания устно, письменно или в демонстрируемых действиях, учитывая и указывая связи и зависимости между этим элементом и другими элементами содержания дисциплины, его значимость в содержании дисциплины.

9.1.1. Примерный перечень тестовых заданий

1. На языке Verilog объявить массив mem из четырех 8-ми разрядных регистров можно с помощью конструкции:
   reg [7:0] mem [3:0];
   reg [3:0] mem [7:0];
   reg [7:0] [3:0] r;
   wire r [7:0] [3:0];
2. В результате выполнения операции d=!(4’b0110*4’b0111+4’b0101), d будет иметь значение:
   1’d1;
   1’d0;
   4’d0100;
   4’d1011;
3. Для передачи данных между двумя устройствами (master и slave) по интерфейсу SPI используются шины:
   miso, mosi, sclk, en, rst;
   miso, mosi;
   miso, mosi, preset, sclk;
   miso, mosi, sclk, ss;
4. Объявлены две переменные: reg a; wire b; Присвоить этим переменным значение 1’b1 можно с помощью кода:
   assign a=1’b1; always @* b=1’b1;
   assign b=1’b1; always @* a=1’b1;
   assign a=1’b1; assign b=1’b1;
   always @* a=1’b1; always @* b=1’b1
5. wire [2:0] C; assign C = ~(3’b010+3’b001 + 3’b010);
   Какое значение будет иметь переменная C:
   3’b101;
   3’b111;

Согласована на портале № 58888

3’b010;
3’b011;

6. Выберите правильный вариант объявления двухмерного массива регистров из 8-ми элементов:
reg [7:0] a;
reg a [2:0];
reg [7:0] a [2:0];
reg [2:0] a [7:0];
7. Число «-5» в прямом и дополнительном коде:
а) 101; 010;
б) 1101; 1011;
в) 1011; 1101;
г) 010; 101 ;
8. При подаче на RS триггер комбинации (S=0, R=1) происходит:
Установка выходного значения;
Сброс выходного значения;
Хранение значения;
Это запрещенное состояние ;
9. Комментарии на языке Verilog могут начинаться с символа:
$;
^;
//;
г#;
10. При объявлении регистра reg [5:0] a = 7’b1011011;
Регистр будет иметь значение:
1011011;
011011;
1101101;
101101;

9.1.2. Перечень экзаменационных вопросов

1. Особенности реализации QPSK модуляции на ПЛИС.
2. Реализация модулей памяти на ПЛИС. Типы памяти. Особенности реализации FIFO.
3. Знаковая корреляция на ПЛИС.
4. Нецелочисленное деление на ПЛИС. Точность вычислений. Особенности реализации числовых делителей на ПЛИС.
5. Цифровая фильтрация на ПЛИС.
6. Генераторы псевдослучайной последовательности. Конфигурация Галуа.
7. Генераторы псевдослучайной последовательности. Конфигурация Фибоначчи.

9.1.3. Перечень вопросов для зачета

1. Дать определение понятию ПЛИС. Рассказать о типах ПЛИС, которые Вы знаете. Описать семейства ПЛИС Altera/Intel Cyclone, обозначить их область использования, привести основные технические характеристики по поколениям (с III по X). Обратить внимание на отличие ПЛИС разных поколений.
2. Перечислить основные операторы языка программирования Verilog, привести примеры использования основных операторов. Рассказать о представлении положительных и отрицательных чисел на языке Verilog HDL, привести пример представления чисел в двоичной, десятичной и шестнадцатеричной системе исчислений.
3. Рассказать об операторах «case», «for», «if…else», обозначить их область использования, привести примеры использования на языке Verilog HDL. Дать определения понятию «мультиплексор», «демультиплексор» и «дешифратор», обозначить их область использования, привести примеры использования на языке Verilog HDL.
4. Дать определение последовательному и параллельному интерфейсу передачи данных, назовите не менее двух интерфейсов каждого типа (за исключением SPI). Дать определение SPI интерфейсу и расшифровку аббревиатуры SPI. Перечислите и обозначьте отличия, используя временные диаграммы, режимов работы SPI интерфейса.

Согласована на портале № 58888

Опишите принцип работы SPI интерфейса. Дать определение и описать регистр сдвига на языке Verilog HDL. Покажите, как выполняется подключение 2-х и более устройств по SPI интерфейсу.

5. Дать определение понятию «машина конечных состояний». Рассказать об известных Вам типах машин конечных состояний. Обозначить область использования и привести пример описания машины конечных состояний на языке Verilog HDL. Обозначить основные элементы машины конечных состояний, пояснить принцип её работы.

9.1.4. Темы практических заданий

1. Применение основных элементов и функций языка Verilog.
2. Реализация и исследования счетчика и делителя частоты.
3. Мультиплексор, демультиплексор, дешифратор.
4. Исследование сдвиговых регистров.
5. Инструмент моделирования Modelsim. Написание тестбенчей.

9.1.5. Примерный перечень вариантов (заданий) контрольных работ

1. Реализовать на языке Verilog делитель частоты с асинхронным сбросом, чтобы получить тактовый сигнал с частотой равной 1 Гц. Частота входного сигнала 256 Гц. Нарисовать эпюры напряжений, демонстрирующие работу делителя.
2. Реализовать 16 – разрядный счетчик с возможностью реверсивного счета. Направление счета указывается логическим уровнем на входе. Логический ноль – прибавляет единицу, Логическая единица – отнимает.
3. Реализовать вычислительное устройство для сложения, вычитания и умножения двух комплексных чисел. Входными данными для устройства является четыре 12-разрядных числа, где
   первые два: реальное и мнимое значение первого числа, последние два: реальное и мнимое значение второго числа. Объяснить выбор разрядности выходных данных.
4. Реализация сдвигового регистра с разрядностью 7 на Verilog. В качестве входного сигнала используется одноразрядная шина, подключенная к младшему разряду сдвигового регистра. В качестве выхода используется семиразрядная шина подключенная ко всем разрядам сдвигового регистра. Разница между блокирующем и неблокирующем присвоением.
5. Реализовать на языке Verilog 8– разрядный счетчик.

9.2. Методические рекомендации

Учебный материал излагается в форме, предполагающей самостоятельное мышление студентов, самообразование. При этом самостоятельная работа студентов играет решающую роль в ходе всего учебного процесса.

Начать изучение дисциплины необходимо со знакомства с рабочей программой, списком учебно-методического и программного обеспечения. Самостоятельная работа студента включает работу с учебными материалами, выполнение контрольных мероприятий, предусмотренных учебным планом.

В процессе изучения дисциплины для лучшего освоения материала необходимо регулярно обращаться к рекомендуемой литературе и источникам, указанным в учебных материалах; пользоваться через кабинет студента на сайте Университета образовательными ресурсами электронно-библиотечной системы, а также общедоступными интернет-порталами, содержащими научно-популярные и специализированные материалы, посвященные различным аспектам учебной дисциплины.

При самостоятельном изучении тем следуйте рекомендациям:

– чтение или просмотр материала осуществляйте со скоростью, достаточной для индивидуального понимания и освоения материала, выделяя основные идеи; на основании изученного составить тезисы. Освоив материал, попытаться соотнести теорию с примерами из практики;

– если в тексте встречаются незнакомые или малознакомые термины, следует выяснить их значение для понимания дальнейшего материала;

– осмысливайте прочитанное и изученное, отвечайте на предложенные вопросы.

Согласована на портале № 58888

Студенты могут получать индивидуальные консультации, в т.ч. с использованием средств телекоммуникации.

По дисциплине могут проводиться дополнительные занятия, в т.ч. в форме вебинаров. Расписание вебинаров и записи вебинаров публикуются в электронном курсе / электронном журнале по дисциплине.

9.3. Требования к оценочным материалам для лиц с ограниченными возможностями здоровья и инвалидов

Для лиц с ограниченными возможностями здоровья и инвалидов предусмотрены дополнительные оценочные материалы, перечень которых указан в таблице 9.2.

Таблица 9.2 – Дополнительные материалы оценивания для лиц с ограниченными возможностями здоровья и инвалидов

Категории обучающихся	Виды дополнительных оценочных материалов	Формы контроля и оценки результатов обучения
С нарушениями слуха	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы	Преимущественно письменная проверка
С нарушениями зрения	Собеседование по вопросам к зачету, опрос по терминам	Преимущественно устная проверка (индивидуально)
С нарушениями опорно-двигательного аппарата	Решение дистанционных тестов, контрольные работы, письменные самостоятельные работы, вопросы к зачету	Преимущественно дистанционными методами
С ограничениями по общемедицинским показаниям	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы, устные ответы	Преимущественно проверка методами, определяющимися исходя из состояния обучающегося на момент проверки

9.4. Методические рекомендации по оценочным материалам для лиц с ограниченными возможностями здоровья и инвалидов

Для лиц с ограниченными возможностями здоровья и инвалидов предусматривается доступная форма предоставления заданий оценочных средств, а именно:

– в печатной форме;
– в печатной форме с увеличенным шрифтом;
– в форме электронного документа;
– методом чтения ассистентом задания вслух;
– предоставление задания с использованием сурдоперевода.

Лицам с ограниченными возможностями здоровья и инвалидам увеличивается время на подготовку ответов на контрольные вопросы. Для таких обучающихся предусматривается доступная форма предоставления ответов на задания, а именно:

– письменно на бумаге;
– набор ответов на компьютере;
– набор ответов с использованием услуг ассистента;
– представление ответов устно.

Процедура оценивания результатов обучения лиц с ограниченными возможностями здоровья и инвалидов по дисциплине предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации:

Для лиц с нарушениями зрения:

– в форме электронного документа;
– в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

– в форме электронного документа;
– в печатной форме.

Согласована на портале № 58888

Для лиц с нарушениями опорно-двигательного аппарата:

– в форме электронного документа;

– в печатной форме.

При необходимости для лиц с ограниченными возможностями здоровья и инвалидов процедура оценивания результатов обучения может проводиться в несколько этапов.

Согласована на портале № 58888

ЛИСТ СОГЛАСОВАНИЯ

Рассмотрена и одобрена на заседании кафедры ТОР
протокол № 3 от «26» 11 2020 г.

СОГЛАСОВАНО:

Должность	Инициалы, фамилия	Подпись
Заведующий выпускающей каф. ТОР	Е.В. Рогожников	Согласовано, b84f9d06-d731-4645-a26c-4b95ce5bb9b9
Заведующий обеспечивающей каф. ТОР	Е.В. Рогожников	Согласовано, b84f9d06-d731-4645-a26c-4b95ce5bb9b9
Начальник учебного управления	Е.В. Саврук	Согласовано, fa63922b-1fce-4a6a-845d-9ce7670b004c

ЭКСПЕРТЫ:

Заведующий кафедрой, каф. ТОР	Е.В. Рогожников	Согласовано, 89e0aaec-be8a-4f7b-bd1a-f43585db8135
Старший преподаватель, каф. ТОР	Д.Ю. Пелявин	Согласовано, 7cc8b64f-c195-4b19-9449-1e0dda376c70

РАЗРАБОТАНО:

Доцент, каф. ТОР	Д.А. Покаместов	Разработано, 7d7b7be3-ee63-4218-8302-48c017e45ea9

Согласована на портале № 58888